

# Εξέταση Εργαστηρίου

Τμήμα Β 11:00-12:45

## Τα ζητούμενα της εξέτασης

Να υλοποιήσετε σε full custom layout έναν πολυπλέκτη 4:1 4-εισόδων (A, B,C, D) και ενός σήματος ελέγχου S με χρήση πυλών μετάδοσης. Να χρησιμοποιήσετε την τεχνολογία τεχνολογία κατασκευής CMOS65n και ελάχιστες διαστάσεις για τα transistors. Προσπαθήστε να ελαχιστοποιήσετε την επιφάνεια και τις διασυνδέσεις στο layout. Όπου χρειάζονται ανεστραμμένα σήματα πρέπει να υλοποιηθούν οι αντίστοιχοι αναστροφείς.

## Παραδοτέα

- 1) Screenshot του layout.
- 2) Screenshots που να επιδεικνύουν την ορθή λειτουργία του κυκλώματος.
- 3) Το layout αρχείο.

Μπορούν να παραδοθούν και σαν ένα zip αρχείο.