

МИНОБРНАУКИ РОССИИ  
Федеральное государственное бюджетное образовательное учреждение  
высшего образования  
«Тверской государственный технический университет»  
(ТвГТУ)

Кафедра ЭВМ

УТВЕРЖДАЮ

Зав. кафедрой ЭВМ

\_\_\_\_\_ А.Р. Хабаров

« \_\_\_\_ » \_\_\_\_\_ 2024 г.

**ПОЯСНИТЕЛЬНАЯ ЗАПИСКА**

к курсовому проекту (работе) по Цифровой схемотехнике  
наименование учебной дисциплины

на тему: Проектирование цифрового арифметико-логического устройства на интегральных микросхемах

Автор проекта (работы) \_\_\_\_\_ И. Т. Новиков  
подпись, дата, инициалы, фамилия

Направление 09.03.01 Информатика и вычислительная техника  
номер, наименование

Обозначение курсового проекта (работы) \_\_\_\_\_ Группа Б.ИВТ.ВМКСС-21.03

Руководитель проекта \_\_\_\_\_  
подпись, дата \_\_\_\_\_  
инициалы, фамилия

Проект (работа) защищен (а) \_\_\_\_\_

Оценка \_\_\_\_\_

Члены комиссии:

\_\_\_\_\_

подпись, дата

\_\_\_\_\_

инициалы, фамилия

\_\_\_\_\_

подпись, дата

\_\_\_\_\_

инициалы, фамилия

\_\_\_\_\_

подпись, дата

\_\_\_\_\_

инициалы, фамилия

Тверь, 2024