

МИНОБРНАУКИ РОССИИ  
Федеральное государственное бюджетное образовательное учреждение  
высшего образования  
«Тверской государственный технический университет»  
(ТвГТУ)

Кафедра ЭВМ

ЗАДАНИЕ НА КУРСОВОЙ ПРОЕКТ (РАБОТУ)

Студент: Новиков И.Т. код: 09.03.01 группа: Б.ИВТ.ВМКСС-21.03

1. Тема: «Проектирование цифрового арифметико-логического устройства на интегральных микросхемах»

2. Срок предоставления проекта (работы) к защите «\_\_» \_\_\_\_\_ 2024 г.

3. Исходные данные для проектирования (научного исследования)

3.1. Вариант: 25

3.2. Разрядность операндов: 24

3.3. Логическая операция:  $X \vee Y$

3.4. Арифметическая операция:  $X+Y$

3.5. Кодировка ввода чисел с клавиатуры: Десятичный

3.6. Принцип управления устройством: Микропрограммный

3.7. Быстродействие устройства: 400 нс

3.8. Мощность потребления устройства: 300 мВт

4. Содержание пояснительной записки

4.1. Введение

4.2. Теоретическая часть

4.3. Специальная часть

4.4. Заключение

4.5. Список использованной литературы

4.6. Приложение

5. Перечень графического материала: структурная схема, функциональная схема, принципиальная схема

Руководитель проекта (работы) \_\_\_\_\_

подпись, дата

инициалы, фамилия

Задание принял к исполнению \_\_\_\_\_ «\_\_» \_\_\_\_\_ 2024 г.

подпись