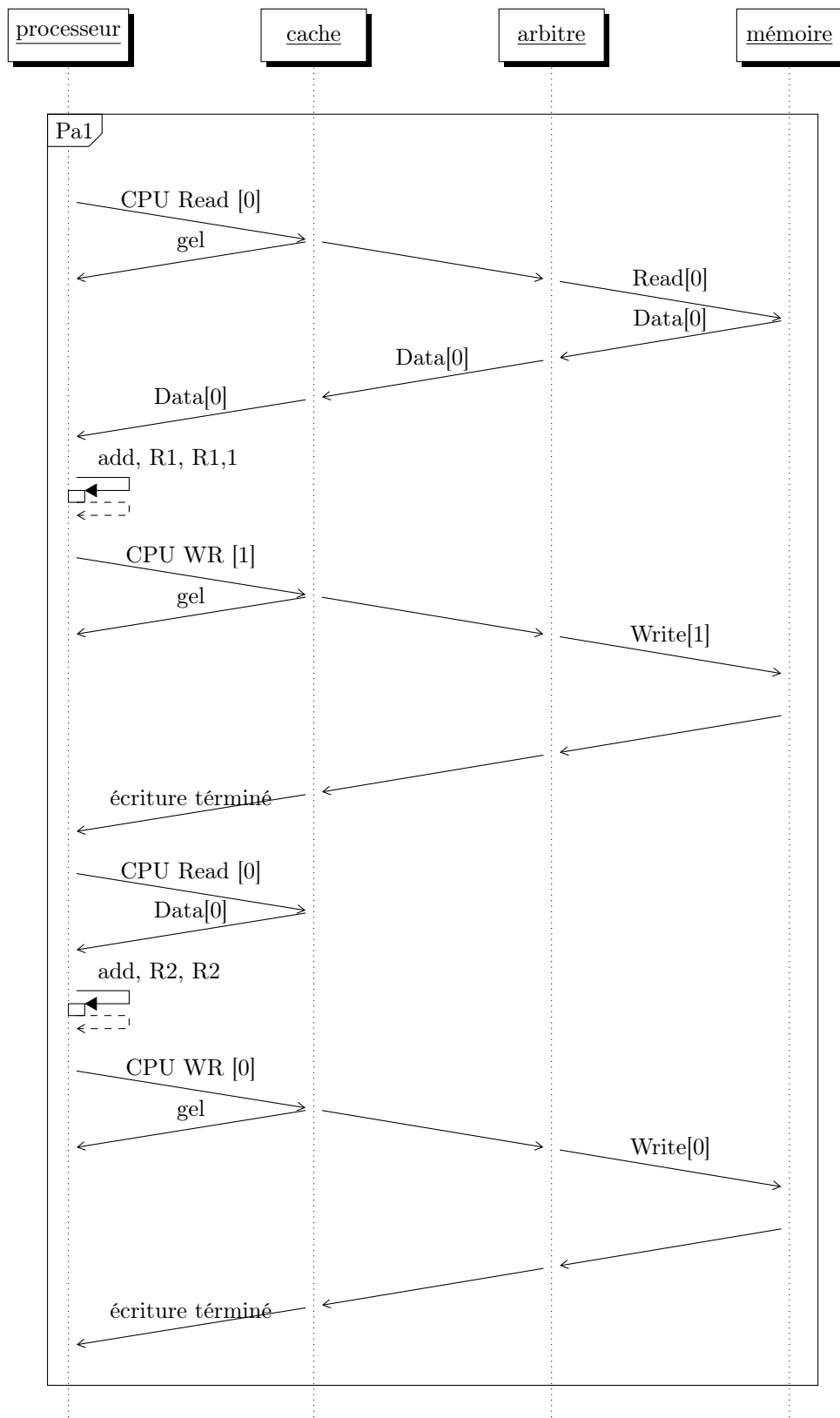


Rapport projet spécif

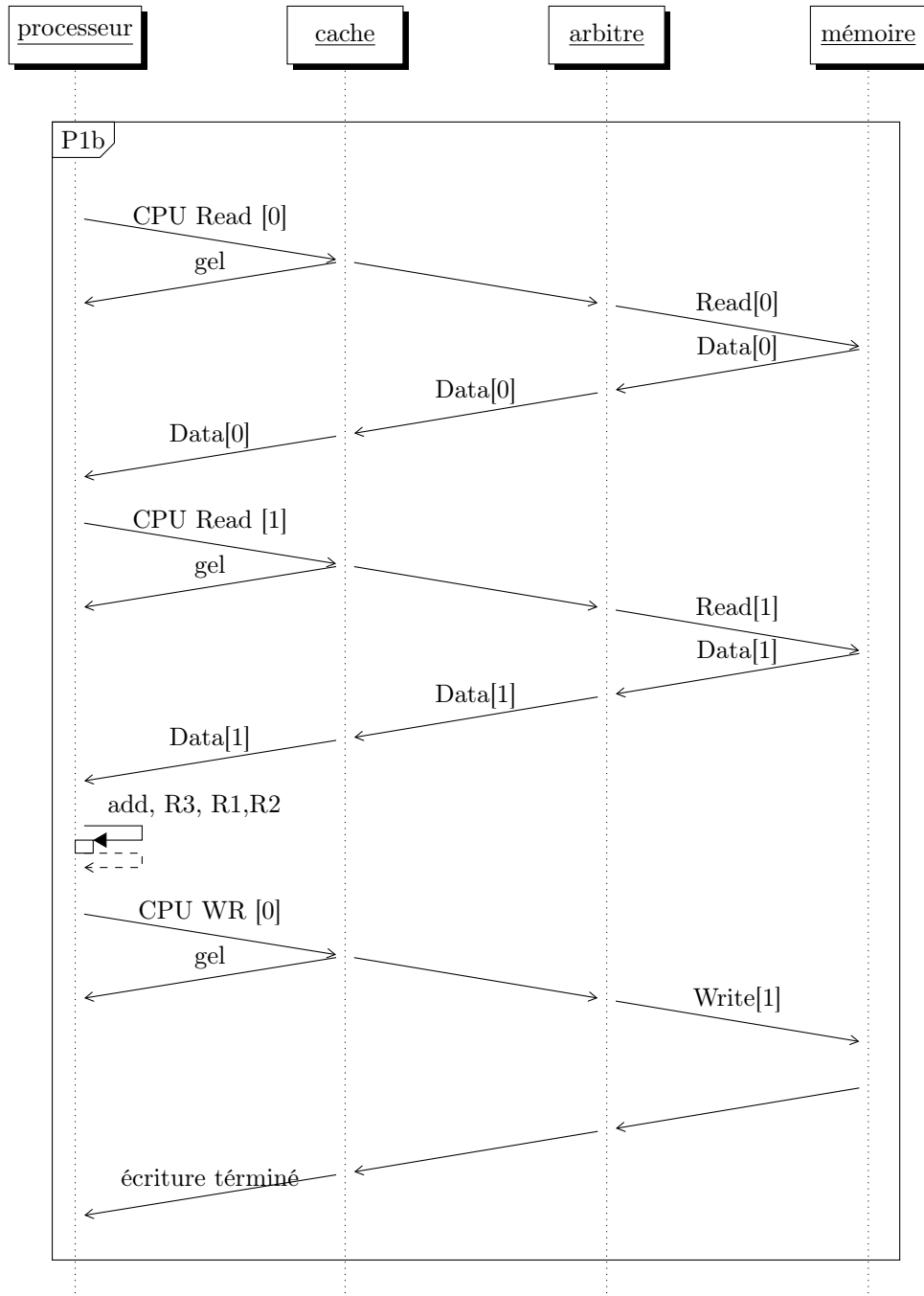
Ilyas TOUMLILT
Massine BITAM

16 avril 2015

1 Cas 1 : Système mono processeur



Après eviction du cache voici le diagramme de séquence du programme P1b.



2 Cas 2 : Système multi processeur