# Progetto finale Reti Logiche

Luca De Martini

### 1 Introduzione

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Aliquam ante urna, aliquam quis elit eget, iaculis condimentum quam. Sed et fermentum ex. Donec elementum porttitor nisi et blandit. Mauris vel augue eget massa molestie ornare. Praesent rhoncus lacus eu mi lacinia, nec faucibus justo dapibus. Fusce sit amet massa sed massa euismod bibendum. Duis nec elementum nisi, et imperdiet odio. Mauris mattis magna vel purus elementum, eu tristique lacus placerat. Mauris rutrum interdum efficitur. Etiam ut dolor commodo, dapibus nibh sed, sodales tortor. Suspendisse lacus ipsum, faucibus a mi eu, lobortis venenatis justo.

#### 2 Architettura

Al livello più alto il componente presenta un registro di cache dell'indirizzo in output e i process che descrivono il comportamento di una macchina a stati finiti. La macchina ha 6 stati ed è implementata con dei registri che commutano sul fronte di discesa del clock, questa scelta è stata fatta in modo da poter utilizzare al più presto i dati in ingresso dalla RAM.

# 3 Risultati sperimentali

Sed consectetur ipsum imperdiet est eleifend hendrerit. Morbi tempor lectus sit amet lorem aliquam, eget ornare orci pulvinar. Aenean ullamcorper arcu vel fringilla dignissim. Donec vel felis faucibus, sollicitudin urna a, consectetur eros. Maecenas varius eu felis in varius. Integer a elementum sapien. Sed in sagittis lectus. Mauris nulla nunc, pulvinar eget dui ac, tincidunt aliquet mauris.

### 4 Simulazioni

Vestibulum ex massa, volutpat in rhoncus eget, tempus vel nisi. Vivamus maximus enim id dolor maximus, ac gravida dolor efficitur. Duis viverra placerat lectus et sodales. Aenean scelerisque mattis efficitur. Morbi accumsan tempor dictum. Sed vitae eros cursus, posuere libero ac, sagittis ex. Curabitur vitae magna vel sapien sollicitudin aliquam id in velit. Aenean a porta lacus. Morbi eu risus aliquet, imperdiet erat nec, dapibus leo. Pellentesque habitant morbi tristique senectus et netus et malesuada fames ac turpis egestas.

#### 5 Conclusioni

Curabitur imperdiet erat et est viverra, ut vehicula ligula volutpat. Nulla blandit malesuada urna quis gravida. Donec elementum convallis sapien eget volutpat. Sed rhoncus ullamcorper arcu vel pulvinar. Vestibulum purus magna, tempus sed mauris a, maximus dictum mi. Quisque porta quis leo sit amet tristique. Nulla elementum venenatis nisl id sollicitudin. Sed accumsan lectus vitae lorem feugiat, vel viverra ante interdum. Fusce eleifend vel felis ultricies consequat.