

Modul Praktikum

LATCH

1.1 Kompetensi Dasar.

Mahasiswa dapat

- Merangkai berbagai macam rangkaian latch.

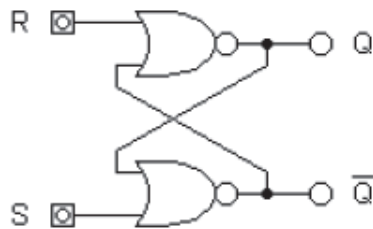
1.2 Alat dan bahan.

- Digital trainer atau Digital Work.
- IC 7400 (Nand), 7402 (Nor), 7408 (And), 7432 (Or), 7486 (Xor), 7404 (Not).

1.3 Prosedur percobaan.

1.3.1 Latch R – S.

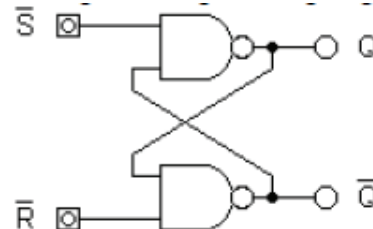
1. Rangkailah gerbang logika latch R – S berikut ini :



2. Sambungkan terminal input dengan switch input dan terminal output dengan lampu LED.
3. Sambungkan terminal supply dengan +5 Volt dan ground.
4. Amati dan catat output terhadap kombinasi keadaan input.

1.3.2 Latch S - R

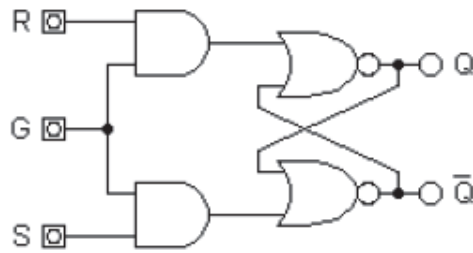
1. Rangkailah gerbang logika latch S - R berikut ini :



2. Sambungkan terminal input dengan switch input dan terminal output dengan lampu LED.
3. Sambungkan terminal supply dengan +5 Volt dan ground.
4. Amati dan catat output terhadap kombinasi keadaan input.

1.3.3 Latch terkendali.

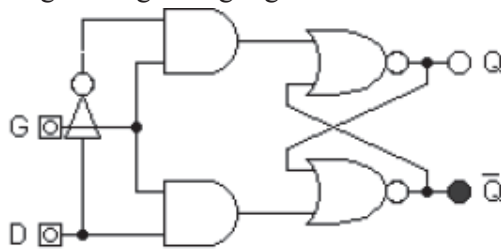
1. Rangkailah gerbang logika latch terkendali berikut ini :



2. Sambungkan terminal input dengan switch input dan terminal output dengan lampu LED.
3. Sambungkan terminal supply dengan +5 Volt dan ground.
4. Amati dan catat output terhadap kombinasi keadaan input.

1.3.4 Latch D.

1. Rangkailah gerbang logika latch D berikut ini :



2. Sambungkan terminal input dengan switch input dan terminal output dengan lampu LED.
3. Sambungkan terminal supply dengan +5 Volt dan ground.
4. Amati dan catat output terhadap kombinasi keadaan input.

1.4 Tugas.

1. Buatlah tabel kebenaran berbagai macam rangkaian gerbang logika latch yang dirangkai dari gerbang logika dasar ! dengan menggunakan Digital works!
2. Buatlah laporan pembahasan dan kesimpulan hasil percobaan ini !