

学号：202122280534

姓名：陈玉熙

芯片做连接性测试的主要目的是什么？

答：芯片做连接性测试的主要目的是用以确认在器件测试时所有的信号引脚都与测试系统相应的通道在电性能上完成了连接，无短路或断路发生。

PPMU 测试的基本原理是什么？课堂上提到使用 PPMU 施流测压“测量因此而产生的电压”，那么这个电压多大范围才是正确的？依据是？

答：PPMU 测试通过内置电压源、电流源、电压表和电流表，实现施压测流（FVMI）、施流测压（FIMV）。

如下图课堂例子所示，因为 GND 端的保护二极管是硅管，则 PPMU 施流测压产生的压降为 0.7V，电压范围为 0.2V-0.9V。

