National Sun Yat-Sen University

組合語言與微處理機

LAB4: MIPS CPU Interrupt Unit

實驗結果繳交規定事項

- 請各位同學依照結報範本撰寫結報(若與範本不同,會酌量扣分),相關檔案 請壓成壓縮檔上傳。
- 繳交內容
 - ▶ 程式碼:實作題繳交 interrupt_module.v 檔,若有完成進階題請繳交 cpu_reg32_ne_ex.v 檔。
 - ▶ 實驗結果報告格式如下(請將 word 檔轉成 pdf 檔,避免 word 版本不同造成格式跑掉)
- 結報格式 (2~3 人一組,交一份 Word 格式的報告)
 - ▶ 封面
 - ▶ 實驗內容(Code 註解、結果截圖)
 - ▶ 說明驗證的方式與模擬的結果(Modelsim 波形模擬結果)
 - ▶ 心得與討論 (遇到什麼困難、如何解決)
- 繳交時間
 - > 2014/10/28 11:50PM
 - ▶ 遲交一個禮拜,分數打五折一次;遲交二個禮拜,分數以零分計算
- 繳交方式
 - ▶ 網路大學上傳
 - TA Contact Information

許建德(m013040077@student.nsysu.edu.tw)

陳之維 (m023040075@student.nsysu.edu.tw)

Office Hour: 星期 - PM 6:00~8:00 教室:ECE9013