

# 计组常用缩写

地址寄存器( MAR ): Memeroy Address Register

数据寄存器( MDR ): Memeroy Data Register

CPI (Clock cycle Per Instruction): 执行一条指令所需时钟周期数

MIPS (Million Instructions Per Second ): 每秒执行多少百万条指令数

$$\text{主频}/CPI = \text{指令条数}/(\text{执行时间} * 10^6)$$

MFLOPS ( Million Floating-point Operations Per Second): 每秒执行多少百万次浮点运算

$$\text{浮点操作次数}/(\text{执行时间} * 10^6)$$

GFLOPS : Giga Floating-point Operations Per Second): 每秒执行多少十亿次浮点运算

TFLOPS : Tera Floating-point Operations Per Second): 每秒执行多少万亿次浮点运算

时钟周期 : cpu最小时间单位(单位s), 主频的倒数, 指令周期 : cpu执行一条指令需要的时间(单位s), 则完成一条指令需要的时钟周期为:

$$\text{指令周期}/\text{时钟周期}$$