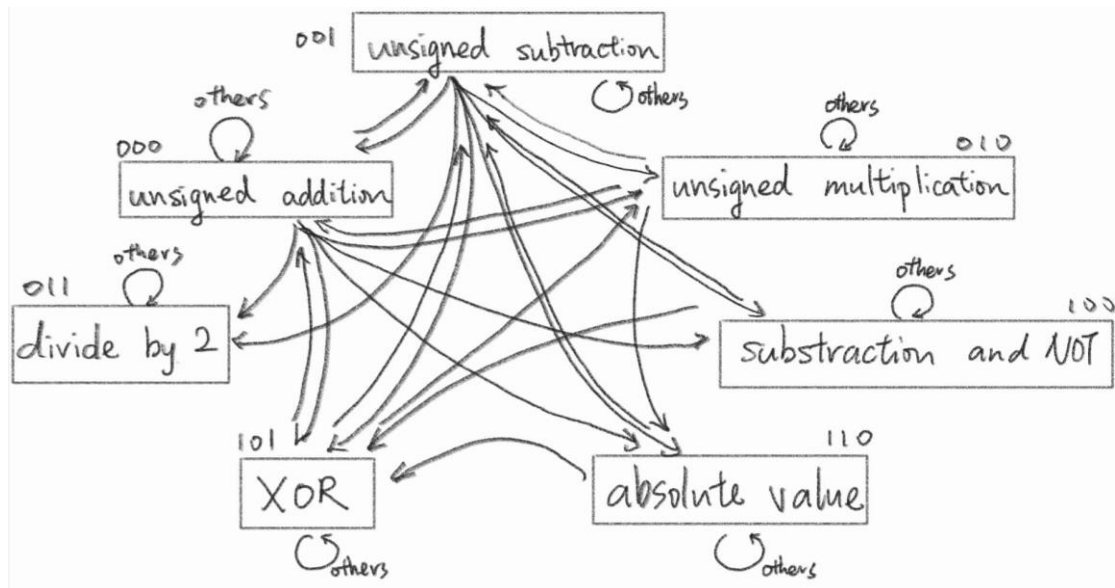


ICD Design Lab – HW1 Verilog

B08901024 邱啟翰

1. FSM diagram



2. Discussion

基本上與作業指引的完全相同，唯一不同之處是我並沒有設 111 這個 state。111 這個 state 的作用是延續上一個 state 的運算與上一個 state 的 next state 狀況，因此我將其視為“停留在原 state”的 institution。