

# Machine Block Placement

code layout optimizations.

龙英池

2022 年 7 月 29 日

- 1 代码布局 (Code Layout)
- 2 代码块放置 (Block Placement)
- 3 LLVM 中如何实现这个算法
- 4 参考文献 (References)

## 代码布局 (Code Layout)

# 什么是代码布局

指令连续地、有顺序地储存在内存中。LLVM 中，这些优化过程抽象成控制流图中的基本块 (Basic Block, BB) 的排列方式。

```
C Codes:
if (a < b)
    c = 1;

; a is in a0
; b is in a1
; c is in a2
bge a0 a1 .LBB0_2
j .LBB0_1
li a2 1
.LBB0_2:
```

# 机器代码布局优化

基于机器相关的，代码布局的优化主要包含，基本块放置 (Basic block placement)、基本块对齐 (Basic block alignment)、冷热代码分离 (Hot-Cold Splitting)[1].

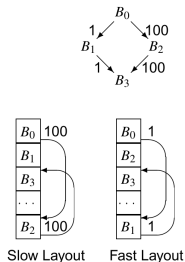


图: 两种不同布局的优劣 [2]

# 基本块放置 - Basic Block Placement

C Codes:

```
// hot path  
if (cond)  
    coldFunc();  
// hot path again
```

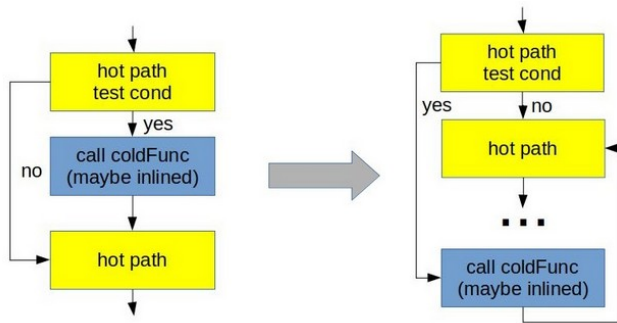
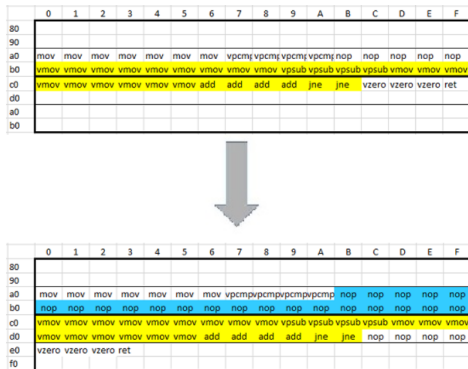


图: 布局优化示例

- 不进行分支跳转往往比跳转代价更低 (maintain fall through)
- 更好地利用 Cache ( $\mu$ op-cache) (局部性)

# 基本块对齐 - Basic Block Alignment

A brief explanation of the manner:



图：基本块对齐

## 冷热代码分离 - 分离前

冷热代码分离的核心思想是，将冷代码（如错误处理）分成一个独立的函数调用，从原过程（procedure）中分离，然后用一个函数调用语句代替冷代码，从而提高热代码的连续性、局部性。

```
void foo(bool cond1, bool cond2) {  
    // hot path  
    if (cond1)  
        // cold code 1  
    //hot code  
    if (cond2)  
        // cold code 2  
}
```

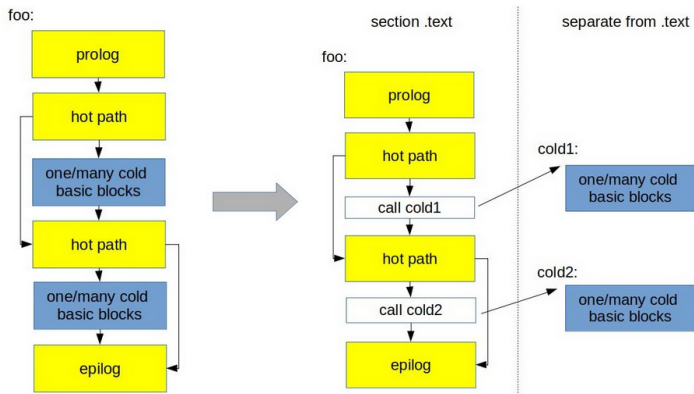


## 冷热代码分离 - 分离后的代码

```
void foo(bool cond1, bool cond2) {  
    // hot path  
    if (cond1)  
        cold1();  
    //hot code  
    if (cond2)  
        cold2();  
}  
  
void cold1() __attribute__((noinline)) { // cold code 1 }  
void cold2() __attribute__((noinline)) { // cold code 2 }
```

## 冷热代码分离 - 图

这样做的好处是，热指令都会存在同一个 cache line 里，可以提高 CPU 前端数据结构的利用效率，例如 I-cache 和 DSB-Cache



图：将冷代码过程转换为函数调用

## 代码块放置 (Block Placement)

# 控制流图链剖分

首先对 CFG 建立链剖分，建立的原则是，经常被执行的边被放在一起，形成一条链 (Chain)。

一条链包含一个或多个基本块 (BB)，并且每个路径都有一个优先级 (priority) 决定了他们在最终的代码布局中的情况。

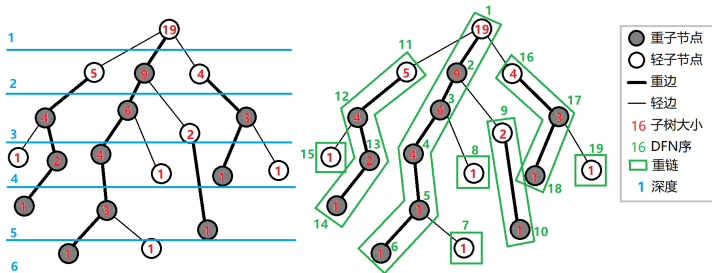


图: [3] 轻重链剖分，树上链剖分的一种

## Kruskal ? Prim ?

CFG 没有树这么好的性质，CFG 是一个有向图。构建链的方法是每次从边集合中选一条没有被选中的边（按照边的权重顺序），然后形成链状结构。

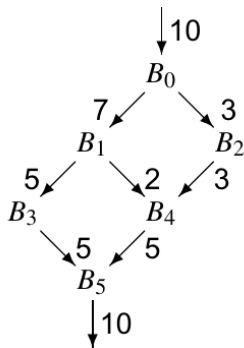


图: CFG 的一个例子 [2]

## CFG 上的贪心启发式链剖分 (Greedy heuristic chain div on CFGs)

```
 $E \leftarrow | \text{edges} |$   
for each block  $b$  do  
    make a degenerate chain,  $d$ , for  $b$   
     $\text{priority}(d) \leftarrow E$   
end for  
 $P \leftarrow 0$   
for each CFG edge  $\langle x, y \rangle, x \neq y$ , in decreasing freq order do  
     $t \leftarrow \text{priority}(a)$   
    append  $b$  onto  $a$   
     $\text{priority}(a) \leftarrow \min(t, \text{priority}(b), P++)$   
end for
```

# CFG 上的贪心启发式链剖分 (Greedy heuristic chain div on CFGs)

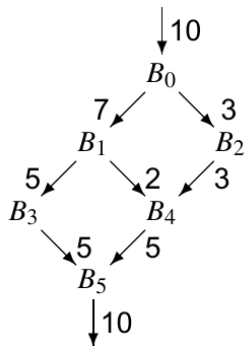


图: CFG 的一个例子 [2]

Edge	Set of Chains	P
—	$(B_0)_E, (B_1)_E, (B_2)_E, (B_3)_E, (B_4)_E, (B_5)_E$	0
$(B_0, B_1)$	$(B_0, B_1)_0, (B_2)_E, (B_3)_E, (B_4)_E, (B_5)_E$	1
$(B_3, B_5)$	$(B_0, B_1)_0, (B_2)_E, (B_3, B_5)_1, (B_4)_E$	2
$(B_4, B_5)$	$(B_0, B_1)_0, (B_2)_E, (B_3, B_5)_1, (B_4)_E$	2
$(B_1, B_3)$	$(B_0, B_1, B_3, B_5)_0, (B_2)_E, (B_4)_E$	3
$(B_0, B_2)$	$(B_0, B, B_3, B_5)_0, (B_2)_E, (B_4)_E$	3
$(B_2, B_4)$	$(B_0, B_1, B_3, B_5)_0, (B_2, B_4)_3$	4
$(B_1, B_4)$	$(B_0, B_1, B_3, B_5)_0, (B_2, B_4)_3$	4

图: 算法每个过程选择的边, 和对应的边集

## 基于 WorkList 组合最终的代码布局 (Code Layout)

```
 $t \leftarrow$  chain headed by the CFG entry node  
 $WorkList \leftarrow \{(t, priority(t))\} \Leftarrow \text{Heap}[4]$   
while  $WorkList \neq \emptyset$  do  
    remove a chain  $c$  of lowest priority from  $WorkList$   
    for each block  $x$  in  $c$  in chain do  
        place  $x$  and the end of assembly codes  
    end for  
    for each block  $x$  in  $c$  do  
        for each edge  $\langle x, y \rangle$  where  $y$  is unplaced do  
             $t \leftarrow$  chain containing  $\langle x, y \rangle$   
            if  $(t, priority(t)) \notin WorkList$  then  $WorkList \leftarrow WorkList \cup \{(t, priority(t))\}$   
            end if  
        end for  
    end for  
end while
```



## Example

Edge	Set of Chains	P
—	$(B_0)_E, (B_1)_E, (B_2)_E, (B_3)_E, (B_4)_E, (B_5)_E$	0
$(B_0, B_1)$	$(B_0, B_1)_0, (B_2)_E, (B_3)_E, (B_4)_E, (B_5)_E$	1
$(B_3, B_5)$	$(B_0, B_1)_0, (B_2)_E, (B_3, B_5)_1, (B_4)_E$	2
$(B_4, B_5)$	$(B_0, B_1)_0, (B_2)_E, (B_3, B_5)_1, (B_4)_E$	2
$(B_1, B_3)$	$(B_0, B_1, B_3, B_5)_0, (B_2)_E, (B_4)_E$	3
$(B_0, B_2)$	$(B_0, B, B_3, B_5)_0, (B_2)_E, (B_4)_E$	3
$(B_2, B_4)$	$(B_0, B_1, B_3, B_5)_0, (B_2, B_4)_3$	4
$(B_1, B_4)$	$(B_0, B_1, B_3, B_5)_0, (B_2, B_4)_3$	4

图：上一个过程形成的链

Step	WorkList	Code Layout
—	$(B_0, B_1, B_3, B_5)_0$	
1	$(B_2, B_4)_3$	$B_0, B_1, B_3, B_5$
2	$\emptyset$	$B_0, B_1, B_3, B_5, B_2, B_4$

图：生成最终的代码布局

## LLVM 中如何实现这个算法

算法主体主要实现在 `lib/CodeGen/MachineBlockPlacement.cpp`

其中分支概率等信息来源于 `Block{Frequency, ProbabilityInfo}`

各个 Target 需要实现 `{ analyze, insert, remove }Branch` 等虚函数, RISC-V 在 5 年前, D40808[5] 实现; 两年前, D84833 包含了一个间接分支实现 [6]

功能	实现	源代码位置
边权	BlockFrequency	[7]
块放置	MachineBlockPlacement	buildCFGChains()[8]
块对齐	MachineBlockPlacement	alignBlocks()[8]
分支分析	RISCVInstrInfo	analyzeBranch()[9][5]

表: 各个功能的实现情况和所在的位置

## 参考文献 (References)

# References I

- [1] D. Bakhvalov, “Machine code layout optimizations. | Easyperf.” <https://easyperf.net/blog/2019/03/27/Machine-code-layout-optimizatoins>, 03 2019.
- [2] K. D. Cooper and L. Torczon, *Engineering a compiler*. Elsevier, 2011.
- [3] I, “树链剖分 - OI Wiki.” <https://oi-wiki.org/graph/hld/>, 03 2022.
- [4] G. E. Forsythe, “Algorithms,” *Communications of the ACM*, vol. 7, no. 6, pp. 347–349, 1964.
- [5] LLVM Project, “[RISCV] Implement branch analysis - Phabricator.” <https://reviews.llvm.org/D40808>, 07 2017.

## References II

- [6] LLVM Project, “[RISCV] Implement indirect branch generation in position independent code for the RISC-V target - Phabricator.” <https://reviews.llvm.org/D84833>, 07 2020.
- [7] LLVM Project, “lib/Analysis/BlockFrequencyInfoImpl.cpp - Doxygen.” [https://llvm.org/doxygen/BlockFrequencyInfoImpl\\_8cpp\\_source.html](https://llvm.org/doxygen/BlockFrequencyInfoImpl_8cpp_source.html), 07 2022.
- [8] LLVM Project, “lib/CodeGen/MachineBlockPlacement.cpp - Doxygen.” [https://llvm.org/doxygen/MachineBlockPlacement\\_8cpp\\_source.html](https://llvm.org/doxygen/MachineBlockPlacement_8cpp_source.html), 07 2022.
- [9] LLVM Project, “lib/Target/RISCV/RISCVInstrInfo.cpp - Doxygen.” [https://llvm.org/doxygen/RISCVInstrInfo\\_8cpp\\_source.html](https://llvm.org/doxygen/RISCVInstrInfo_8cpp_source.html), 07 2022.