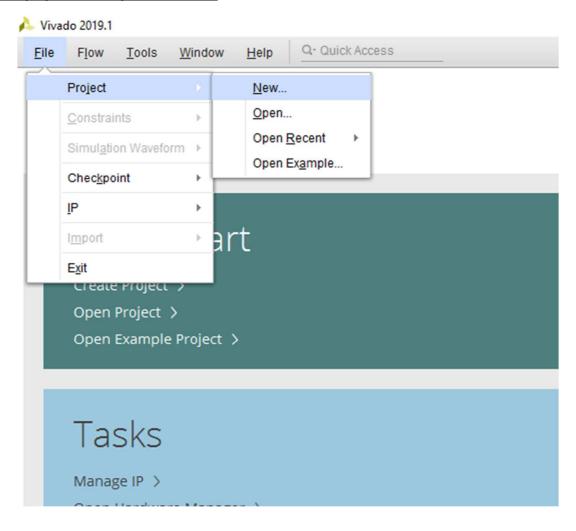
Tutoriel Vivado 2019.1

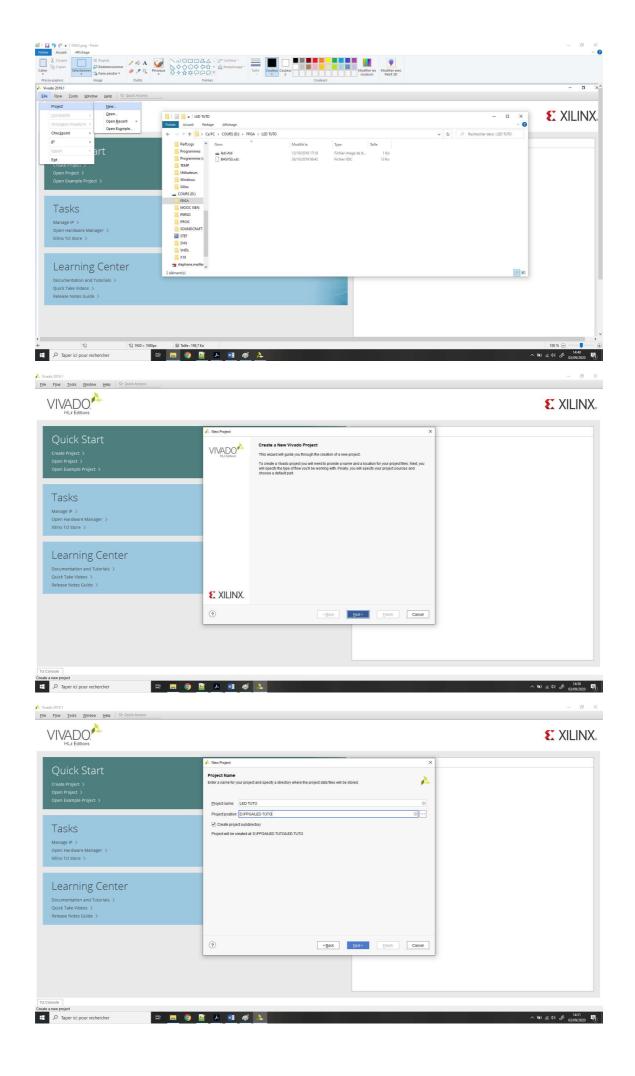


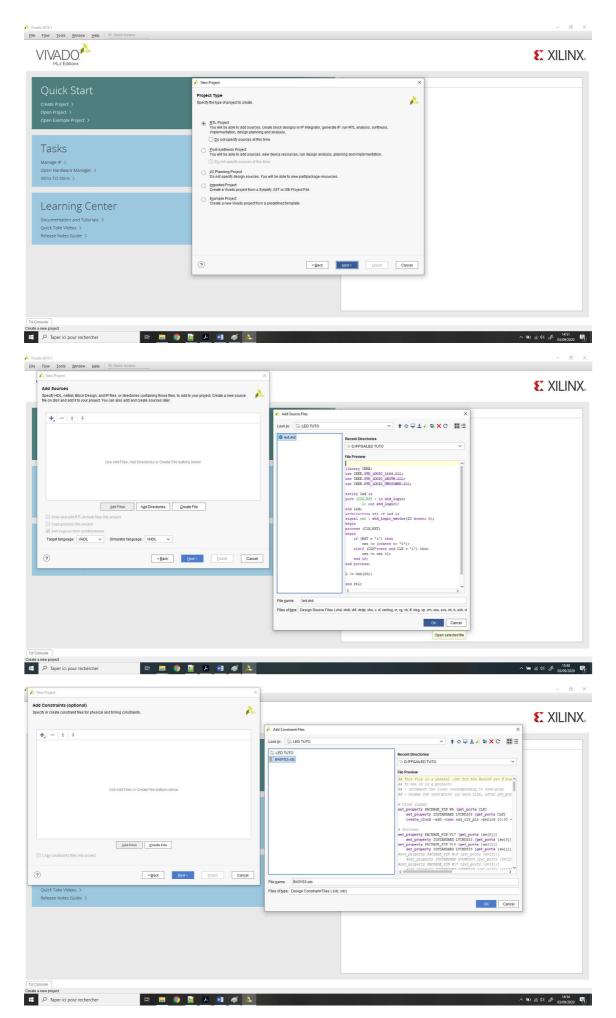
Application à l'allumage d'une LED

O.Création du projet et de l'espace de travail :

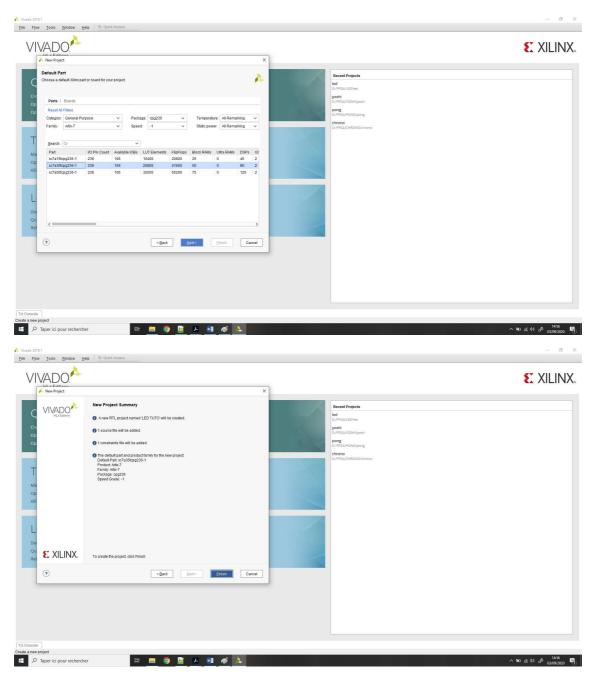


Avant tout, vous veillerez à créer un dossier dans lequel vous mettrez le fichier led.vhd et le fichier de contraintes BASYSY3.xdc. Dans ce dossier vous trouverez l'installation

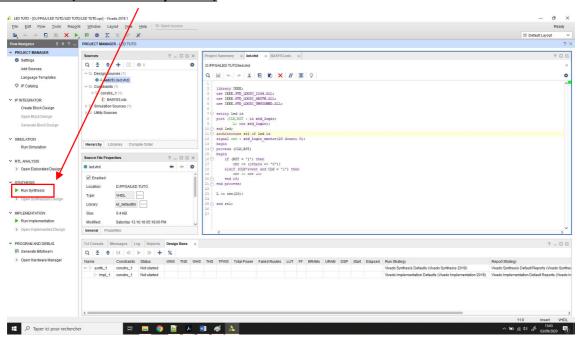


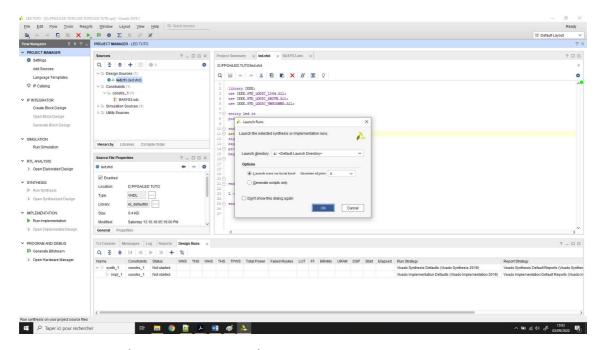


Choix de la carte Xilinx avec toutes les options.

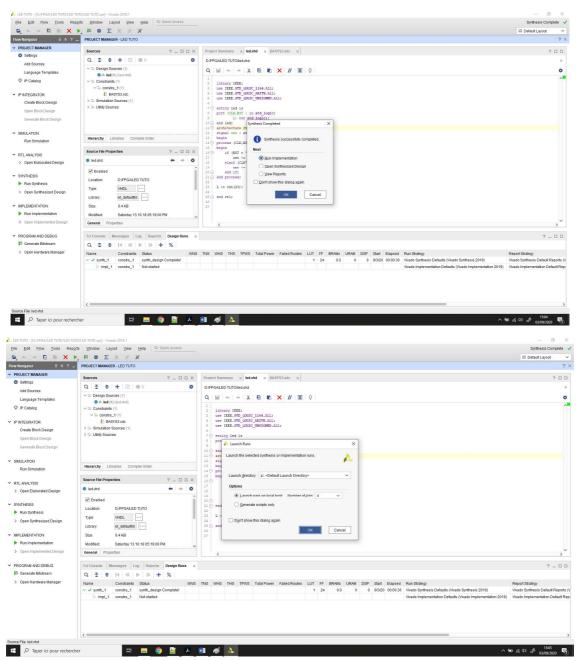


1.Synthèse du code : (click sur Run Synthesis)

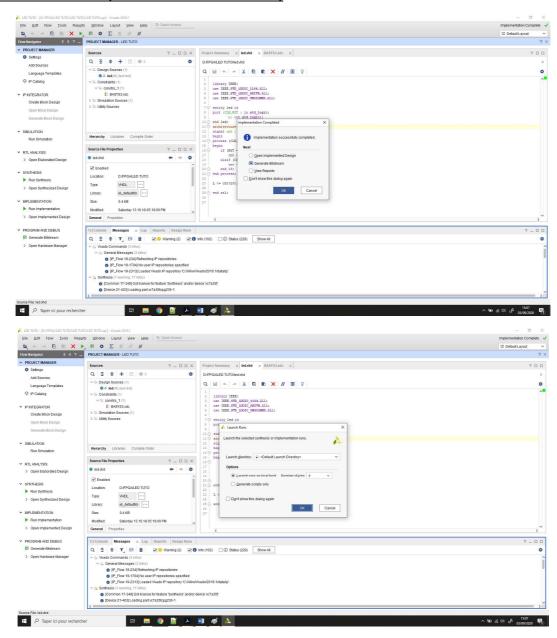




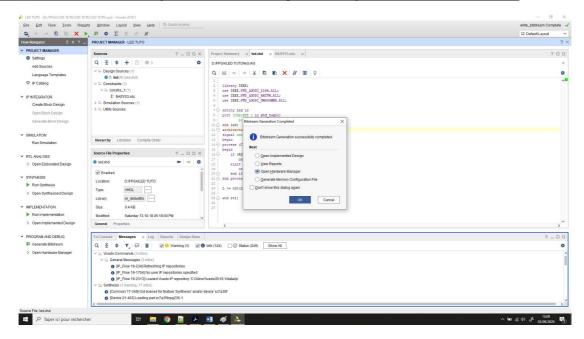
2.Implémentation du code : (Run Implementation)

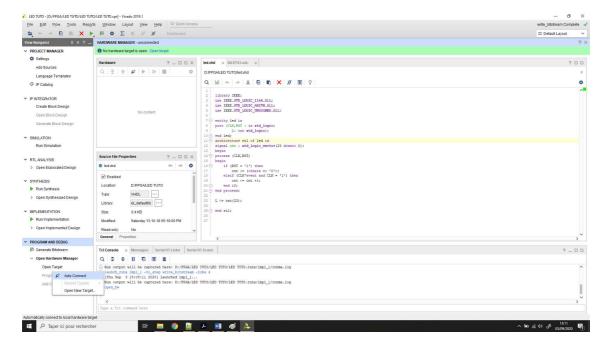


3. Génération du Bitstream : (Choisir Generate Bitstream)

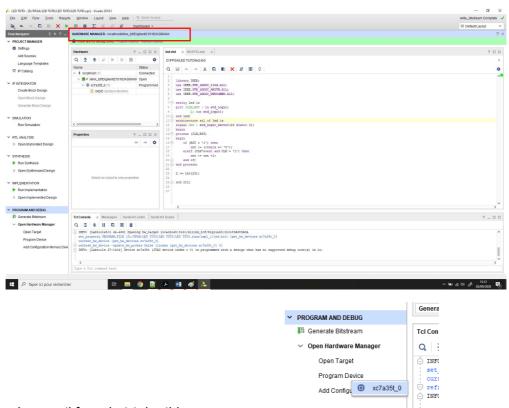


4. Programmation FPGA: (Choisir Open Hardware Manager, il faut que la carte soit connectée)





On peut vérifier que la carte est détectée par le logiciel



Pour programmer la carte il faut choisir la cible

On programme la carte en téléversant le fichier led.bit

