
Grundlagen der Technischen Informatik I

**Martin Bogdan
Technische Informatik**

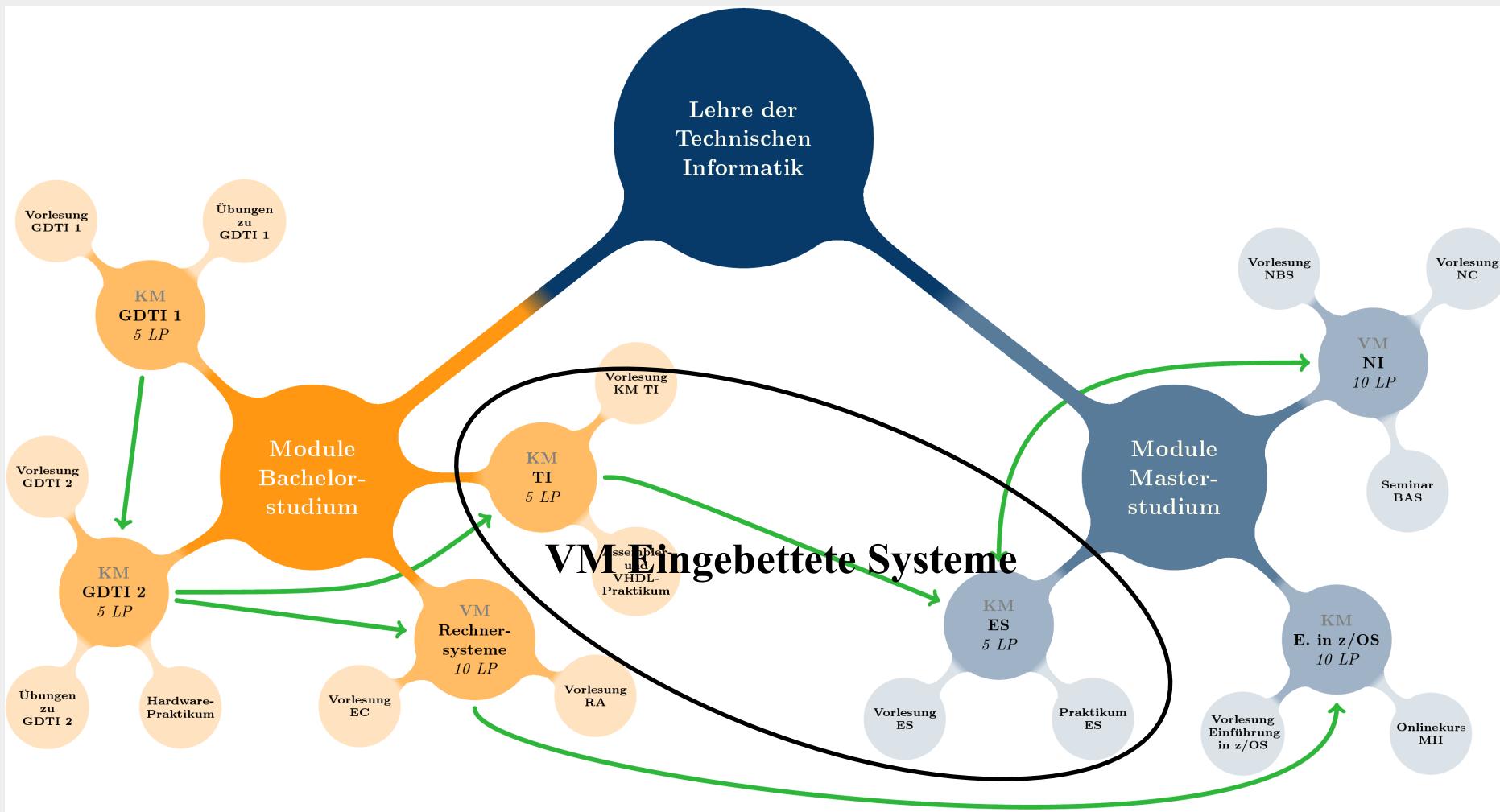
**Sprechstunde: Di 14:00 -15:00 Uhr
bogdan@informatik.uni-leipzig.de**



Übungen

- **Betreuer: Michael Krause, P5?**
- **Übungsaufgaben werden online bereit gestellt**
- **Lösungen müssen handschriftlich abgegeben werden**
 - ⇒ **Leserlich!**
- **Verspätete Abgaben werden nicht korrigiert**
- **Musterlösungen werden in den Übungen erarbeitet**
- **Bearbeitungszeit 1 Woche**
- **Aufteilung in A und B Woche**
 - ⇒ **Termine auf Webseite**

Übersicht Vorlesungen



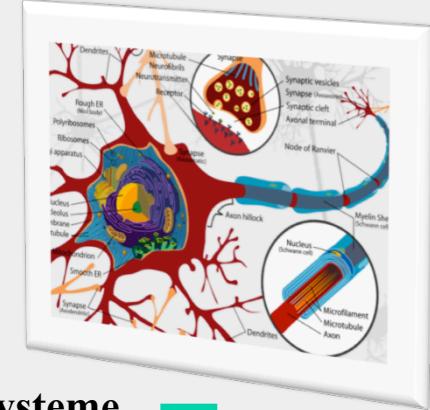
Bioanaloge Informationsverarbeitung

○ Grundprinzip

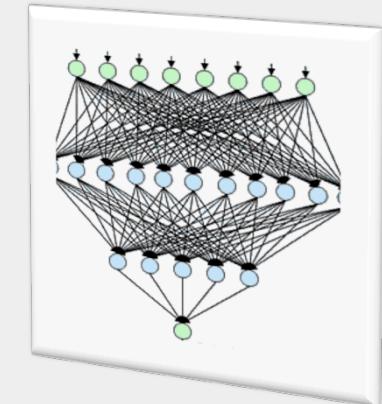


**Informationsverarbeitung im Gehirn
basiert auf komplexen Zusammenspiel
von Neuronen**

Frage: Wie wird Information verarbeitet?

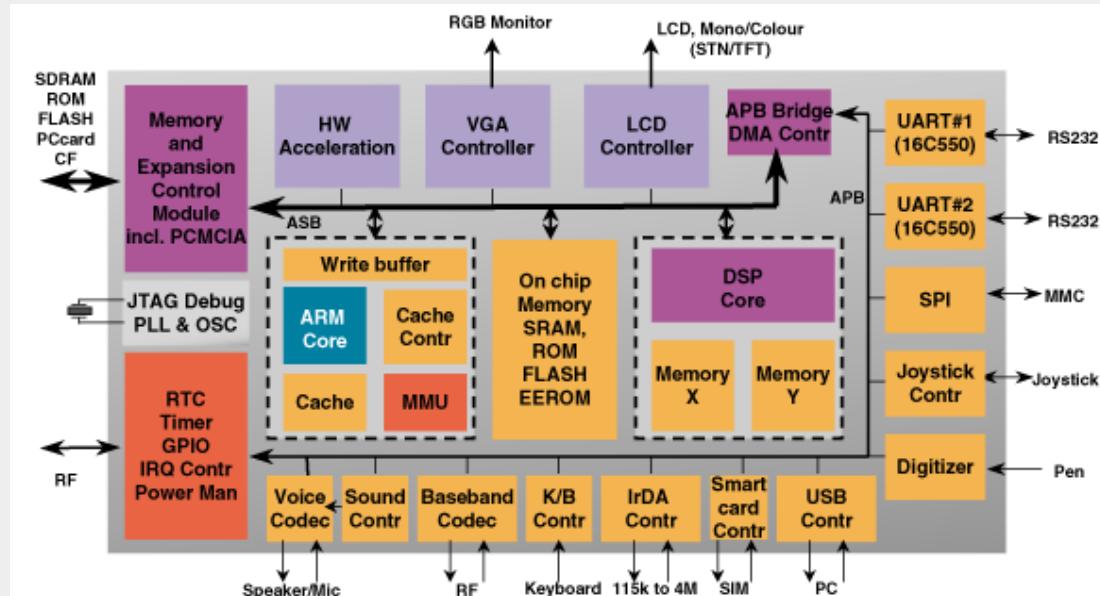


**Umsetzung der grundlegenden Prinzipien
der Informationsverarbeitung in
bioanaloger Hardware
SoC/Eingebettete Systeme**



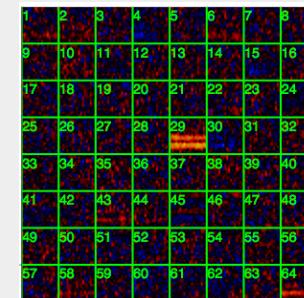
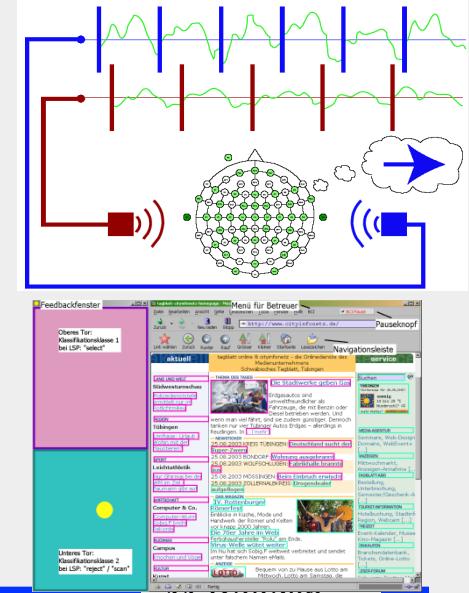
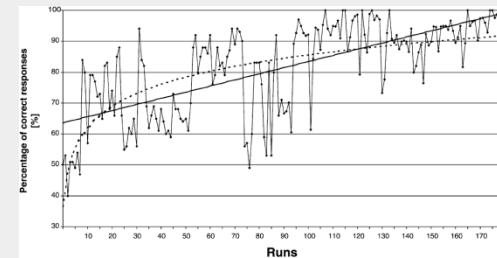
Entwurf und Analyse eingebetteter Systeme / SoC

- Performance Analyse und Testbenching für System-on-Chip Spezifikationen
- Eingebettete Systeme mit VHDL/SystemC
 - ⇒ Hirn-Stimulator
 - ⇒ Prothesensteuerung
 - ⇒ Robotersteuerung



Gehirn-Computer Schnittstellen

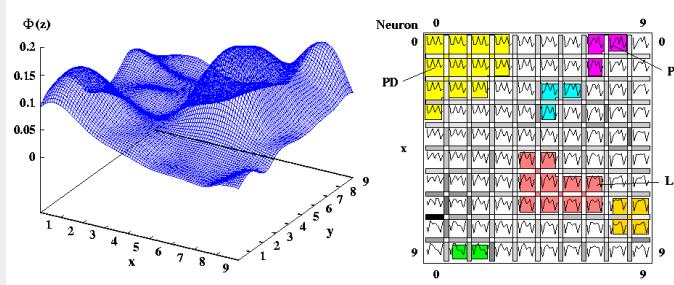
- **Brain-Computer-Interface (BCI)**
 - ⇒ Kommunikation mit vollständig Gelähmtem
- **Maschinelles Lernen**
 - ⇒ Verringerung der Trainingszeit und –aufwand des Patienten
- **Versuche mit Patienten und Gesunden zum Aufbau geeigneter Signalverarbeitung**
 - ⇒ Motorische Vorstellungen
 - ⇒ Akustische/Taktile Wahrnehmung
- **Visualisierung der Daten**
- **Entwicklung Schnittstellen**
 - ⇒ Virtuelle Schreibmaschine
 - ⇒ Web-Browser Nessi



Entwicklung Handprothese mit Eingebettetem System

○ Nervengesteuerte Prothese

- ⇒ Kohenens SOM
- ⇒ Clusot



○ Entwicklung bioanaloge Prothese

- ⇒ Kommerzielle Prothese 2 Freiheitsgrade
- ⇒ Prothese entsprechend Aufbau der Hand

○ Steuerung auf eingebettetem System

- ⇒ Signalverarbeitungssystem in C++
- ⇒ Entwicklung in VHDL/SystemC



Online Tool Controlling

○ Ausbeutesteigerung in Halbleiterindustrie

- ⇒ Vorhersage der Chipausbeute
- ⇒ Fehlererkennung auf Wafern

○ Methoden

- ⇒ Automatisierte Neuronale Netze
 - Fuzzy ARTMAP
- ⇒ Support Vector Maschinen
- ⇒ Feature Selection

○ Partner



Lastvorhersage Ressourcen Workloadmanager

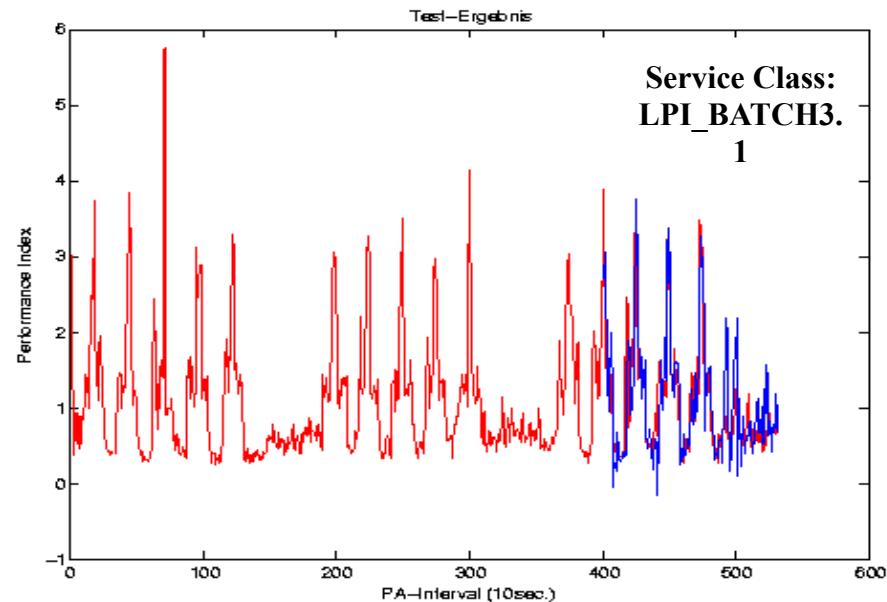
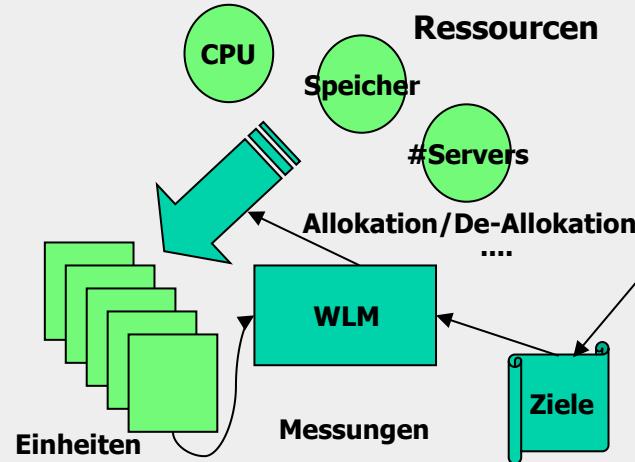
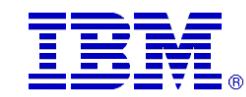
○ Management Ressourcen

- ⇒ Z-series
- ⇒ Workloadmanagement
- ⇒ Rechtzeitige Bereitstellung

○ Ist Last kundenspezifisch vorhersagbar?

- ⇒ Vorhersage mit künstlichen neuronalen Netzen
 - Backpropagation
 - FlexNet
- ⇒ Vorhersagehorizont: bis zu 7h

○ Partner



Robotersteuerung ECB

○ Entwurf Embedded-Controller-Board ECB



M.Bogdan

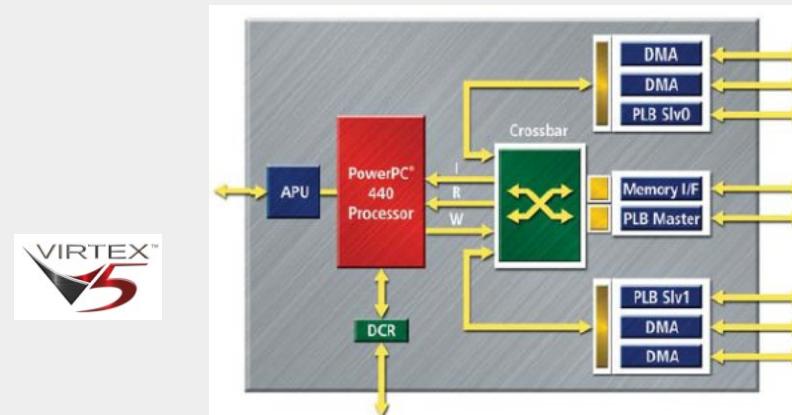
ECB-Daughterboard

- Erweitert das ECB für spezielle Aufgaben
 - ⇒ FPGA-basiert
 - ⇒ Rapid Prototyping
 - ⇒ HyperConfiguration
 - ⇒ Optimierte Schaltungen für Abarbeitung von speziellen Operationen in Hardware, z.B. KNN

- Paralleler Schaltungsentwurf

- HW/SW-Codesign

- ⇒ SystemC
- ⇒ VHDL



Passwd Skript

- Account: gdти
- Passwd: ti03ti
- Achtung: Wird nach und nach aktualisiert! Ältere Skripte in älteren Lernservern!

Ziele der Vorlesungen TI 1 und TI 2

- **Physikalische und elektrotechnische Grundlagen mit Bezug zur Rechnertechnik**
 - ⇒ **Digitale Schaltungstechnik**
 - ⇒ **Der Transistor als Schalter**
- **Digitale Schaltungen**
 - ⇒ **Darstellung**
 - ⇒ **Entwurf**
 - ⇒ **Minimierung**
 - ⇒ **Realisierung**
- **Aufbau und Funktionsweise von Rechnersystemen**
 - ⇒ **Bausteine**
 - ⇒ **Komponenten**
 - ⇒ **Funktionsweise**
 - ⇒ **Peripherie**

Inhalt der Vorlesungen TI1 und TI2

○ Elektrotechnische Grundlagen

- ⇒ Physikalische Zusammenhänge, die verwendet werden um Schaltvorgänge in Rechnersystemen durchzuführen

○ Halbleitertechnologie

- ⇒ Funktionsweise von Dioden und Transistoren
- ⇒ Einsatz von Transistoren als Schalter

○ Digitale Schaltungen

- ⇒ Entwurf, Darstellung und Optimierung von Schaltnetzen und Schaltwerken
- ⇒ Einfache Bausteine aus denen Rechnersysteme aufgebaut sind

Inhalt der Vorlesungen TI1 und TI2

- **Einführung in die Grundlagen der Rechnerarchitektur**
 - ⇒ **Funktion und Aufbau komplexer Bausteine**
 - ⇒ **Komponenten aus denen Rechnersysteme aufgebaut sind**
- **Rechnerarithmetik**
 - ⇒ **Darstellung von Zahlen und Zeichen in Rechnersystemen**
 - ⇒ **Algorithmen zur Berechnung von Operationen wie die vier Grundrechenarten**
- **Aufbau eines PCs**
 - ⇒ **Komponenten**
 - ⇒ **Busse**
 - ⇒ **Peripherie**

Übersicht

- Geschichtliche Übersicht
- Physikalische Grundlagen
 - ⇒ Elektrische Ladung
 - ⇒ Gleichstrom, Ohmsches Gesetz, Kirchhoffsche Gesetze
- Halbleitertechnologie
 - ⇒ Dioden
 - ⇒ Bipolare und FET- Technologie
 - ⇒ Der Transistor als Schalter
 - ⇒ NMOS- PMOS und CMOS-Schaltkreise
 - ⇒ CMOS-Grundschaltungen

Übersicht

○ Herstellung elektronischer Schaltungen

- ⇒ Herstellung von Wafern
- ⇒ Entstehung eines n-MOS-Transistors
- ⇒ Entstehung von CMOS-Schaltungen

○ Schaltnetze

- ⇒ Boolesche Algebra
- ⇒ Normalformen
- ⇒ Darstellung Boolescher Funktionen

○ Minimierung von Schaltnetzen

- ⇒ KV-Diagramme
- ⇒ Minimierung nach Quine MC-Cluskey
- ⇒ Bündelminimierung

Literatur zu dieser Vorlesung

○ Literatur:

- ⇒ **U. Titze, C. Schenk: „Halbleiter Schaltungstechnik“ 11. Auflage, Springer (1999)**
- ⇒ **B. Becker, R. Drechsler, P. Molitor: „Technische Informatik“, Pearson Studium (2005)**
- ⇒ **W. Schiffmann, R. Schmitz: "Technische Informatik 1 Grundlagen der digitalen Elektronik“ Springer-Lehrbuch, Springer (2001).**
- ⇒ **M. Reisch: „Elektronische Bauelemente“, Springer (1996)**
- ⇒ **Hütte: „Die Grundlagen der Ingenieurwissenschaften“ 30. Auflage, Springer (1996)**

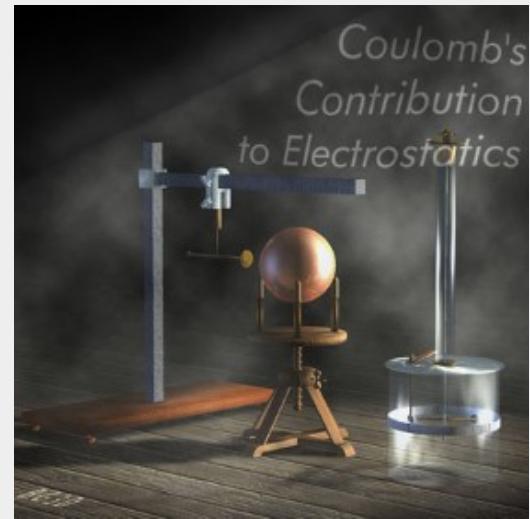
Historischer Überblick

- Griechenland 6. Jh. v.Chr.
 - ⇒ Mit Seidentuch geriebener Bernstein zieht Staubteilchen, Wollfäden u.a. Körper an.
Name: Elektron = Bernstein
Magneteisenstein zieht Eisen an
- Gilbert, William 1544-1603
 - ⇒ führt den Begriff *Elektrizität* ein
- 1623 Tübinger Professor Wilhelm Schickard konstruiert und baut die erste rein mechanische Rechenmaschine.
 - ⇒ Das Original ist nicht mehr erhalten, jedoch gibt es schriftliche Berichte.
 - ⇒ Nachbau in Schwenningen, Tübingen, Erlangen

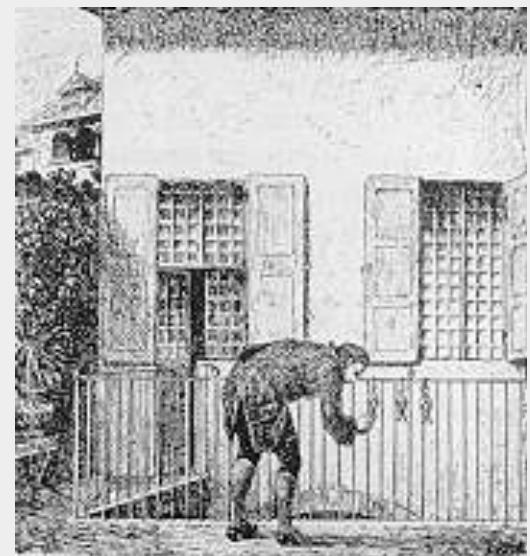


Historischer Überblick

- Coulomb, Charles 1736-1806
 - ⇒ Coulombsches Gesetz



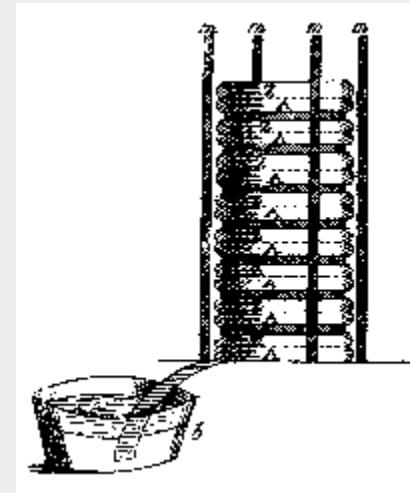
- Galvani, Luigi 1737-1798
 - ⇒ Galvanische Elemente: Stromquellen deren Energie durch chemische Vorgänge frei wird



Historischer Überblick

○ Volta, Alessandro 1745-1827

- ⇒ führt die Arbeit Galvanis fort. Konstruiert die Voltaische Säule, die erste brauchbare Elektrizitätsquelle.
- ⇒ Von ihm stammt der Begriff des stationären elektrischen Stromes



○ Oerstedt, Hans Christian 1777-1851

- ⇒ entdeckt 1820 die Ablenkung der Magnetnadel durch elektrischen Strom (Elektromagnetismus)



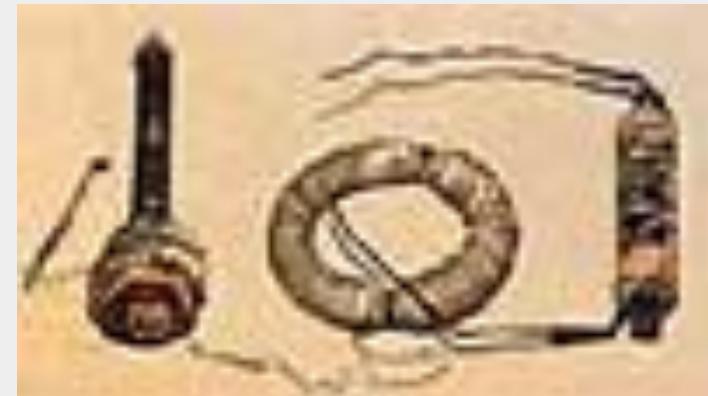
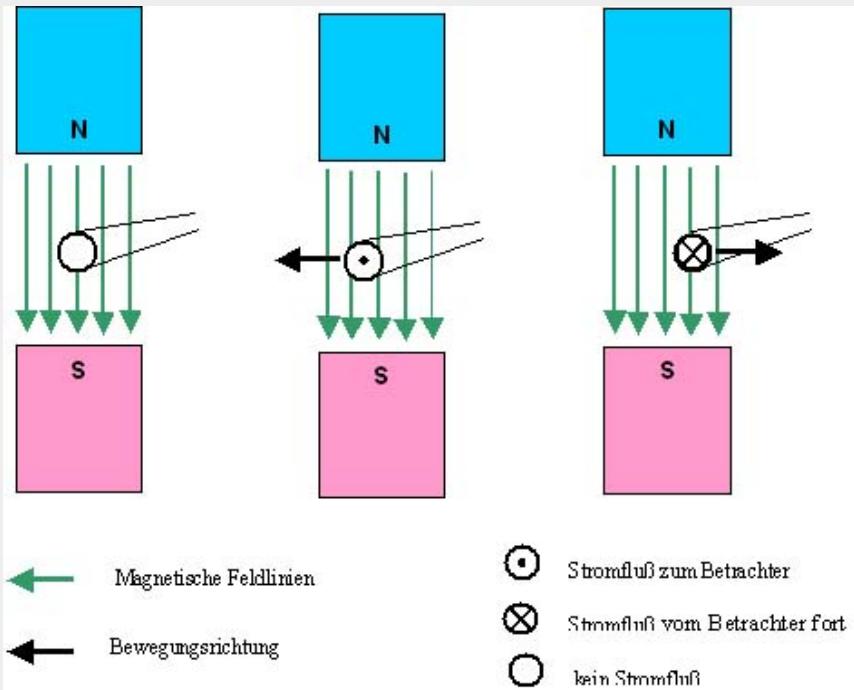
○ Ampere, Andre-Marie 1775-1836

- ⇒ entdeckt die mechanische Wirkung stromdurchflossener Leiter aufeinander (Elektrodynamisches Gesetz).
- ⇒ Nach ihm wurde die Einheit der Basisgröße Stromstärke benannt

Historischer Überblick

○ Faraday, Michael 1791-1867

⇒ Elektromagnetische Induktion

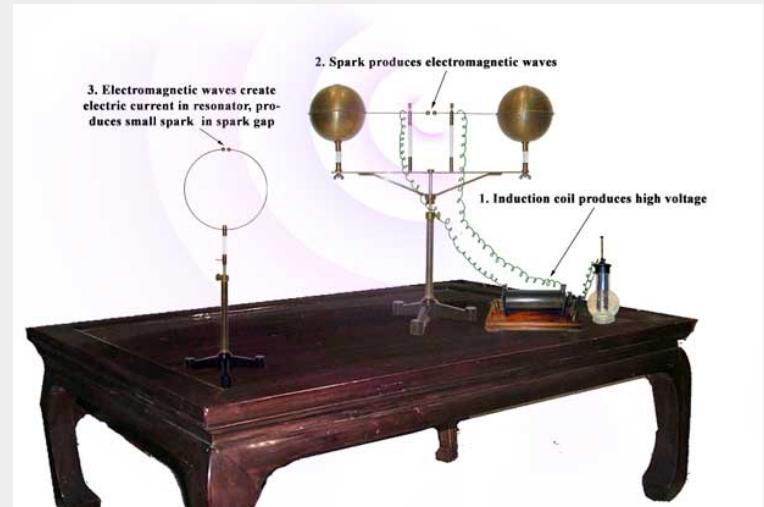


○ Ohm, Georg Simon 1787-1854

⇒ Ohmsches Gesetz

Historischer Überblick

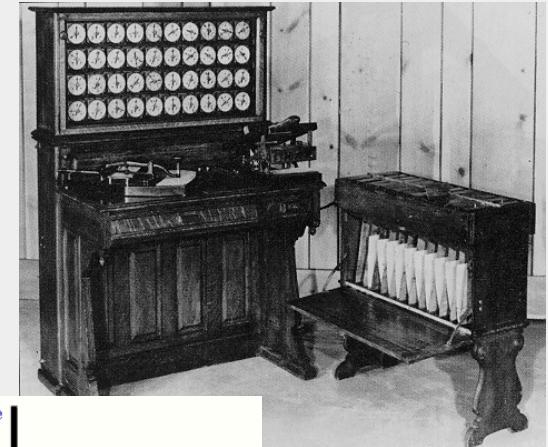
- Siemens, Werner 1816-1892
 - ⇒ Elektrische Maschinen (dynamoelektrisches Prinzip)
- Kirchhoff, Gustav Robert 1824-1887
 - ⇒ entdeckt die Gesetze der Stromverzweigung
- Maxwell, James Clerk 1831-1879
 - ⇒ Maxwell'sche Gleichungen: Beschreiben alle Erscheinungen, bei denen Elektrizität und Magnetismus miteinander verknüpft sind (Elektrodynamik)
- Hertz, Heinrich 1857-1894
 - ⇒ entdeckt experimentell die elektromagnetischen Wellen
- Edison, Thomas Alva 1847-1931
 - ⇒ Erfinder verschiedener Elektrogeräte: Telegraph, Kohlemikrophon, Glühlampe...
Baut 1882 das erste Elektrizitätswerk



Historischer Überblick

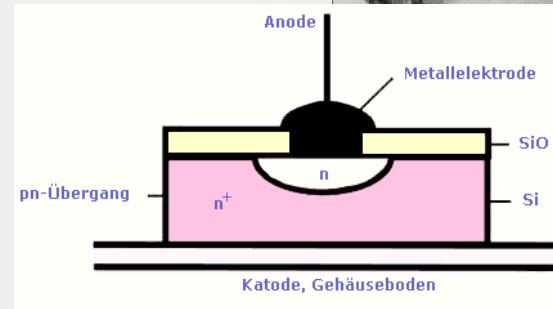
○ 1886 Lochkarte

⇒ Herman Hollerith (1860-1929) benutzt die Lochkartentechnik zur Datenverarbeitung. Es handelt sich dabei um ein elektromechanisches Verfahren.



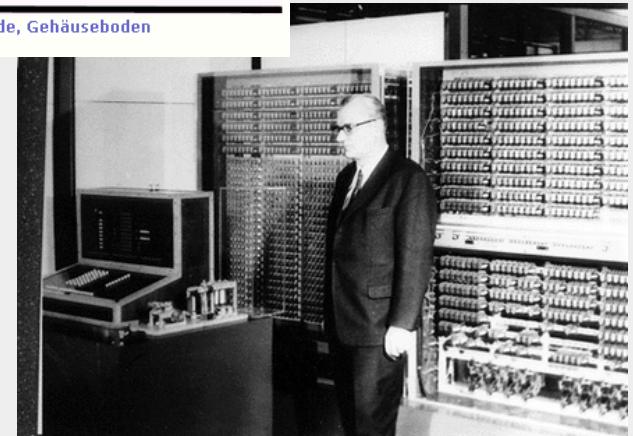
○ 1901 Schottky-Diode

⇒ Erste Dioden, technisch noch nicht sehr zuverlässig



○ 1941 Z 3

⇒ Konrad Zuse baut die erste funktionsfähige Datenverarbeitungsanlage mit Programmsteuerung in Relaistechnik.

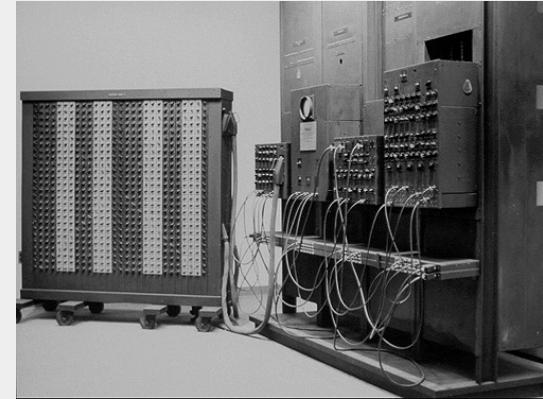


Historischer Überblick

○ 1946 Eniac

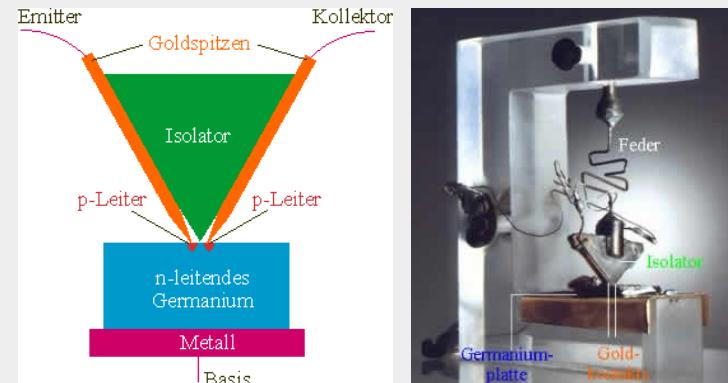
⇒ Die erste Computergeneration basiert auf der Röhrentechnik

Die Erfinder sind J. Presper Eckert und J. William Mauchly und die logische Konzeption stammt von J. von Neuman



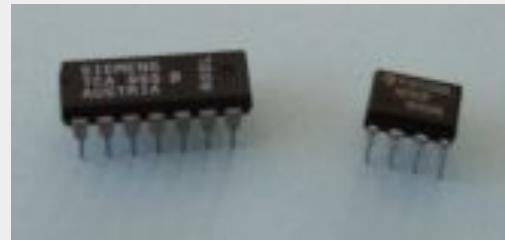
○ 1955 Die zweite Computergeneration

⇒ Shockley, Bardeen und Brattain entdecken 1947 die Transistorwirkung und legen damit den Grundstein für die Mikroelektronik



○ 1960 Integrierte Schaltkreise (IC)

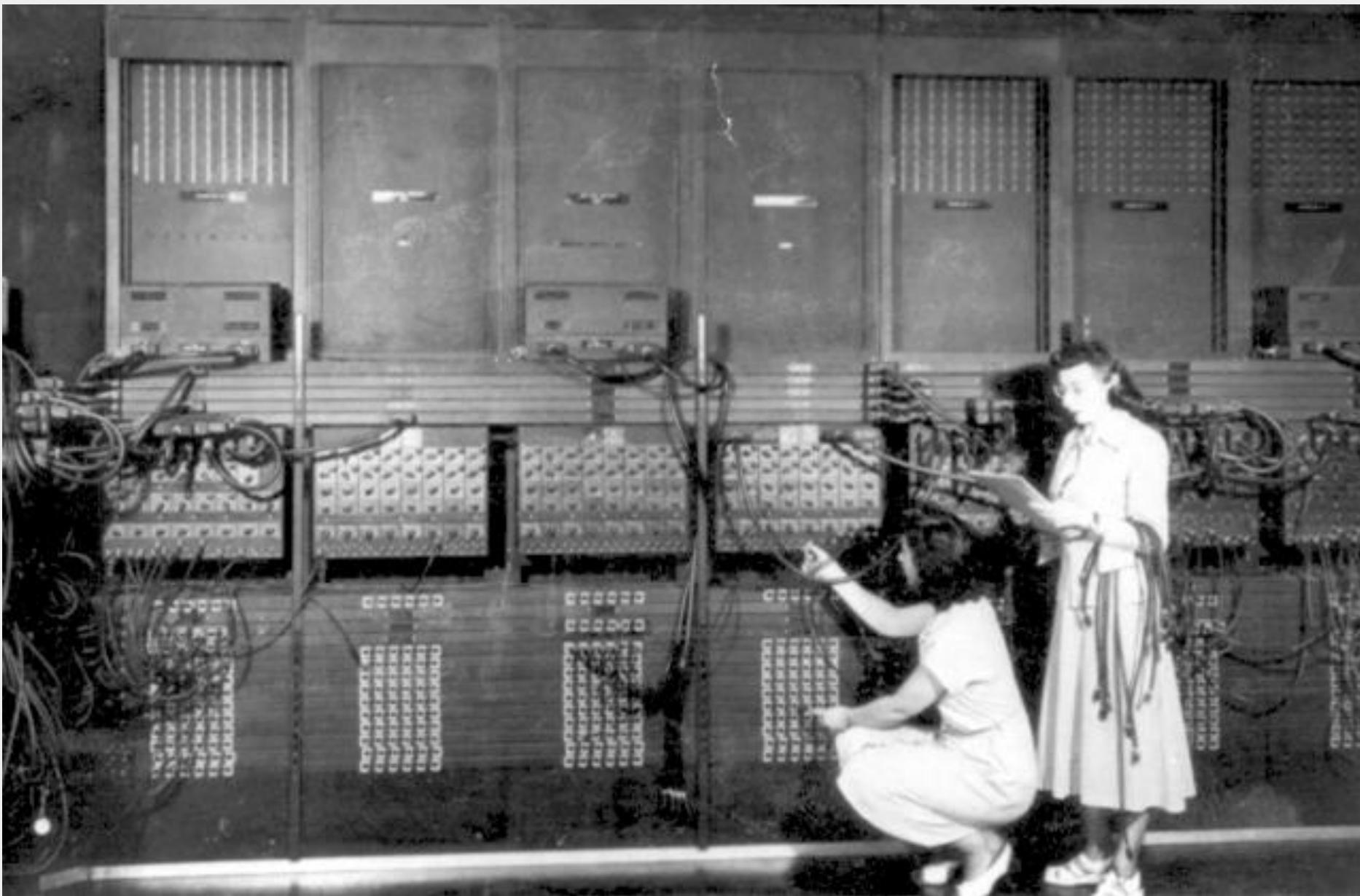
⇒ Die Funktionen von Transistoren, Widerständen und Dioden werden in Planartechnik auf ein Halbleiter-Plättchen aufgebracht



74er Serie, 1964

M.Bogdan

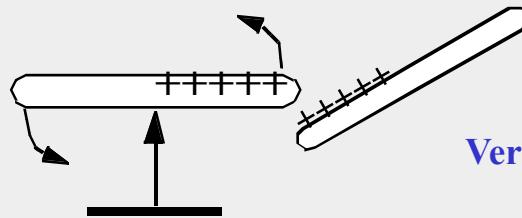
Eniac



Elektrische Ladung und elektrisches Feld

Elektrische Ladungen

- ⇒ Elektrische Ladungen sind Ursache der elektrischen Kräfte. Sie üben auf eine andere Ladung eine Kraft aus.
- ⇒ Historischer Bernstein-Versuch: zwei Hartgummistäbe, einer davon leicht drehbar gelagert, werden einander genähert:



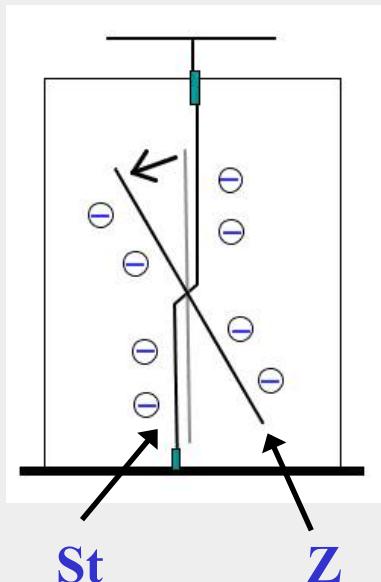
Versuchsanordnung zur Demonstration der elektrischen Kraftwirkung

- Anziehende Wirkung, wenn nur einer der Hartgummistäbe gerieben wurde
- Abstoßende Wirkung, wenn beide Hartgummistäbe gerieben wurden

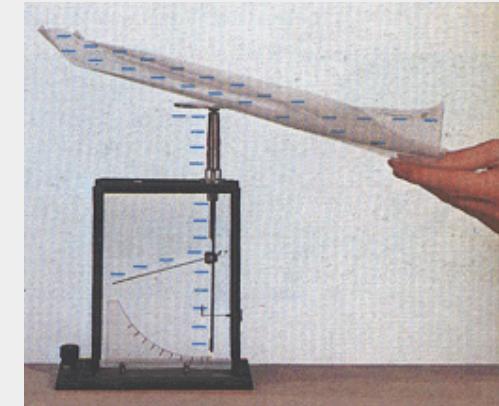
Elektrische Ladung und elektrisches Feld

Folgerungen:

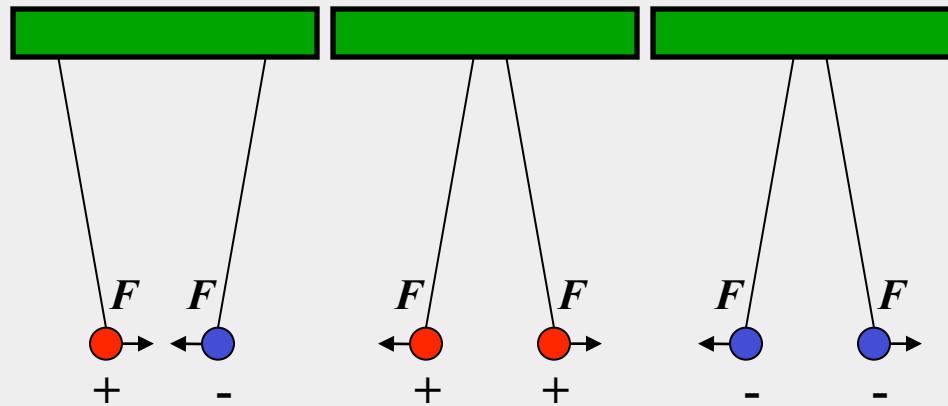
- Es gibt eine elektrische Kraft, die anziehend oder abstoßend wirkt.
- Ursache der elektrischen Kraft sind Ladungen.
- Es gibt positive und negative Ladungen.
- Reibung trennt im Versuch positive und negative Ladungen.



Ein Nachweisinstrument für Ladungen ist das Elektroskop. Es besteht aus einem festen Metallstab St und einem drehbar gelagerten Zeiger Z, die beide leitend miteinander verbunden sind.



Elektrische Ladung und elektrisches Feld



○ Elektrische Ladungen üben Kräfte aufeinander aus

⇒ Ungleiche Ladungen ziehen sich an

⇒ Gleiche Ladungen stoßen sich ab

Elektrische Ladung und elektrisches Feld

Elektrische Ladung

 ELEKTRON

- Die Einheit der elektrischen Ladung ist
 $1 \text{ C} = 1 \text{ Asec}$

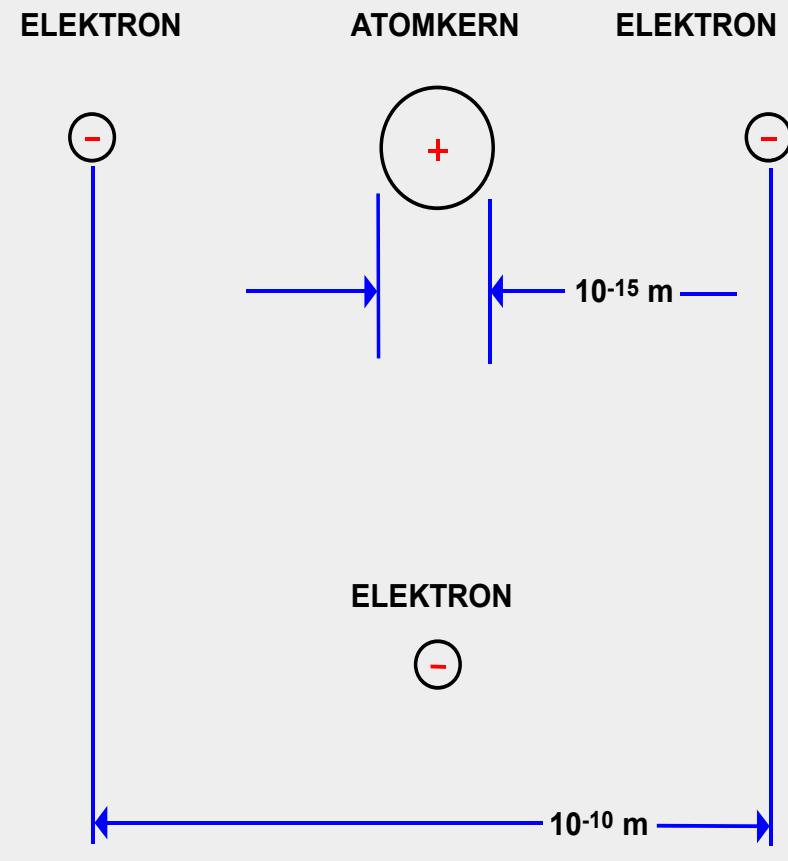
- Die elektrische Ladung eines Elektrons beträgt

$$e_0 = 1,602 \cdot 10^{-19} \text{ C}$$

- Die Ladungsmenge Q ist das Vielfache der Elementarladung

$$Q = n \cdot e_0$$

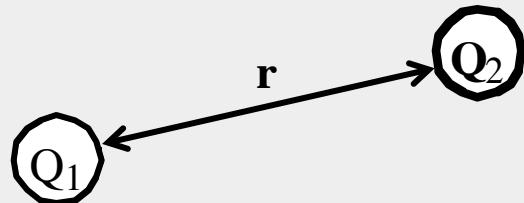
- Man benötigt
 $6,242 \cdot 10^{18}$ Elektronen
um die Ladung 1 C zu erhalten



Elektrische Ladung und elektrisches Feld

Das Coulomb'sche Gesetz

- Charles Coulomb zeigte 1784, daß die Kraftwirkung mit der Ladungsmenge zunimmt.



- Im Vakuum gilt: Die Kraft zwischen Q₁ und Q₂ ist proportional zum Produkt der Ladungen

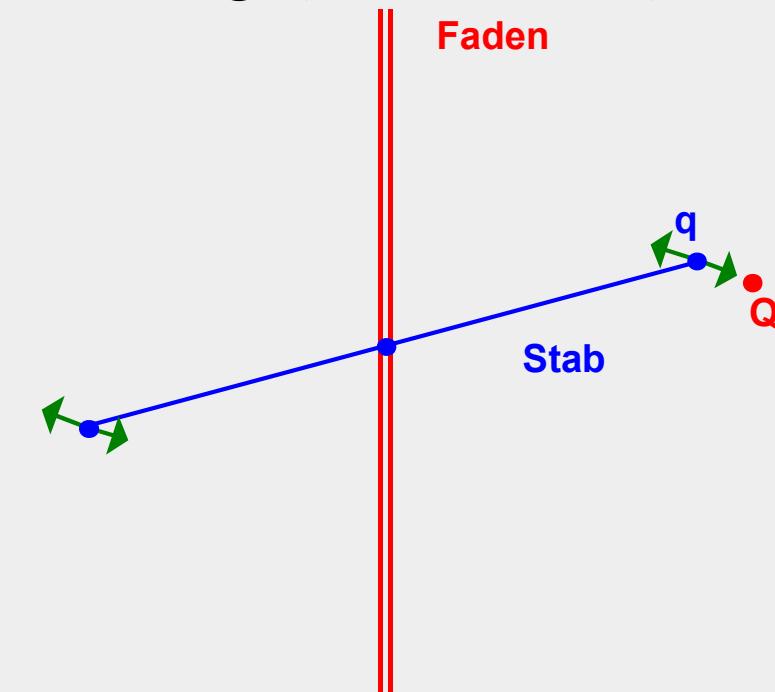
$$F \sim Q_1 \cdot Q_2$$

- Die Kraft ist umgekehrt proportional zum Quadrat des Abstandes

$$F \sim \frac{1}{r^2}$$

Elektrische Ladung und elektrisches Feld

Torsionswaage (Coulomb, 1785)



Coulombsches Gesetz



Das Bild kann nicht angezeigt werden. Dieser Computer verfügt möglicherweise über zu wenig Arbeitsspeicher, um das Bild zu öffnen. Gelernt das Bild ist beschädigt. Starten Sie den Computer neu, und öffnen Sie dann erneut die Datei. Wenn weiterhin das rote x angezeigt wird, müssen Sie das Bild möglicherweise löschen und dann erneut einfügen.

○ Kraftmessung mit Torsionswaage

⇒ Zusammengefasst ergibt sich:

$$F \sim \frac{Q_1 \cdot Q_2}{r^2}$$

⇒ Vektoriell und mit Definition der Konstante:

$$\vec{F} = f \cdot \frac{Q_1 \cdot Q_2}{r^2} \cdot \vec{r}_0$$

mit f als Proportionalitätsfaktor

$$f = \frac{1}{4\pi\epsilon_0}$$

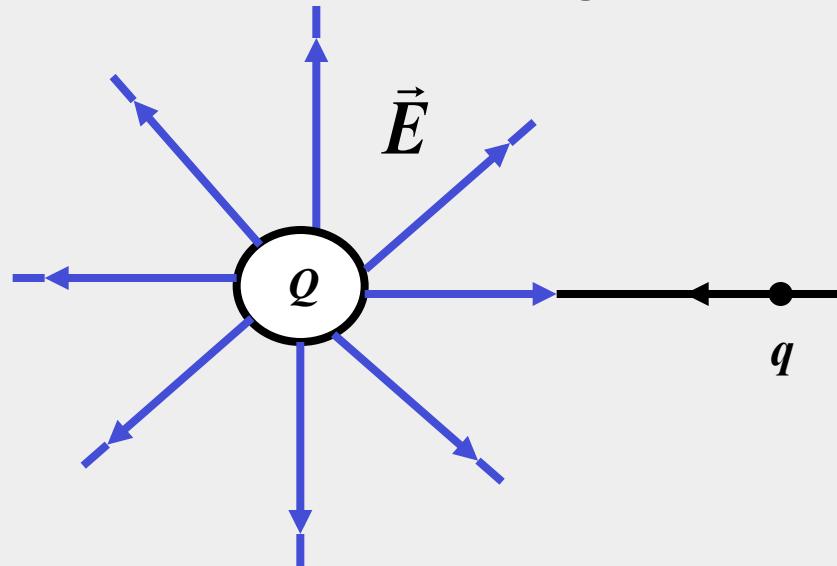
und ϵ_0 Dielektrizitätskonstante

$$\epsilon_0 = 8,859 \cdot 10^{-12} \frac{C^2}{Nm^2}$$

M.Bogdan

Das elektrische Feld

- Die Kraftwirkung zwischen Ladungen kann durch das elektrische Feld, eine Eigenschaft des Raumes, beschrieben werden: jedem Punkt des Raumes um eine vorgegebene Ladung wird ein Vektor der elektrischen Feldstärke \vec{E} zugeordnet



- Im Raum der Ladung wirkt das elektrische Feld als Kraft auf eine bewegliche Probeladung q .

Das elektrische Feld

- Das Coulombsche Gesetz kann man umschreiben in der Form

$$\vec{F} = \vec{E} \cdot q \quad \text{mit} \quad \vec{E} = \frac{1}{4\pi\epsilon_0} \cdot \frac{Q}{r^2} \cdot \vec{r}_0$$

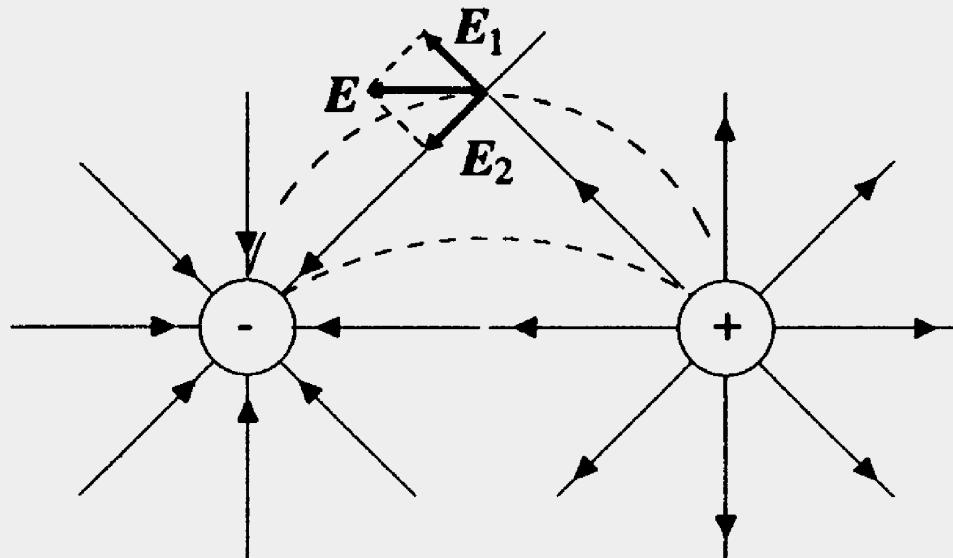
- \vec{E} ist die elektrische Feldstärke der Ladung Q am Ort der Probeladung q.
- Die elektrische Feldstärke ist die Kraftwirkung, die eine Probeladung erfährt.

$$\vec{E} = \frac{\vec{F}}{q}$$

Das elektrische Feld

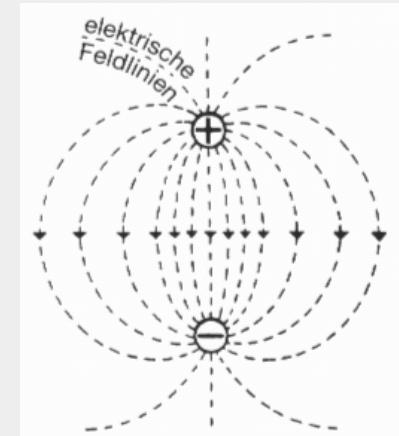
○ Feldlinien dienen zur Veranschaulichung des elektrischen Feldes

- ⇒ Sie zeigen immer in Richtung der wirkenden Kraft,
- ⇒ Sie erfüllen den Raum kontinuierlich,
- ⇒ Sie verlaufen von einer positiven zu einer negativen Ladung,
- ⇒ Sie sind nicht geschlossen.



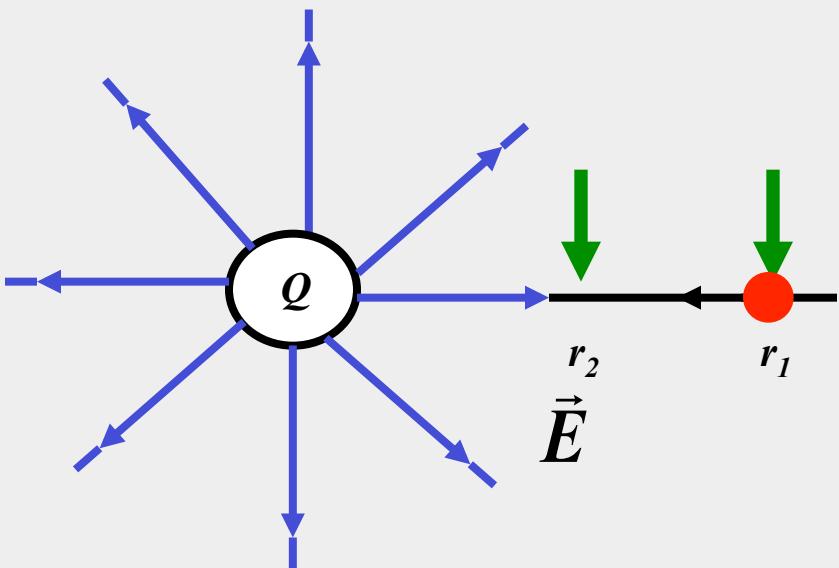
**Elektrische Felder
überlagern sich additiv**

Das Bild kann nicht angezeigt werden.
Dieser Computer verfügt möglicherweise
über zu wenig Arbeitsspeicher, um das Bild
zu öffnen oder das Bild kann beschädigt
sein. Starten Sie den Computer neu und öffnen
Sie dann erneut die Datei. Wenn weiterhin
das rote x angezeigt wird, müssen Sie das
Bild möglicherweise löschen und dann
erneut einfügen.



M.Bogdan

Potential und Spannung



- Das elektrische Potential ist eng verbunden mit dem Begriff Arbeit. Physikalische Arbeit ergibt sich als Kraft mal Weg

$$W = \vec{F} \cdot \Delta \vec{r}$$

- Im elektr. Feld wirkt auf eine Ladung q die Kraft

$$\vec{F} = q \cdot \vec{E}$$

- Damit beträgt die Arbeit um eine Ladung q von r_1 nach r_2 zu bewegen

$$W_{1,2} = \int_{r_1}^{r_2} \vec{F} \cdot d\vec{r}$$

Die elektrische Spannung

- Verschiebt man eine Ladung von P_1 nach P_2 , so muß die Arbeit $W_{1,2}$ aufgebracht werden

$$W_{1,2} = \int_{r_1}^{r_2} \vec{F} dr = q \int_{r_1}^{r_2} \vec{E} dr$$

- ⇒ Die Spannung ist

$$\vec{U}_{1,2} = \int_{r_1}^{r_2} \vec{E} dr$$

- ⇒ Es ergibt sich allgemein

$$W = U \cdot q \Rightarrow U = \frac{W}{q}$$

$$\text{Spannung} = \frac{\text{Arbeit}}{\text{Ladung}}$$

- ⇒ Die Einheit der Spannung ist

$$1 \text{ V} = 1 \frac{\text{Nm}}{\text{C}}$$

Die elektrische Spannung

○ Einheit der elektrische Feldstärke E

$$[E] = \frac{V}{m}$$

○ Bleibt die Energie bei der Ladungsverschiebung von P_1 nach P_2 unverändert, dann hat das Feld ein eindeutiges Potential $\varphi(r)$

○ Die Spannung ist eine Potentialdifferenz

$$U_{1,2} = \varphi(r_1) - \varphi(r_2)$$

○ Für das Potential einer Punktladung ergibt sich bei Normierung auf $r = \infty$

$$\varphi(r) = \frac{Q}{4\pi\epsilon_0 r} \cdot \frac{1}{r_0}$$

Elektrisches Feld und Spannung

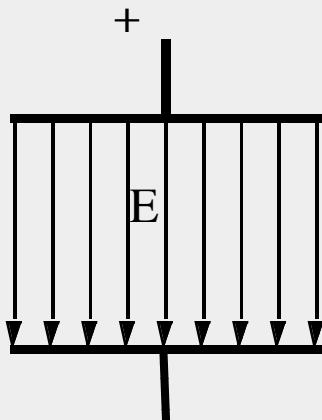
- Aus einem gegebenen Potential folgt demnach durch Differentiation das Feld $E(r)$

$$E = - \frac{d\varphi}{dr}$$

Zwischen dem Vektorfeld $\vec{E}(r)$ und dem Skalarfeld $\vec{\varphi}(r)$ besteht die Beziehung, daß Flächen mit konstanten φ -Werten (Äquipotentialflächen), überall senkrecht auf den Feldlinien des elektrischen Feldes stehen.

Elektrische Ladung und Leiter

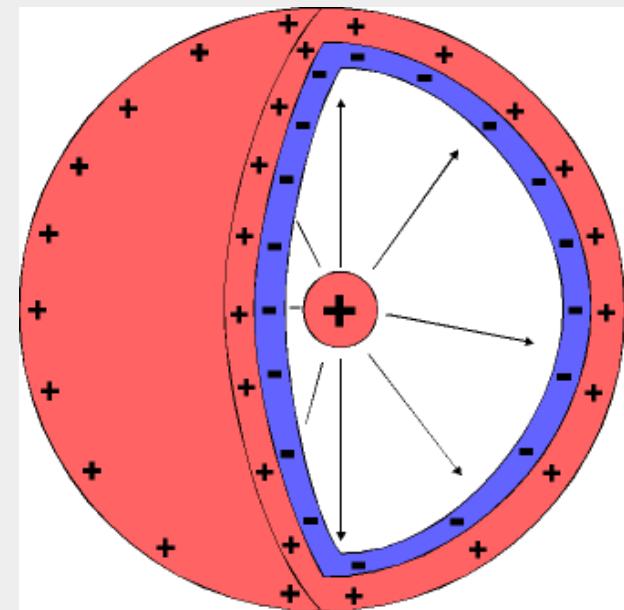
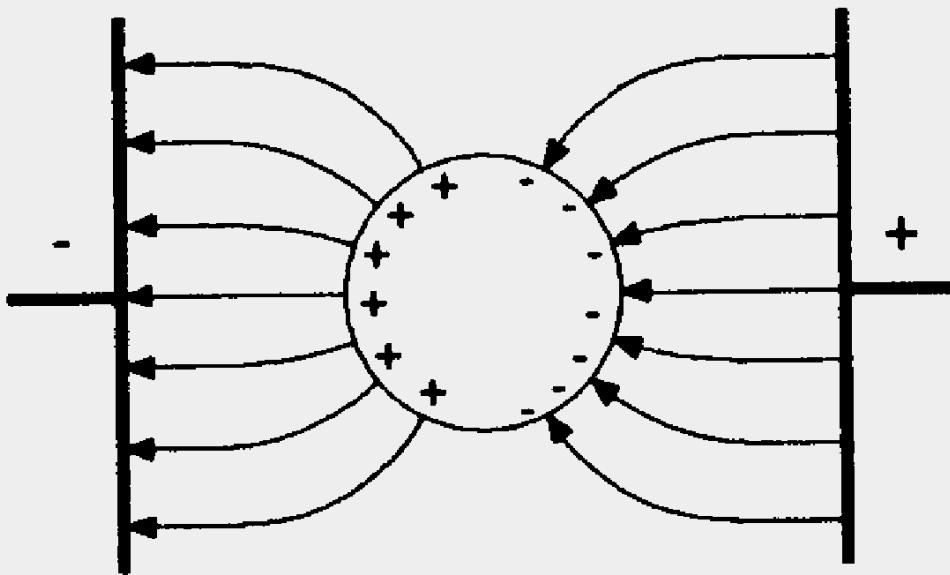
- Auf metallischen Leitern sind elektrische Ladungen frei beweglich und verteilen sich aufgrund der Abstoßung untereinander gleichmäßig auf der gesamten Oberfläche.
- Feldlinien des elektrischen Feldes sind senkrecht zur Oberfläche gerichtet. Das Innere eines metallischen Hohlraumes ist ein feldfreier Raum (Faraday'scher Käfig).
- Eine ‚parallele‘ Anordnung zweier Metallflächen (Elektroden), von denen eine positiv, die andere negativ geladen sein kann, heißt Kondensator.



Elektrisches Feld eines geladenen Plattenkondensators

Elektrische Ladung und Leiter

- Bringt man in dieses Feld einen metallischen Leiter, so entsteht durch das elektr. Feld eine Ladungsbewegung, bis im Innern des Leiters die Feldstärke $E=0$ ist. Dies wird Influenz genannt.



Das Prinzip von MOS-Feldeffekttransistoren basiert auf der Influenzwirkung.

www.physik.uni-wuerzburg.de/physikonline

Elektrische Flußdichte

- Das Verhältnis zwischen Ladungsmenge Q und Fläche A wird elektrische Flußdichte genannt.

$$\frac{\text{Ladungsmenge}}{\text{Fläche}} = \text{Elektrische Flußdichte}$$

$$\frac{Q}{A} = D \quad [D] = \frac{C}{m^2}$$

⇒ Daraus folgt

$$\iint_A D dA = Q \quad \text{falls Ladung in A}$$

$$\iint_A D dA = 0 \quad \text{ansonsten}$$

Elektrische Flußdichte

- Für eine Flußdichte **D** durch die Oberfläche einer Kugel, in deren Mittelpunkt sich die Ladung **Q** befindet, folgt für **D**

$$\iint_{\text{Kugelfläche}} D dA = Q$$



- Nach der Formel für die elektrische Feldstärke gilt



Elektrische Flußdichte

○ Einheit der elektrischen Dielektrizitätskonstante (Vakkum)

$$[\epsilon_0] = \frac{[D]}{[E]} = \frac{C}{m^2} \cdot \frac{m}{V} = \frac{C}{Vm}$$

○ Im Falle eines mit Materie gefüllten Raumes gilt

$$D = \epsilon \cdot E$$

$$\epsilon = \epsilon_0 \cdot \epsilon_r$$

⇒ ϵ_r ist die spezifische Dielektrizitätskonstante.

- Luft: 1,006
- Polyäthylen: 2,5

Kondensator

- Ein Kondensator kann elektrische Ladungen speichern.
 - ⇒ Diese Eigenschaft heißt Kapazität des Kondensators.
- Der Kondensator ist ein gängiges Bauteil in der Elektrotechnik
 - ⇒ Achtung: zwei Leitungen sind ebenfalls ein Kondensator!
- Für die Feldstärke zwischen den beiden Platten eines Kondensators gilt

$$E = \frac{D}{\epsilon} = \frac{1}{\epsilon} \cdot \frac{Q}{A}$$

Kondensator

- Die Potentialdifferenz (Spannung) zwischen den Platten im homogenen Feld beträgt

$$U = E \cdot d$$

$$U = \frac{1}{\epsilon} \cdot \frac{Q}{A} \cdot d$$

Umstellen

$$Q = \frac{\epsilon \cdot A}{d} \cdot U$$

$$Q = C \cdot U$$

Und

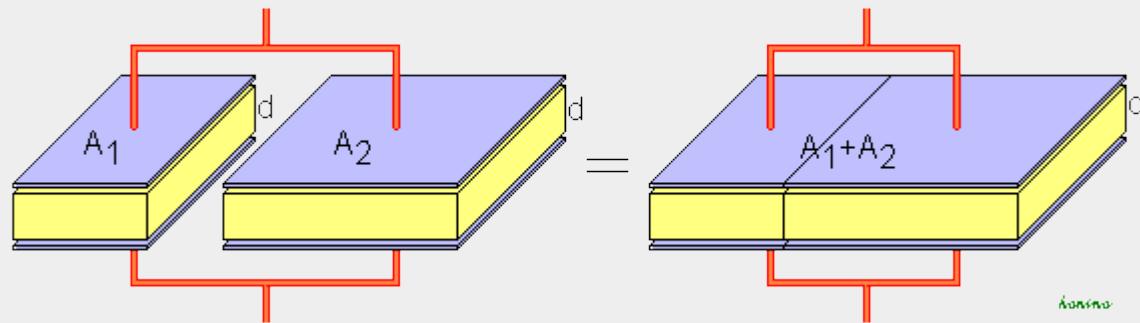
$$dQ = C \cdot dU \quad \text{mit} \quad C = \frac{\epsilon \cdot A}{d}$$

Die Einheit der Kapazität ist Farad

$$[F] = \frac{C}{V}$$

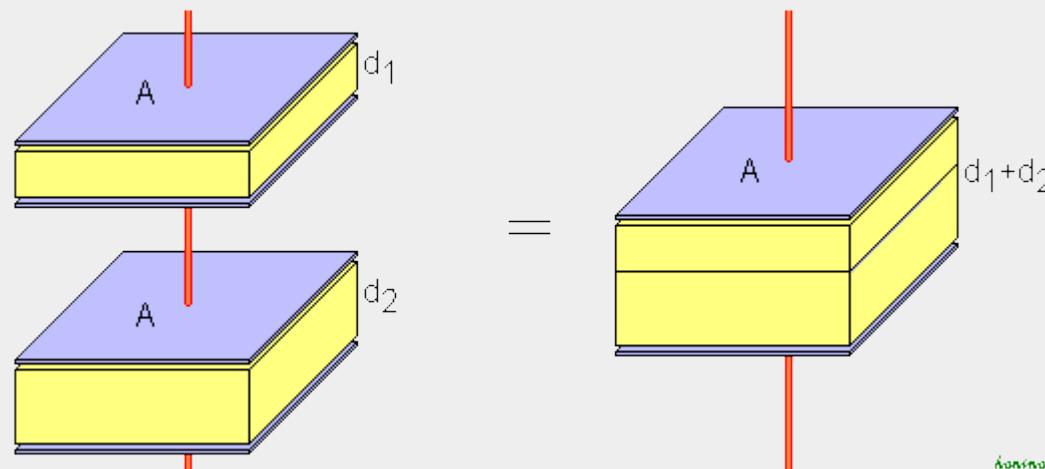
Kondensator

○ Parallelschaltung



$$C_{ges} = \sum_{n=1}^N C_n$$

○ Reihenschaltung



Bilder: Wikipedia.de

$$C_{ges} = \frac{1}{\sum_{n=1}^N \frac{1}{C_n}}$$

Kondensatoren

○ Keramikkondensatoren

- ⇒ Keramik als Dielektrikum
- ⇒ Einige pF bis nF
- ⇒ Hohe Durchschlagsfestigkeit

○ Wickelkondensatoren/Folienkondensatoren

- ⇒ Folien (Papier/Plastik) als Dielektrikum
- ⇒ Durchschlagfest
- ⇒ Gewickelt

○ Elektrolytkondensator

- ⇒ Hohe Kapazität
- ⇒ Oftmals Tantal als Elektrolyt
- ⇒ **Achtung! Nicht verpolungssicher!**

Der elektrische Strom

- Ist der Ladungstransport in eine Richtung und gleichmäßig, dann sprechen wir von **Gleichstrom**.
- Der Zusammenhang zwischen Stromstärke, Spannung und Widerstand wird durch das **Ohmsche Gesetz** und die **Kirchhoffschen Gesetze** beschrieben.
- Elektrischer Strom ist der Fluss von Elektronen
- Die Stromstärke I entspricht der bewegten Ladungsmenge pro Zeiteinheit

$$I = \frac{Q}{t}$$

- Fließen durch einen Leiter pro Sekunde n Coulomb [C], so messen wir einen Strom von n Ampere [A]

$$1 \text{ A} = 1 \frac{\text{C}}{\text{s}} = \frac{1}{1,602} \cdot 10^{19} \frac{\text{Elektronen}}{\text{s}}$$

Strom in Abhangigkeit von der Zeit

○ Strom in Abhangigkeit von der Zeit (Ladevorgange)

$$i(t) = \frac{dQ}{dt}$$

daraus folgt:

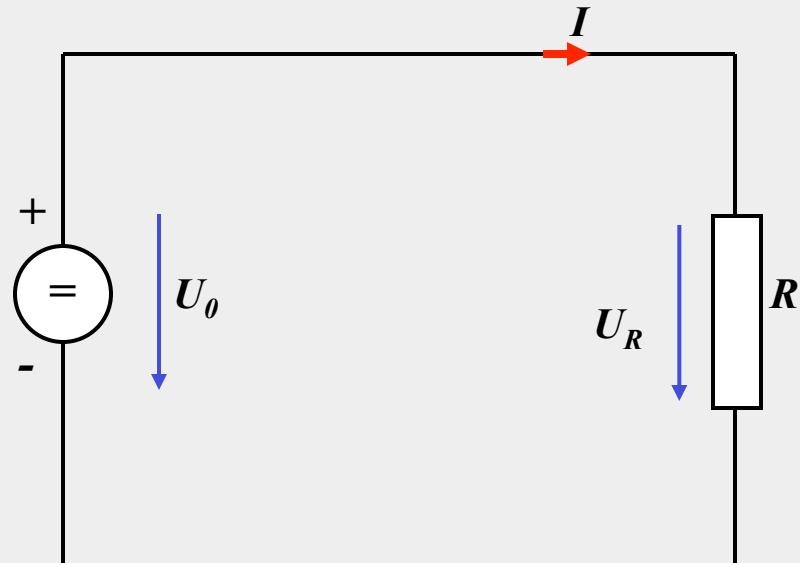
$$dQ = i(t) \cdot dt$$

$$Q = \int_{t_0}^{t_1} i(t) dt$$

$$1C = 1As$$

Elektrischer Stromkreis

- Ein elektrischer Stromkreis ist eine Anordnung aus
 - ⇒ Spannungsquelle (Stromquelle)
 - ⇒ Verbraucher R
 - ⇒ Verbindungsleitungen
- In der Spannungsquelle wird Energie aufgewendet
 - ⇒ $(W < 0)$
- In R wird Energie verbraucht
 - ⇒ $(W > 0)$
- Der elektrische Strom fließt (per Definition) von Plus (+) nach Minus (-)
- Tatsächlich fließen die Elektronen von Minus (-) nach Plus (+)
- Die Spannungsquelle bewirkt im Verbraucher R einen Stromfluss von Plus nach Minus (Pfeilrichtung)



Leitwert und Widerstand

- Zahlenmäßiger Zusammenhang zwischen Spannung und Strom an einem Verbraucher

⇒ Der gemessene Strom I ist proportional zur Spannung U

$$I \sim U$$

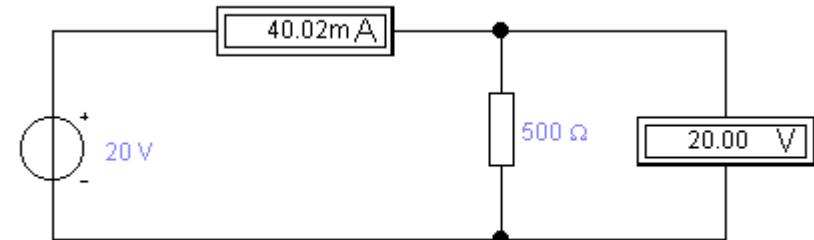
$$I = G \cdot U$$

- Der Proportionalitätsfaktor G wird Leitwert genannt
- Die Einheit von G ist *Siemens*

$$1\text{S} = 1 \frac{\text{A}}{\text{V}}$$

- In der Praxis verwendet man den Kehrwert von G , den Widerstand R in Ohm Ω

$$R = \frac{1}{G}$$



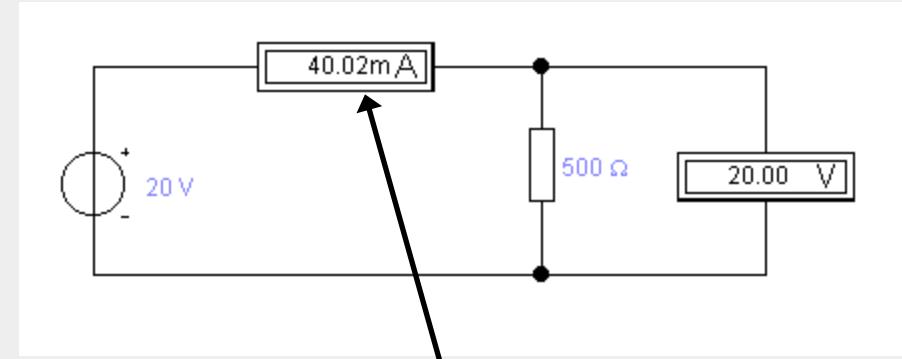
Ohmsches Gesetz

- Es gibt einen festen Zusammenhang zwischen dem Strom I und der Spannung U
 - ⇒ Ohmsches Gesetz

$$I = \frac{U}{R}$$

$$U = R \cdot I$$

$$R = \frac{U}{I}$$



- Die Einheit für den Widerstand ist Ohm Ω

Meßfehler?

$$1\Omega = 1 \frac{V}{A}$$

Kennlinien

- Der Zusammenhang zwischen dem Strom I und der Spannung U kann in einer Kennlinien dargestellt werden

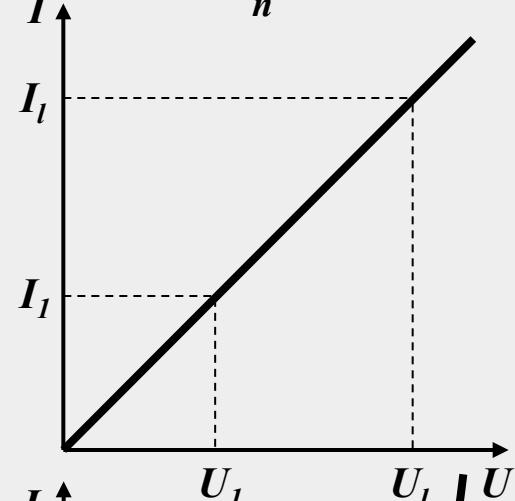
- ⇒ X-Achse: Spannung U
- ⇒ Y-Achse: Strom I

- Ist der Proportionalitätsfaktor G bzw. R konstant, so spricht man von einem *linearen* Widerstand

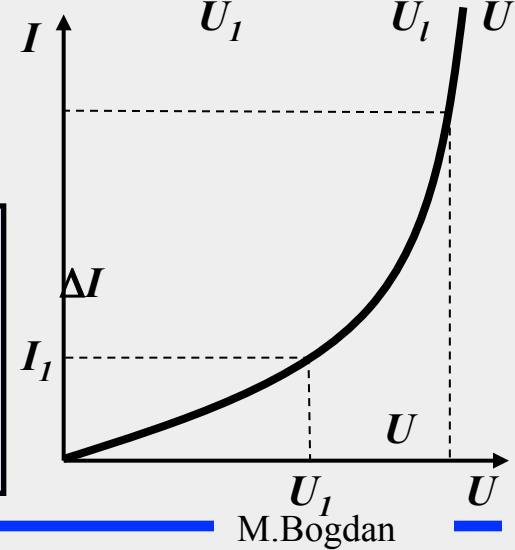
- Beispiel: metallische Leiter sind lineare Widerstände; er ist
 - ⇒ proportional zur Länge l
 - ⇒ umgekehrt proportional zur Fläche A
 - ⇒ abhängig vom Material

$$R = \rho \frac{l}{A} \quad [\rho] = \Omega \frac{\text{mm}^2}{\text{m}}$$

$$\frac{U_1}{I_1} = \frac{U_2}{I_2} = \dots = \frac{U_n}{I_n} = \text{const}$$



$$\frac{U_1}{I_1} = R_1$$

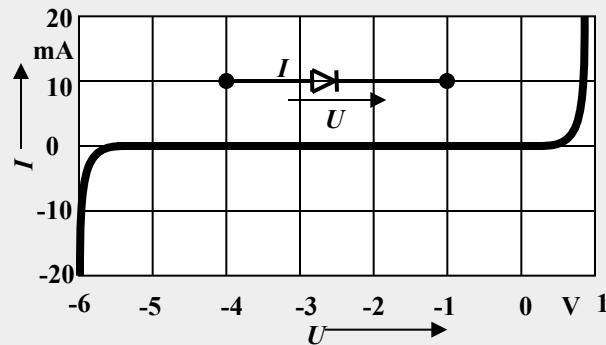


$$\frac{\Delta U}{\Delta I} = r$$

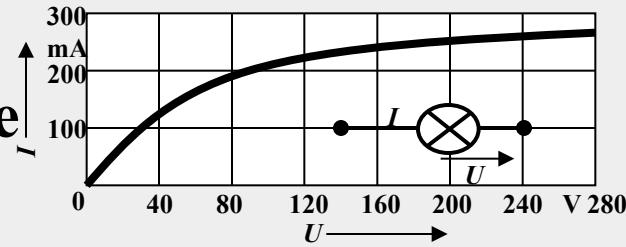
Differentieller Widerstand

Kennlinien verschiedener Bauelemente

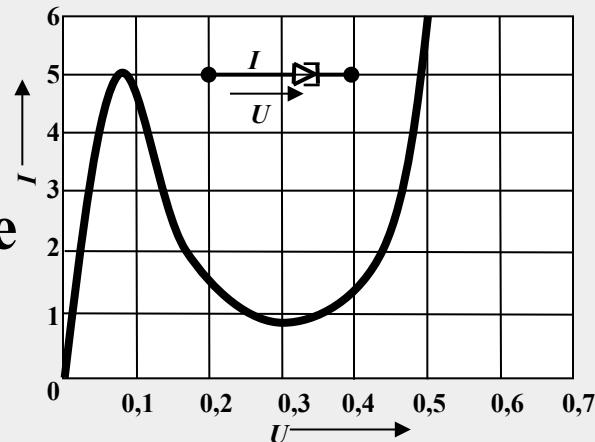
Diode



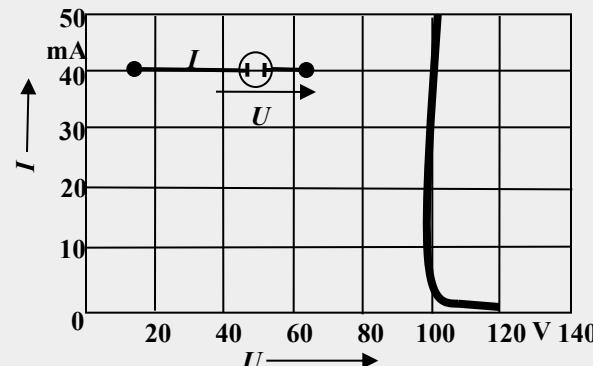
Glühbirne



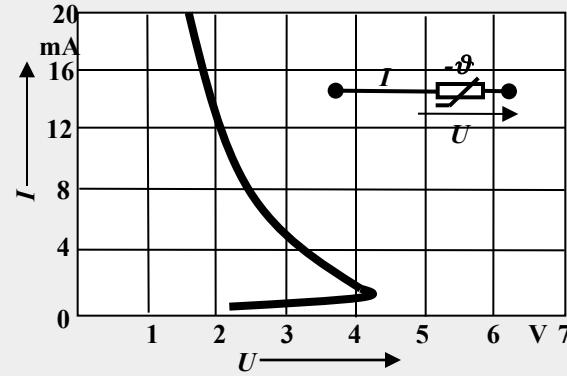
Tunneldiode



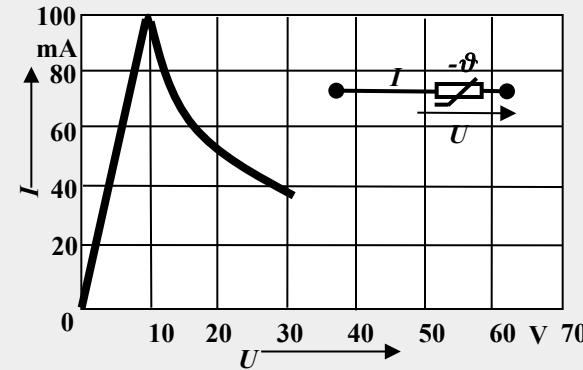
Glimm-lampe



Heiß-leiter



Kalt-leiter



M.Bogdan

Arbeit und Leistung des elektrischen Stroms

- Elektrische Arbeit: Ladung Q von Potential φ_1 nach φ_2

$$W = Q \cdot (\varphi_1 - \varphi_2) = Q \cdot U$$

⇒ Ladung Q wird während der Zeit t transportiert: es fließt Strom!

$$Q = I \cdot t \quad \Rightarrow \quad W = I \cdot t \cdot U$$

- Einheit der elektrischen Arbeit: Joule J oder Wattsekunde Ws

$$1J = 1Ws = 1AVs$$

⇒ es gilt natürlich auch:

$$1J = 1Ws = 1 \frac{Nm}{C} \cdot \frac{C}{s} \cdot s = 1Nm$$

Arbeit und Leistung des elektrischen Stroms

- An einem Widerstand freigesetzte Energie

$$W = I \cdot t \cdot U = I^2 \cdot R \cdot t = \frac{U^2}{R} \cdot t$$

- Die elektrische Leistung P entspricht der (elektrischen) Arbeit pro Zeiteinheit

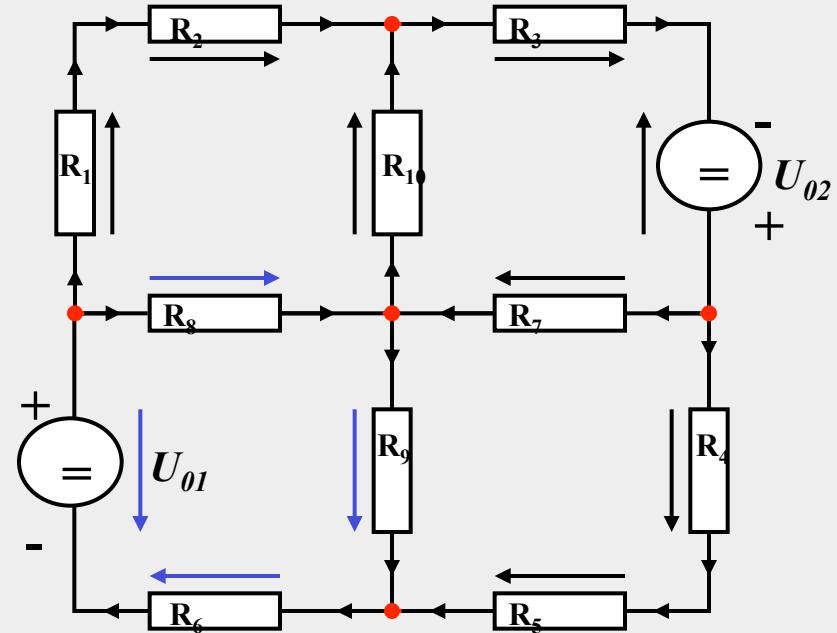
$$P = \frac{W}{t} = U \cdot I = I^2 R = \frac{U^2}{R}$$

- Die Einheit der elektrischen Leistung ist Watt (W)

$$1\text{W} = 1\text{VA}$$

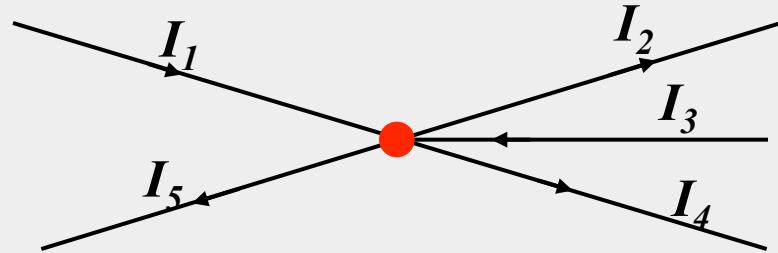
Die kirchhoffschen Sätze

- Nur selten wird an einer Spannungsquelle nur ein einzelner Verbraucher R angeschlossen
- Eine Anordnung aus Spannungsquellen und Verbrauchern heißt Netz
- Es besteht aus Knoten und Maschen
 - ⇒ **Knoten**: Verzweigungspunkte
 - ⇒ **Masche**: Pfad, bei dem kein Knoten mehrfach durchlaufen wird
- Richtung der Pfeile (Vorzeichen)
 - ⇒ Spannung ist von Plus nach Minus gerichtet
 - ⇒ Strom fließt von Plus nach Minus



Knotenregel (1. kirchhoffsscher Satz)

- In einem **Knoten** ist die Summe aller Ströme Null
 - ⇒ An keiner Stelle des Netzes werden Ladungen angehäuft
- Definition der Stromrichtung für die mathematische Formulierung
 - ⇒ zufließende Ströme werden mit einem **positiven** Vorzeichen behaftet
 - ⇒ abfließende Ströme werden mit einem **negativen** Vorzeichen behaftet



$$0 = I_1 - I_2 + I_3 - I_4 - I_5$$

oder

$$I_2 + I_4 + I_5 = I_1 + I_3$$

allgemein

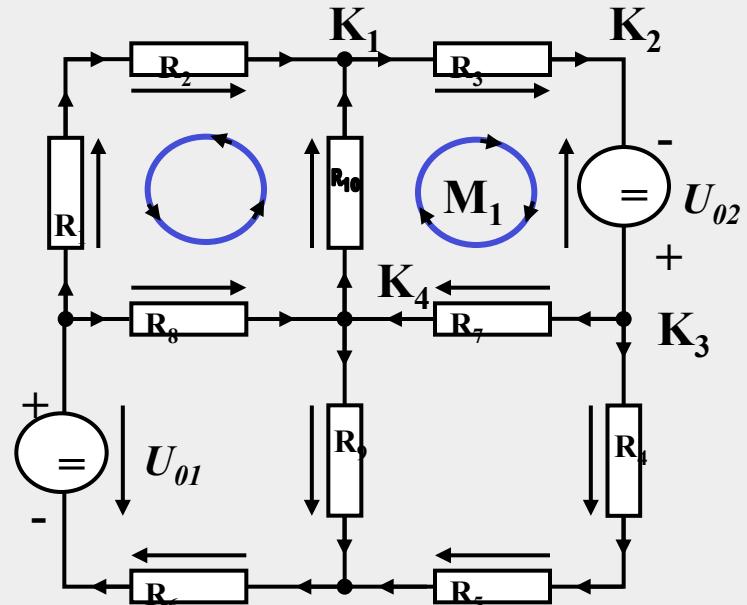
$$\sum_{i=0}^n I_i = 0$$

Maschenregel (2. kirchhoffscher Satz)

- Bei einem geschlossenen Umlauf einer **Masche** ist die Summe aller Spannungen Null

- ⇒ Die Spannungsquellen erzeugen die Spannungen U_{01} und U_{02}
 - ⇒ Durch die Widerstände fließt ein Strom
 - ⇒ Nach dem Ohmschen Gesetz gilt für die Spannung
- $$U = R \cdot I$$
- ⇒ Die Knotenpunkte K_1 , K_2 , K_3 und K_4 können deshalb ein unterschiedliches Potenzial besitzen

$$\sum_{i=0}^m U_i = 0$$

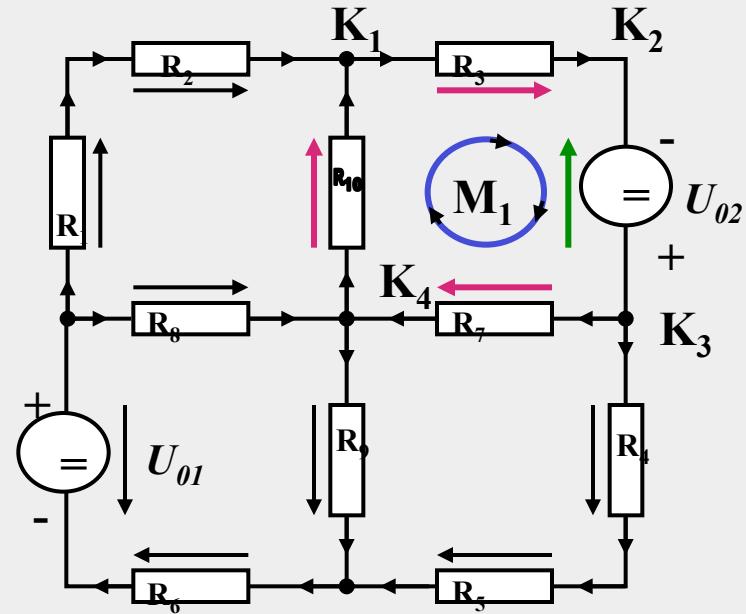


Maschenregel (2. kirchhoffscher Satz)

- Werden die Knotenspannungen addiert, so folgt:

$$U_{K_{12}} + U_{K_{23}} + U_{K_{34}} + U_{K_{14}} = 0$$

- Vorzeichen der Spannung
 - ⇒ die Spannungsrichtung der Quellen ist vorgegeben (von + nach -)
 - ⇒ Umlaufrichtung der **Masche** wird festgelegt
 - ⇒ Spannungspfeile mit der Umlaufrichtung werden **positiv** gezählt
 - ⇒ Spannungspfeile gegen die Umlaufrichtung werden **negativ** gezählt



$$U_{K_{12}} - U_{02} + U_{K_{34}} + U_{K_{14}} = 0$$

$$U_{K_{12}} + U_{K_{34}} + U_{K_{14}} = U_{02}$$

Anwendung 1: Knotenregel

Sie haben einen neuen Personal Computer gekauft.

Sie benutzen ein Strommeßgerät (Ampere-Meter) und stellen damit fest, dass die 5 Volt Stromversorgung Ihres PC im eingeschalteten Zustand 4,0 A liefert. Versorgt wird damit die Hauptplatine, das Festplattenlaufwerk und das DVD-Laufwerk.

Sie messen, dass der Strom in die Hauptplatine 2,2 A beträgt und der Strom in die Festplatte 1,0 A.

An das DVD-Laufwerk kommen sie nicht heran.

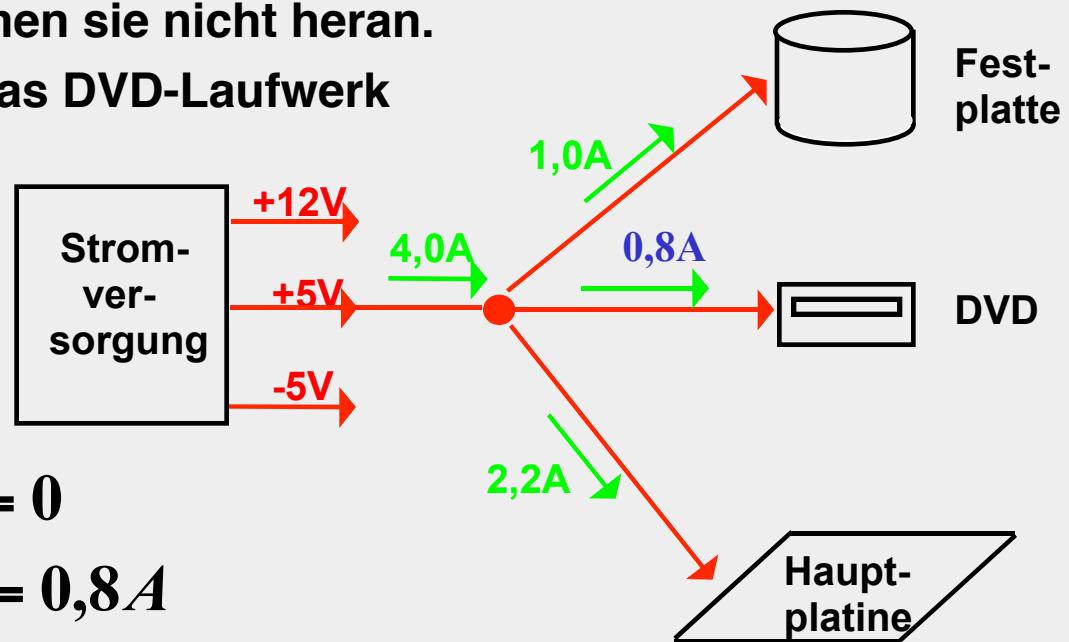
→ Wieviel Strom bekommt das DVD-Laufwerk bei der Spannung 5 V?

$$\sum_{n=1}^4 I_n = 0$$

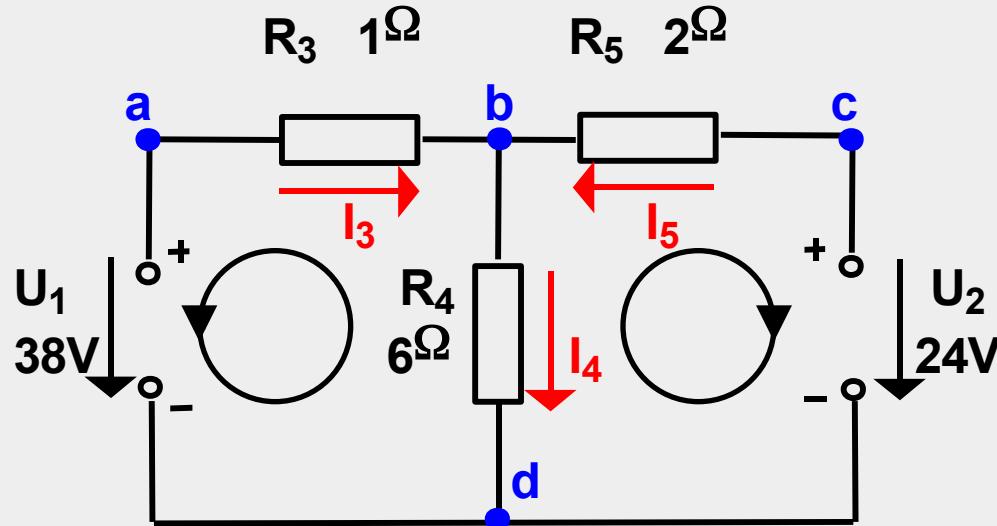
$$I_{ein} - I_{Fest} - I_{HP} - I_{DVD} = 0$$

$$4,0A - 1,0A - 2,2A - I_{DVD} = 0$$

$$4,0A - 1,0A - 2,2A = I_{DVD} = 0,8A$$



Anwendung 2: Knoten- und Maschenregel



○ Gesucht sind I_3 , I_4 und I_5

○ Knotenregel:

$$\sum I_b = +I_3 - I_4 + I_5 = 0$$

$$I_3 - I_4 + I_5 = 0 \text{ A}$$

○ Maschenregel:

$$\sum U_{abd} = U_1 - I_3 R_3 - I_4 R_4 = 0$$

$$1\Omega \cdot I_3 + 6\Omega \cdot I_4 = 38 \text{ V}$$

$$\sum U_{cbd} = U_2 - I_5 R_5 - I_4 R_4 = 0$$

$$2\Omega \cdot I_5 + 6\Omega \cdot I_4 = 24 \text{ V}$$

Substitutionsmethode

$$I_3 + I_5 = I_4$$

$$1\Omega \cdot I_3 + 6\Omega \cdot (I_3 + I_5) = 38V$$

$$2\Omega \cdot I_5 + 6\Omega \cdot (I_3 + I_5) = 24V$$

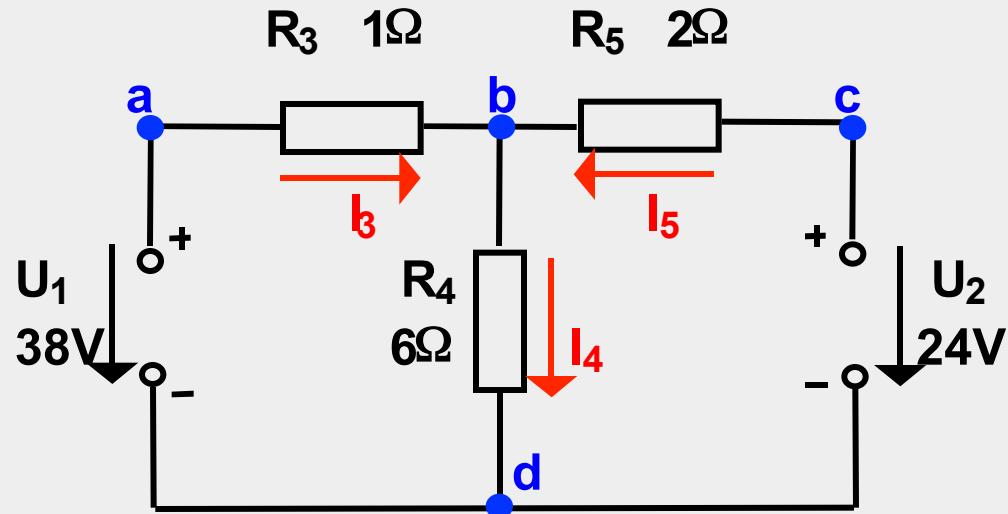


$$(1 + 6)\Omega \cdot I_3 + 6\Omega \cdot I_5 = 38V$$

$$6\Omega \cdot I_3 + (6 + 2)\Omega \cdot I_5 = 24V$$



$$I_3 = \frac{38V - 6\Omega \cdot I_5}{7\Omega}$$



Substitutionsmethode

$$I_3 = \frac{38V - 6\Omega \cdot I_5}{7\Omega}$$



$$6\Omega \cdot \frac{38V - 6\Omega \cdot I_5}{7\Omega} + 8\Omega \cdot I_5 = 24V$$

$$6 \cdot 38V - 36\Omega \cdot I_5 + 56\Omega \cdot I_5 = 168V$$

$$228V - 168V = -20\Omega \cdot I_5$$

$$-\frac{60V}{20\Omega} = -3A = I_5$$

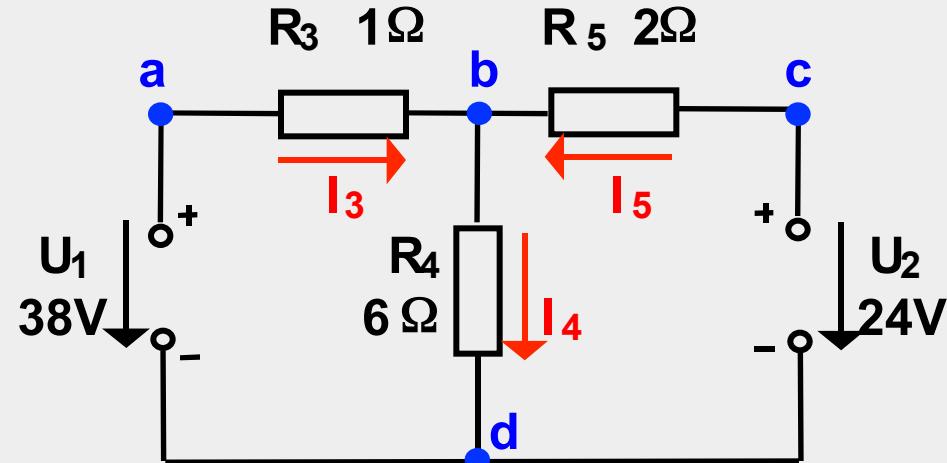
Negatives Vorzeichen,
da falsche Annahme der
Stromrichtung



$$I_4 = 8A - 3A = 5A$$



$$I_3 = \frac{38 - (6 \cdot -3)}{7} A = \frac{38 + 18}{7} A = \frac{56}{7} A = 8A$$



Lösung über Determinanten

System von n linearen Gleichungen mit n Unbekannten

$$\begin{array}{ccccccc} a_{11}X_1 & + & a_{12}X_2 & + & a_{13}X_3 & + & \cdots & a_{1n}X_n & = & b_1 \\ a_{21}X_1 & + & a_{22}X_2 & + & a_{23}X_3 & + & \cdots & a_{2n}X_n & = & b_2 \\ \vdots & & \vdots & & \vdots & & \ddots & \vdots & & \vdots \\ a_{n1}X_1 & + & a_{n2}X_2 & + & a_{n3}X_3 & + & \cdots & a_{nn}X_n & = & b_n \end{array}$$

mit der Determinante D der Koeffizienten des Gleichungssystems

$$D = \begin{vmatrix} a_{11} & a_{12} & a_{13} & \cdots & a_{1n} \\ a_{21} & a_{22} & a_{23} & \cdots & a_{2n} \\ \vdots & \vdots & \vdots & \ddots & \vdots \\ a_{n1} & a_{n2} & a_{n3} & \cdots & a_{nn} \end{vmatrix}$$

Berechnung von Determinaten

○ Determinante 2. Ordnung

$$D = \begin{vmatrix} a_{11} & a_{12} \\ a_{21} & a_{22} \end{vmatrix} = a_{11}a_{22} - a_{12}a_{21}$$

○ Determinante 3. Ordnung

$$D = \begin{vmatrix} a_{11} & a_{12} & a_{13} \\ a_{21} & a_{22} & a_{23} \\ a_{31} & a_{32} & a_{33} \end{vmatrix}$$
$$= a_{11}a_{22}a_{33} + a_{12}a_{23}a_{31} + a_{21}a_{32}a_{13}$$
$$- a_{13}a_{22}a_{31} - a_{12}a_{21}a_{33} - a_{23}a_{32}a_{11}$$

Berechnung von Determinanten

○ Determinante 4. Ordnung

$$D = \begin{vmatrix} a_{11} & a_{12} & a_{13} & a_{14} \\ a_{21} & a_{22} & a_{23} & a_{24} \\ a_{31} & a_{32} & a_{33} & a_{34} \\ a_{41} & a_{42} & a_{43} & a_{44} \end{vmatrix}$$

$$= a_{11} \begin{vmatrix} a_{22} & a_{23} & a_{24} \\ a_{32} & a_{33} & a_{34} \\ a_{42} & a_{43} & a_{44} \end{vmatrix} - a_{21} \begin{vmatrix} a_{12} & a_{13} & a_{14} \\ a_{32} & a_{33} & a_{34} \\ a_{42} & a_{43} & a_{44} \end{vmatrix}$$
$$+ a_{31} \begin{vmatrix} a_{12} & a_{13} & a_{14} \\ a_{22} & a_{23} & a_{24} \\ a_{42} & a_{43} & a_{44} \end{vmatrix} - a_{41} \begin{vmatrix} a_{12} & a_{13} & a_{14} \\ a_{22} & a_{23} & a_{24} \\ a_{32} & a_{33} & a_{34} \end{vmatrix}$$

Cramersche Regel

○ Cramersche Regel (1750)

⇒ Gabriel Cramer (1704-1752)

○ Lineares Gleichungssystem mit einer $n \times n$ Matrix A

$$A x = b \quad \text{mit} \quad \begin{pmatrix} A_{11} & A_{21} & \cdots & A_{n1} \\ A_{12} & \vdots & & \vdots \\ \vdots & & & \\ A_{1n} & \cdots & & A_{nn} \end{pmatrix}$$



⇒ Lösung

$$\begin{pmatrix} x_1 \\ x_2 \\ \vdots \\ x_n \end{pmatrix} = \frac{1}{\det A} \begin{pmatrix} A_{11} & A_{21} & \cdots & A_{n1} \\ A_{12} & \vdots & & \vdots \\ \vdots & & & \\ A_{1n} & \cdots & & A_{nn} \end{pmatrix} \begin{pmatrix} b_1 \\ b_2 \\ \vdots \\ b_n \end{pmatrix}$$

M.Bogdan

Cramersche Regel

Lösung

$$\begin{pmatrix} x_1 \\ x_2 \\ \vdots \\ x_n \end{pmatrix} = \frac{1}{\det A} \begin{pmatrix} A_{11} & A_{21} & \cdots & A_{n1} \\ A_{12} & \vdots & & \vdots \\ \vdots & & & \vdots \\ A_{1n} & \cdots & & A_{nn} \end{pmatrix} \begin{pmatrix} b_1 \\ b_2 \\ \vdots \\ b_n \end{pmatrix}$$

Daraus folgt: $x_i = \frac{1}{\det A} (A_{1i}b_1 + A_{2i}b_2 + \dots + A_{ni}b_n)$

$$= \frac{1}{\det A} \begin{vmatrix} a_{11} & \cdots & b_1 & \cdots & a_{1n} \\ a_{21} & \cdots & b_2 & \cdots & a_{2n} \\ \vdots & & \vdots & & \vdots \\ a_{n1} & \cdots & b_n & \cdots & a_{nn} \end{vmatrix} = \frac{D_i}{D}$$

i-te Spalte

Cramersche Regel

○ Beispiel

$$2x_1 + x_2 + 3x_3 = 9$$

$$x_1 - 2x_2 + x_3 = -2$$

$$3x_1 + 2x_2 + 2x_3 = 7$$

$$D = \begin{vmatrix} 2 & 1 & 3 \\ 1 & -2 & 1 \\ 3 & 2 & 2 \end{vmatrix} = 13$$

$$D_1 = \begin{vmatrix} 9 & 1 & 3 \\ -2 & -2 & 1 \\ 7 & 2 & 2 \end{vmatrix} = -13 \quad D_2 = \begin{vmatrix} 2 & 9 & 3 \\ 1 & -2 & 1 \\ 3 & 7 & 2 \end{vmatrix} = 26 \quad D_3 = \begin{vmatrix} 2 & 1 & 9 \\ 1 & -2 & -2 \\ 3 & 2 & 7 \end{vmatrix} = 39$$

$$x_1 = \frac{D_1}{D} = \frac{-13}{13} = -1 \quad x_2 = \frac{D_2}{D} = \frac{26}{13} = 2 \quad x_3 = \frac{D_3}{D} = \frac{39}{13} = 3$$

$$2x_1 + x_2 + 3x_3 = 2 \cdot (-1) + 2 + 3 \cdot 3 = 9$$

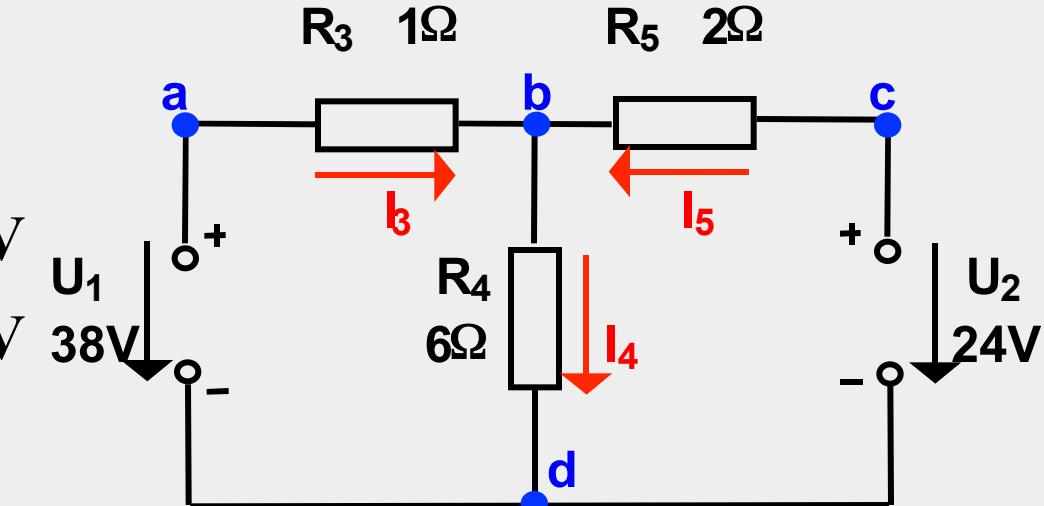
Für das Beispiel

○ Gleichungssystem

$$I_3 + (-1) \cdot I_4 + I_5 = 0 \text{ A}$$

$$1\Omega \cdot I_3 + 6\Omega \cdot I_4 + 0\Omega \cdot I_5 = 38 \text{ V}$$

$$0\Omega \cdot I_3 + 6\Omega \cdot I_4 + 2\Omega \cdot I_5 = 24 \text{ V}$$



○ Determinante D

$$D = \begin{vmatrix} 1 & -1 & 1 \\ 1\Omega & 6\Omega & 0\Omega \\ 0\Omega & 6\Omega & 2\Omega \end{vmatrix}$$

$$\begin{aligned}
 &= 1 \cdot 6\Omega \cdot 2\Omega + (-1) \cdot 0\Omega \cdot 0\Omega + 1 \cdot 1\Omega \cdot 6\Omega \\
 &\quad - 1 \cdot 6\Omega \cdot 0\Omega - (-1) \cdot 1\Omega \cdot 2\Omega - 1 \cdot 0\Omega \cdot 6\Omega \\
 &= 12\Omega^2 + 6\Omega^2 + 2\Omega^2 = 20\Omega^2
 \end{aligned}$$

Für das Beispiel

○ Berechnung Strom I_5

$$D_5 = \begin{vmatrix} 1 & -1 & 0A \\ 1\Omega & 6\Omega & 38V \\ 0\Omega & 6\Omega & 24V \end{vmatrix}$$
$$= 1 \cdot 6\Omega \cdot 24V + (-1) \cdot 38V \cdot 0\Omega + 0A \cdot 1\Omega \cdot 6\Omega$$
$$- 0A \cdot 6\Omega \cdot 0\Omega - (-1) \cdot 1\Omega \cdot 24V - 1 \cdot 38V \cdot 6\Omega$$
$$= 6 \cdot 24\Omega V + 24\Omega V - 38 \cdot 6\Omega V$$
$$= 144\Omega V + 24\Omega V - 228\Omega V = -60\Omega V$$

$$I_5 = \frac{D_5}{D} = \frac{-60\Omega V}{20\Omega^2} = -3 \frac{V}{\Omega} = -3A$$

Für das Beispiel

○ Berechnung Strom I_3, I_4

$$D_3 = \begin{vmatrix} 0A & -1 & 1 \\ 38V & 6\Omega & 0\Omega \\ 24V & 6\Omega & 2\Omega \end{vmatrix}$$
$$= 228\Omega V - 114\Omega V + 76\Omega V$$
$$= 160\Omega V$$

$$D_4 = \begin{vmatrix} 1 & 0A & 1 \\ 1\Omega & 38V & 0\Omega \\ 0\Omega & 24V & 2\Omega \end{vmatrix}$$
$$= 76\Omega V + 24\Omega V$$
$$= 100\Omega V$$

$$I_3 = \frac{D_3}{D} = \frac{160\Omega V}{20\Omega^2} = 8 \frac{V}{\Omega} = 8A$$
$$I_4 = \frac{D_4}{D} = \frac{100\Omega V}{20\Omega^2} = 5 \frac{V}{\Omega} = 5A$$

Parallelenschaltung von Widerständen

- Für die Teilströme I_1, I_2, \dots, I_n gilt:

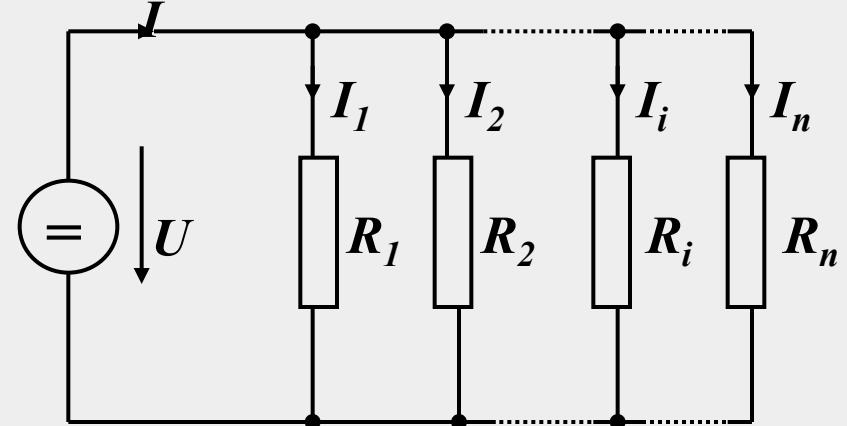
$$I_1 = \frac{U}{R_1}, I_2 = \frac{U}{R_2}, \dots, I_n = \frac{U}{R_n}$$

- Nach Knotenregel:

$$I_{ges} = I_1 + I_2 + \dots + I_n$$

$$= \frac{U}{R_1} + \frac{U}{R_2} + \dots + \frac{U}{R_n}$$

$$= U \cdot \left(\frac{1}{R_1} + \frac{1}{R_2} + \dots + \frac{1}{R_n} \right)$$



- Der Ersatzwiderstand der gesamten Schaltung berechnet sich durch:

$$\frac{1}{R_{gesamt}} = \frac{1}{R_1} + \frac{1}{R_2} + \dots + \frac{1}{R_n} = \sum_{k=1}^n \frac{1}{R_k}$$

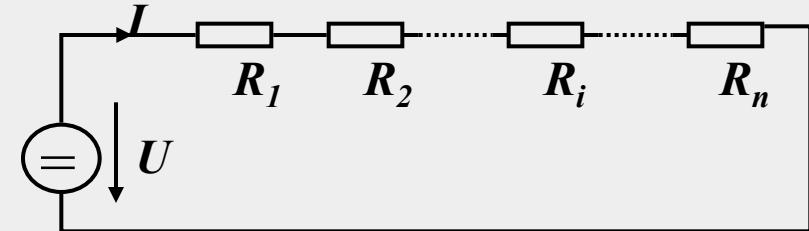
Reihenschaltung von Widerständen

- Für die Spannungen U_1, U_2, \dots, U_n an den Widerständen gilt:

$$U_1 = I \cdot R_1, U_2 = I \cdot R_2, \dots, U_n = I \cdot R_n$$

- Nach Maschenregel:

$$\begin{aligned} U &= U_1 + U_2 + \dots + U_n \\ &= I \cdot R_1 + I \cdot R_2 + \dots + I \cdot R_n \\ &= I \cdot (R_1 + R_2 + \dots + R_n) \end{aligned}$$



- Der Ersatzwiderstand der gesamten Schaltung berechnet sich durch:

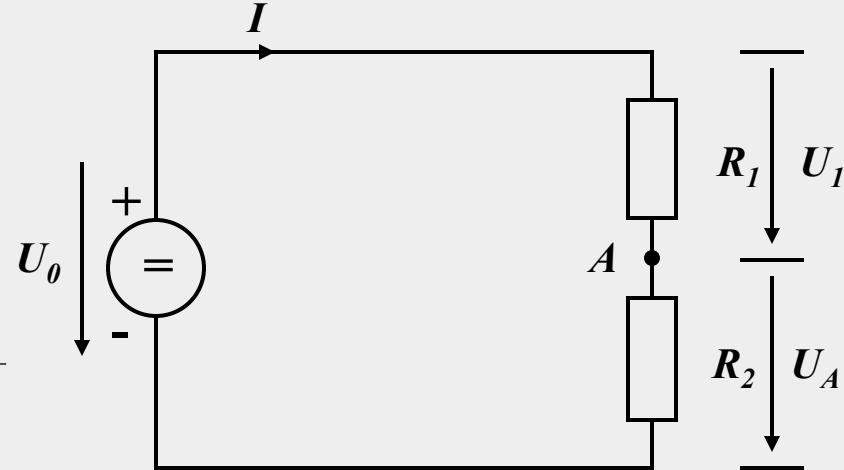
$$R_{gesamt} = R_1 + R_2 + \dots + R_n = \sum_{k=1}^n R_k$$

Spannungsteiler

- Reihenschaltung von zwei Widerständen
- Für das Verhältnis der Spannungen U_1 und U_2 gilt:

$$I = \frac{U_1}{R_1} = \frac{U_A}{R_2} \Rightarrow \frac{U_1}{U_A} = \frac{R_1}{R_2}$$

- Ist U_0 , R_1 und R_2 gegeben, so folgt für U_A :



$$\begin{aligned} \frac{U_1}{U_A} = \frac{R_1}{R_2}, \quad U_1 = U_0 - U_A &\Rightarrow \frac{U_0 - U_A}{U_A} = \frac{R_1}{R_2} \\ &\Rightarrow \frac{U_0}{U_A} - \frac{U_A}{U_A} = \frac{R_1}{R_2} \quad \Rightarrow U_A = \frac{U_0}{\frac{R_1}{R_2} + 1} \\ &\Rightarrow \frac{U_0}{U_A} = \frac{R_1}{R_2} + 1 \end{aligned}$$

Unbelastete Potentiometerschaltung

- Bei einem Potentiometer gilt zusätzlich:

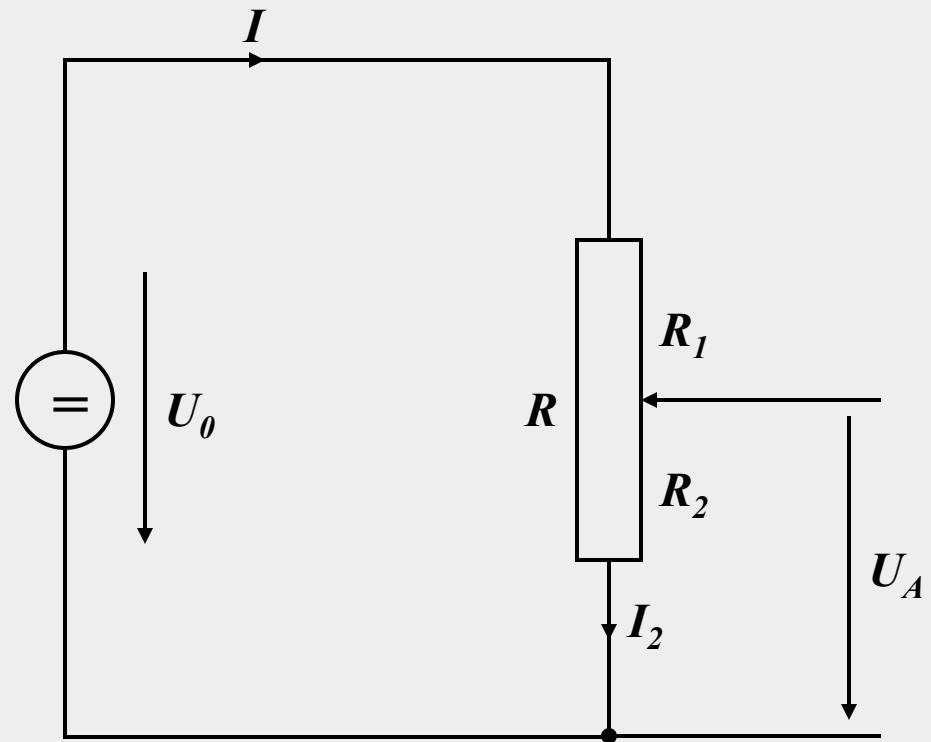
$$R_1 = R - R_2$$

- Damit folgt:

$$U_A = \frac{U_0}{\frac{R_1}{R_2} + 1}$$

$$= \frac{U_0}{\frac{R - R_2}{R_2} + 1}$$

$$= \frac{U_0}{\frac{R - R_2}{R_2} + \frac{R_2}{R_2}} = \frac{U_0}{\frac{R - R_2 + R_2}{R_2}} = U_0 \cdot \frac{R_2}{R}$$



Belastete Potentiometerschaltung

○ Es gilt:

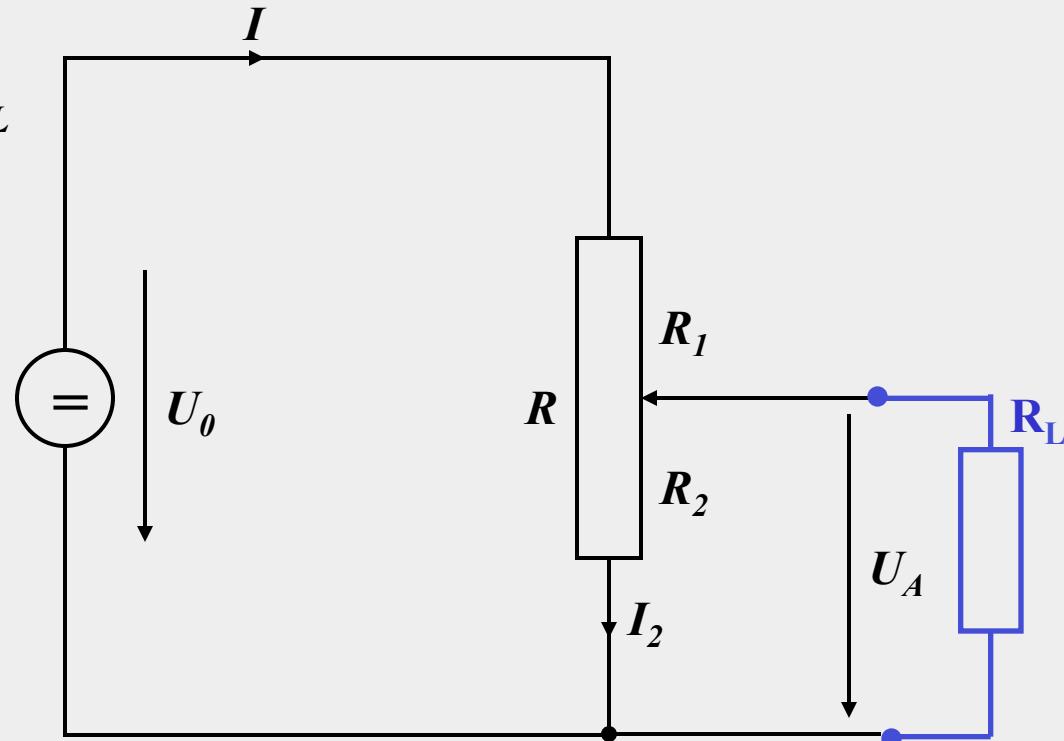
$$R_1 = R - R_{ges} \quad R_{ges} = R_2 \parallel R_L$$

○ Damit folgt:

$$U_A = \frac{U_0}{\frac{R_1}{R_{ges}} + 1}$$

$$= \frac{U_0}{\frac{R - R_{ges}}{R_{ges}} + 1}$$

$$= U_0 \cdot \frac{R_{ges}}{R} = \frac{U_0}{R} \cdot \frac{1}{\frac{1}{R_2} + \frac{1}{R_L}} = \frac{U_0}{R} \cdot \frac{1}{\frac{R_L}{R_2 \cdot R_L} + \frac{R_2}{R_2 \cdot R_L}} = \frac{U_0}{R} \cdot \frac{R_L \cdot R_2}{R_L + R_2}$$



Graphische Bestimmung des Arbeitspunkts

- Praktische Anwendung bei nichtlinearen Kennlinien
 - ⇒ Dioden, Transistoren

- Vorgehen:

1. Kennlinie für R_2 einzeichnen

2. Kennlinie für R_1 in das selbe Diagramm einzeichnen

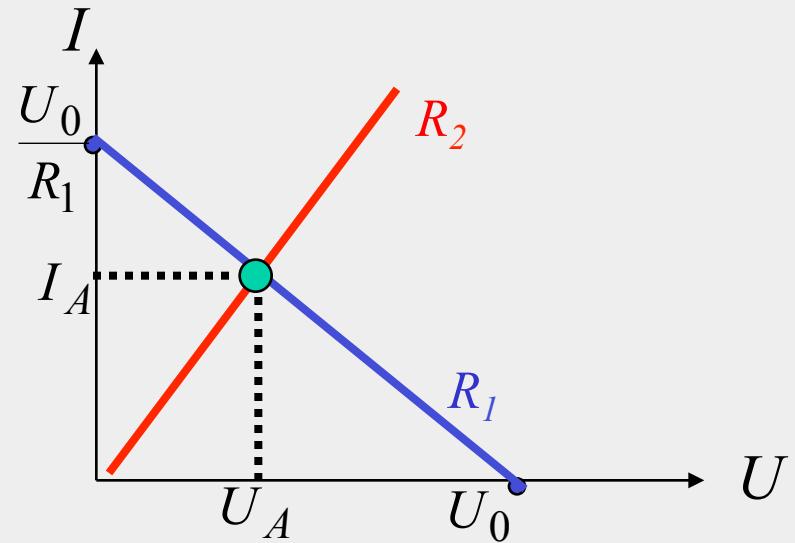
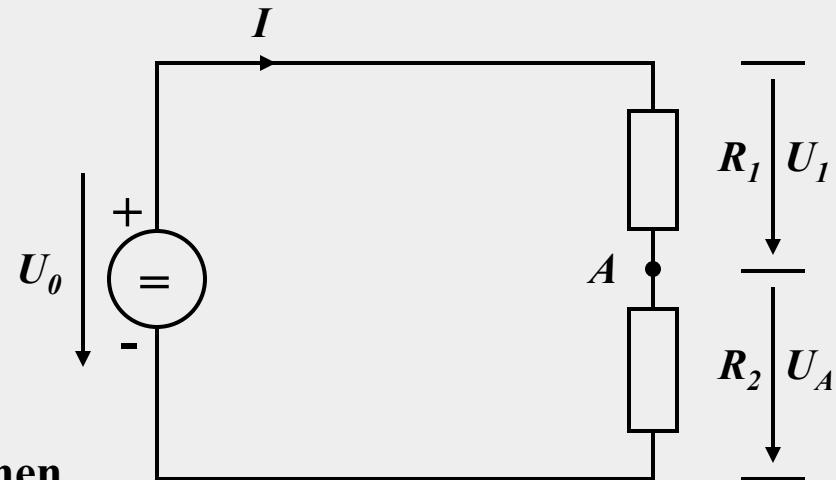
$$I = \frac{U_1}{R_1} = \frac{U_0 - U_A}{R_1}$$

2 Punkte:

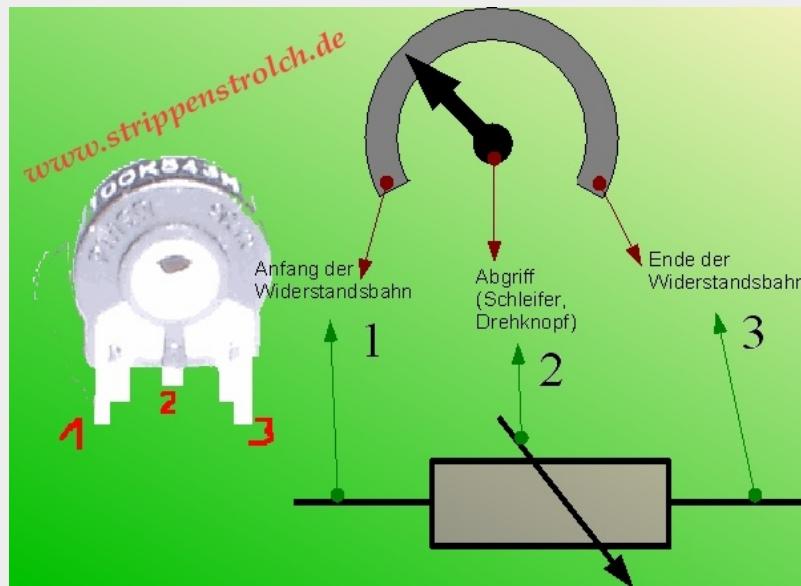
$$U_A = 0 \Rightarrow I = \frac{U_0}{R_1}$$

$$U_A = U_0 \Rightarrow R_1 = 0 \Rightarrow I_{R_1} = 0$$

3. Schnittpunkt A ergibt den Arbeitspunkt mit Spannung U_A und Strom I_A



Potentiometer



www.stripstenstrolch.de



M.Bogdan

Strom messen

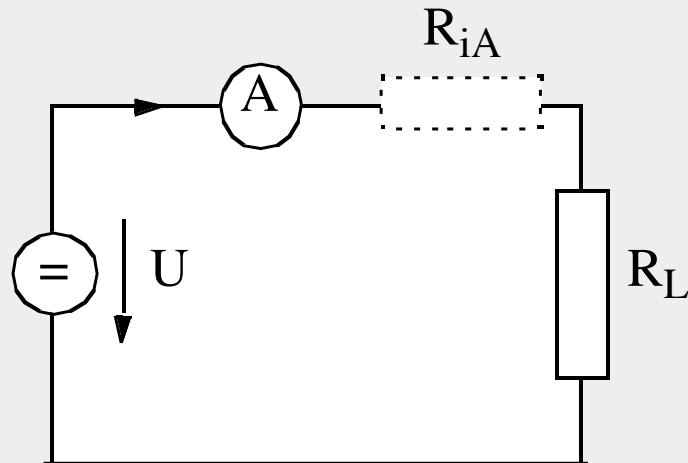
- Amperemeter als Reihenschaltung in Stromkreis einfügen

⇒ Amperemeter besitzt Innenwiderstand!

- Es wird zu geringer Strom angezeigt!

$$U = R_{ges} \cdot I = (R_{iA} + R_L) \cdot I$$

$$I = \frac{U}{R_{iA} + R_L}$$



Forderung: R_{iA} muß möglichst gering sein!

Es gilt dann: $I = \frac{U}{R_L}$ für $R_{iA} \ll R_L$

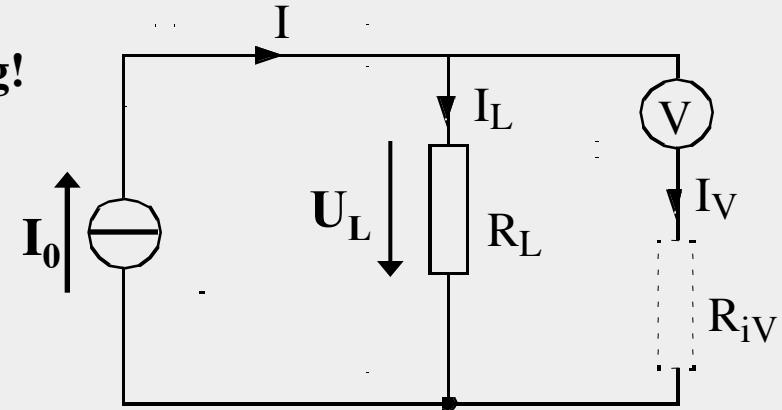
Spannung messen

○ Voltmeter als Parallelschaltung in Stromkreis einfügen

⇒ Voltmeter besitzt Innenwiderstand!

- Strom teilt sich auf!
- Gemessene Spannung zu niedrig!

$$U_L = I_L \cdot R_L = (I - I_V) \cdot R_L$$



Forderung: R_{iV} muß möglichst groß sein!

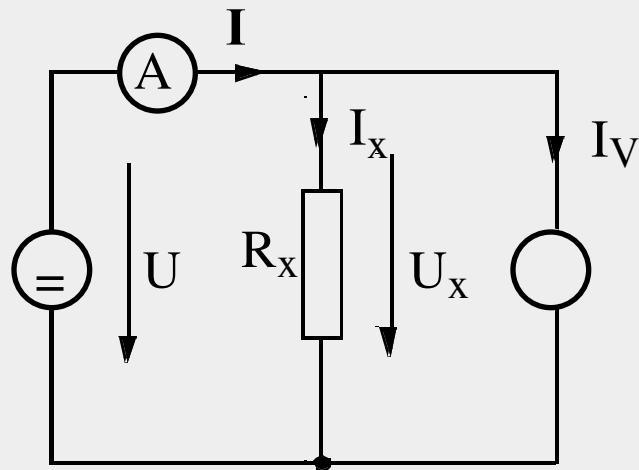
Es gilt dann: $U_L = I \cdot R_L$ für $R_{iV} \gg R_L$

Widerstand messen

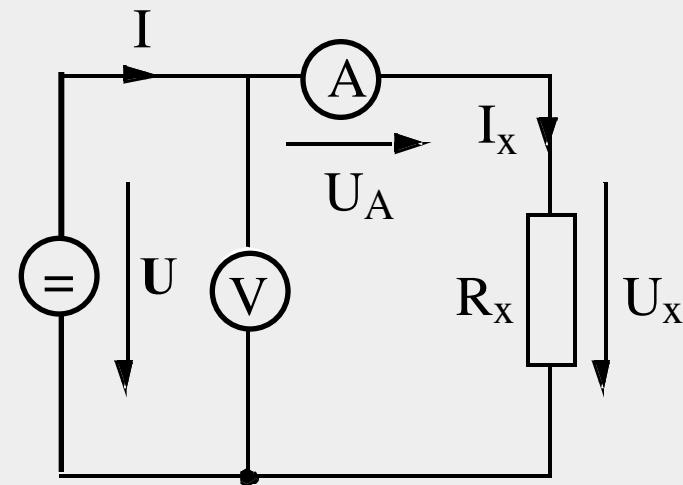
○ Zur Messung des Widerstandes R_x wird benötigt

⇒ Strom I_x

⇒ Spannung U_x



Stromfehlerschaltung

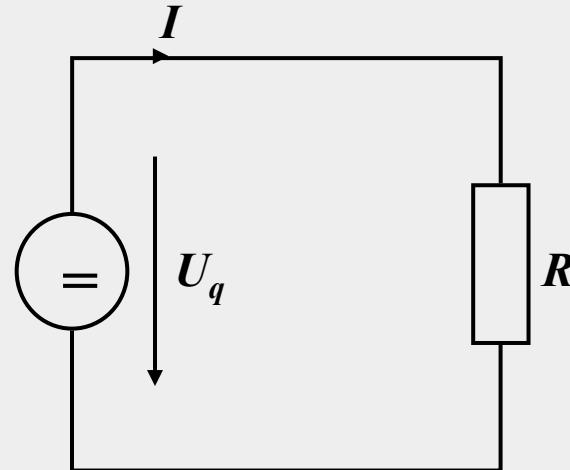


Spannungsfehlerschaltung

Quellen- und Klemmenspannung

- Ideale Spannungsquelle:
 - ⇒ nach dem ohmschen Gesetz

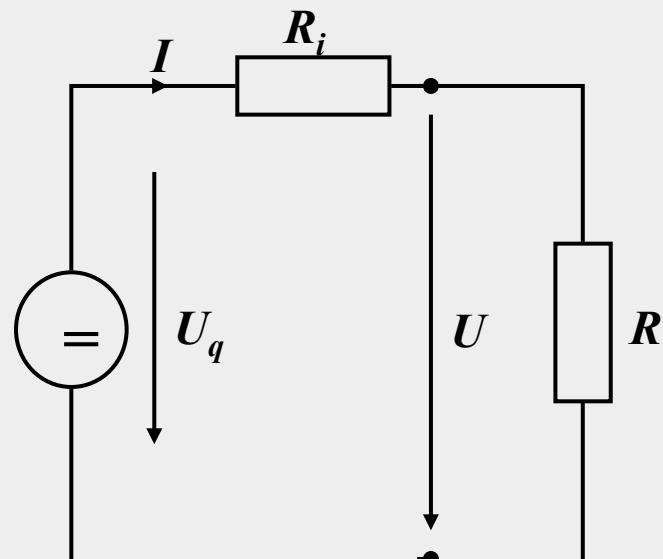
$$\lim_{R \rightarrow 0} I = \infty$$



- Eine reale Spannungsquelle kann durch Hinzufügen eines Innenwiderstands modelliert werden
 - ⇒ die abgreifbare Spannung heißt Klemmenspannung

$$U = U_q - I \cdot R_i$$

$$I = \frac{U_q}{R + R_i}$$



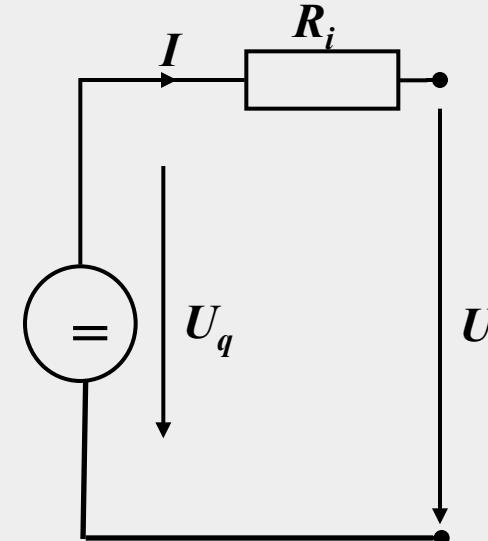
Quellen- und Klemmenspannung

○ Leerlauf

⇒ Spannungsquelle ohne Last

$$U = U_q$$

$$I = 0$$

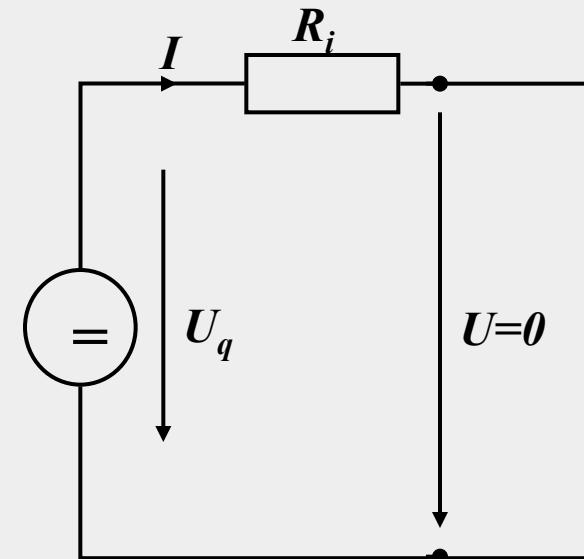


○ Kurzschluss

$$I = \frac{U_q}{R_i}$$

$$P = U_q \cdot I = \frac{U_q^2}{R_i}$$

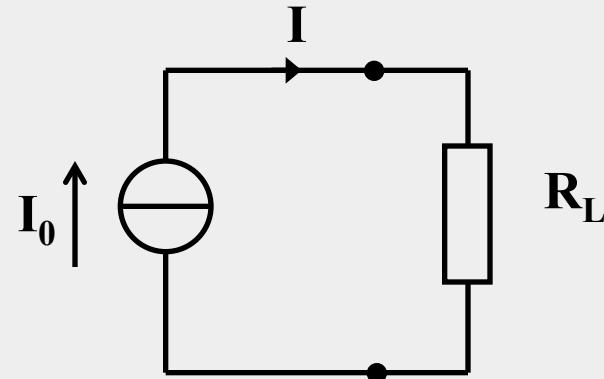
Achtung! „Verbratene“ Leistung kann Spannungsquelle zerstören!



Stromquelle

○ Ideale Stromquelle

$$I = \text{const } \forall R_L$$

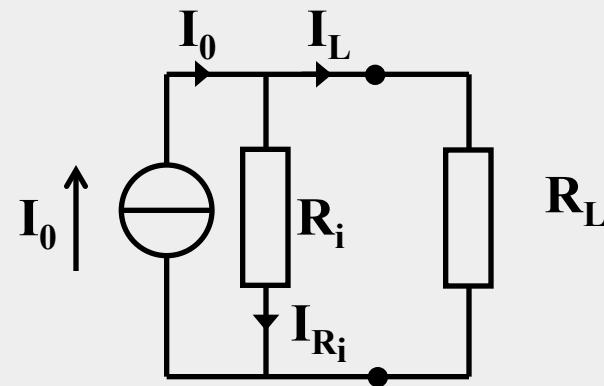


○ Reale Stromquelle

$$I_L = I_0 - I_{R_i}$$

Ziel: Möglichst großen Innenwiderstand

$$\lim_{R \rightarrow \infty} I_L = I_0$$



Oft wird die Stromquelle auch nicht nach DIN-Norm gezeichnet:

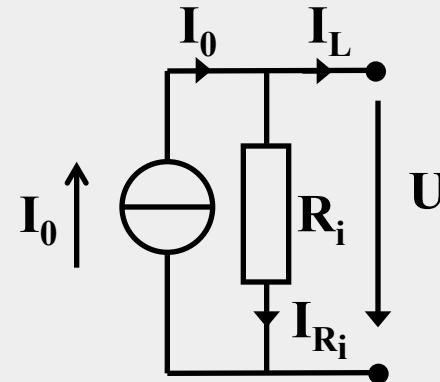


Stromquelle

○ Leerlauf

$$I_L = 0$$

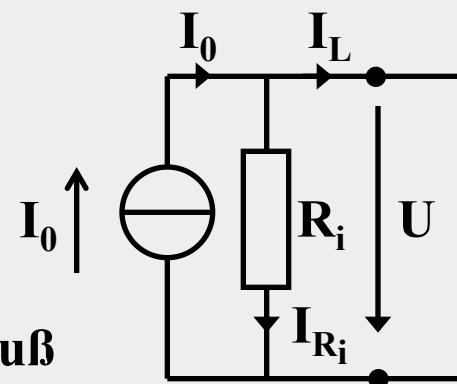
$$U = R_i \cdot I_0$$



○ Kurzschluss

$$I_L = I_0$$

$$U = 0$$



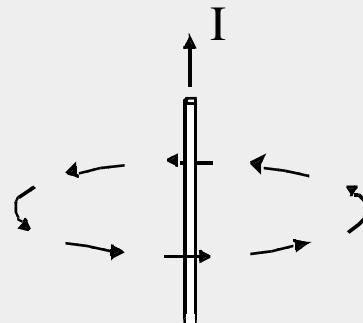
Bemerkung: Auch, wenn ein Kurzschluß der Stromquelle theoretisch nichts anhaben kann, **niemals kurzschließen!**

Elektromagnetisches Feld

○ Magnetisches Feld elektrischer Ströme

⇒ Oerstedt 1819

- Ein elektrischer Strom verursacht ein Magnetfeld H , das senkrecht zum Strom ist



- ⇒ Die magnetischen Feldlinien umschließen den stromführenden Leiter ringförmig,
- ⇒ Sie sind konzentrisch um den Leiter angeordnet,

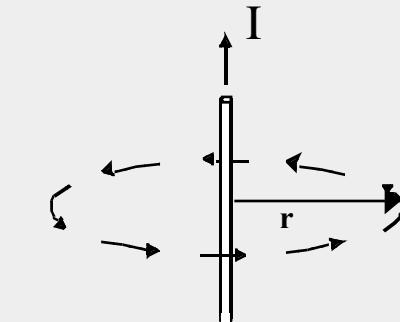
Rechte-Hand-Regel: Zeigt der Daumen in Richtung des Stromes im Leiter, so zeigen die Finger, die den Leiter umfassen, in Richtung der Feldlinien.

Elektromagnetisches Feld

○ Quantitativ:

- ⇒ Magnetische Feldstärke H eines stromdurchflossenen Leiters ist proportional zur Stromstärke I
- ⇒ Magnetische Feldstärke ist umgekehrt proportional zum Abstand vom Leiter

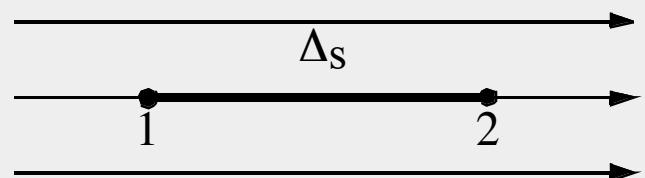
$$H \sim I \quad H \sim \frac{1}{r} \quad H = \text{const} \cdot \frac{I}{r}$$



○ Magnetische Durchflutung Θ („Spannung“)

- ⇒ Analog zur elektrischen Spannung

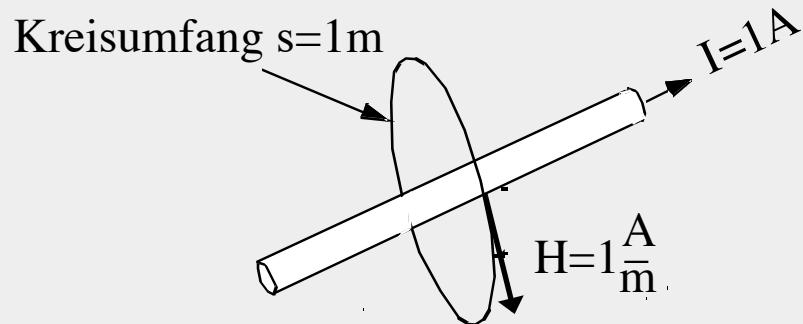
$$\vec{\Theta}_{1,2} = \int_1^2 \vec{H} \cdot d\vec{s} = \vec{I} \quad [\Theta] = A$$



Elektromagnetisches Feld

- Daraus ergibt sich die magnetische Feldstärke H

$$\vec{H} = \frac{\vec{\Theta}}{s} = \frac{\vec{I}}{s} = \frac{\vec{I}}{2\pi \cdot r} \quad [H] = \frac{A}{m}$$



Definition nach der SI-Norm: 1 [Ampere durch Meter] ist gleich der magnetischen Feldstärke, die ein durch einen unendlich langen, geraden Leiter von kreisförmigem Querschnitt fließender elektrischer Strom von 1A im Vakuum außerhalb des Leiters auf dem Rand einer zum Leiterquerschnitt konzentrischen Kreisfläche vom Umfang 1m hervorrufen würde.

○ Durchflutungsgesetz

⇒ Zusammenhang zwischen dem magnetischen Feld und dem verursachenden elektrischen Strom

- Elektrischer Strom verursacht geschlossene magnetische Feldlinien (ein Magnetfeld).
- Geschlossene magnetische Feldlinien werden von einem Strom durchflossen (durchflutet)

⇒ Durchflutungsgesetz (1. Maxwell'sche Gleichung)

$$\oint \vec{H} \cdot d\vec{s} = \int_A \vec{j} \cdot d\vec{A}$$

Das Linienintegral der magnetischen Feldstärke über eine in sich geschlossene Kurve ist proportional dem Flächenintegral der Stromdichte über die von der Kurve umschlossene Fläche.

Elektromagnetisches Feld

○ Stromdichte \vec{j}

- ⇒ Stromdichte \vec{j} ist ein Vektor, der die Richtung des Ladungstransports angibt
- ⇒ Es gilt für einen geraden Leiter, der von Strom durchflossen wird, und einem Kreis senkrecht zum Leiter mit diesem als Mittelpunkt als Integrationsweg:

$$\oint \vec{H} \cdot d\vec{s} = \int_A \vec{j} \cdot dA = \vec{I}$$

mit $d\vec{s} = r \cdot d\varphi$

folgt $\int_0^{2\pi} \vec{H} \cdot r \cdot d\varphi = \vec{I}$

$$\vec{H} \cdot 2\pi \cdot r = \vec{I}$$

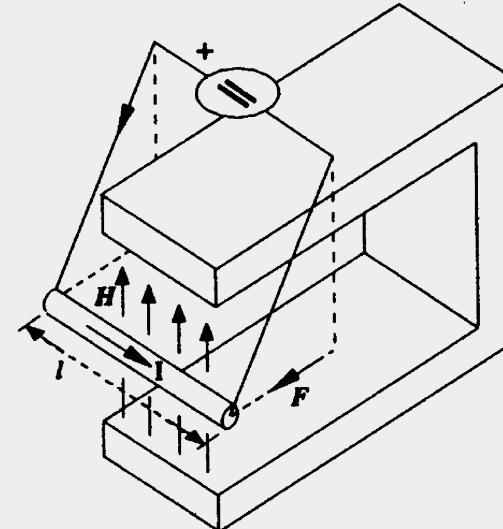
$$|H| = \frac{I}{2\pi \cdot r}$$

Elektromagnetisches Feld

○ Kraftwirkung magnet. Felder auf stromdurchflossene Leiter

⇒ Auf einen stromdurchflossenen Leiter in einem Magnetfeld wirkt eine Kraft!

Strom I fließt durch einen Draht der Länge l in technische Stromrichtung. Durch das Magnetfeld H wirkt auf den stromdurchflossenen Leiter eine Kraft F , die senkrecht auf H und I auf steht.



$$F \sim I \quad F \sim l \quad F \sim H$$

Dreifingerregel der rechten Hand: durch das Vektorprodukt des gerichteten Stroms I (Daumen) mit dem Vektor der magnetischen Feldstärke H (Zeigefinger), ergibt sich die Richtung der Kraft F (Mittelfinger). Alle Finger müssen senkrecht zueinander stehen.

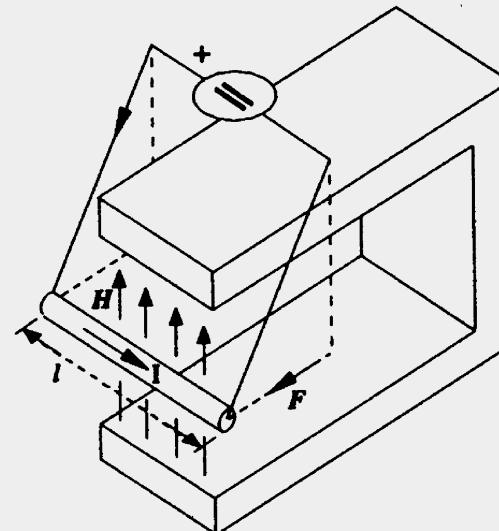
Elektromagnetisches Feld

○ Kraftwirkung magnet. Feld

$$\vec{F} = \mu \cdot l \cdot \vec{I} \times \vec{H}$$

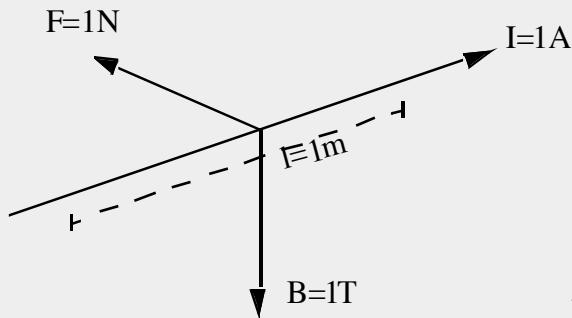
$$|F| = \mu \cdot l \cdot I \cdot H$$

μ ist die Permeabilitätskonstante



○ Magnetische Induktion B

⇒ Hergleitet aus der Kraftwirkung



$$[B] = T$$

Die magnetische Induktion B beträgt 1 Tesla (T), wenn ein 1m langer Draht, durch den ein Strom von 1A fließt, und der senkrecht zur Feldrichtung steht, eine Kraft von 1 N erfährt

Elektromagnetisches Feld

○ Magnetische Induktion

$$\vec{F} = l \cdot i \times \vec{B}$$

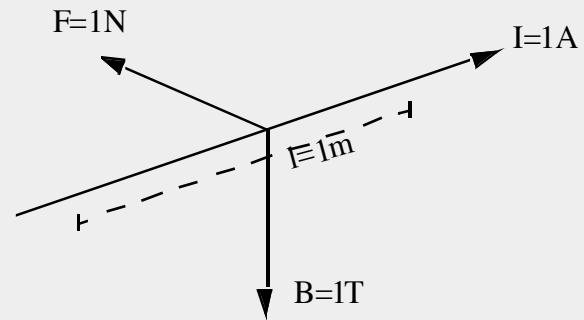
$$1N = 1A \cdot 1m \cdot 1T$$

$$1T = 1 \frac{N}{A \cdot m}$$

oder

$$[B] = \frac{N}{A \cdot m} \cdot \frac{m}{m} = \frac{J}{A \cdot m^2} = \frac{V \cdot A \cdot s}{A \cdot m^2} = \frac{V \cdot s}{m^2}$$

$$1T = 1 \frac{V \cdot s}{m^2}$$



○ Magnetische Feldstärke ↔ Magnetische Induktion

$$B = \mu_0 \cdot \mu_r \cdot H \quad \mu_0 = 1,2566 \cdot 10^{-6} \frac{Vs}{Am}$$

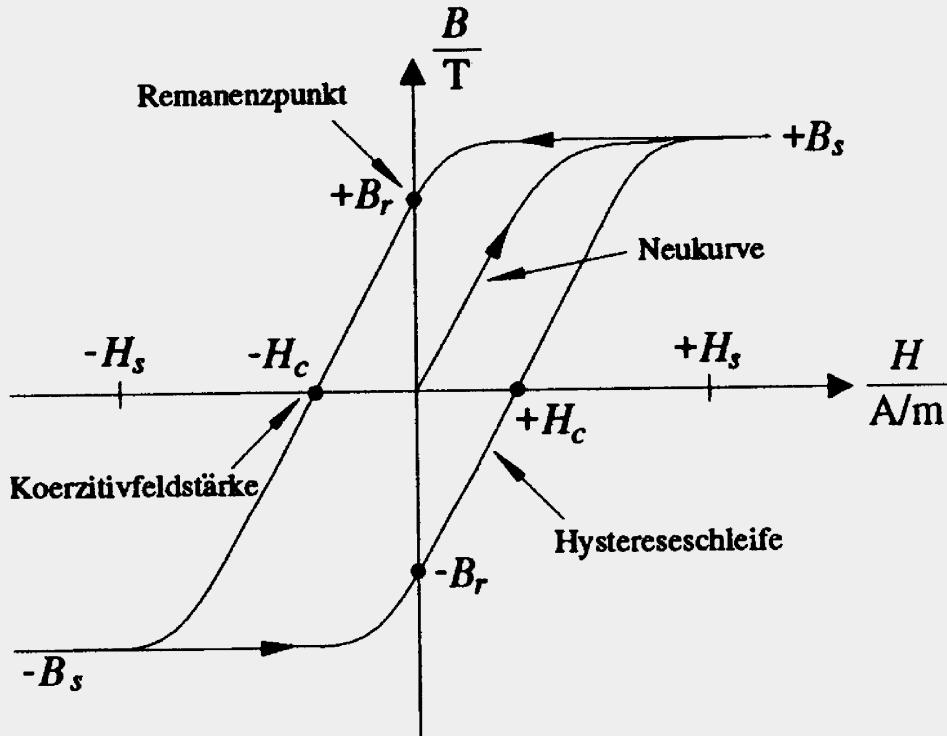
Ferromagnetismus

○ Relative Permeabilität μ_r

⇒ Ferromagnetische Stoffe haben eine Permeabilität von

$$\mu_r = 10^2 - 10^3$$

⇒ Sie können magnetische Zustände speichern



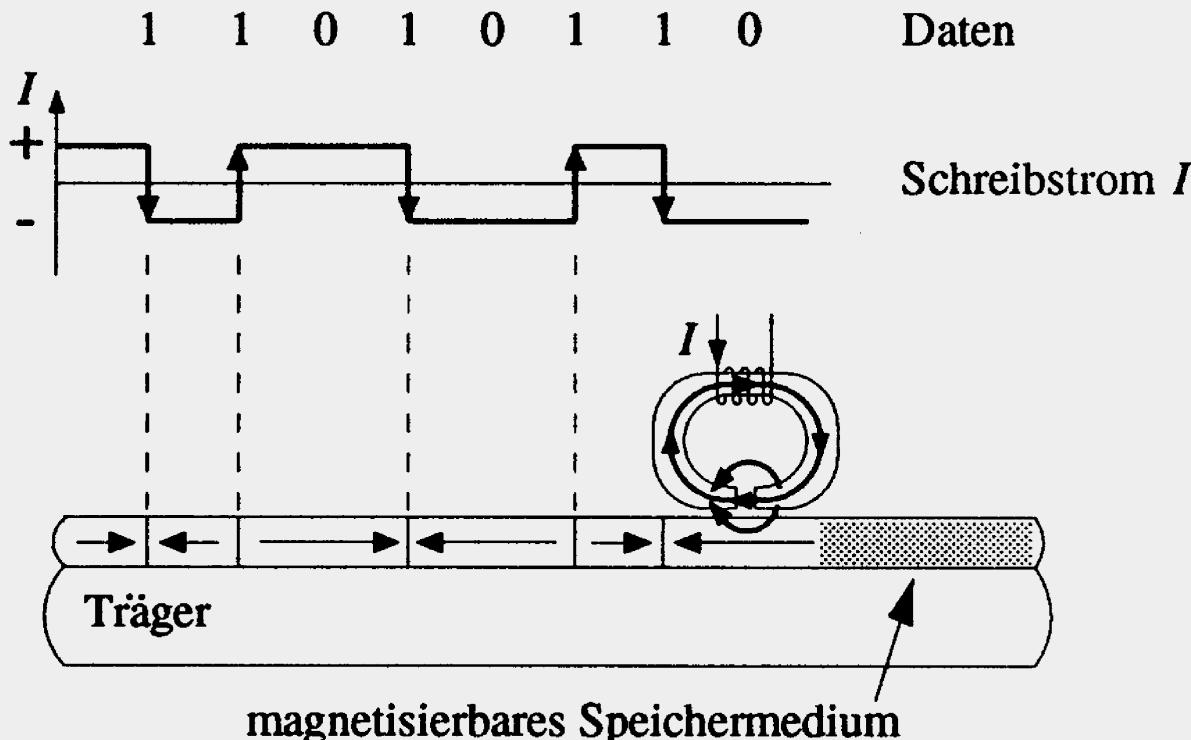
Remanenzpunkt : Wert der Flußdichte B_r , der auch nach Rückkehr von einer Magnetisierung bei Feldstärke $H=0$ noch übrigbleibt.

Koerzitivfeldstärke : Feldstärke $-H_c$, die notwendig ist, um ein magnetisiertes Material wieder vollständig zu entmagnetisieren

Elektromagnetische Datenspeicherung (Schreiben)

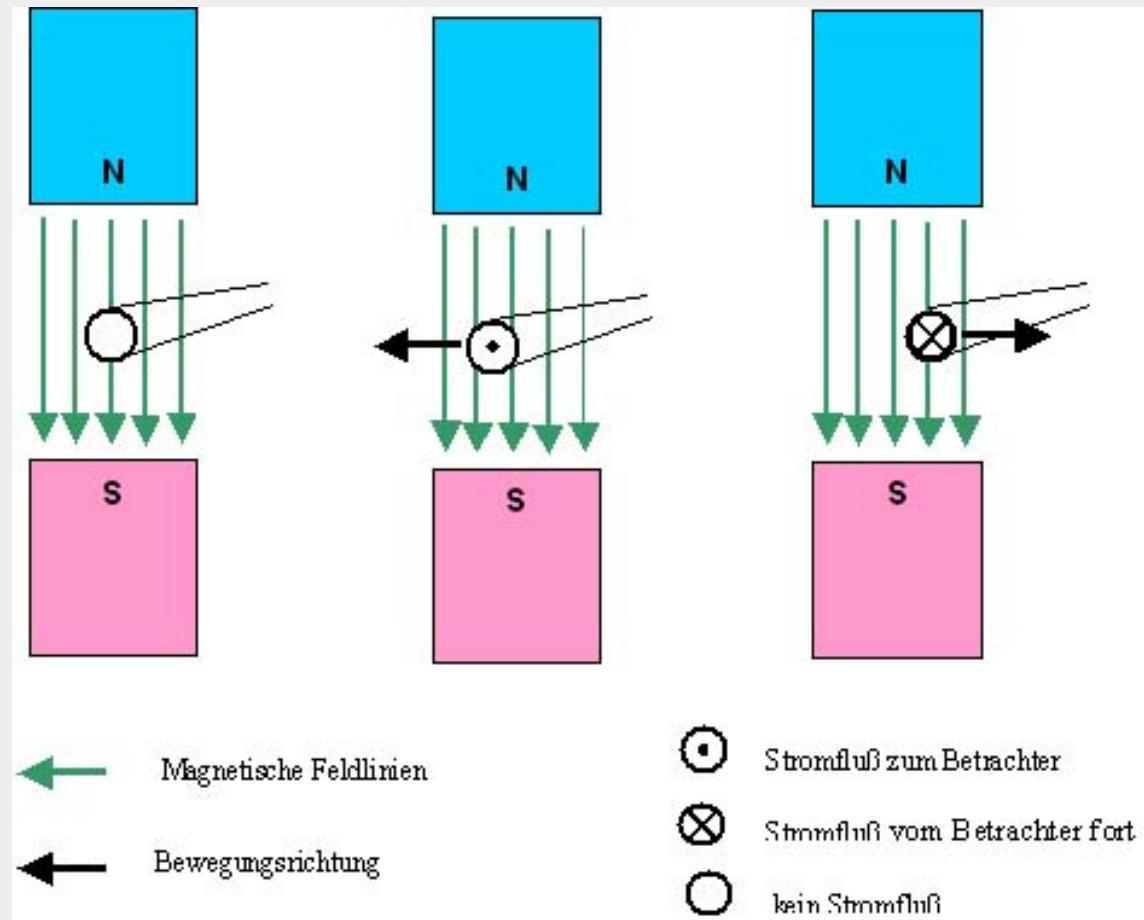
○ Magnetbänder, Festplatten, Floppy etc.

- ⇒ Wechselschriftverfahren
- ⇒ „1“ verursacht Richtungswechsel des Strom
- ⇒ „0“ muß mit Taktung erkannt werden



Elektromagnetische Induktion

○ Elektromagnetische Induktion



Elektromagnetische Induktion

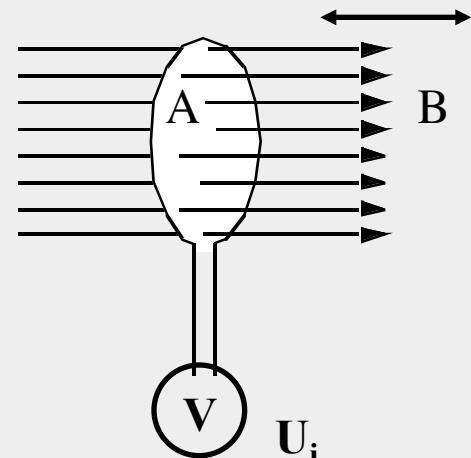
○ Elektromagnetische Induktion

⇒ Durch Bewegung des Stabmagneten wird in dem Leiter eine Spannung induziert

$$U_i \sim \frac{1}{\Delta t} \quad U_i \sim B \quad U_i \sim A$$

$$U_i \sim \frac{B \cdot A}{\Delta t}$$

$$U_i = -\frac{d\Phi}{dt}$$



○ Magnetischer Fluß Φ

$$\Phi = \iint \vec{B} \cdot d\vec{A}$$

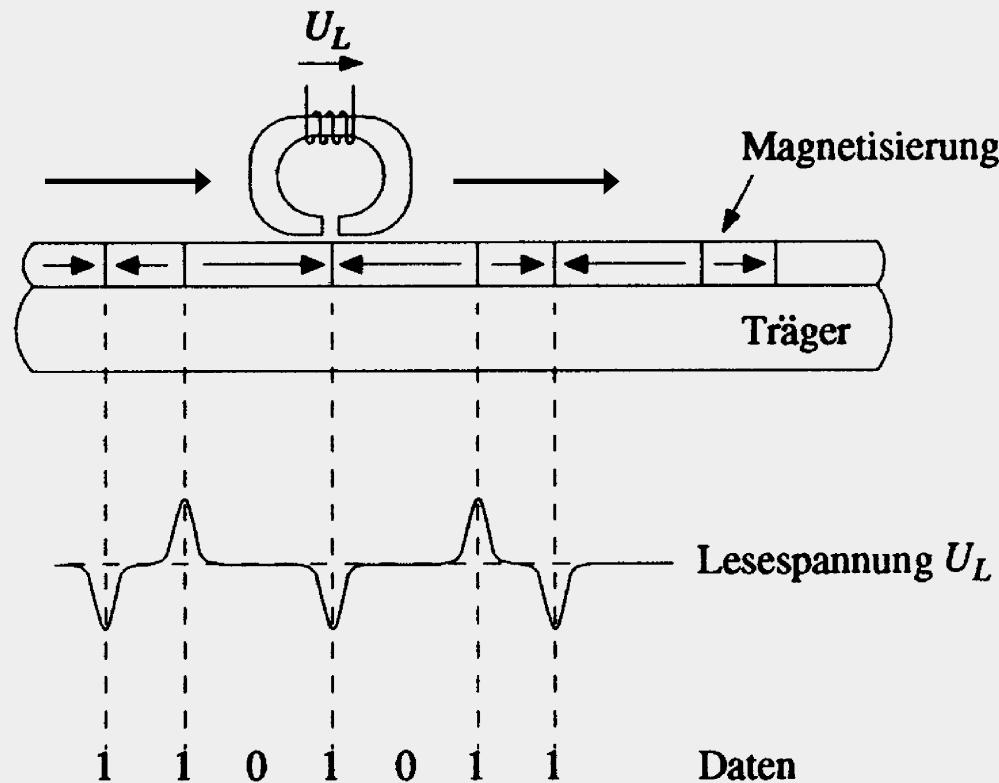
⇒ Falls magnetischer Fluß B homogen

$$\Phi = \vec{B} \cdot \vec{A}$$

$$\Phi = B \cdot A \cdot \cos \varphi$$

$$[\Phi] = T \cdot m^2 = Wb$$

Elektromagnetische Datenspeicherung (Lesen)

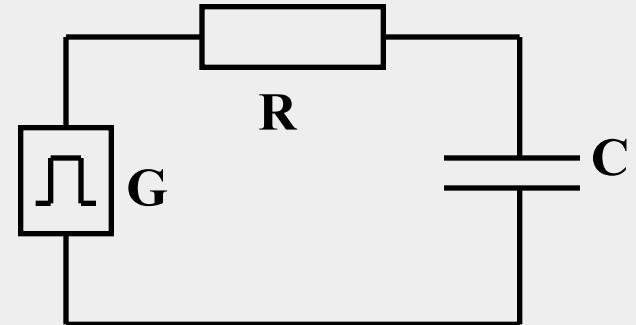


Ladevorgänge

○ Zeitkonstante Kondensator

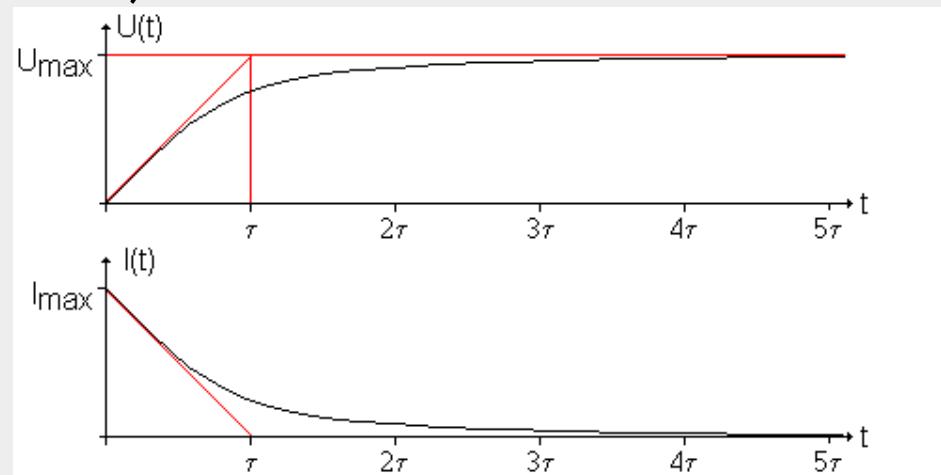
$$\tau = R \cdot C$$

○ Einschalten (Ladung)



$$u_C = U \left(1 - e^{-\frac{t}{\tau}} \right) = U \left(1 - e^{-\frac{t}{R \cdot C}} \right)$$

$$i_C = \frac{U}{R} \cdot e^{-\frac{t}{\tau}}$$



Ladevorgänge

○ Zeitkonstante Kondensator

$$\tau = R \cdot C$$

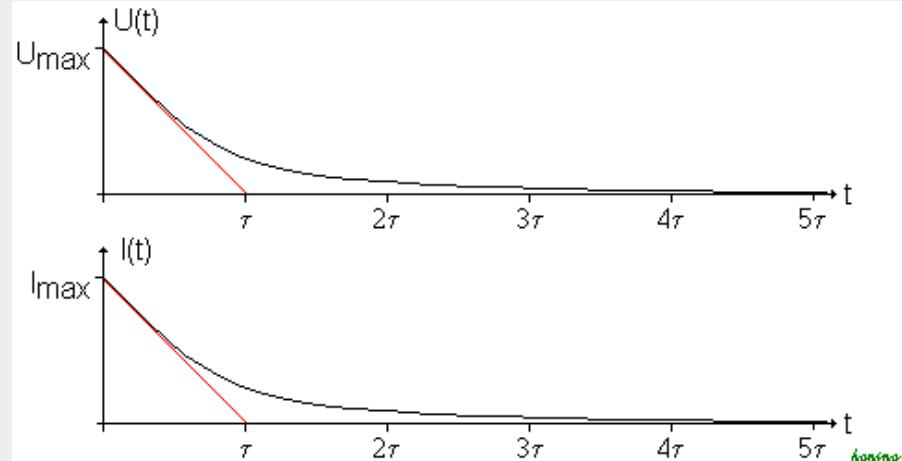
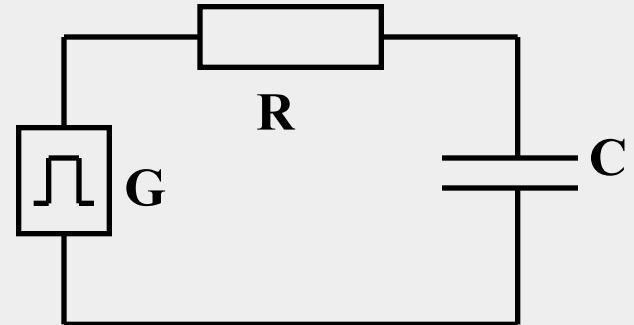
○ Ausschalten (Entladung)

$$u_C = U \cdot e^{-\frac{t}{\tau}} = U \cdot e^{-\frac{t}{R \cdot C}}$$

$$i_C = \frac{U}{R} \cdot e^{-\frac{t}{\tau}}$$

Energie im elektrischen Feld

$$W_{el} = \frac{1}{2} C \cdot U^2$$



Ladevorgänge

○ Zeitkonstante Spule

$$\tau = \frac{L}{R}$$

○ Einschalten

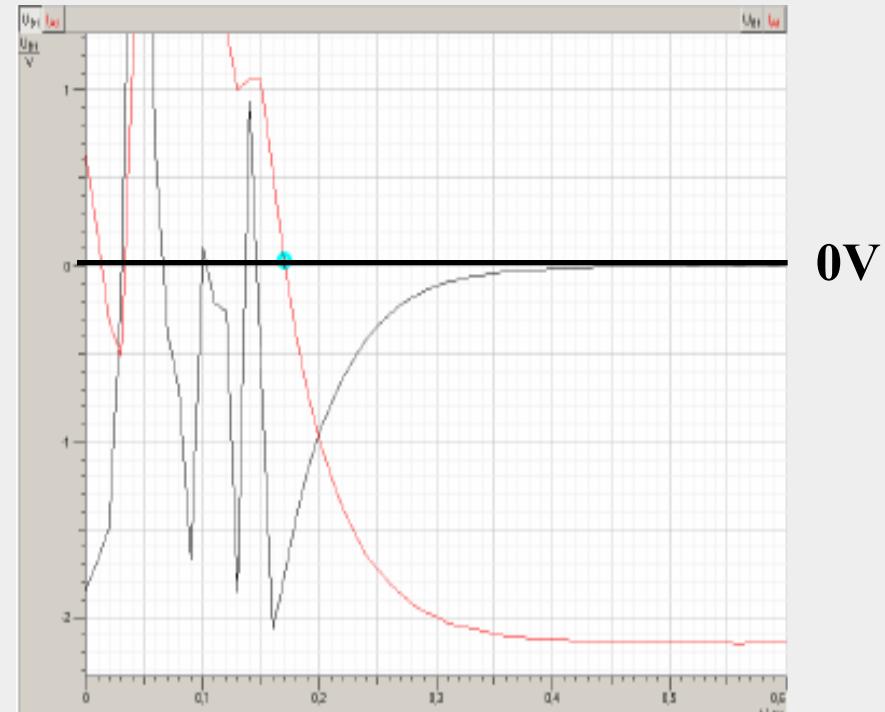
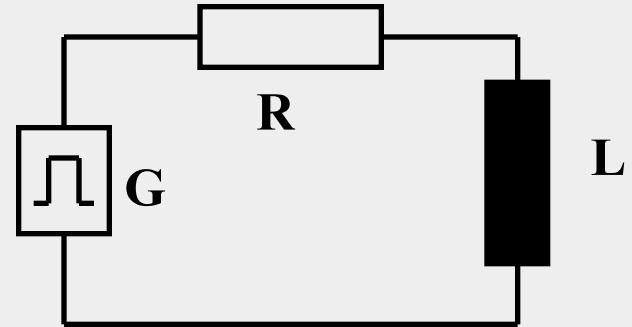
$$i_L = \frac{U}{R} \left(1 - e^{-\frac{t}{\tau}} \right) = \frac{U}{R} \left(1 - e^{-\frac{R \cdot t}{L}} \right)$$

○ Ausschalten

$$i_L = \frac{U}{R} \cdot e^{-\frac{t}{\tau}} = \frac{U}{R} \cdot e^{-\frac{R \cdot t}{L}}$$

Energie im magnetischen Feld

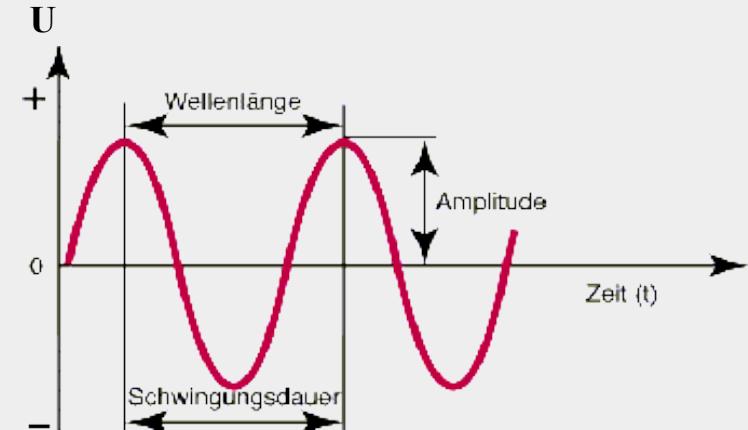
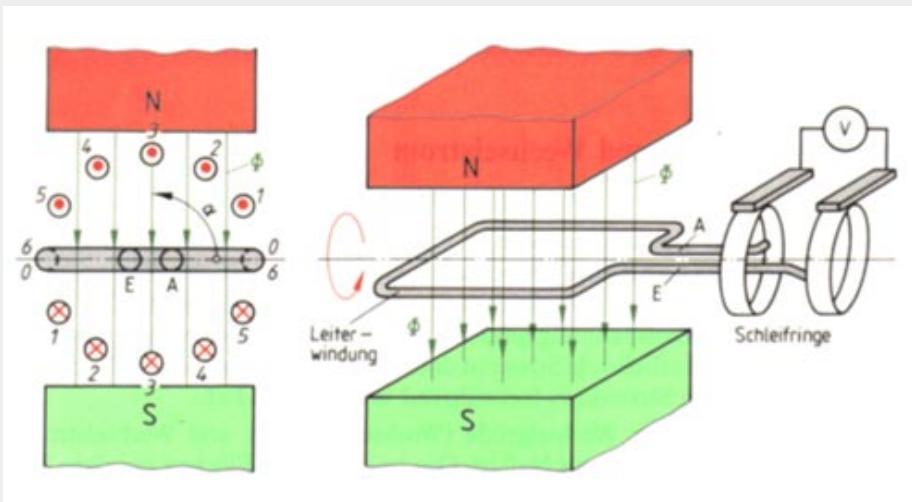
$$W_{el} = \frac{1}{2} L \cdot I^2$$



Wechselspannung

○ Sinusförmige Wechselspannung

⇒ Rotierender Leiter im Magnetfeld



$$\Phi = B \cdot A \cdot \cos \varphi \quad \varpi = \frac{\varphi}{t}$$

$$U_i = - \frac{d\varphi}{dt} = - \frac{d}{dt} (B \cdot A \cdot \cos(\varpi \cdot t)) = B \cdot A \cdot \sin(\varpi \cdot t)$$

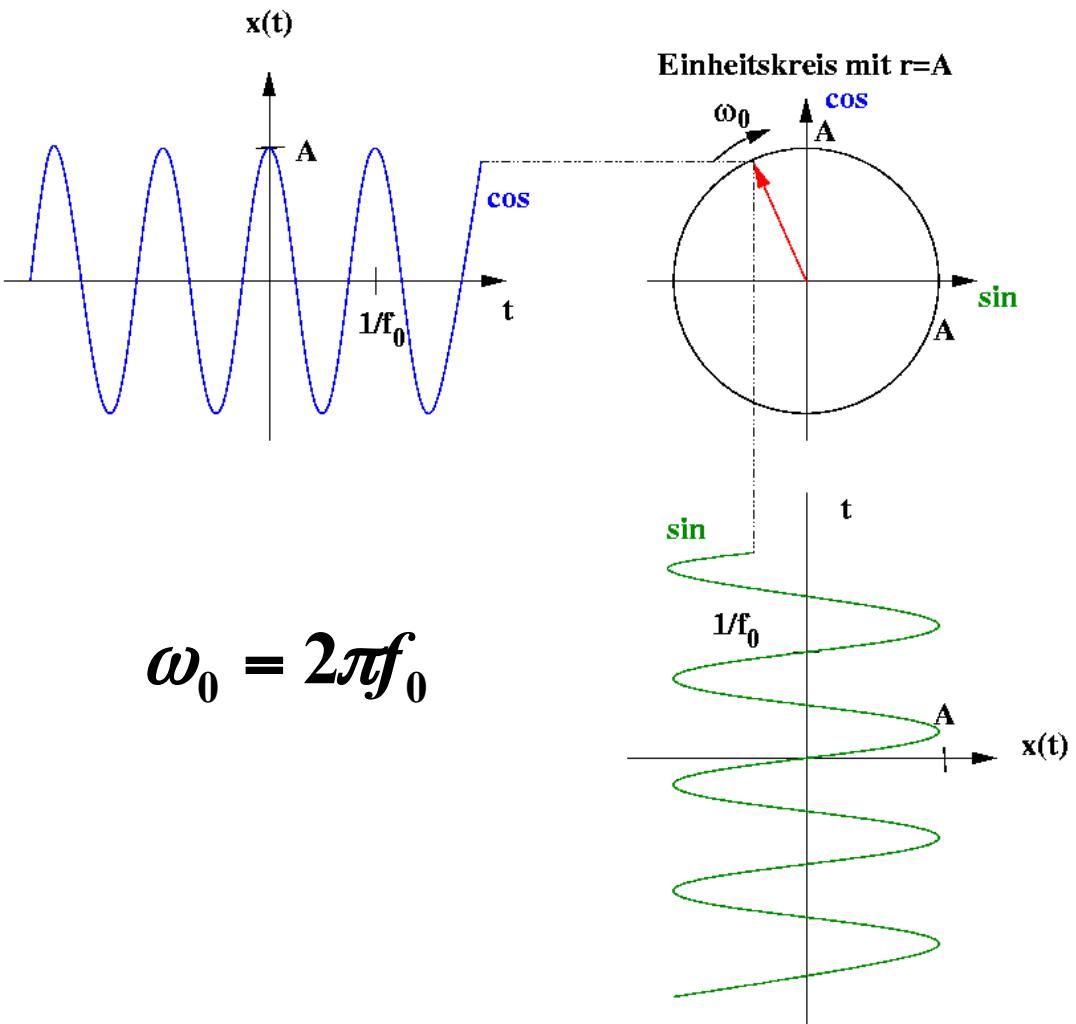
$$u(t) = u = \hat{u} \cdot \sin(\varpi \cdot t) \quad \rightarrow \quad i(t) = i = \hat{i} \cdot \sin(\varpi \cdot t) = \frac{\hat{u}}{R} \cdot \sin(\varpi \cdot t)$$

Einschub Kreisfrequenz ω

○ Kreisfrequenz ω

$$\omega_0 = 2\pi f_0$$

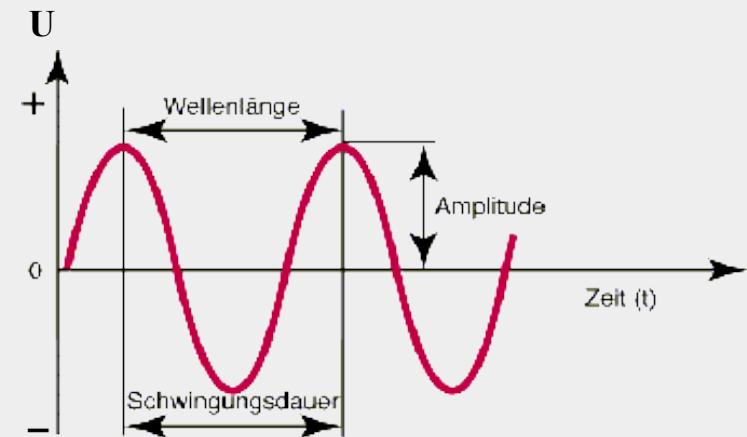
$$\omega_0 = 2\pi f_0$$



Wechselspannung

○ Kenngrößen Wechselspannung

- ⇒ Linearer Mittelwert
- ⇒ Gleichrichtwert
- ⇒ Effektivwert
- ⇒ Formfaktor



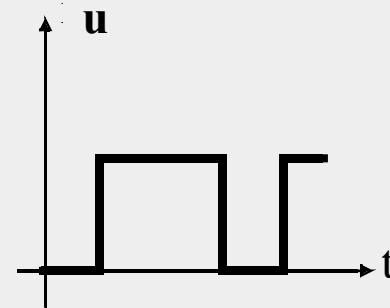
○ Linearer Mittelwert (allgemein)

$$\bar{y} = \frac{\int y(x)dx}{\int dx}$$

\bar{y} ist der Mittelwert der Größe, die von der Variablen x abhängt.

- ⇒ Wechselstrom der Periode T

$$\bar{i} = \frac{1}{T} \int_0^T i(t)dt$$



Wechselspannung

○ Gleichrichtwert $|\bar{i}|$

⇒ Integral über den Absolutwert $|i|$ des Stromes

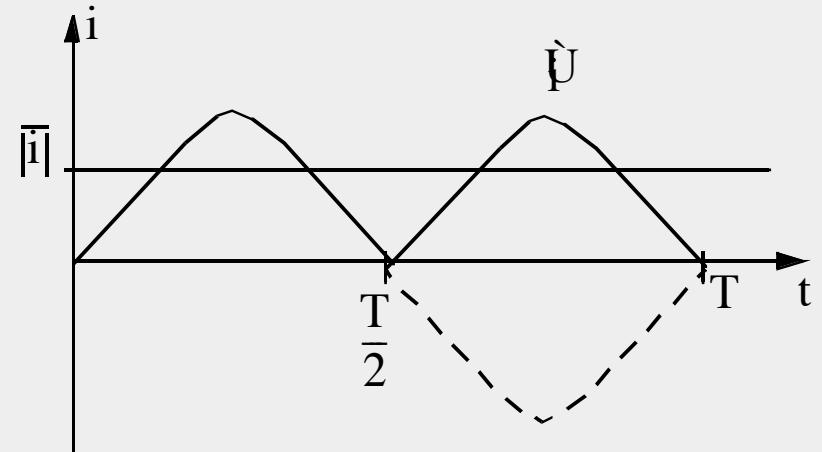
$$|\bar{i}| = \frac{1}{T} \int_0^T |i| \cdot dt$$

Beispiel: sinusförmige Wechselspannung

$$i = \hat{i} \cdot \sin(\omega \cdot t)$$

$$|\bar{i}| = \frac{1}{T} \int_0^T |\hat{i} \cdot \sin(\omega \cdot t)| dt$$

$$|\bar{i}| = \frac{\hat{i} \cdot 2}{\pi} = 0,6366 \cdot \hat{i}$$



Wechselspannung

○ Effektivwert

⇒ Forderung, an einem Widerstand R wird beim Wechselstrom die gleiche Leistung verrichtet wie im Fall des Gleichstroms

$$P_{\underline{=}} = I_{\underline{=}}^2 \cdot R \quad P_{\sim} = \frac{R}{T} \int_0^T i_{\sim}^2(t) dt \quad \text{oder} \quad I_{\underline{=}}^2 \equiv \frac{1}{T} \int_0^T i_{\sim}^2(t) dt$$

Effektivstrom $I_{eff} = \sqrt{\frac{1}{T} \int_0^T i^2(t) dt}$

Beispiel: sinusförmige Spannung

$$I_{eff} = \sqrt{\frac{1}{T} \int_0^T \hat{i}^2 \cdot \sin^2(\omega \cdot t) dt} = \frac{\hat{i}}{\sqrt{2}}$$

$U_{eff} = \frac{\hat{u}}{\sqrt{2}}$
Effektivspannung

Wechselspannung

○ Formfaktor k

- ⇒ Formfaktor einer Wechselgröße ist das Verhältnis von Effektivwert zu Gleichrichtwert

$$k = \frac{\text{Effektivwert}}{\text{Gleichrichtwert}}$$

- ⇒ Der Formfaktor wird angewandt bei der Skalierung von Ampere- und Voltmetern. Mit einer Gleichrichterschaltung wird der Gleichrichtwert von Wechselstrom und Wechselspannung gemessen.
- ⇒ Entsprechend dem Formfaktor ist die Skala so geeicht, daß der Effektivwert angezeigt wird.

Form	Formfaktor k
Sinus	1,11
Rechteck	1
Dreieck	1,1547
Sägezahn	1,1547

Widerstände Wechselstrom

○ Vereinbarung:

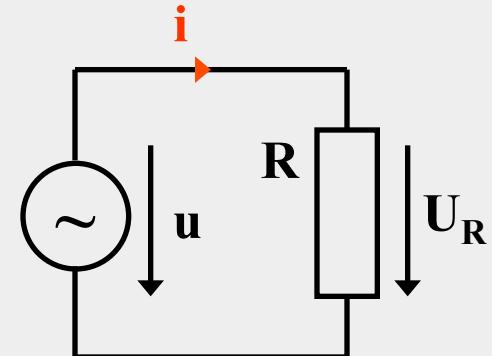
⇒ Alle Formel gelten für sinusförmige Wechselspannungen

$$\varpi = 2 \cdot \pi \cdot f$$

○ Ohmscher Widerstand

⇒ Strom und Spannung sind in Phase

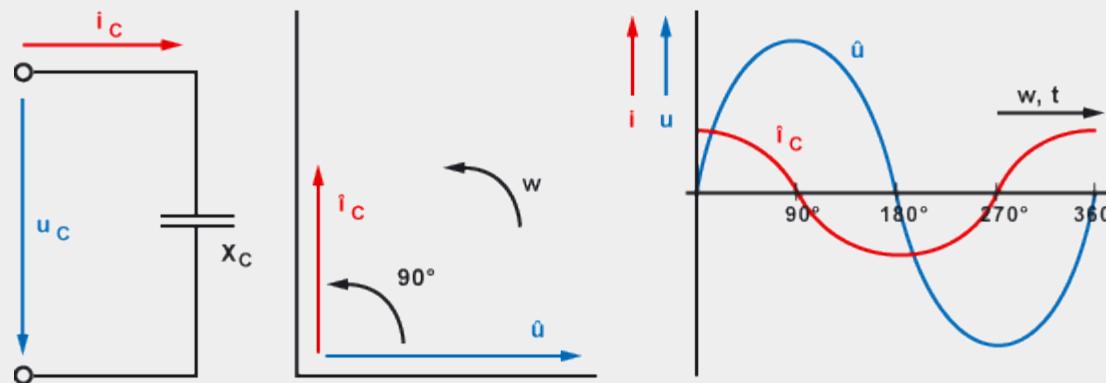
$$R = \text{const} \quad \forall \varpi$$



Widerstände Wechselstrom

○ Kapazitiver Blindwiderstand

$$X_c = \frac{1}{j\omega C} \quad |X_c| = \frac{1}{\omega C}$$

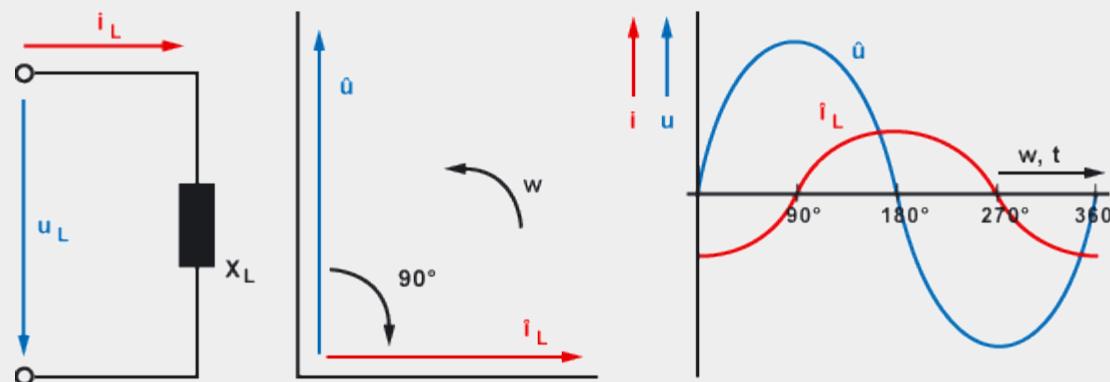


www.elektronik-kompendium.de

Widerstände Wechselstrom

○ Induktiver Blindwiderstand

$$X_L = j\omega L \quad |X_L| = \omega L$$



www.elektronik-kompendium.de

Analoge Filter

- Wichtige Anwendung: Filter
- Wozu Filter?

Filter dienen der Trennung von Signalen

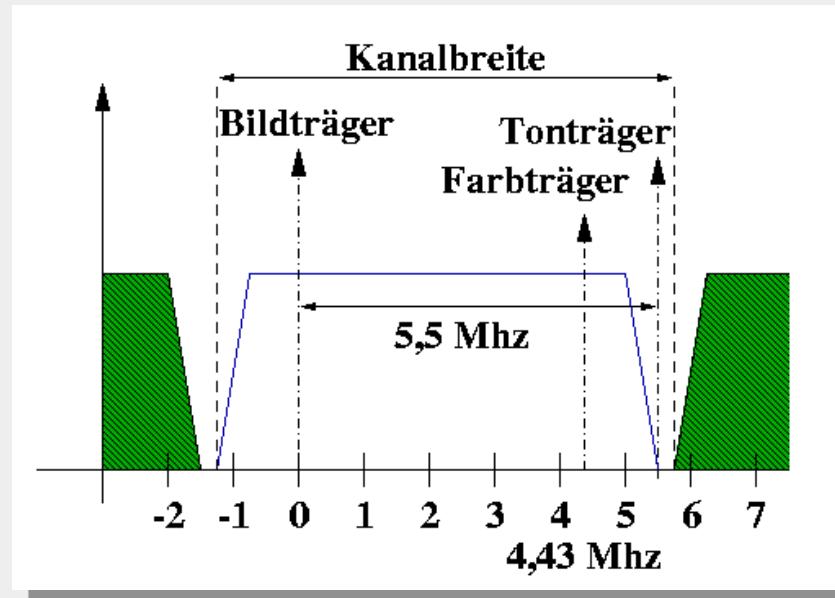
Zu trennende Signale:

- Nutzsignal \Leftrightarrow Störsignal
- Nutzsignal \Leftrightarrow Rauschen \Leftrightarrow Störsignal
- Nutzsignal \Leftrightarrow Nutzsignal \Leftrightarrow Rauschen \Leftrightarrow Störsignal
- Nutzsignal \Leftrightarrow Rauschen
- Spaltung des Nutzsignals

Analoge Filter

○ Beispiel: Fernseh-Signal nach CCIR-Norm Europa (VHF)

- ⇒ Besteht aus Bild- und Tonträger
- ⇒ Kanalbreite: 7 Mhz
- ⇒ Bild - Ton Abstand: 5,5 Mhz
- ⇒ Videobandbreite: 5 Mhz
- ⇒ Frequenzhub Tonträger: ± 50 kHz



Analoge Filter

○ Frequenzselektive Filter

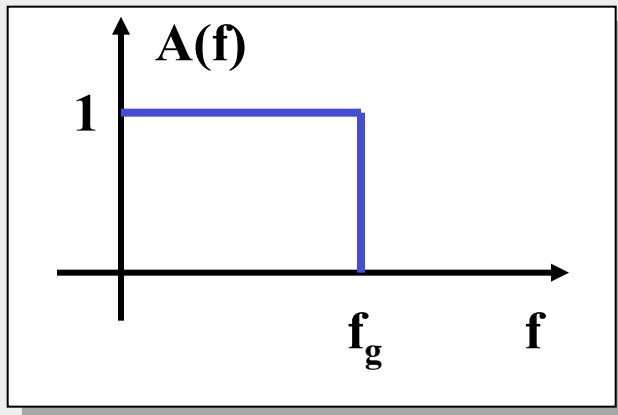
- ⇒ Tiefpaß
- ⇒ Hochpaß
- ⇒ Bandpaß
- ⇒ Bandsperre

○ Entsprechendes gilt auch für andere Bereiche

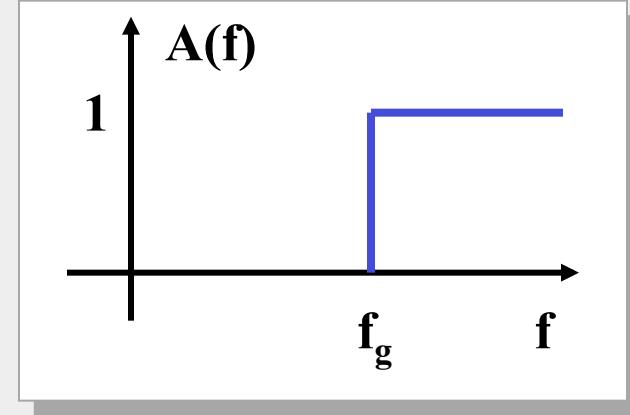
- ⇒ Bildverarbeitung
 - Farbfilter
 - Intensitätsfilter
- ⇒ Diskrete Filter
- ⇒ Filter im Zeitbereich

Analoge Filter

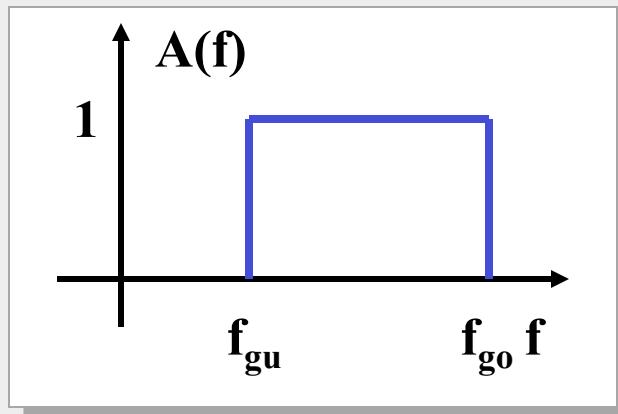
○ Frequenzselektive Filter (idealisiert)



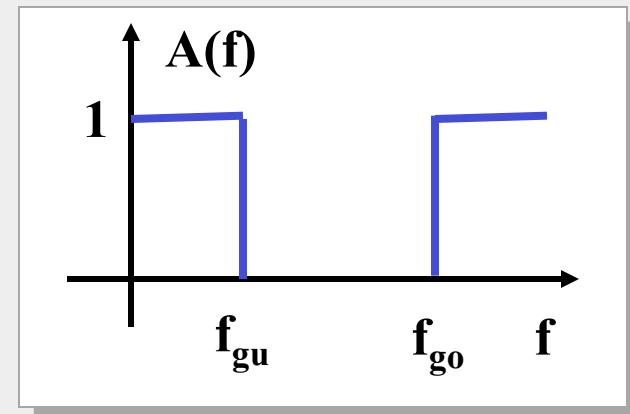
Tiefpaß



Hochpaß



Bandpaß

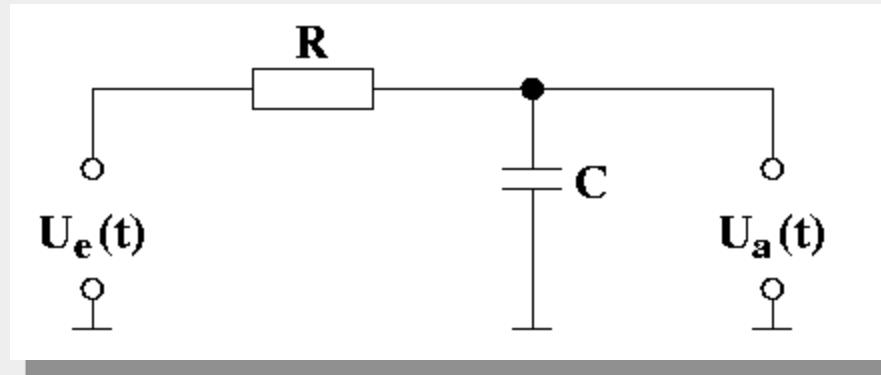


Bandsperre

Passive Filter

○ Tiefpaß

⇒ Frequenzbereich



$$A(j\omega) = \frac{U_a(j\omega)}{U_e(j\omega)} = \frac{\frac{1}{j\omega C}}{R + \frac{1}{j\omega C}} = \frac{1}{1 + j\omega RC} \quad \text{mit} \quad \omega = 2\pi f$$

Passive Filter

○ Tiefpaß

$$A(j\omega) = \frac{U_a(j\omega)}{U_e(j\omega)} = \frac{1}{1 + j\omega RC}$$

Zerlegung in Real- und Imaginärteil

$$A = |A| e^{j\varphi}$$

mit

$$|A| = \frac{1}{\sqrt{1 + \omega^2 R^2 C^2}} \quad \varphi = -\arctan(\omega RC)$$

Einschub Betrag und Phase

○ Allgemein: komplexe Größe

$$|A(\varpi)| = \sqrt{R^2(\varpi) + I^2(\varpi)}$$

Amplitude

$$\theta(\varpi) = \arctan\left(\frac{I(\varpi)}{R(\varpi)}\right)$$

Phase

Passive Filter

○ Tiefpaß

⇒ Grenzfrequenz

Als Grenzfrequenz bezeichnet man die Frequenz, bei der die Amplitude des Ausgangssignals des Filters um 3 dB gegenüber dem Eingangssignal gedämpft ist.

● Einschub: Pegel (dB)

$$p_{rel} = 20 \lg \frac{\text{Ausgangssignal}}{\text{Eingangssignal}}$$

Relativer Pegel

$$p_U = 20 \lg \frac{U_a}{U_e}$$

Spannungspegel

$$p = 10 \lg \frac{P_a}{P_e}$$

Leistungspegel

Passive Filter

○ Tiefpaß

⇒ 3 dB-Grenzfrequenz

$$3 \text{ dB} \equiv \frac{1}{\sqrt{2}} = |A|$$

Einsetzen!

$$|A| = \frac{1}{\sqrt{1 + \omega_g^2 R^2 C^2}} = \frac{1}{\sqrt{2}}$$

$$f_g = \frac{1}{2\pi} \omega_g = \frac{1}{2\pi R C}$$

Grenzfrequenz Tiefpaß

Passive Filter

○ Tiefpaß

⇒ Eigenschaften

Für $f \ll f_g$ ist $|A| = 1 \equiv 0 \text{ dB}$

Für $f \gg f_g$ ist $|A| \approx \frac{1}{\omega RC}$

Die Verstärkung ist umgekehrt proportional zur Frequenz.

Die Dämpfung pro Dekade beträgt damit 20 dB (6 dB pro Oktave).

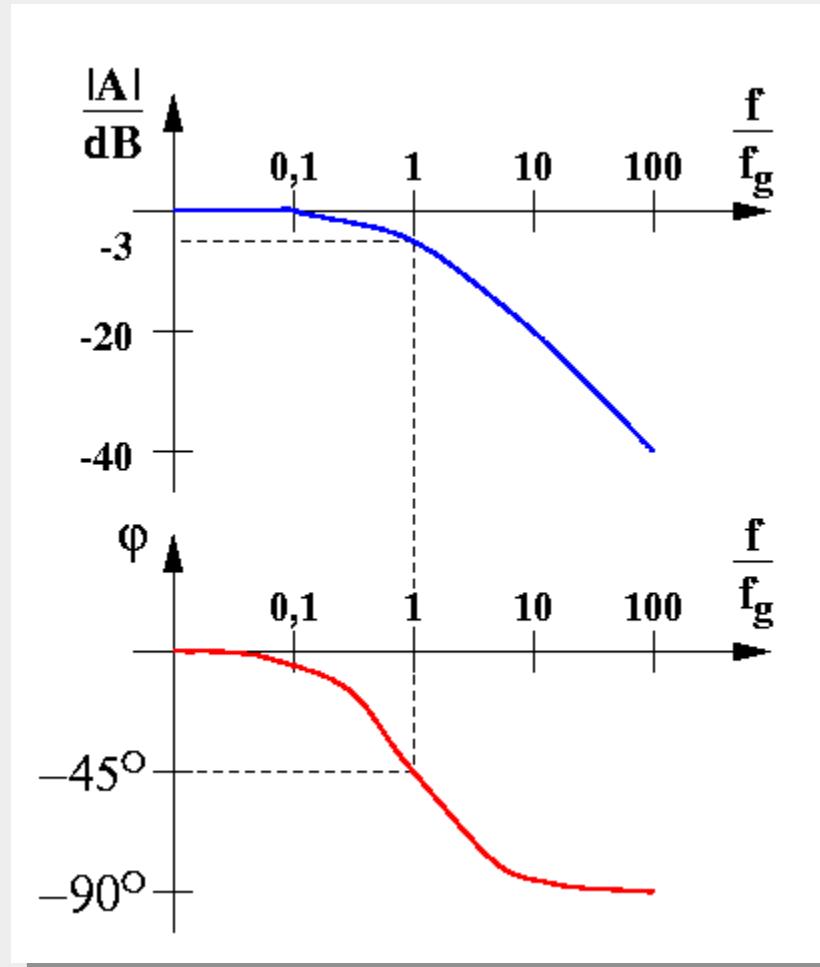
Für $f = f_g$ ist $|A| = \frac{1}{\sqrt{2}} \equiv -3 \text{ dB}$

Die Phasenverschiebung bei f_g beträgt -45° .

Passive Filter

○ Tiefpaß

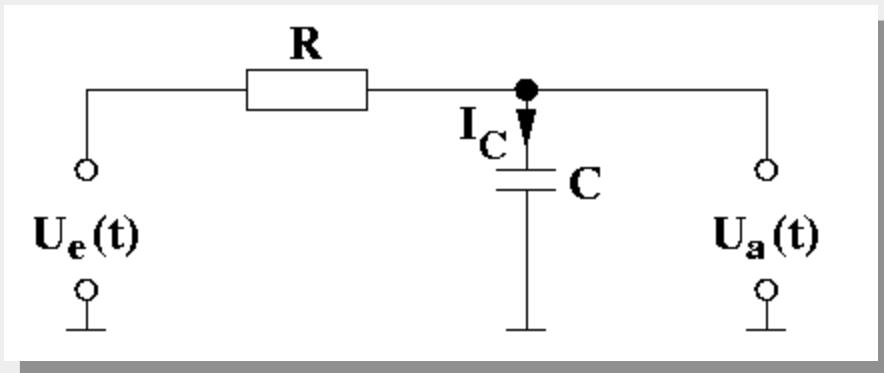
⇒ Bodediagramm



Passive Filter

○ Tiefpaß

⇒ Beschreibung im Zeitbereich



Knotenregel:

$$\frac{U_e - U_a}{R} - I_C = 0$$

$$I_C = C \frac{\Delta U_a}{\Delta t} = C \dot{U}_a \longrightarrow U_e = U_a + \dot{U}_a \cancel{RC}$$

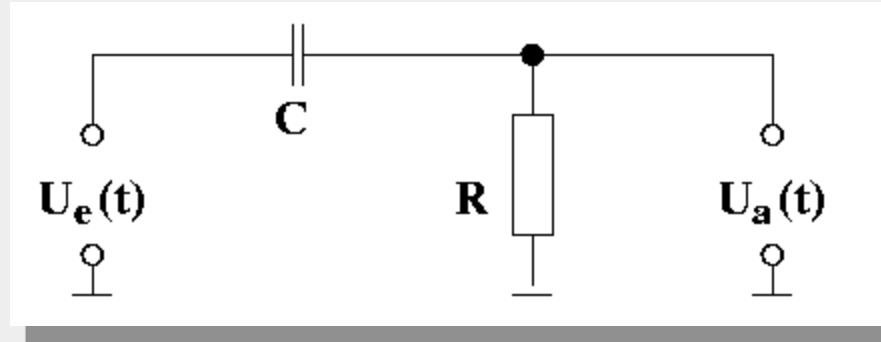
$$\tau = RC$$

Zeitkonstante

Passive Filter

○ Hochpaß

⇒ Frequenzbereich



$$A(j\omega) = \frac{U_a}{U_e} = \frac{R}{R + \frac{1}{j\omega C}} = \frac{1}{1 + \frac{1}{j\omega RC}}$$

Passive Filter

○ Hochpaß

$$A(j\omega) = \frac{U_a(j\omega)}{U_e(j\omega)} = \frac{1}{1 + \frac{1}{j\omega RC}}$$

Zerlegung in Real- und Imaginärteil

$$A = |A| e^{j\varphi}$$

mit

$$|A| = \sqrt{\frac{1}{1 + \frac{1}{\omega^2 R^2 C^2}}}$$

$$\varphi = \arctan\left(\frac{1}{\omega RC}\right)$$

Passive Filter

○ Hochpaß

⇒ Eigenschaften

Für $f \gg f_g$ ist $|A| = 1 \equiv 0 \text{ dB}$

Für $f \ll f_g$ ist $|A| \approx \omega RC$

Die Verstärkung ist proportional zur Frequenz.

Die Asymptotensteigung pro Dekade beträgt 20 dB (6 dB pro Oktave).

Für $f = f_g$ ist $|A| = \frac{1}{\sqrt{2}} \equiv -3 \text{ dB}$

$$f_g = \frac{1}{2\pi} \omega_g = \frac{1}{2\pi RC}$$

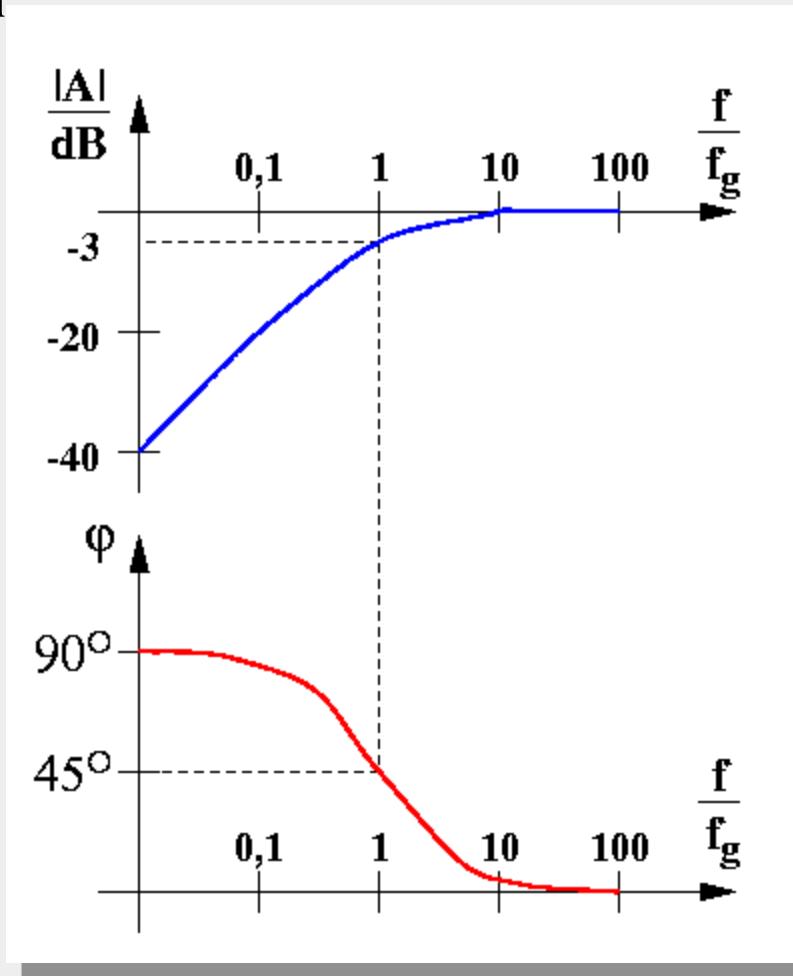
Grenzfrequenz Hochpaß

Die Phasenverschiebung bei f_g beträgt 45° .

Passive Filter

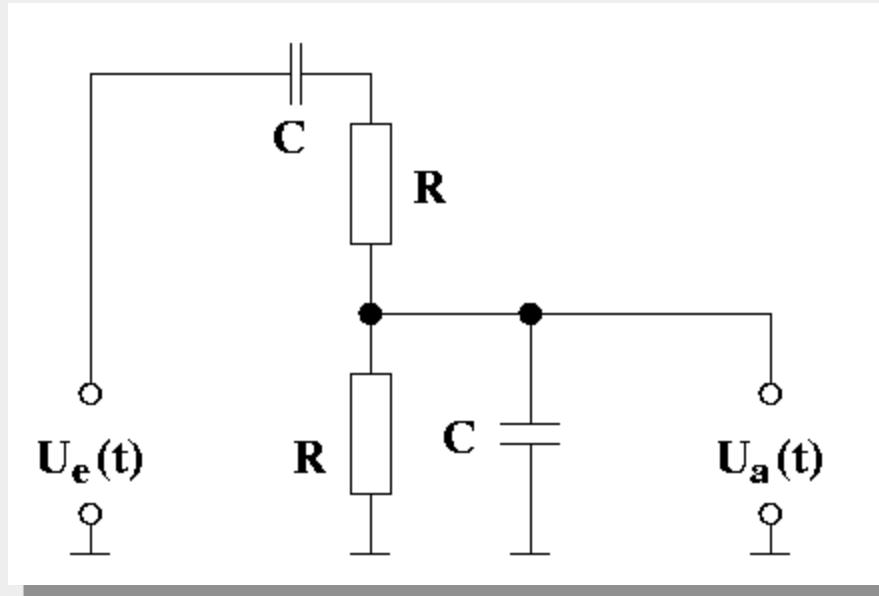
○ Hochpaß

⇒ Bodediagramm



Passive Filter

○ Bandpaß



$$A(j\omega) = \frac{U_a}{U_e} = \frac{j\omega RC}{(j\omega RC + 1)^2 + j\omega RC}$$
$$= \frac{j\Omega}{1 + 3j\Omega - \Omega^2}$$

mit

$$\omega RC = \Omega$$

Passive Filter

○ Bandpaß

$$A(j\omega) = \frac{j\Omega}{1 + 3j\Omega - \Omega^2}$$

Zerlegung in Real- und Imaginärteil

$$A = |A|e^{j\varphi}$$

mit

$$|A| = \sqrt{\left(\frac{1}{\Omega} - \Omega\right)^2 + 9}$$

$$\varphi = \arctan\left(\frac{1 - \Omega^2}{3\Omega}\right)$$

Passive Filter

○ Bandpaß

$$f_r = \frac{1}{2\pi} \omega_r = \frac{1}{2\pi RC}$$

Resonanzfrequenz Bandpaß

Normierte Frequenz Ω : $\Omega = \frac{\omega}{\omega_r} = \frac{f}{f_r}$

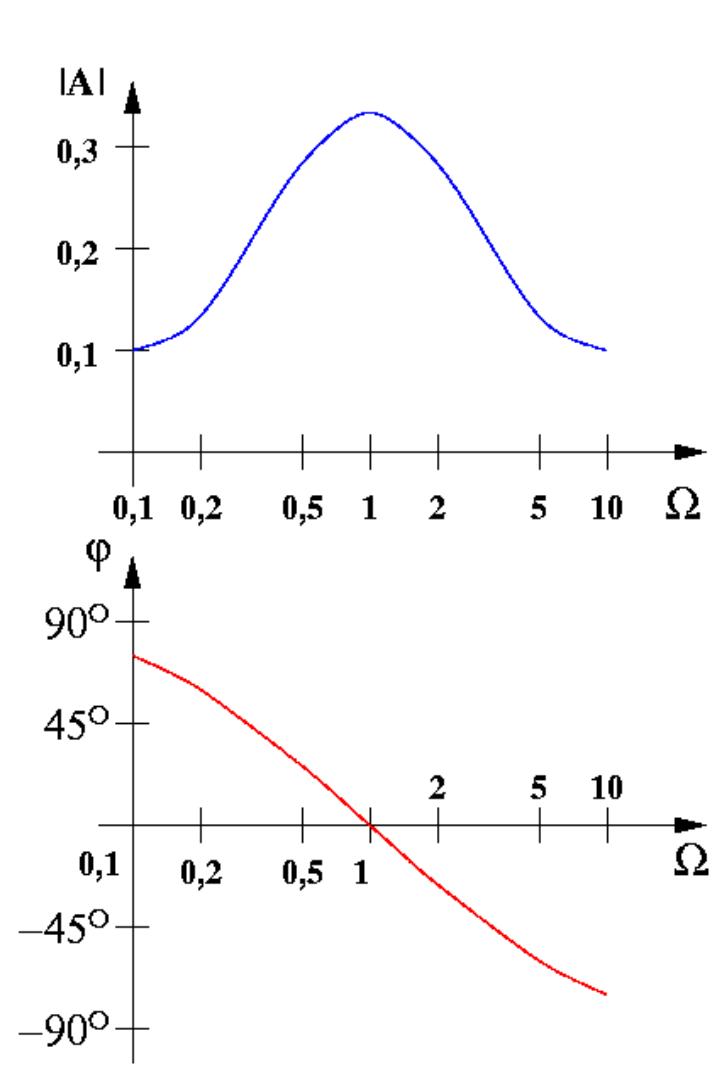
Verstärkung bei Resonanzfrequenz f_r : $A_r = \frac{1}{3}$

Phasenverschiebung bei Resonanzfrequenz f_r : $\varphi = 0$

Passive Filter

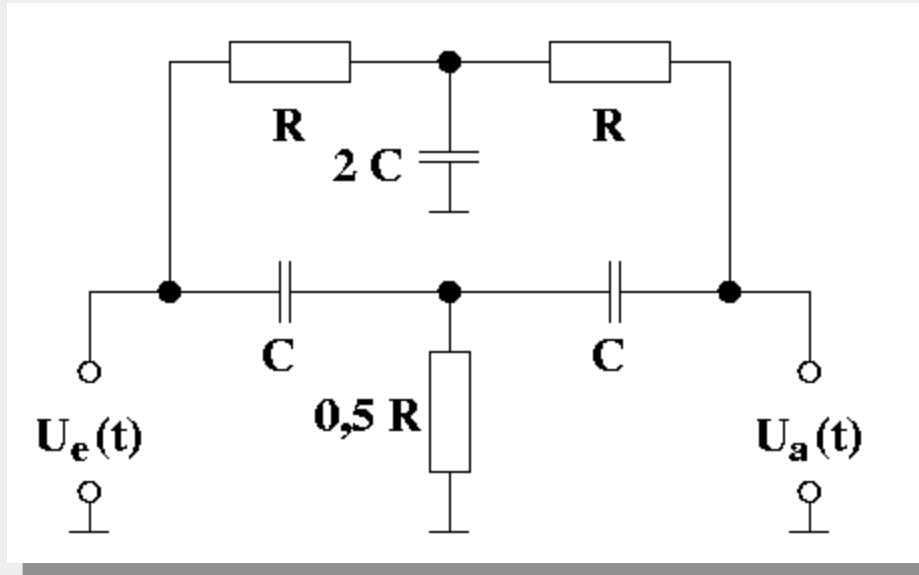
○ Bandpaß

⇒ Bodediagramm



Passive Filter

○ Bandsperre: Doppel-T-Filter



$$A(j\omega) = \frac{1 + (j\omega RC)^2}{1 + 4j\omega RC - (\omega RC)^2} = \frac{1 - \Omega^2}{1 + 4j\Omega - \Omega^2} \quad \text{mit} \quad \omega RC = \Omega$$

Passive Filter

○ Bandsperre: Doppel-T-Filter

$$A(j\omega) = \frac{1 - \Omega^2}{1 + 4j\Omega - \Omega^2}$$

Zerlegung in Real- und Imaginärteil

$$A = |A|e^{j\varphi}$$

mit

$$|A| = \frac{|1 - \Omega^2|}{\sqrt{(1 - \Omega^2)^2 + 16\Omega^2}}$$

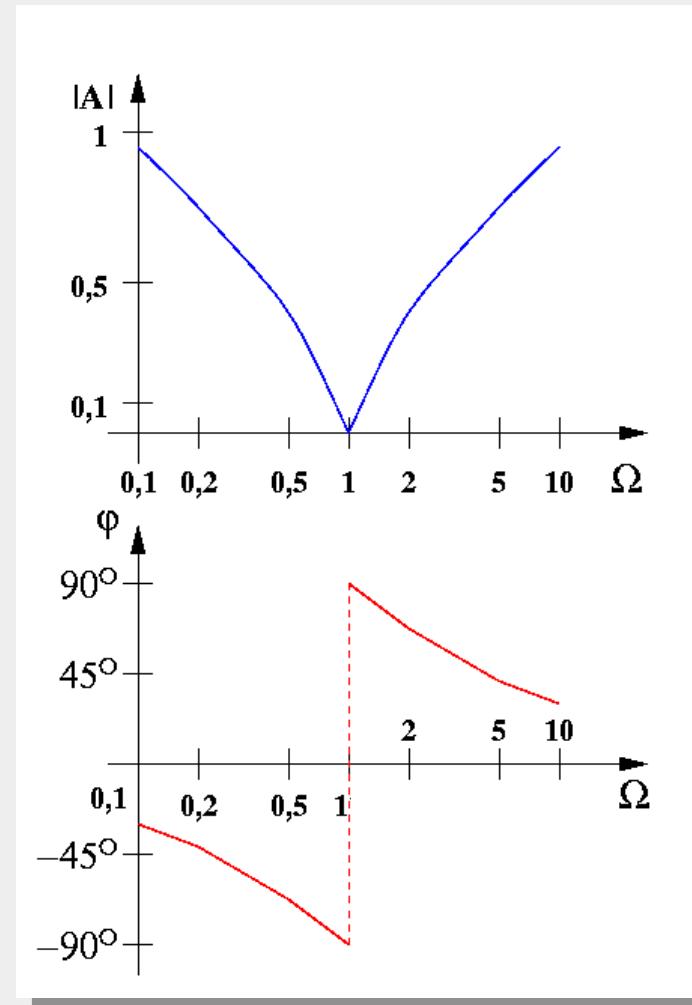
$$\varphi = \arctan\left(\frac{4\Omega}{\Omega^2 - 1}\right)$$

Passive Filter

- Bandsperre: Doppel-T-Filter
 - ⇒ Bodediagramm

$$f_r = \frac{1}{2\pi} \omega_r = \frac{1}{2\pi R C}$$

Resonanzfrequenz Bandsperre



Halbleiter

- **Halbleiter sind Elemente, deren Leitfähigkeit zwischen der von Isolatoren und Leitern liegt**
 - ⇒ besitzen einen kristallinen Aufbau ohne Metallbindung
 - ⇒ die Leitfähigkeit kann durch Fremdatome beeinflusst werden

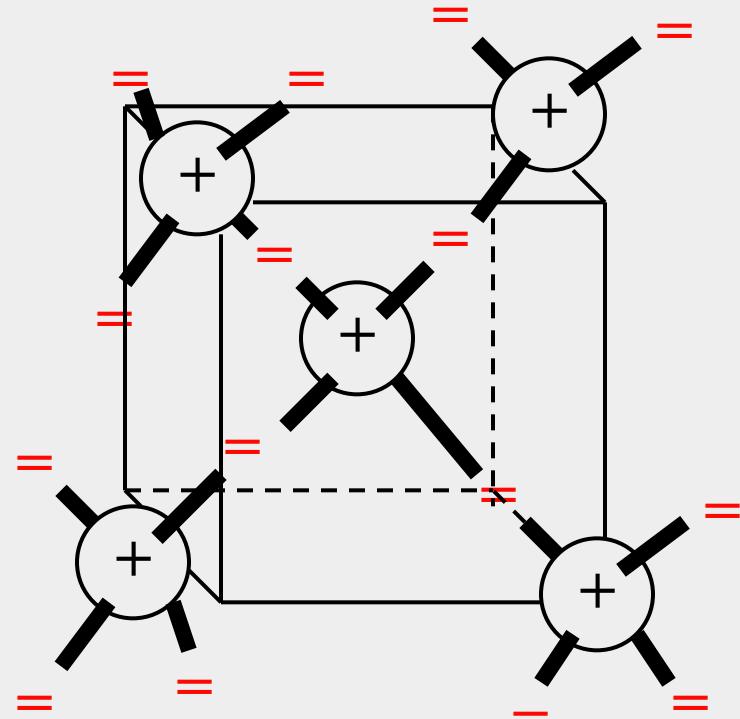
- **Die Leitfähigkeit von Halbleitern schwankt mit der Temperatur**
 - ⇒ beim absoluten Nullpunkt ist sie Null
 - ⇒ bei höheren Temperaturen liegt sie zwischen Metallen und Nichtleitern

Beispiele

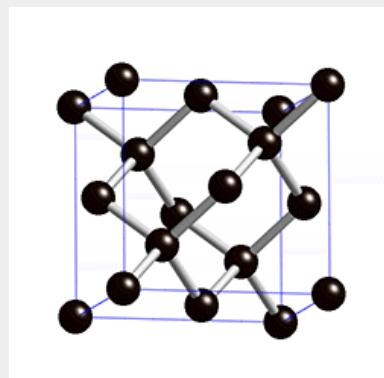
<i>Material</i>	<i>Widerstand (Ω/m)</i>	<i>Einordnung</i>
Hartgummi	10^{16}	Nichtleiter
Glas	10^{10}	Nichtleiter
Galliumarsenid (rein)	10^3	Halbleiter
Silizium (rein)	100	Halbleiter
Silizium (dotiert)	1 bis 100	Halbleiter
Germanium (rein)	1	Halbleiter
Germanium (dotiert)	1 bis 10^{-5}	Halbleiter
Eisen	10^{-7}	Leiter
Silber	10^{-8}	Leiter

Kristallstruktur in Germanium und Silizium

- Amorphe Struktur
 - ⇒ kein regelmäßiges Atomgefüge
- Kristallstruktur
 - ⇒ regelmäßig angeordnetes Atomgefüge
- Mischkristalle
 - ⇒ Fremdatome sind in die Kristallstruktur eingebaut
- Polykristalle
 - ⇒ Mehrere Kristalle bilden ein Gefüge
- Einkristall
 - ⇒ der Körper besteht aus einem einzigen Kristall
- In Siliziumkristallen sind die Atome in einer Tetraederstruktur aufgebaut



Silizium



Diamant

M.Bogdan

Valenz- und Leitungsband

○ Bändermodell

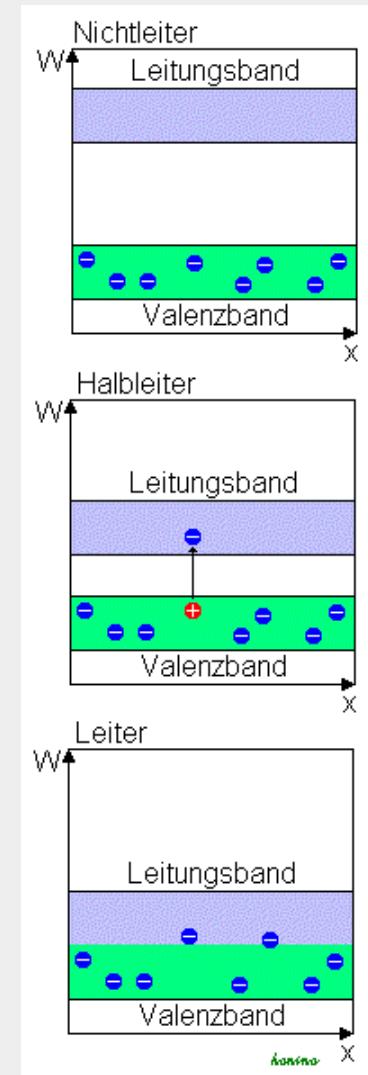
- ⇒ In voll besetzten oder in leeren Bändern ist ein Elektronenfluss nicht möglich

○ Valenzband: Elektronen im obersten Energieband

- ⇒ ist dies voll besetzt, findet kein Ladungstransport statt

○ Leitungsband: das nächste Energieband über dem Valenzband

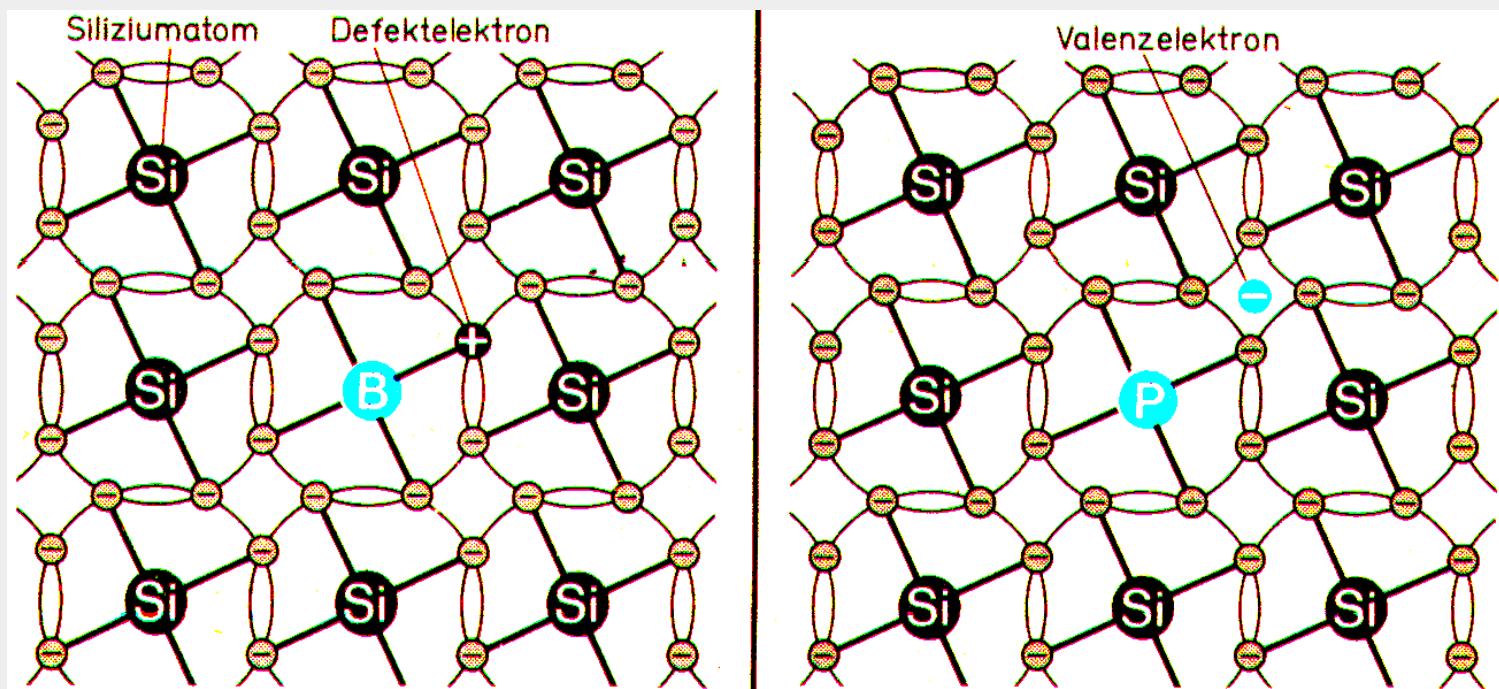
- ⇒ Werden Elektronen durch Energiezufuhr in das Leitungsband gehoben, können sie sich in diesem frei bewegen



Dotierte Halbleiter

- Gezielter Einbau von Fremdatomen in Silizium- oder Germaniumkristalle durch *Dotierung*

- fehlende Valenzelektronen durch Aluminium (AL), Bor (B) oder Indium (In)
- zusätzliche Valenzelektronen durch Arsen (As), Antimon (Sb) oder Phosphor (P)



M.Bogdan

Leitfähigkeit durch Störstellen

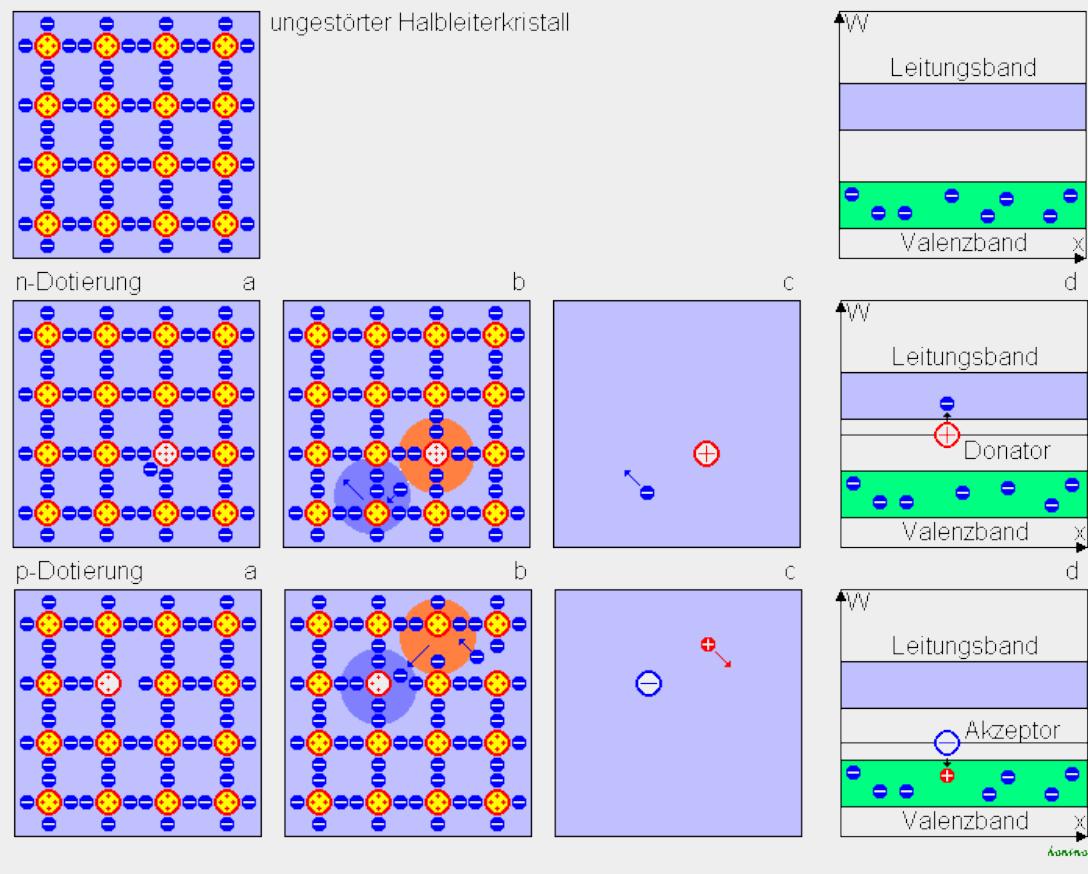
- Geringe Energie reicht aus, um das Elektron in das Leitungsband zu heben

- Donatoratom

- ⇒ Das Atom gibt das zusätzliche Elektron leicht ab
- ⇒ n-Dotierung

- Akzeptoratom

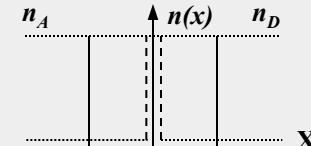
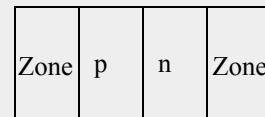
- ⇒ Das Atom nimmt ein Elektron leicht auf
- ⇒ p-Dotierung



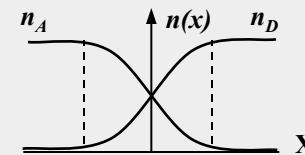
Wikipedia.de

Der *pn*-Übergang

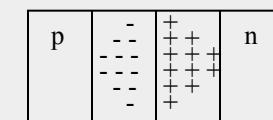
- ***pn*-Übergang: Grenzschicht zwischen p- und n-dotierten Schicht**
- **Ausgleich der Ladungsträger durch Diffusion über die Grenzschicht**
 - ⇒ Es entsteht ein elektrisches Feld
- **Wenn Diffusionswirkung und Feldwirkung gleich sind**
 - ⇒ Gleichgewicht
 - ⇒ Ladungsträgerfreie Zone
 - ⇒ Diffusionsspannung U_D
- **Bei Zimmertemperatur**
 - ⇒ Germanium $U_D = 0,37 \text{ V}$
 - ⇒ Silizium $U_D = 0,75 \text{ V}$



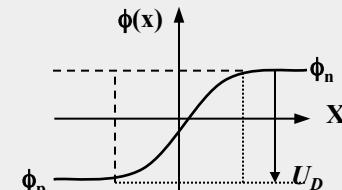
a) Grenzschicht mit n - dotierter und p - dotierter Zone



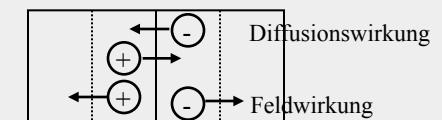
c) Konzentrationsdichte nach der Diffusion



b) Konzentration der Donatoren n_D und Akzeptoren n_A ohne Ausgleich



e) Potenzialverlauf quer zur Grenzschicht

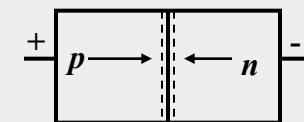
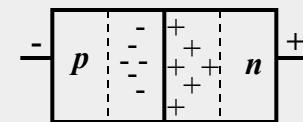
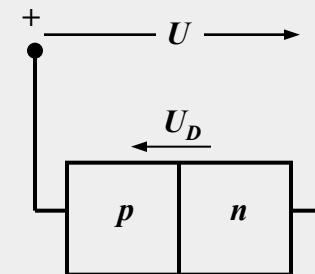
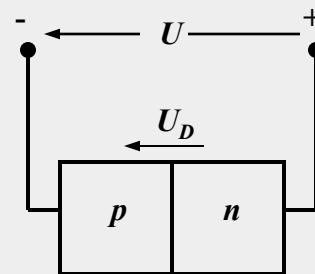


d) Raumladung

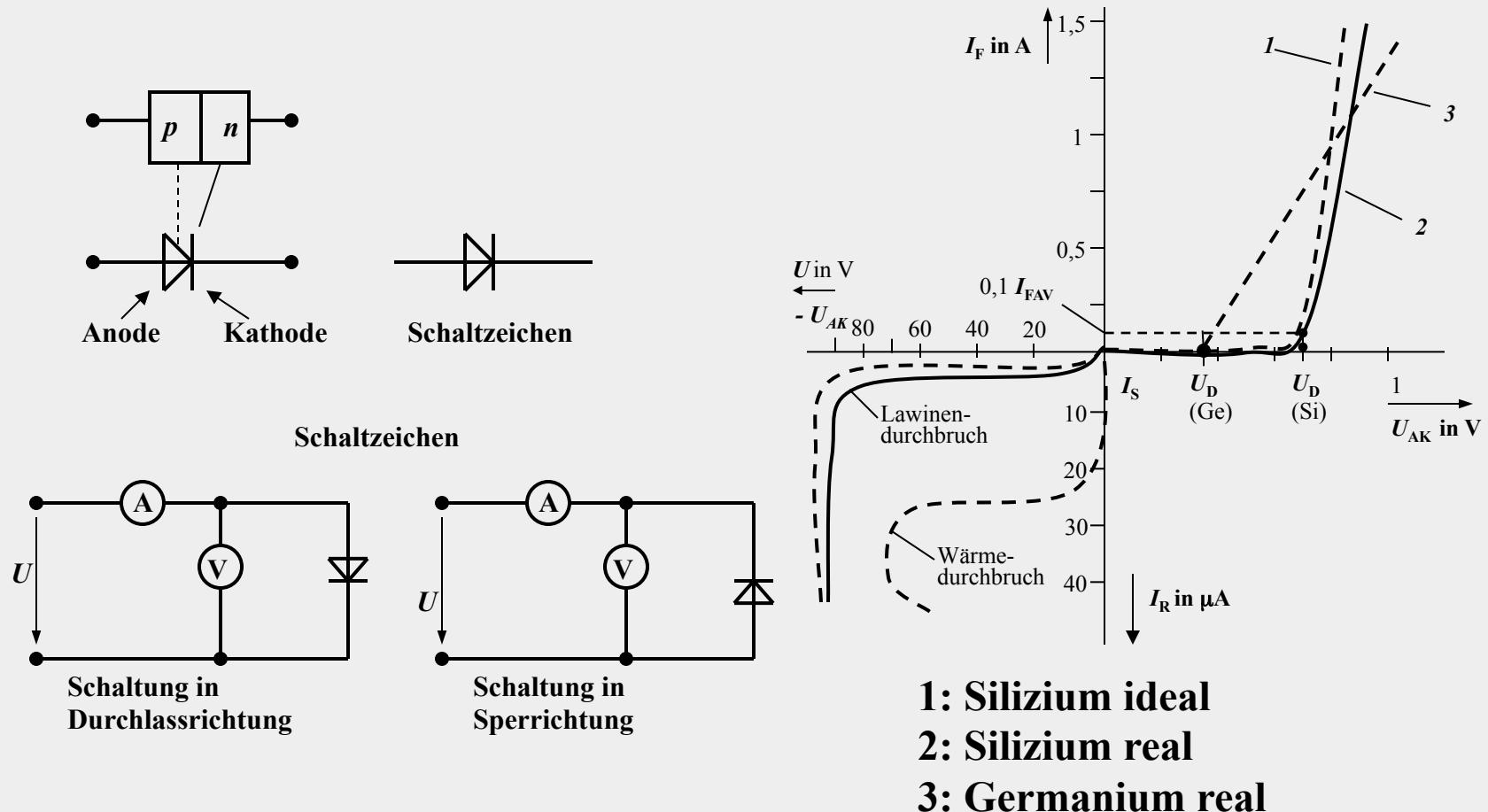
f) Kraftwirkung

Halbleiterdioden

- Halbleiterbauelemente sind Bauelemente, welche die Leitfähigkeitseigenschaften eines pn-Übergangs nutzen
- Effekt beim Anlegen äußerer Spannung wird genutzt
- Sperrrichtung
 - ⇒ Ladungsträgerfreie Zone wird größer
 - ⇒ Es fließt kein Strom
 - ⇒ Durchbruch, wenn die Feldstärke (Spannung) zu groß wird (*Lawinen-Effekt*)
- Durchlassrichtung
 - ⇒ Ladungsträgerfreie Zone wird kleiner
 - ⇒ Wenn $U > U_D$ wird, fließt ein Strom



Kennlinie des *pn*-Übergangs

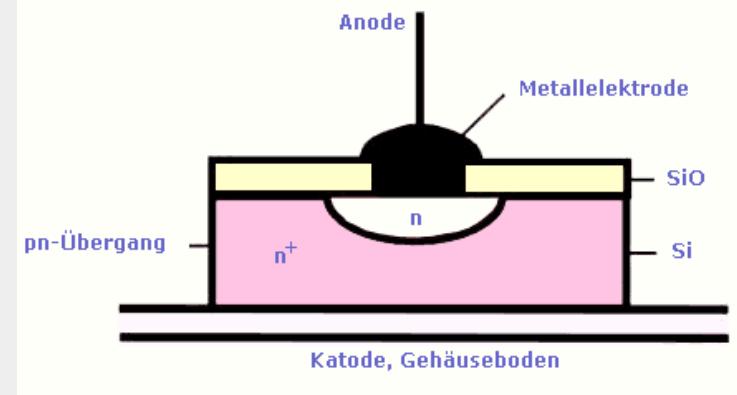


- 1: Silizium ideal
- 2: Silizium real
- 3: Germanium real

Halbleiterdioden mit besonderen Eigenschaften

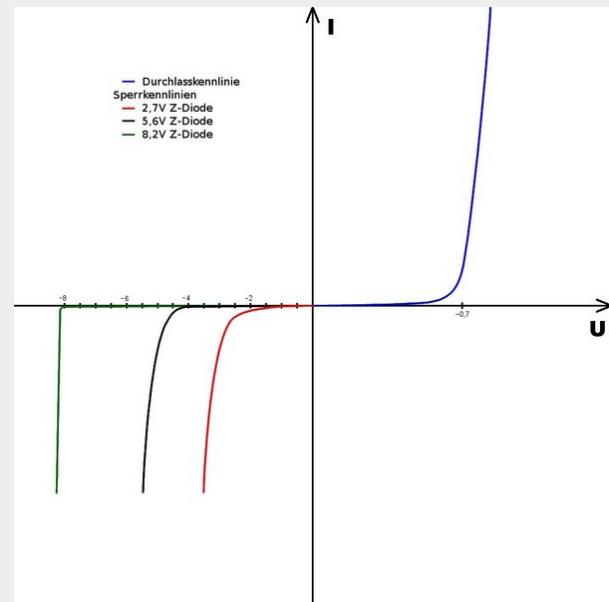
○ Schottky-Dioden

- ⇒ Beruht auf dem von Schottky untersuchten Metall-Halbleiter Übergang
- ⇒ Diffusion wie bei pn-Übergang
- ⇒ besonders schnelle Dioden



○ Z-Dioden

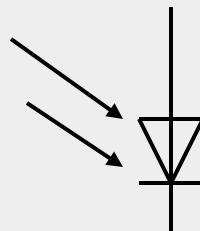
- ⇒ Ausnutzung des Lawinen-Effekts
- ⇒ Strom darf einen Höchstwert I_{Zmax} nicht überschreiten
- ⇒ Spannungsbegrenzung bei Wechselspannungen



Halbleiterdioden mit besonderen Eigenschaften

○ Fotodioden

- ⇒ Licht kann durch eine Öffnung an den pn-Übergang gelangen
- ⇒ Ein einfallendes Lichtquant erzeugt ein Elektron-Loch-Paar
- ⇒ Fotodioden werden in Sperrichtung betrieben
 - ist kein Licht vorhanden, fließt kein Strom
 - bei Lichteinfall fließt durch den Photoeffekt ein Strom
- ⇒ Lichtschranken
- ⇒ Datenübertragung mit Lichtwellenleitern



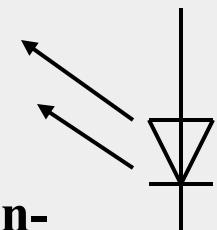
Halbleiterdioden mit besonderen Eigenschaften

- **Lumeniszenzdioden (Light Emitting Diod, LED)**
 - ⇒ pn-Übergang mit hoher Dotierung
 - ⇒ Betrieb in Durchlassrichtung (Vorwiderstand)
 - ⇒ Durchlassstrom injiziert Ladungsträger in den p- und n-Bereich
 - ⇒ Ladungsträger werden aus dem Leitungsband in das energetisch günstigere Valenzband gezogen (Rekombination)
 - ⇒ Energieerhaltungssatz: Energie muss abgegeben werden
 - ⇒ Es entsteht ein Lichtquant

- Farbe hängt von Wellenlänge ab
 - Wellenlänge von Material abhängig

○ Verwendung

- ⇒ Anzeigen
- ⇒ Datenübertragung durch Lichtwellenleiter
- ⇒ Optokoppler



Bipolare Transistoren

○ Ausnutzen der Eigenschaft zweier pn-Übergänge

⇒ NPN-Transistor

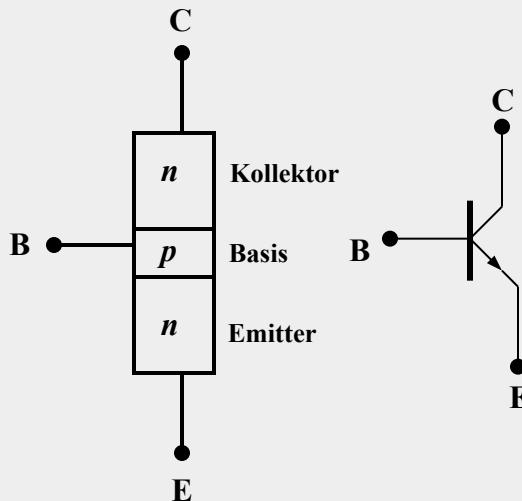
⇒ PNP-Transistor

○ Von jeder Zone wird ein Anschluss herausgeführt

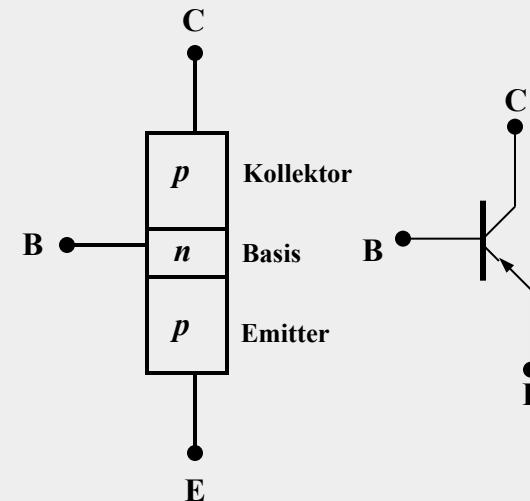
⇒ Emitter (E)

⇒ Basis (B)

⇒ Kollektor (C)



NPN-Transistor



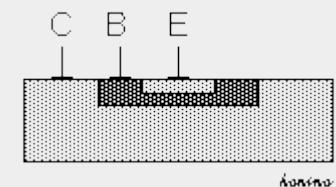
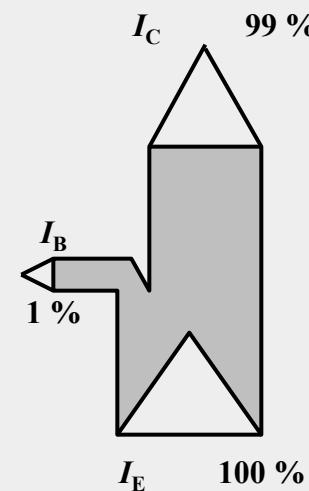
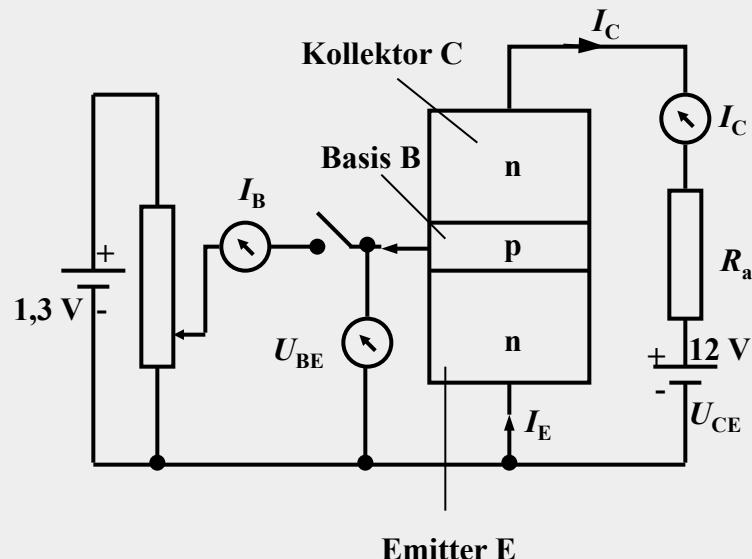
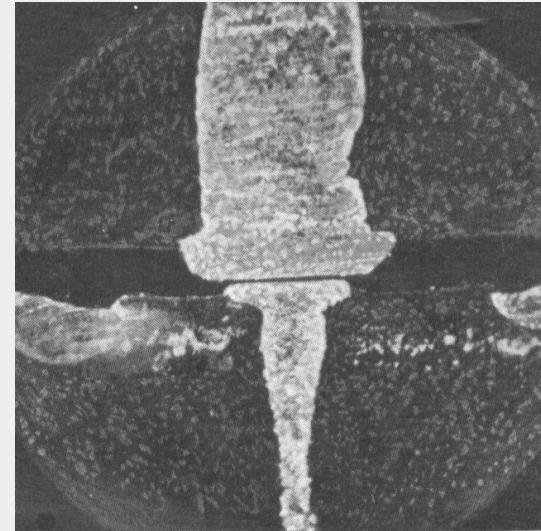
PNP-Transistor

M.Bogdan

Der Transistoreffekt

○ Basis des Transistors ist extrem dünn

- ⇒ Die Emitter-Basis-Diode wird in Durchlassrichtung gepolt
- ⇒ Die meisten der Elektronen fließen jedoch nicht über die Basis ab, sondern werden vom Kollektor aufgenommen (starkes elektrisches Feld)
- ⇒ Es fließt nur ein kleiner Basisstrom

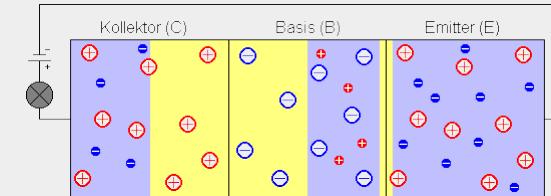
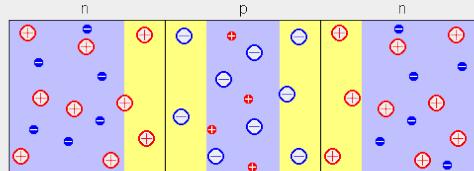


Der Transistoreffekt

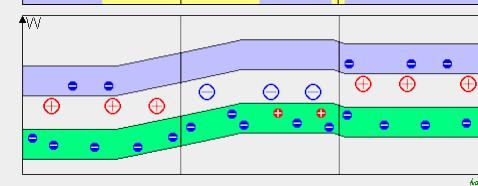
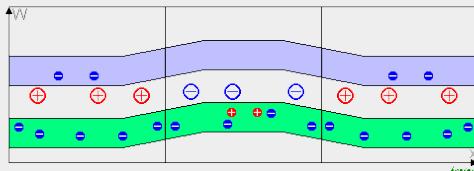
○ Hier Prinzip

⇒ Achtung Größenverhältnisse Basis-Kollektor-Emitter nicht richtig dargestellt!

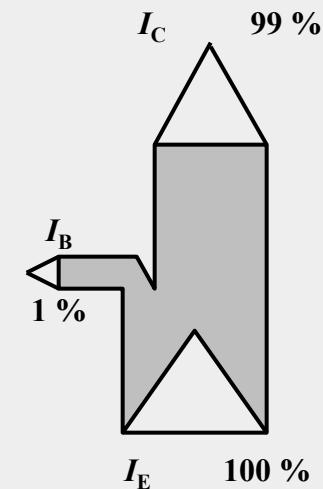
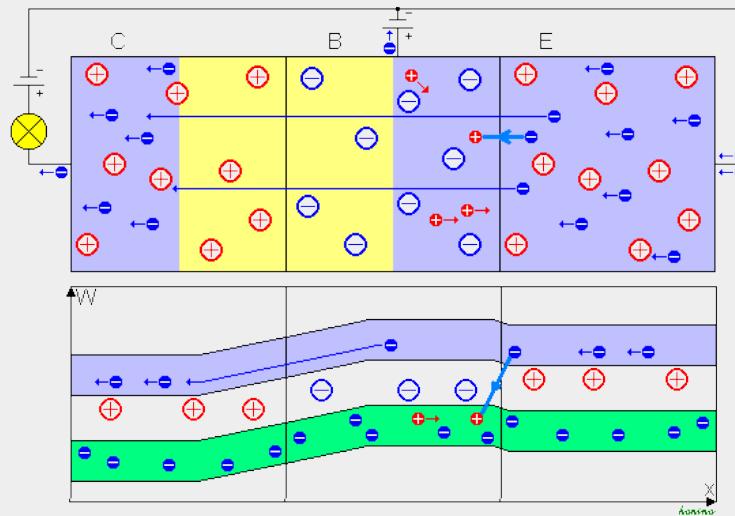
In Ruhe



Mit U_{CE}



Mit U_{CE} und U_{BE}



M.Bogdan

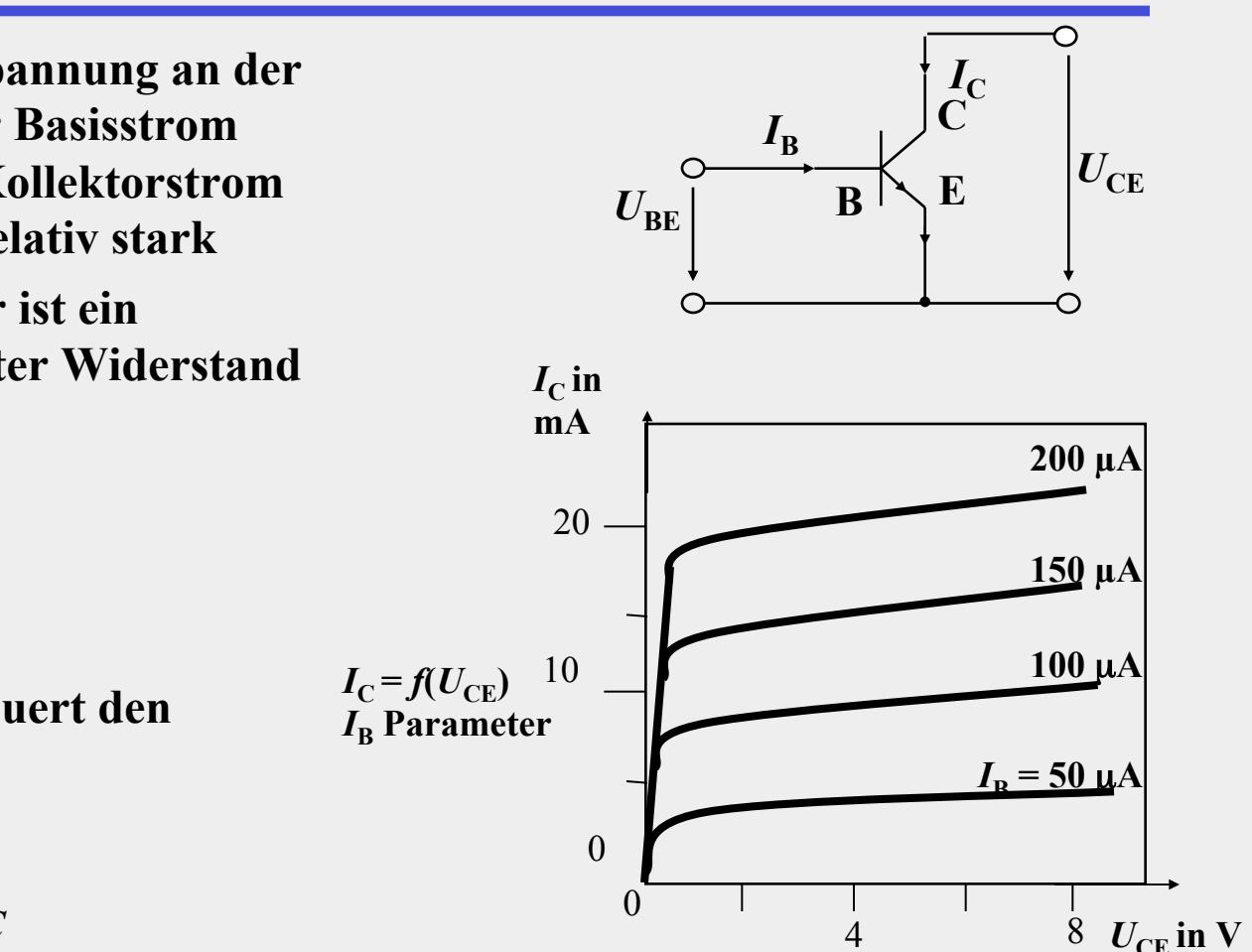
Der Transistoreffekt

- Erhöht man die Spannung an der Basis, so bleibt der Basisstrom relativ klein, der Kollektorstrom wächst hingegen relativ stark
 - ⇒ Der Transistor ist ein stromgesteuerter Widerstand
- Stromverstärkung

$$\beta = \frac{I_C}{I_B}$$

- Der Basisstrom steuert den Kollektorstrom

$$I_B \cdot \beta = I_C$$

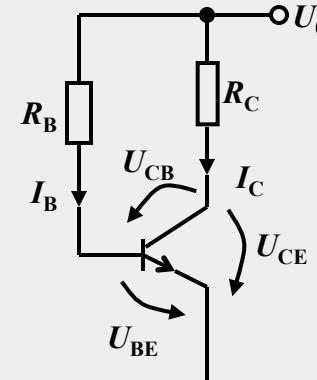
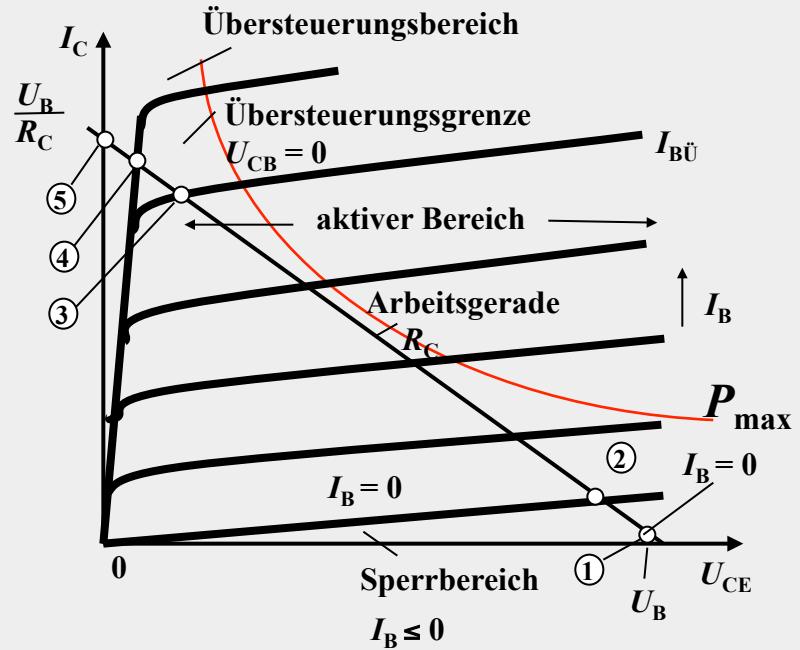


Bemerkung: Da nicht überall das „ β “ bekannt wird, wird die Stromverstärkung oft auch B genannt.

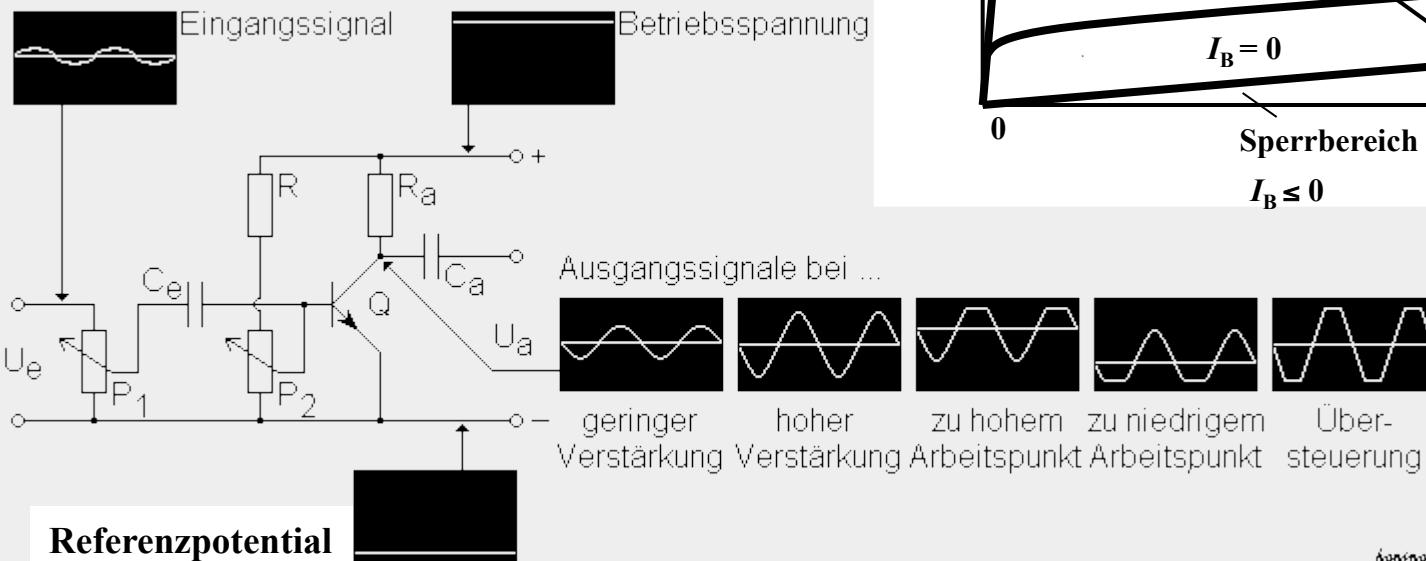
Ausgangskennlinien (Stromsteuerung)

Arbeitspunkt

- Die Arbeitspunkte können sich nur entlang der Arbeitsgeraden verschieben
- Sperrbereich
 - ⇒ AP 1 bis AP 2
 - ⇒ $I_B = 0, U_{CE} \approx U_B, I_C \approx 0$
 - ⇒ Schalter aus
- Aktiver Bereich
 - ⇒ AP 2 bis AP 3
 - ⇒ Transistor als Verstärker
- Sättigungsbereich
 - ⇒ Übersteuerung
 - ⇒ AP 3 bis AP 4
 - ⇒ $I_C \approx U_B/R_C$
 - ⇒ Schalter ein



Arbeitspunkt

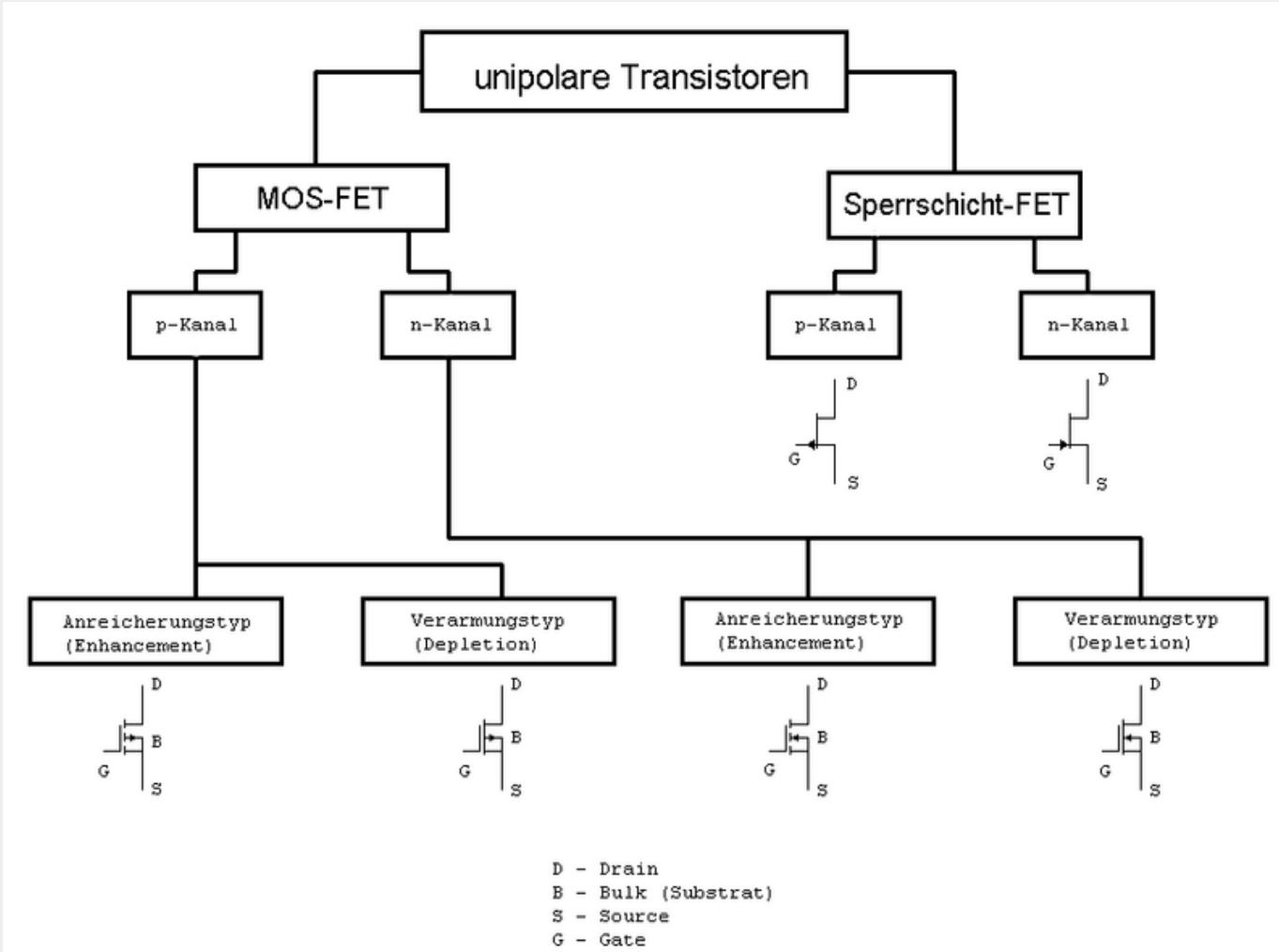


Unipolare Transistoren

- Im Gegensatz zum bipolaren Transistoren wird bei unipolaren Transistoren der Strom durch eine Spannung gesteuert
 - ⇒ Elektrisches Feld
 - ⇒ Feldeffekt-Transistor (FET)
 - ⇒ Spannungsgesteuerter Widerstand
- Isolierschicht-FET
 - ⇒ Isolation des Gates durch Isolator (Siliziumoxid, SiO_2)
 - ⇒ Beeinflussung der Leitfähigkeit durch Influenz
- Anschlüsse
 - ⇒ Source S (Quelle)
 - ⇒ Drain D (Senke)
 - ⇒ Gate G (Tor)

Unipolare Transistoren

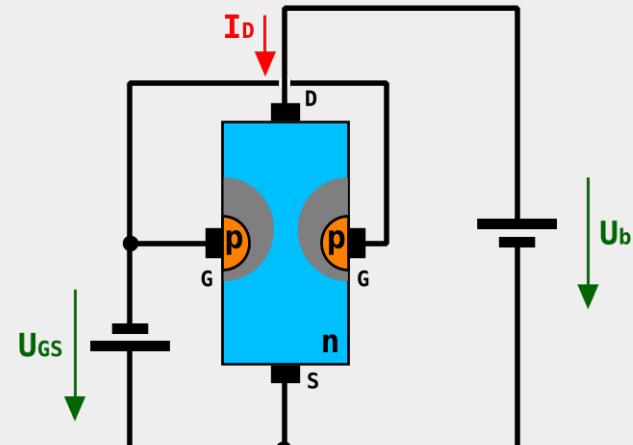
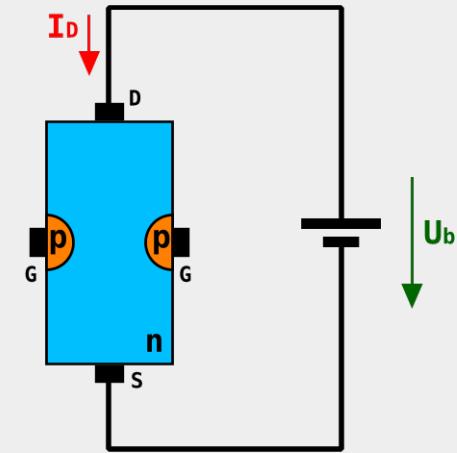
Übersicht wichtiger Typen



Unipolare Transistoren

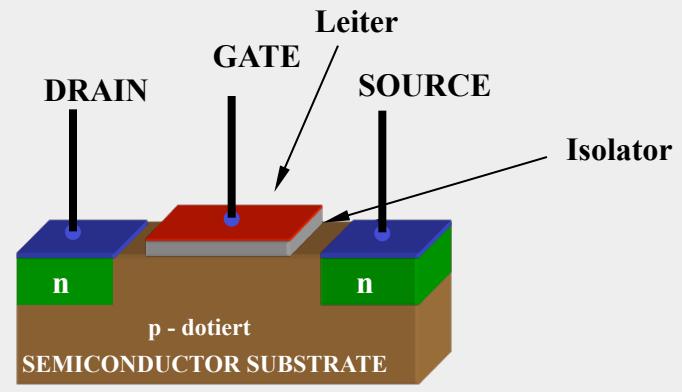
○ Sperrsicht-Feldeffekttransistor (JFET Junction-FET)

- ⇒ Hier: N-Kanal
- ⇒ N-Kanal dieses Fet ist der leitende Bereich
- ⇒ Stromfluß durch Vorspannung am Gate gesteuert
- ⇒ Erhöhung der Gate-Spannung U_{GS} hat Ausdehnung der Sperrsicht (Raumladungszone) zur Folge
 - Strom von Drain nach Source verringert sich

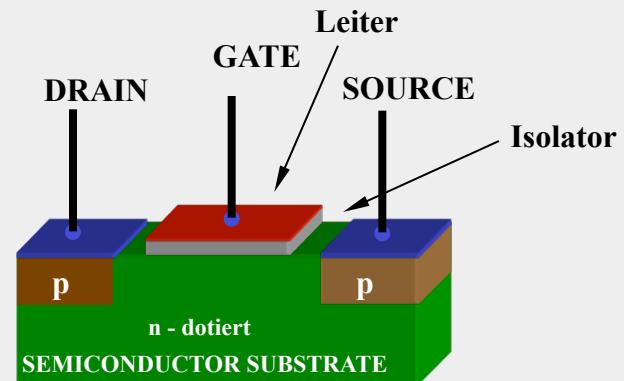


Isolierschicht-FET (MOS-FET)

- Gate-Elektrode ist durch eine dünne Oxidschicht getrennt
 - ⇒ MOS: Metal Oxide Semiconductor
- n-MOS
 - ⇒ Das gesteuerte Halbleiter-Substrat ist p-dotiert
 - ⇒ Die Anschlüsse sind stark n-dotiert
 - ⇒ n-Kanal-MOS-FET
- p-MOS
 - ⇒ Der gesteuerte Halbleiter-Substrat ist n-dotiert
 - ⇒ Die Anschlüsse sind stark p-dotiert
 - ⇒ p-Kanal-MOS-FET
- Da die n-Zonen (p-Zonen) weit auseinanderliegen, kommt es nicht zum Transistoreffekt



n - TRANSISTOR



p - TRANSISTOR

Einschub

○ Klausur TI1

⇒ 13.2.2014, 12:30, HS 3

○ Hilfsmittel

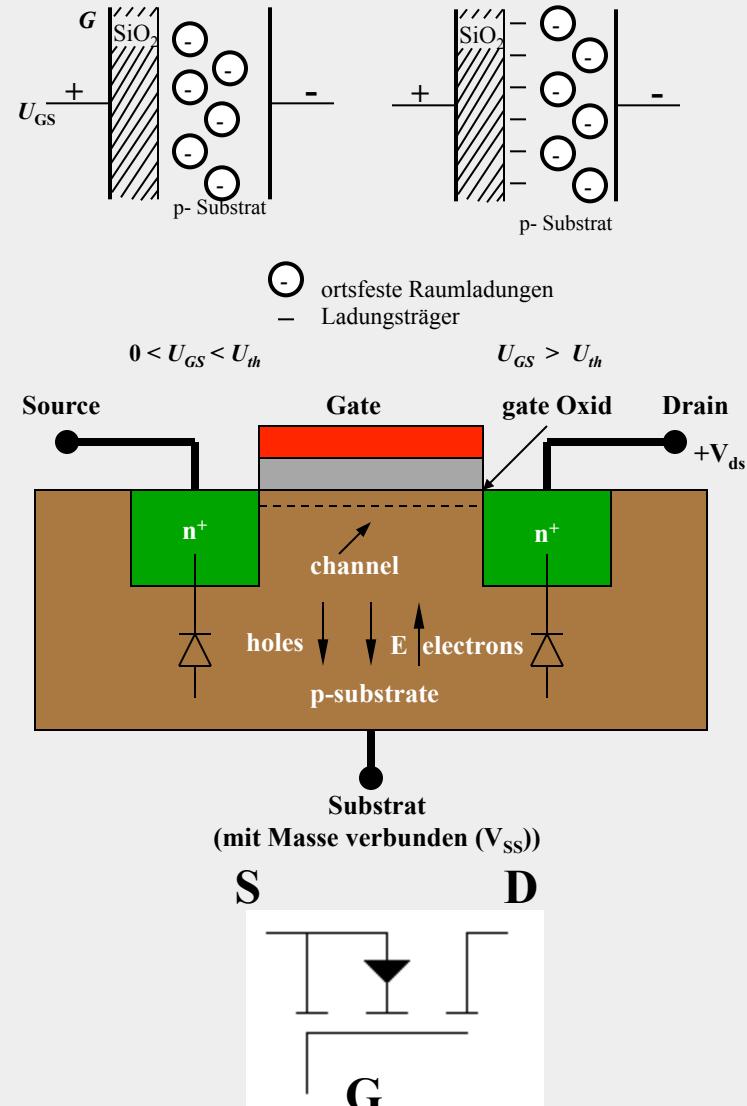
⇒ Schreibutensilien

- (Kurven-)Lineal, Stifte

⇒ Nicht-Muttersprachler Deutsch: Wörterbuch

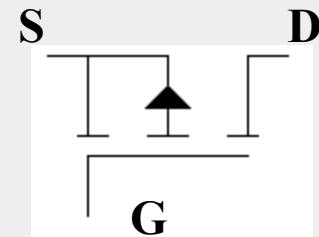
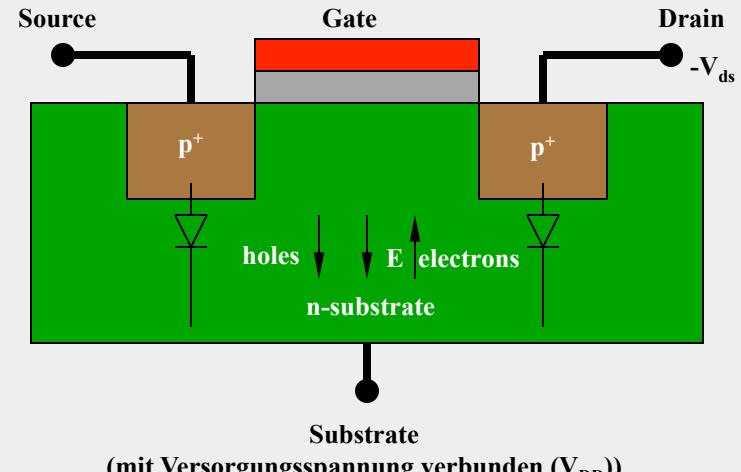
Der NMOS-Transistor

- Anreicherungstyp
 - ⇒ enhancement
 - ⇒ selbstsperrend
- Funktionsweise
 - ⇒ Unter der Oxidschicht werden durch Influenz Ladungsträger angesammelt
 - ⇒ Die Raumladungen (Löcher) werden zurückgedrängt
 - ⇒ Es bildet sich ein n-Kanal
 - ⇒ Die Dicke des Kanals hängt von U_{GS} ab
- Source ist mit dem Substrat verbunden
- Der NMOS-Transistor leitet, wenn U_{GS} positiv ist
 - ⇒ Am Gate liegt dann eine positive Spannung gegenüber Source an
- Der NMOS-Transistor sperrt, wenn U_{GS} nahe 0V oder negativ ist



Der PMOS-Transistor

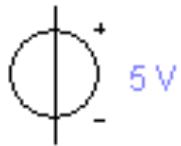
- Alle Dotierungen sind umgekehrt
- Funktionsweise
 - ⇒ Wie bei n-MOS Transistor
 - ⇒ Statt Ladungsträger werden Löcher unter der Oxidschicht durch Influenz angesammelt
 - ⇒ Es bildet sich ein leitender p-Kanal
- Der PMOS-Transistor leitet, wenn U_{GS} negativ ist
 - ⇒ Am Gate liegt dann eine negative Spannung gegenüber Source an
- Der PMOS-Transistor sperrt, wenn U_{GS} nahe 0V oder positiv ist



Der Transistor als Schalter

- Elektronische Verknüpfungsglieder werden aus Halbleiterbauelementen aufgebaut
 - ⇒ Binäre Schaltvariablen werden nach den Gesetzen der Schaltalgebra miteinander verknüpft
 - ⇒ Werte entsprechen der Zweiwertigkeit von Schalterzuständen
- Im Folgenden gilt:
 - ⇒ „Ein“ entspricht „1“
 - In der Regel: 5 V, POWER oder VDD
 - ⇒ „Aus“ entspricht „0“
 - In der Regel: 0 V, GROUND oder VSS
- Verknüpfungsglieder werden zu komplexen Schaltnetzen und Schaltwerken zusammengefasst
 - ⇒ Die Schaltglieder müssen die gleichen Signalpegel besitzen

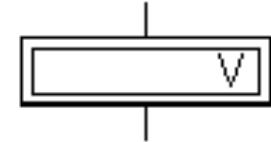
Schaltzeichen nach DIN



Spannungsquelle



NPN-Transistor



Spannungsmessgerät



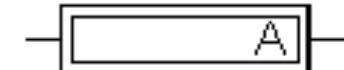
Referenzspannung (GND)



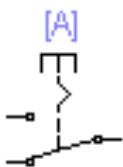
Widerstand



NMOS-Transistor



Strommessgerät



Schalter



PMOS-Transistor



Pegelanzeige

Idealer Schalter

○ Annahme: der Verknüpfungsvorgang

⇒ erfordert keine Leistung

⇒ benötigt keine Zeit

⇒ Im Schalter fällt keine Spannung ab

○ Im Schalterzustand „Ein“

$$R_i = 0$$

$$I = \frac{U_B}{R}$$

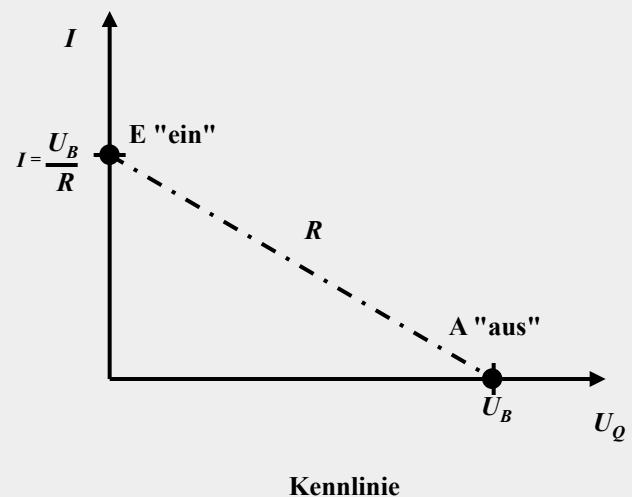
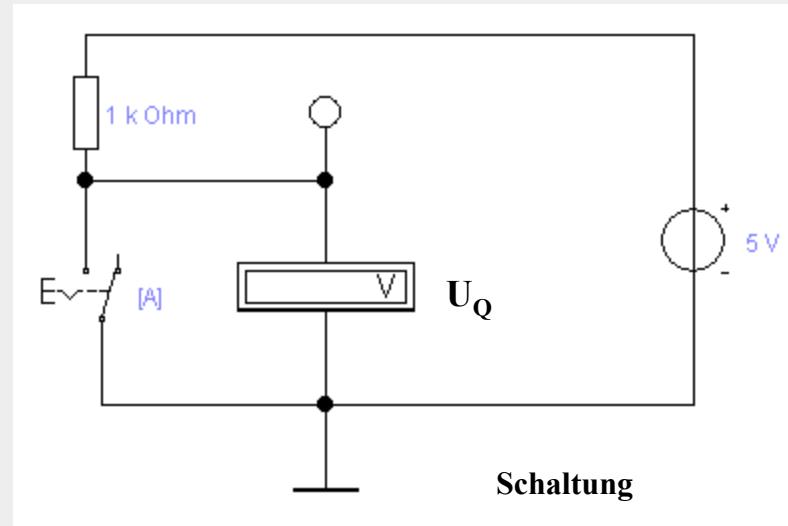
$$U_Q = 0$$

○ Im Schalterzustand „Aus“

$$R_S = \infty$$

$$I = 0$$

$$U_Q = U_B$$



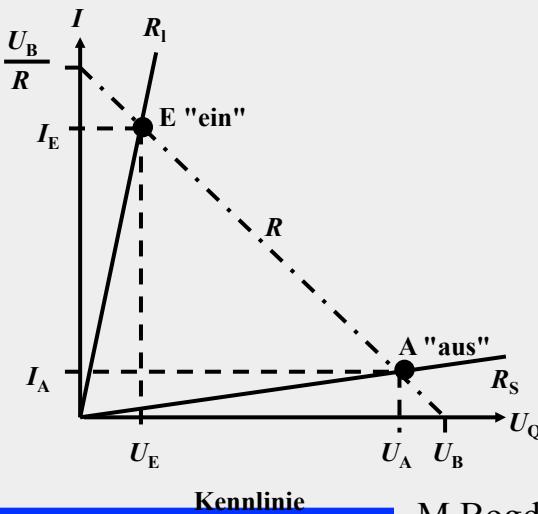
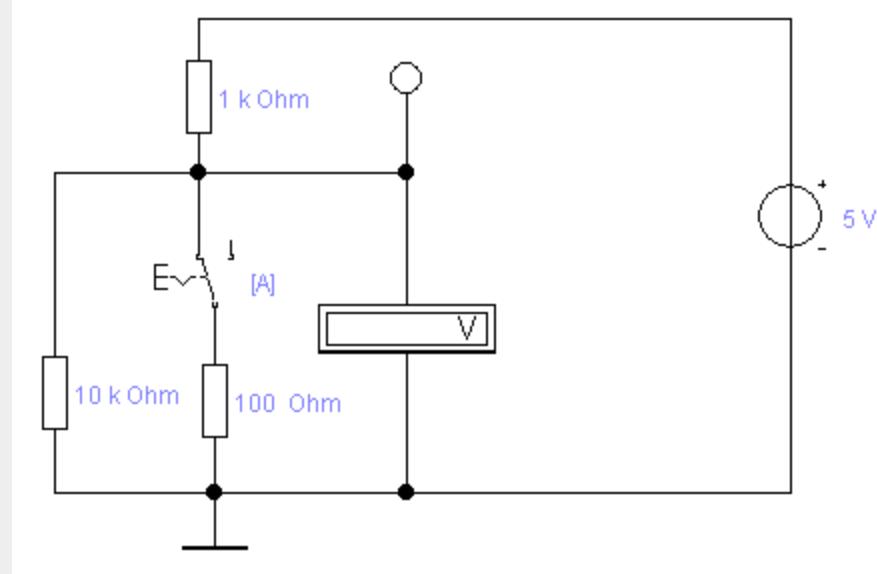
Realer Schalter

- R_i kann nicht 0 sein
- R_S kann nicht unendlich werden
 - ⇒ in der Praxis versucht man, R_i möglichst klein und R_S möglichst groß zu machen
- Im Schalterzustand „Ein“

$$I_E = \frac{U_B}{R + R_i}; U_E = \frac{U_B \cdot R_i}{R + R_i}$$

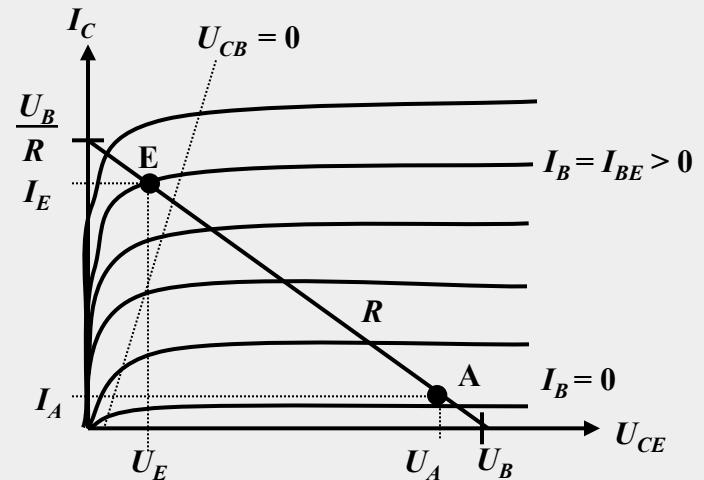
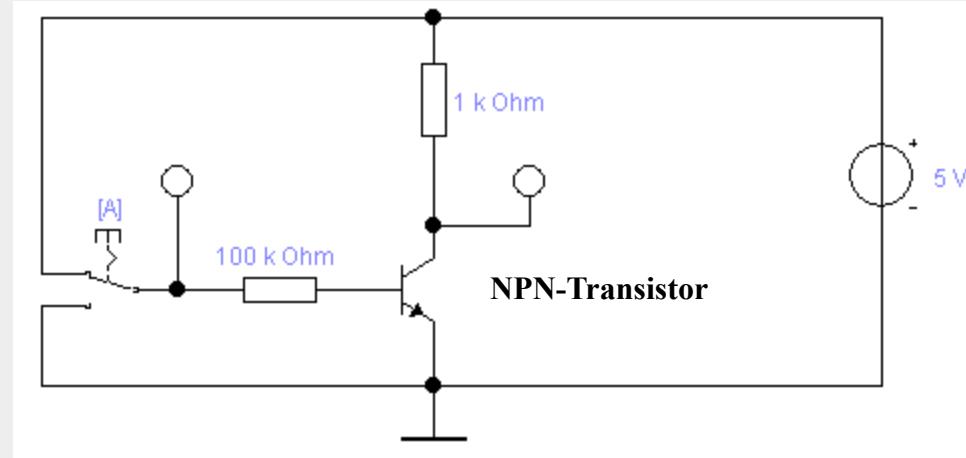
- Im Schalterzustand „Aus“

$$I_A = \frac{U_B}{R + R_S}; U_A = \frac{U_B \cdot R_S}{R + R_S}$$



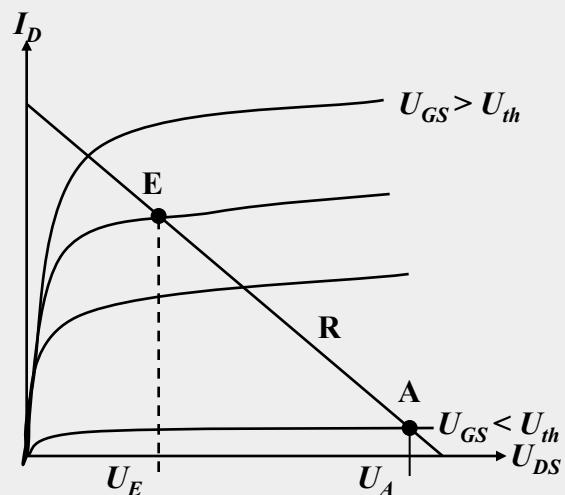
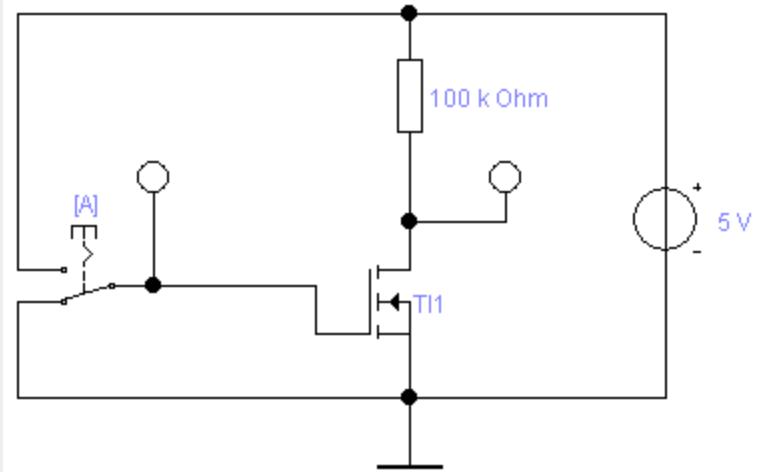
Bipolarer Transistor als Schalter

- Schaltvorgang wird durch den Basisstrom I_B gesteuert
 - ⇒ Schalter Ein: Transistor leitet
 - ⇒ Schalter Aus: Transistor sperrt
- Die Arbeitspunkte werden so berechnet, dass sich der Transistor im Übersteuerungsbereich befindet



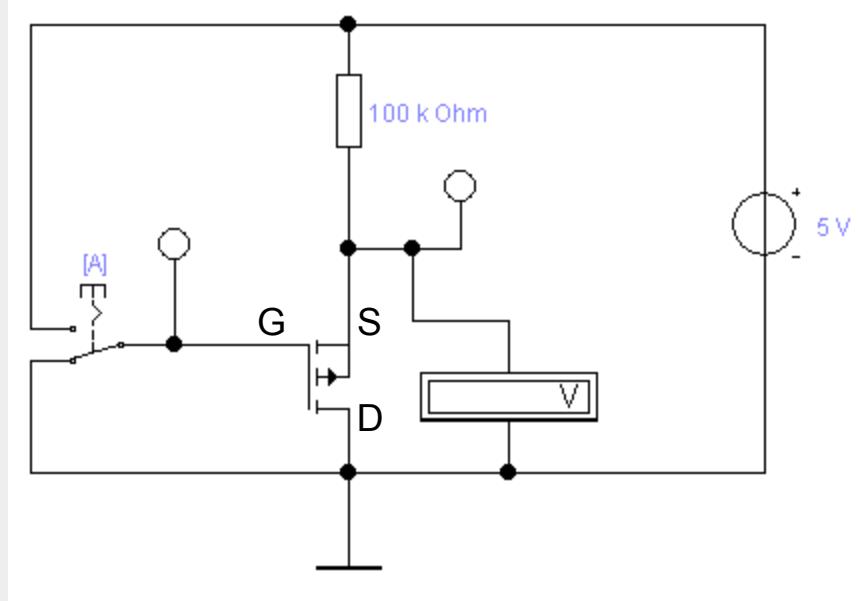
Der NMOS-Transistor als Schalter

- NMOS Transistoren leiten wenn U_{GS} positiv ist
 - ⇒ Verwendung wie bei Bipolar-Transistoren
- Der Substrat-Anschluss (Bulk) muss „negativer“ sein als das Gate
 - ⇒ Häufig zusätzliche negative Spannung (-5V)



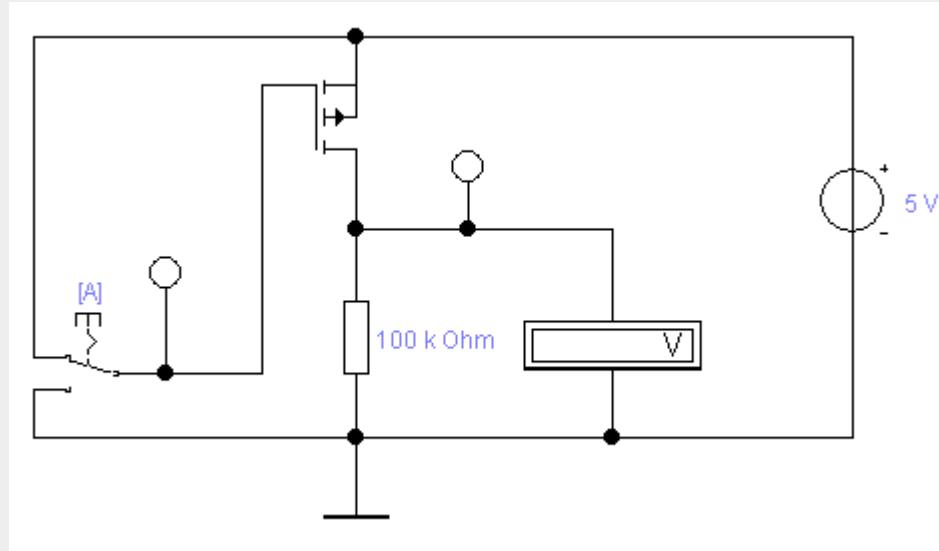
Der PMOS-Transistor als Schalter

- PMOS Transistoren leiten wenn U_{GS} negativ ist
 - Der Gate-Anschluss liegt auf 0 V (Masse)
 - Die Spannung U_{GD} ist hoch (ca. 1,7 V)
 - Der p-MOS-Transistor leitet schlecht, da der Spannungsunterschied zwischen Gate und Source (U_{GS}) gering ist



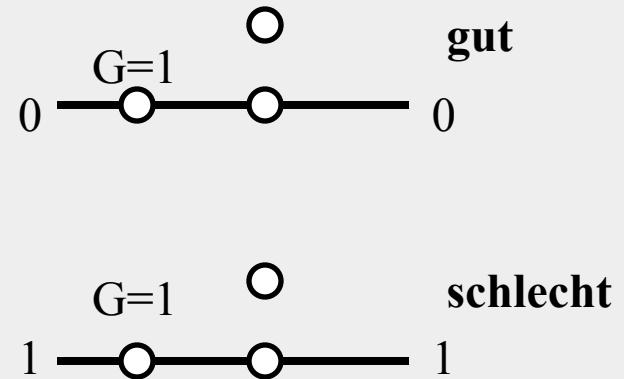
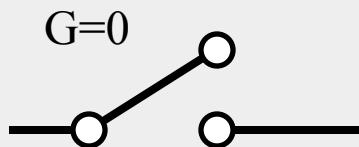
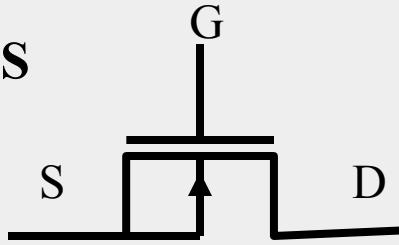
Der PMOS-Transistor als Schalter

- Lösung: Änderung der Schaltung
 - ⇒ Widerstand an Drain
- Besserer Einsatz des PMOS-Transistors
 - ⇒ Der Transistor leitet gut, da der Spannungsunterschied zwischen Gate und Source (U_{GS}) mit 5V hoch ist

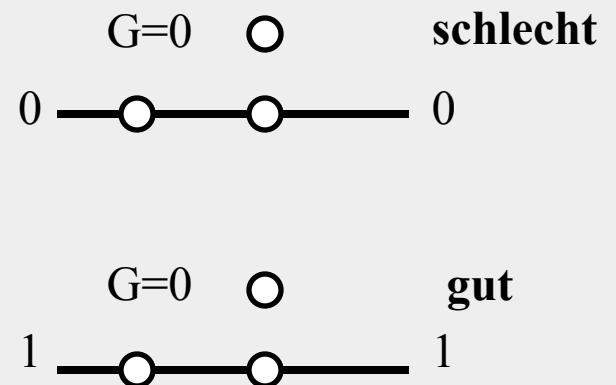
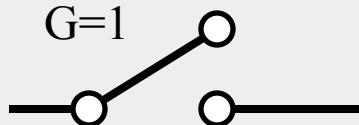
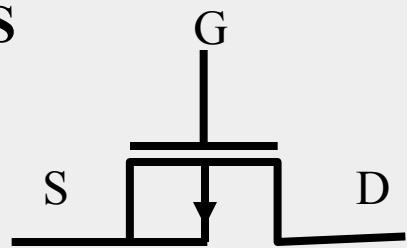


Übersicht: MOS-Transistoren als Schalter

NMOS

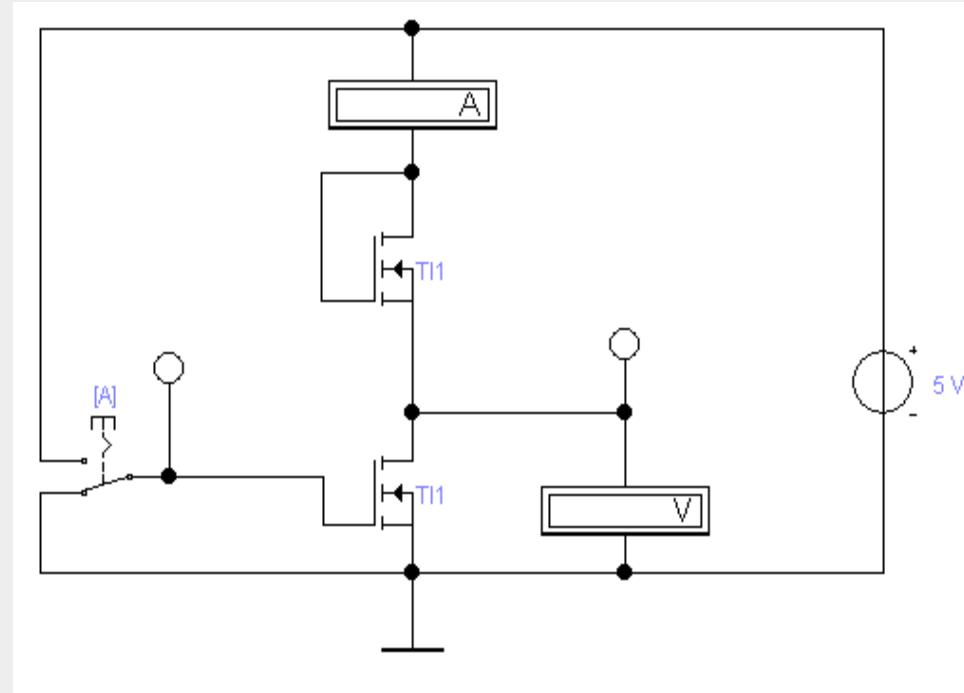


PMOS



Integrierte Widerstände

- In integrierten Schaltkreisen benötigen Widerstände zu viel Platz
 - ⇒ Der Gate-Widerstand kann ersatzlos entfallen, da das Gate isoliert ist und daher kein Strom fließt
 - ⇒ Die Drain-Widerstände können durch schlecht leitende NMOS- bzw. PMOS-Transistoren ersetzt werden
- Nachteile:
 - ⇒ Die Versorgungsspannung und der 0-Pegel werden am Ausgang nicht mehr erreicht
 - ⇒ Schaltungen können so nicht einfach miteinander verbunden werden



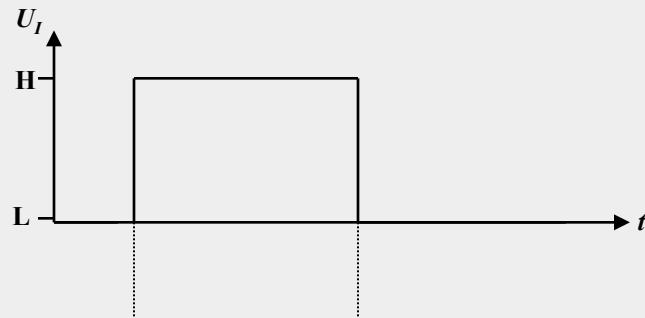
Kenngrößen: Signalpegel

- Die Signale nehmen nie genau GND oder die Versorgungsspannung an
 - ⇒ Ein Transistor ist kein idealer Schalter
 - ⇒ Übersprechen zwischen benachbarten Leitungen
 - ⇒ Der Eingang des nachfolgenden Transistors hat Auswirkungen auf den vorgehenden
- Solche Signale nennt man Störspannungen
- Zur Eliminierung der Störspannungen definiert man Pegel
 - ⇒ High: die Spannung ist hoch
 - Typisch: $> 2,2$ V
 - ⇒ Low: die Spannung ist niedrig
 - Typisch: $< 0,8$ V
- Die Pegel werden willkürlich logischen Werten zugeordnet
 - ⇒ High ist logisch „1“
 - ⇒ Low ist logisch „0“
 - ⇒ Bei negativer Logik sind diese Pegel umgekehrt

Kenngrößen: Signalübergangszeit und -laufzeit

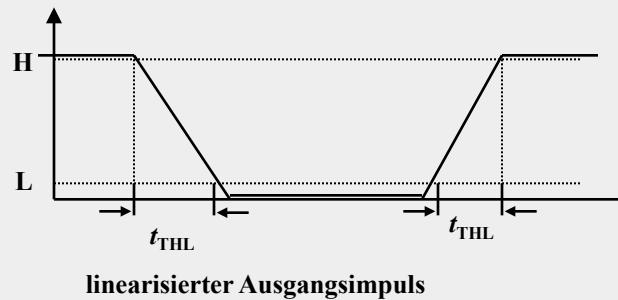
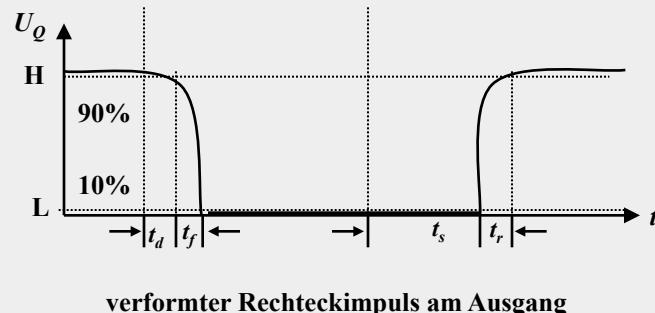
○ Signalübergangszeit

- ⇒ Flankensteilheit
- ⇒ Übergang von „H“ nach „L“ oder „L“ nach „H“

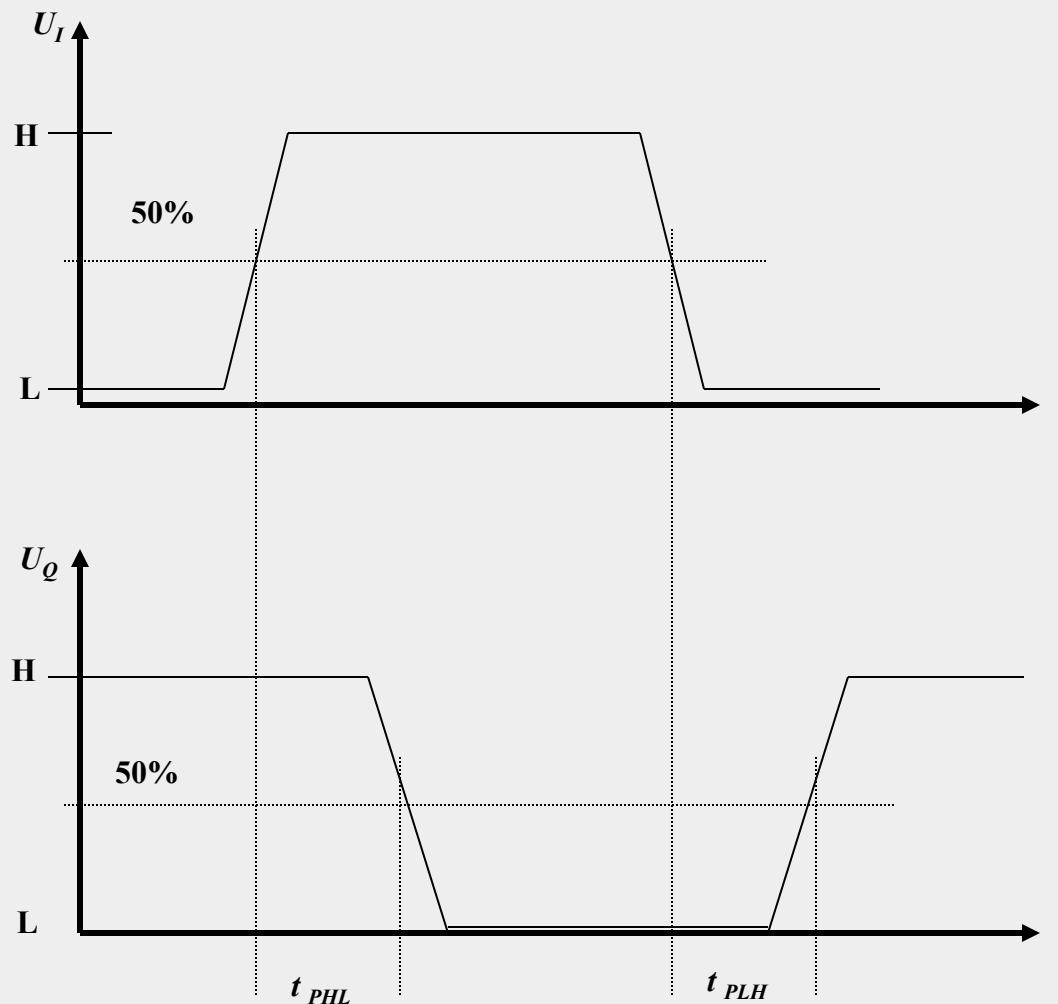


○ Signallaufzeit

- ⇒ Zeit die ein Signalimpuls vom Eingang der Schaltung bis zum Ausgang benötigt



Schaltvorgang eines Inverters

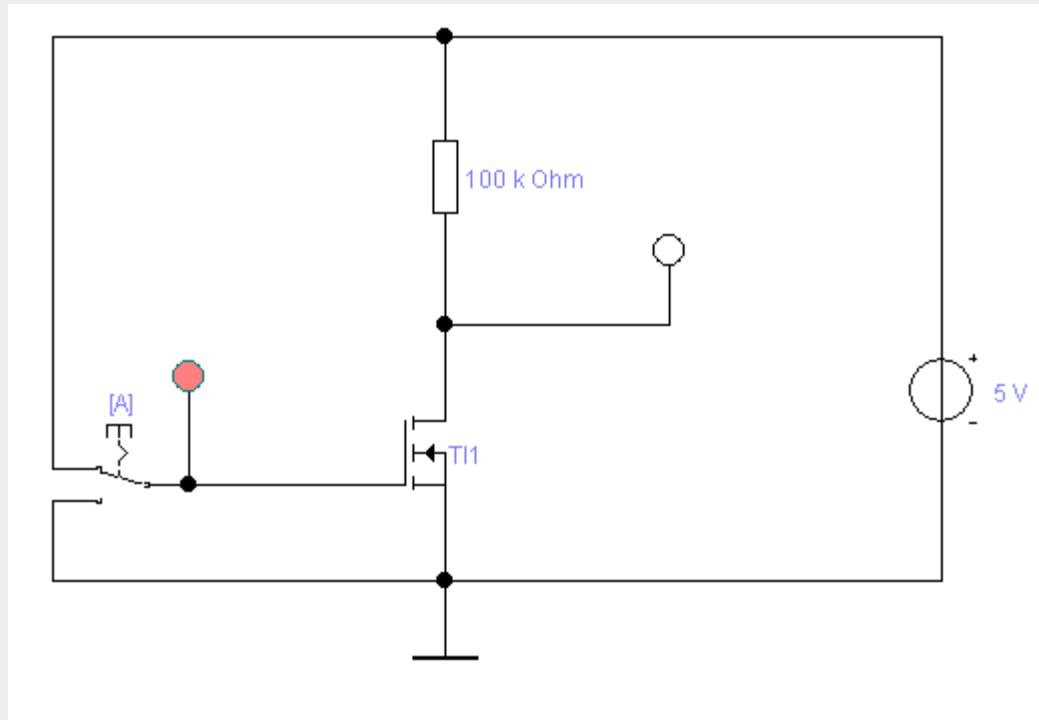


Logische Schaltglieder

- Komplexe Schaltungen werden aus einfachen logischen Gattern aufgebaut
 - ⇒ Man benötigt logische Grundfunktionen
 - UND, ODER, NICHT
- Logische Gatter werden später als atomare Bausteine in der Digitaltechnik betrachtet
 - ⇒ In diesem und im nächsten Kapitel steht der innere Aufbau im Vordergrund
- Die Eingangssignalpegel der Gatter müssen zu den Ausgangssignalpegeln kompatibel sein
 - ⇒ Leitungen verbinden die Ausgänge eines Gatters mit nachfolgenden Gattern

NICHT-Gatter

- Der Wert des Eingangs wird negiert

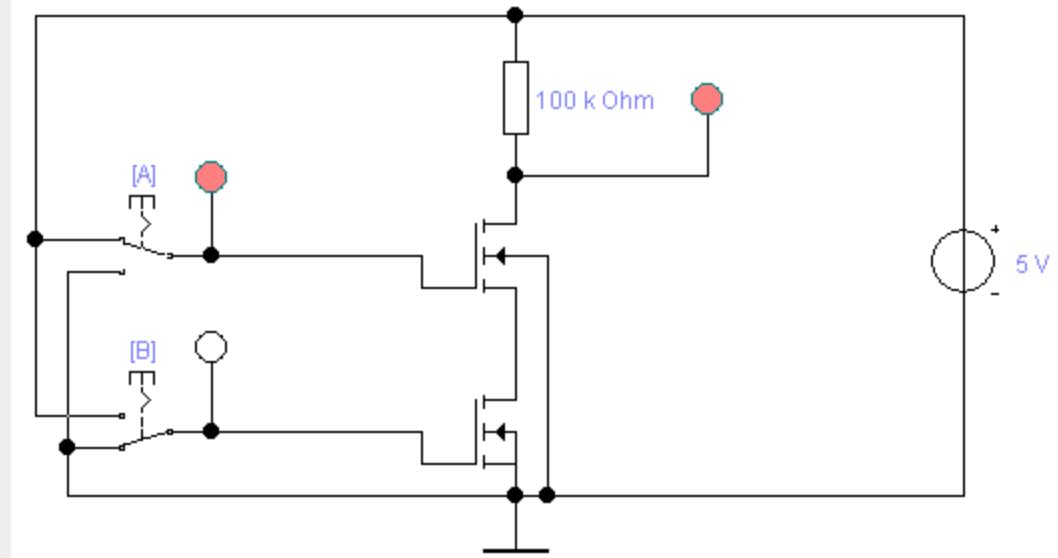
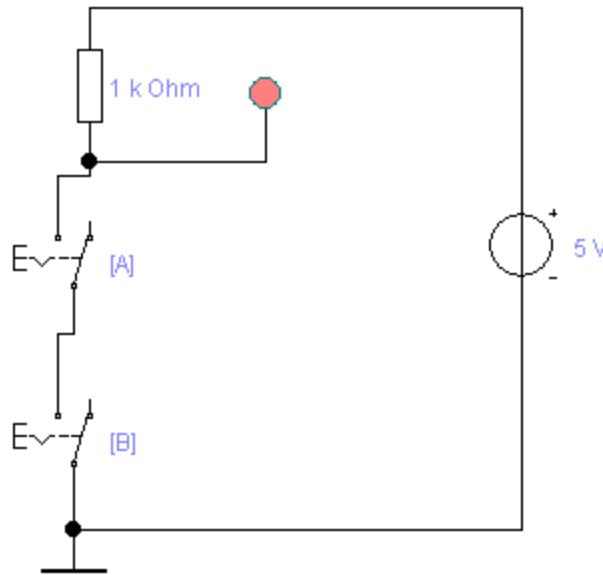


Wertetabelle

A	Y
0	1
1	0

NAND-Gatter

○ Reihenschaltung zweier Schalter/Transistoren



NAND-Verknüpfung mit Schaltern

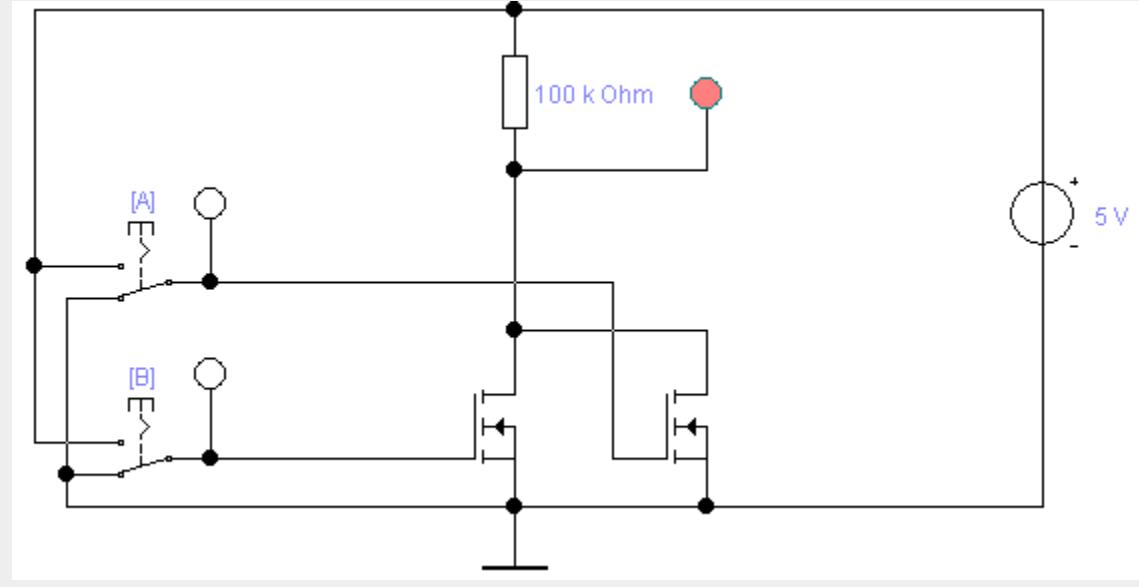
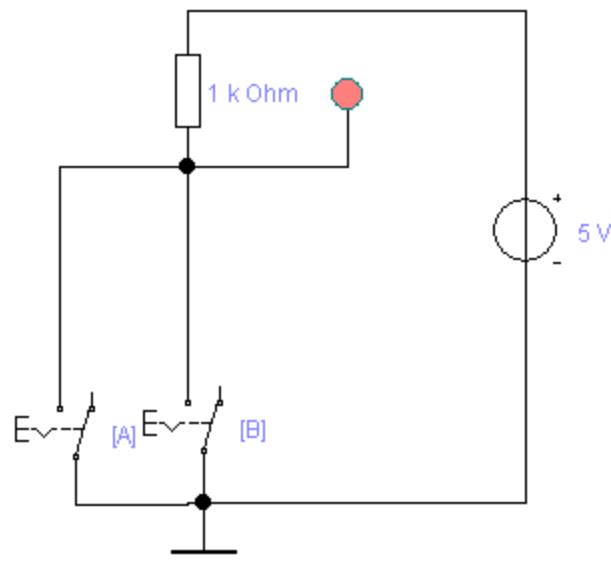
A	B	Y
0	0	1
0	1	1
1	0	1
1	1	0

Wertetabelle

NAND-Verknüpfung mit NMOS-Transistoren

NOR-Gatter

○ Parallelschaltung zweier Schalter/Transistoren



NOR-Verknüpfung
mit Schaltern

Wertetabelle

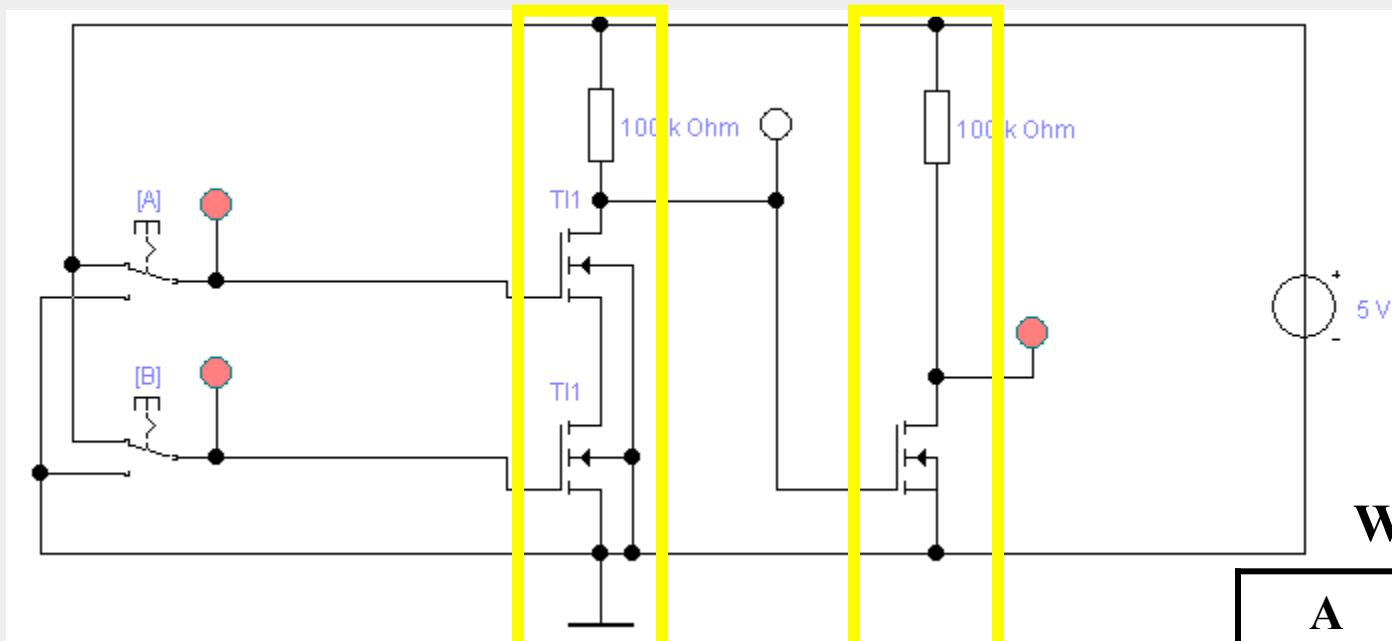
A	B	Y
0	0	1
0	1	0
1	0	0
1	1	0

NOR-Verknüpfung
mit NMOS-Transistoren

UND-Gatter

○ Verknüpfung aus NAND und NICHT

⇒ NMOS-Transistorschaltbild



Wertetabelle

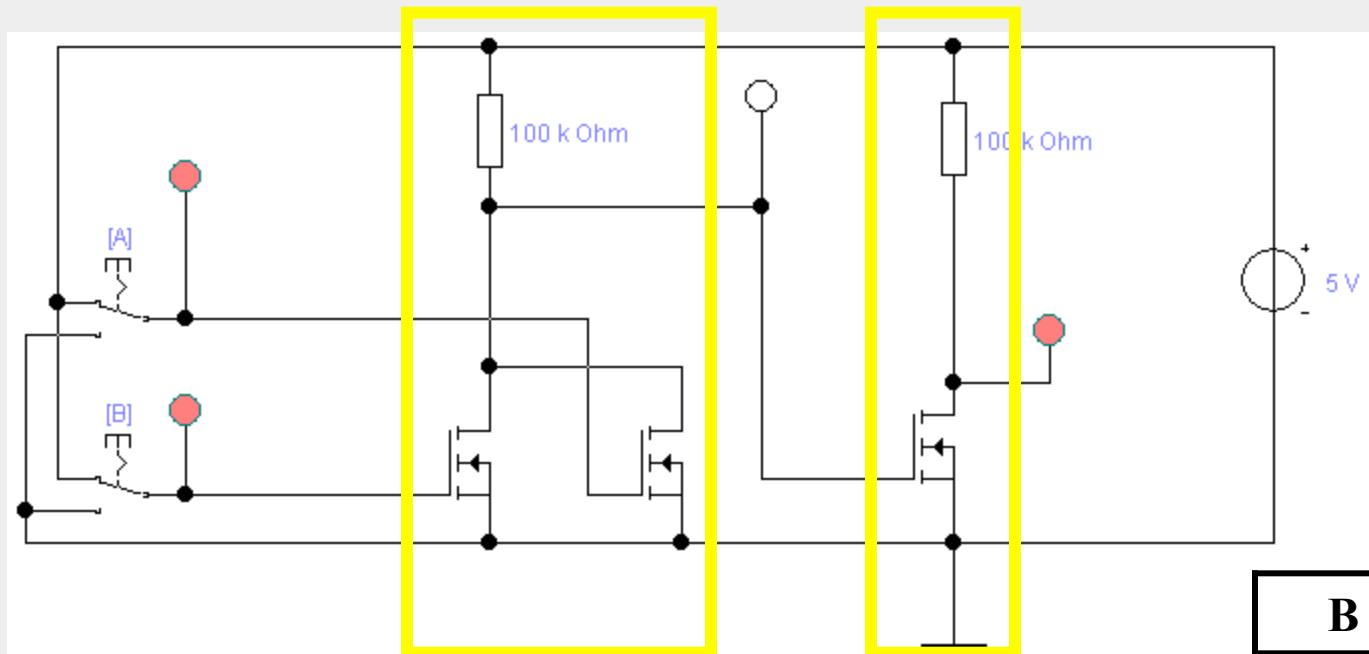
A	B	Y
0	0	0
0	1	0
1	0	0
1	1	1

M.Bogdan

ODER-Gatter

○ Verknüpfung aus NOR und NICHT

⇒ NMOS-Transistorschaltbild



Wertetabelle

B	A	Y
0	0	0
0	1	1
1	0	1
1	1	1

M.Bogdan

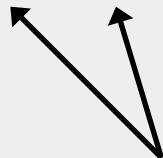
Vollständige Gruppen

- Eine Gruppe von Gattern, die alle Boole'schen Verknüpfungen realisieren, nennt man vollständig

⇒ **NAND₂**

⇒ **NOR₂**

⇒ **AND₂, OR₂, NOT**

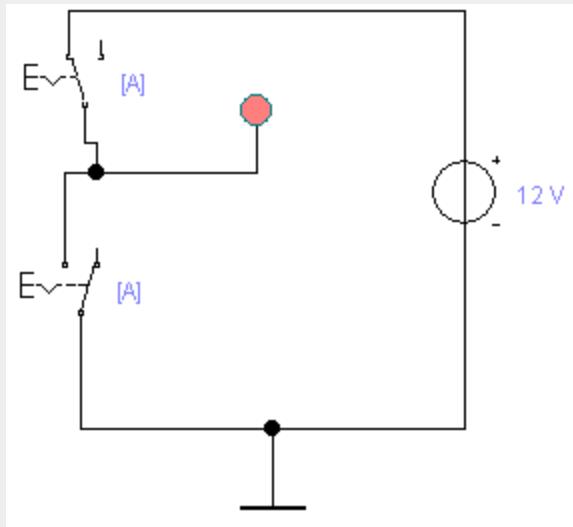


Indizes: Anzahl der Eingänge

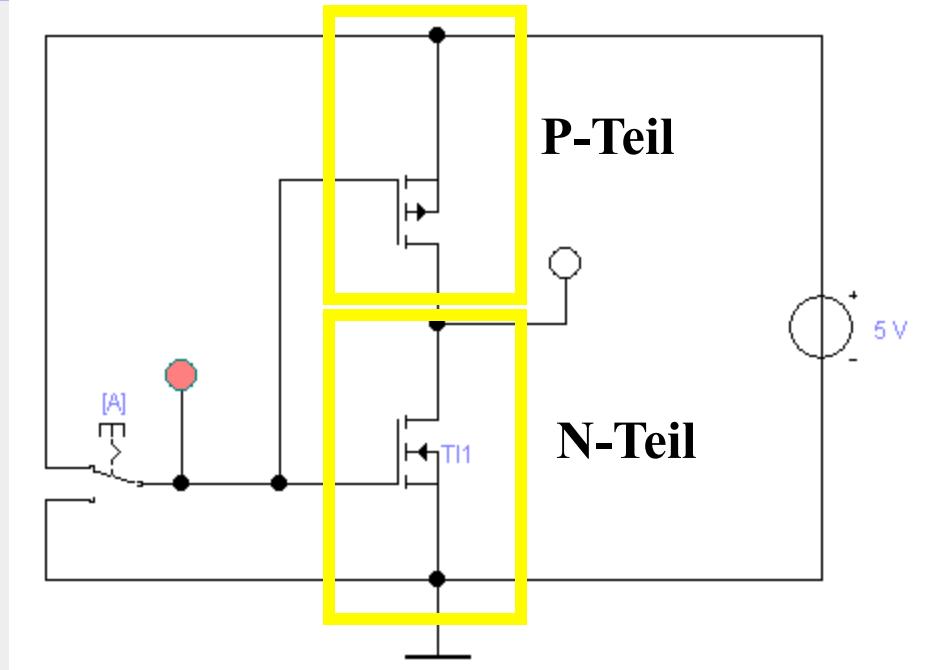
Logische Schaltungen in CMOS-Technik

- Heute werden fast alle logischen Bauelemente in CMOS-Technik hergestellt
 - ⇒ CMOS: Complementary MOS
- Prinzip
 - ⇒ Widerstand wird durch einen geschalteten PMOS-Transistor ersetzt
 - ⇒ PMOS-Transistoren schalten komplementär zu NMOS-Transistoren
 - Der pMOS-Transistor leitet, wenn eine „0“ anliegt und sperrt bei einer „1“
 - Der nMOS-Transistor leitet, wenn eine „1“ anliegt und sperrt bei einer „0“
 - NMOS-Transistoren schalten die „0“ gut durch
 - NMOS-Transistoren werden mit der Referenzspannung (GND) verbunden
 - PMOS-Transistoren schalten die „1“ gut durch
 - PMOS-Transistoren werden mit der Spannungsversorgung verbunden
 - ⇒ Auf jedem Pfad zwischen VDD und GND ist mindestens ein Transistor gesperrt
- Vorteil
 - ⇒ Keine Widerstände
 - ⇒ Es fließt nur ein sehr geringer Strom
- Nachteil
 - ⇒ Schwierigere Herstellung
 - NMOS- und PMOS Transistoren auf einem Substrat integrieren
 - ⇒ Bei Schaltvorgang kurzzeitig hoher Strom!

CMOS NICHT-Gatter

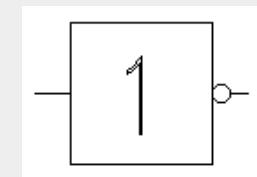


CMOS NICHT-Verknüpfung mit Schaltern
(Beide Schalter werden mit dem gleichen Eingangssignal Gesteuert)



CMOS NICHT-Verknüpfung mit MOS-Transistoren
Wertetabelle

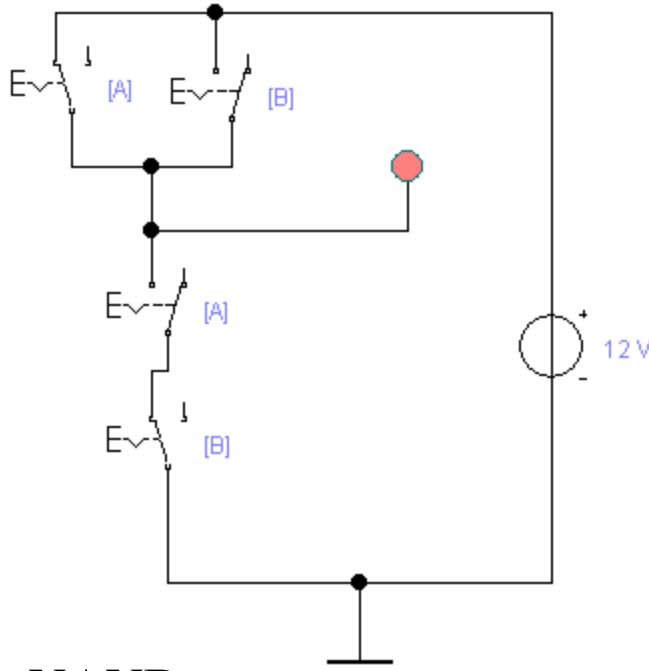
A	Y
0	1
1	0



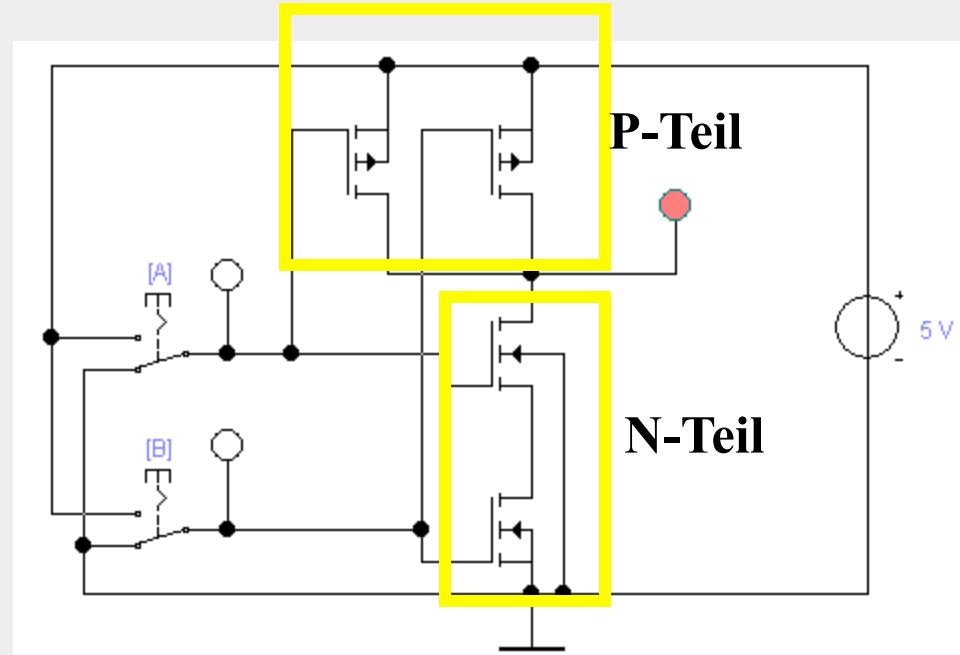
Schaltzeichen

M.Bogdan

CMOS NAND-Gatter



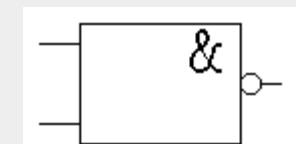
NAND-
Verknüpfung
mit Schaltern



Wertetabelle

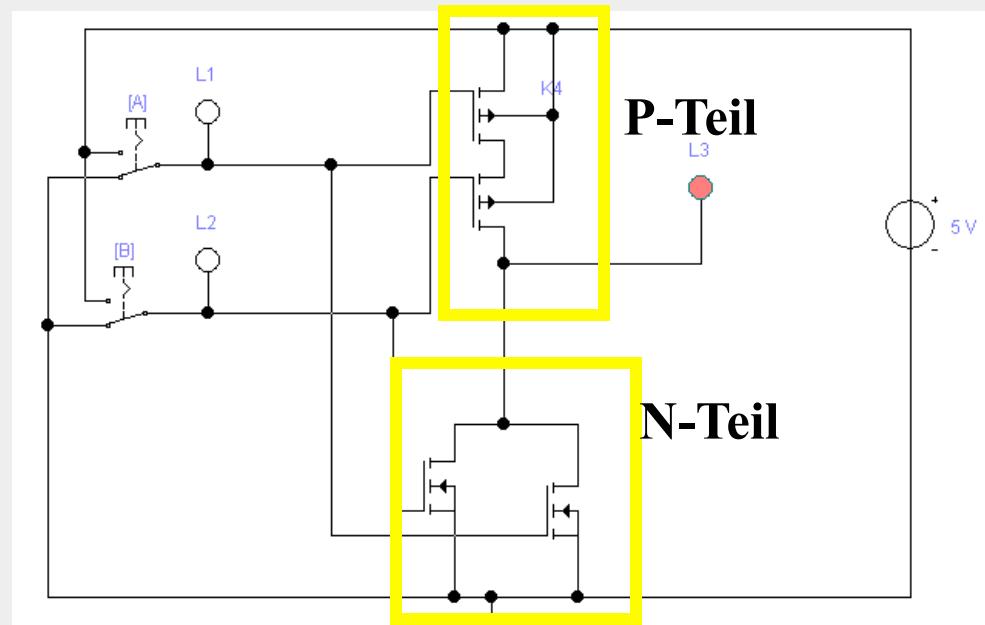
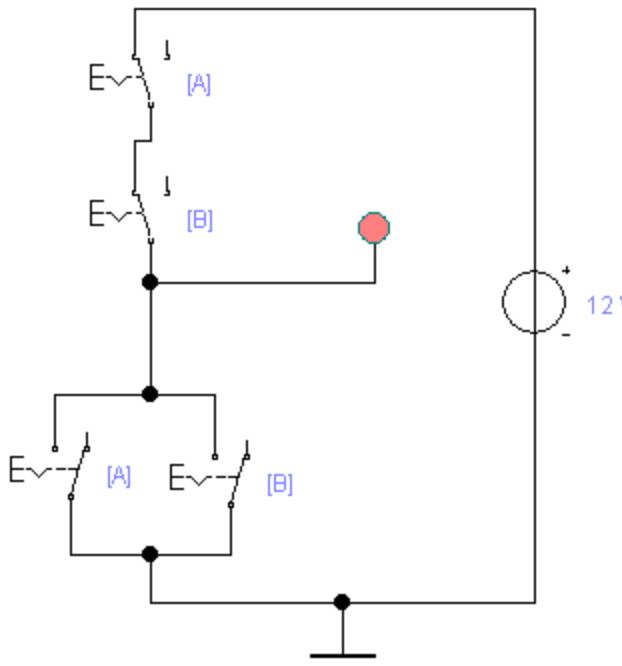
B	A	Y
0	0	1
0	1	1
1	0	1
1	1	0

NAND-Verknüpfung
mit MOS-Transistoren



Schaltzeichen

CMOS NOR-Gatter

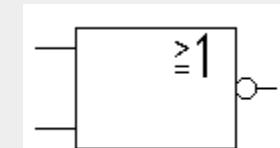


**NOR-
Verknüpfung
mit Schaltern**

Wertetabelle

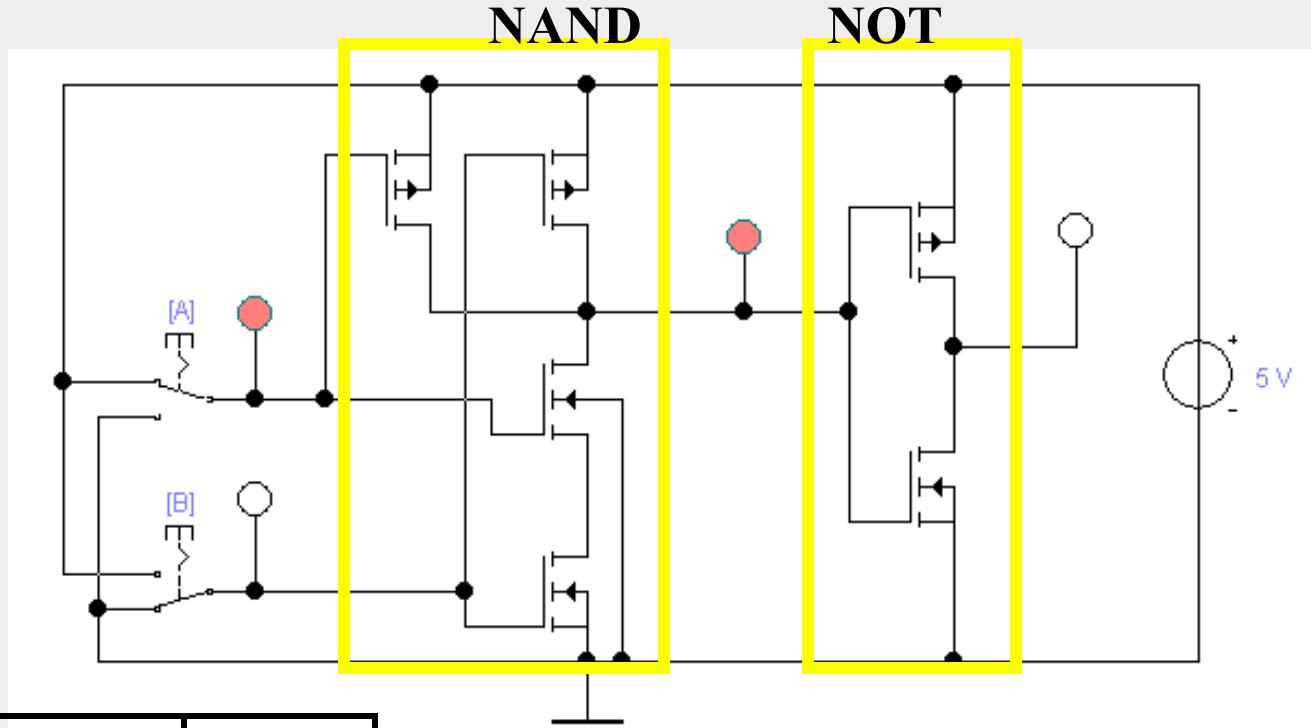
B	A	Y
0	0	1
0	1	0
1	0	0
1	1	0

**NOR-Verknüpfung
mit MOS-Transistoren**



Schaltzeichen

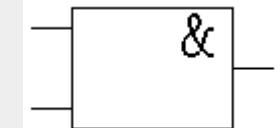
CMOS UND-Gatter



Wertetabelle

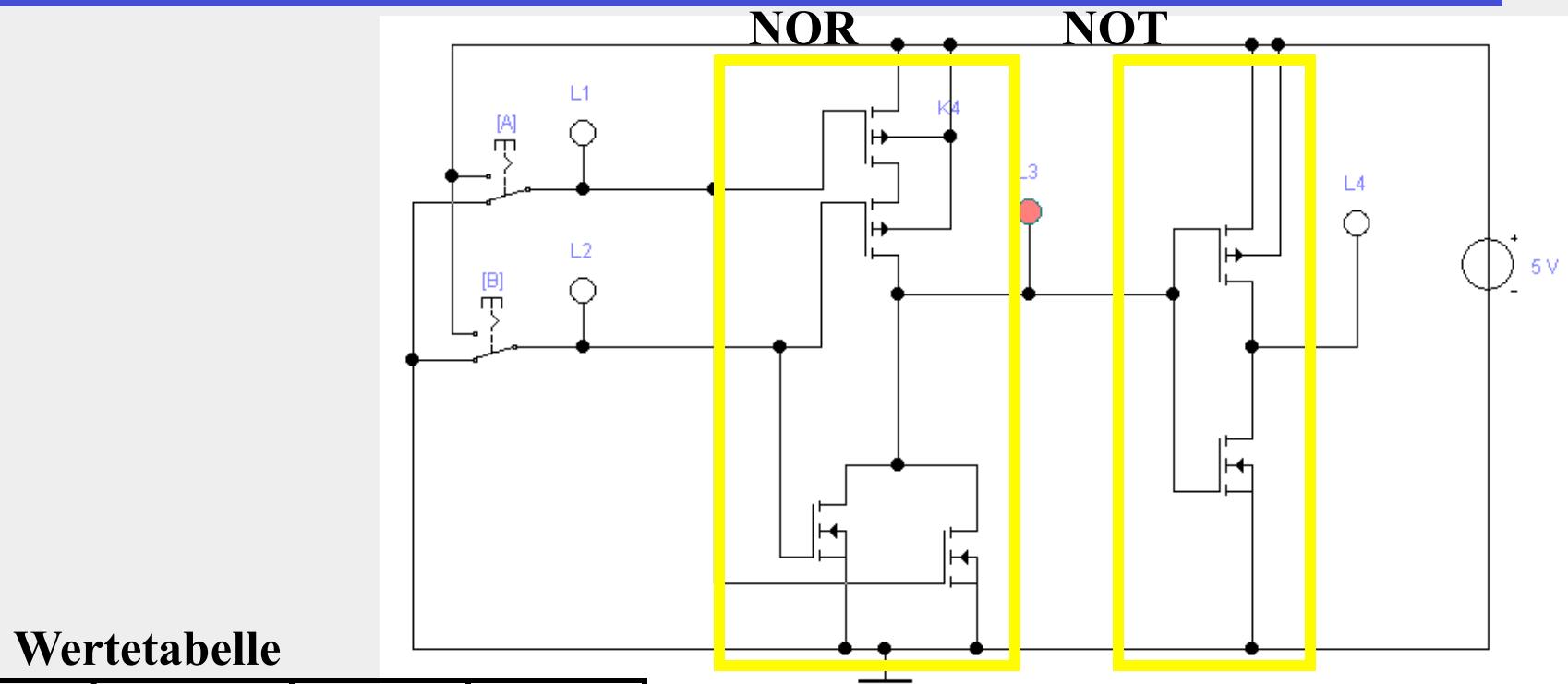
B	A	NAND	UND
0	0	1	0
0	1	1	0
1	0	1	0
1	1	0	1

UND-Verknüpfung aus
NAND und NOT



Schaltzeichen

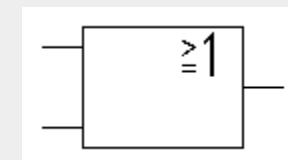
CMOS ODER-Gatter



Wertetabelle

B	A	NOR	ODER
0	0	1	0
0	1	0	1
1	0	0	1
1	1	0	1

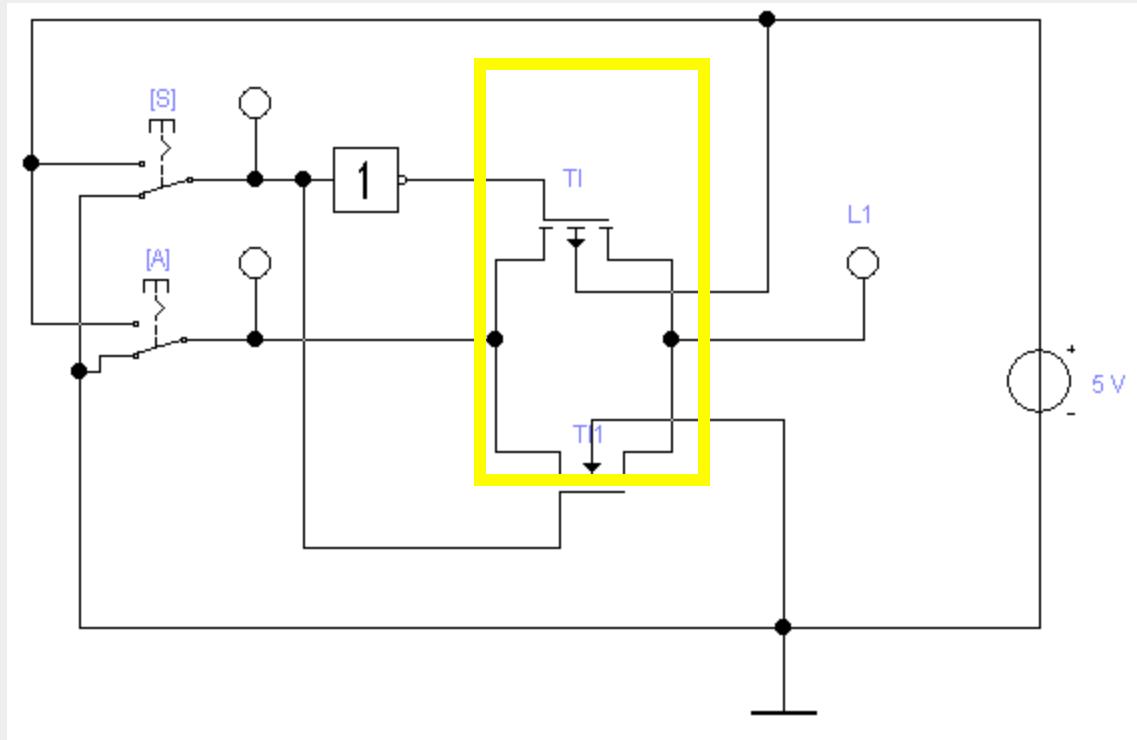
ODER-Verknüpfung aus
NOR und NOT



Schaltzeichen

Komplementärschalter (Transmission Gate)

- Parallelenschaltung eines PMOS- und eines NMOS-Transistors
⇒ Schalter S erlaubt Durchschalten des Signals an Schalter A

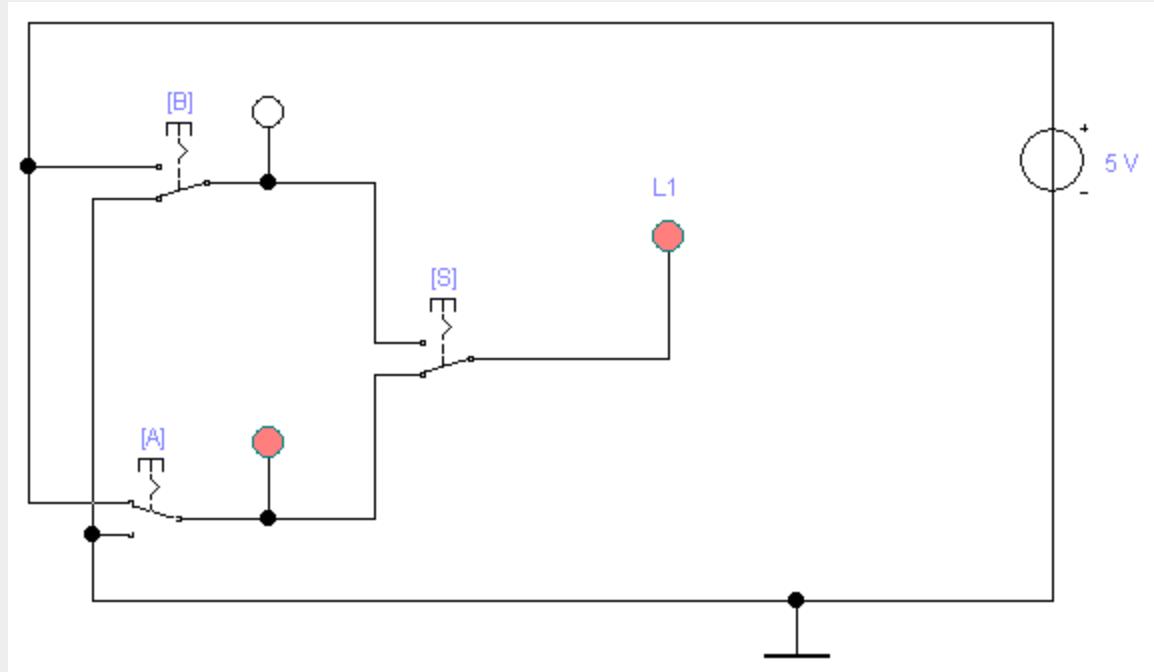


Multiplexer

- Wählt den Signalfluss über ein Steuersignal

Wertetabelle

S	B	A	MUX
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

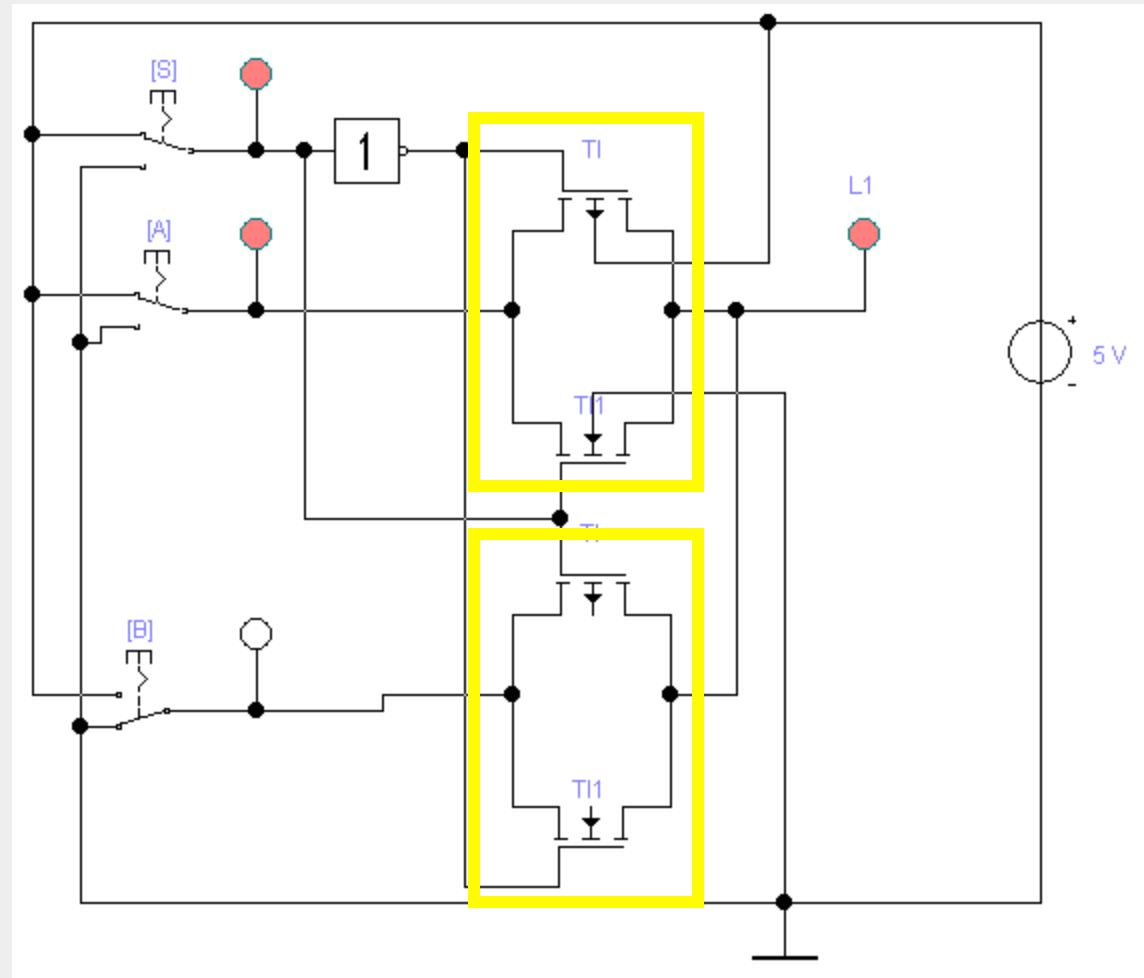


Multiplexer

- Multiplexer können aus Komplementärschaltern aufgebaut werden

Wertetabelle

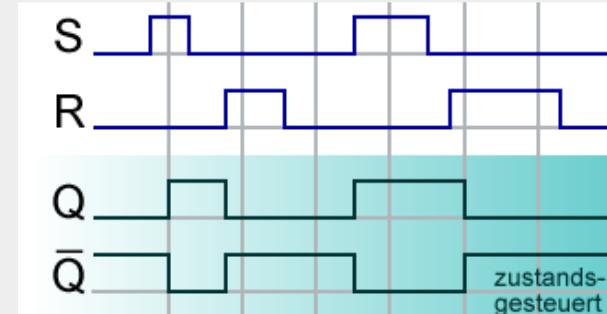
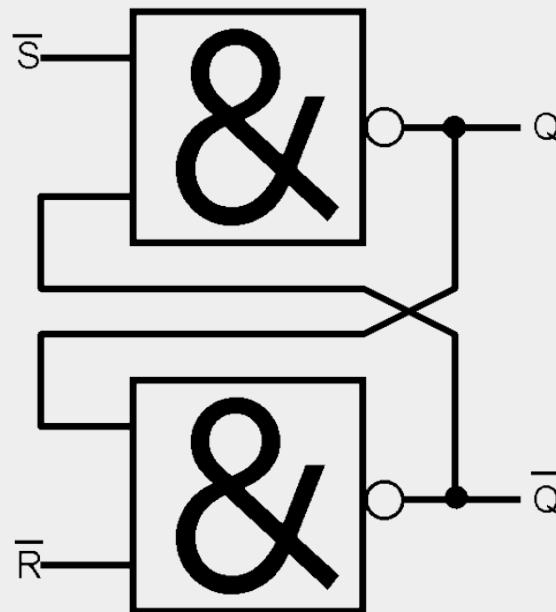
S	B	A	MUX
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1



FlipFlop

○ FlipFlop

- ⇒ Hält stabile Zustände
- ⇒ Für Zähler entwickelt



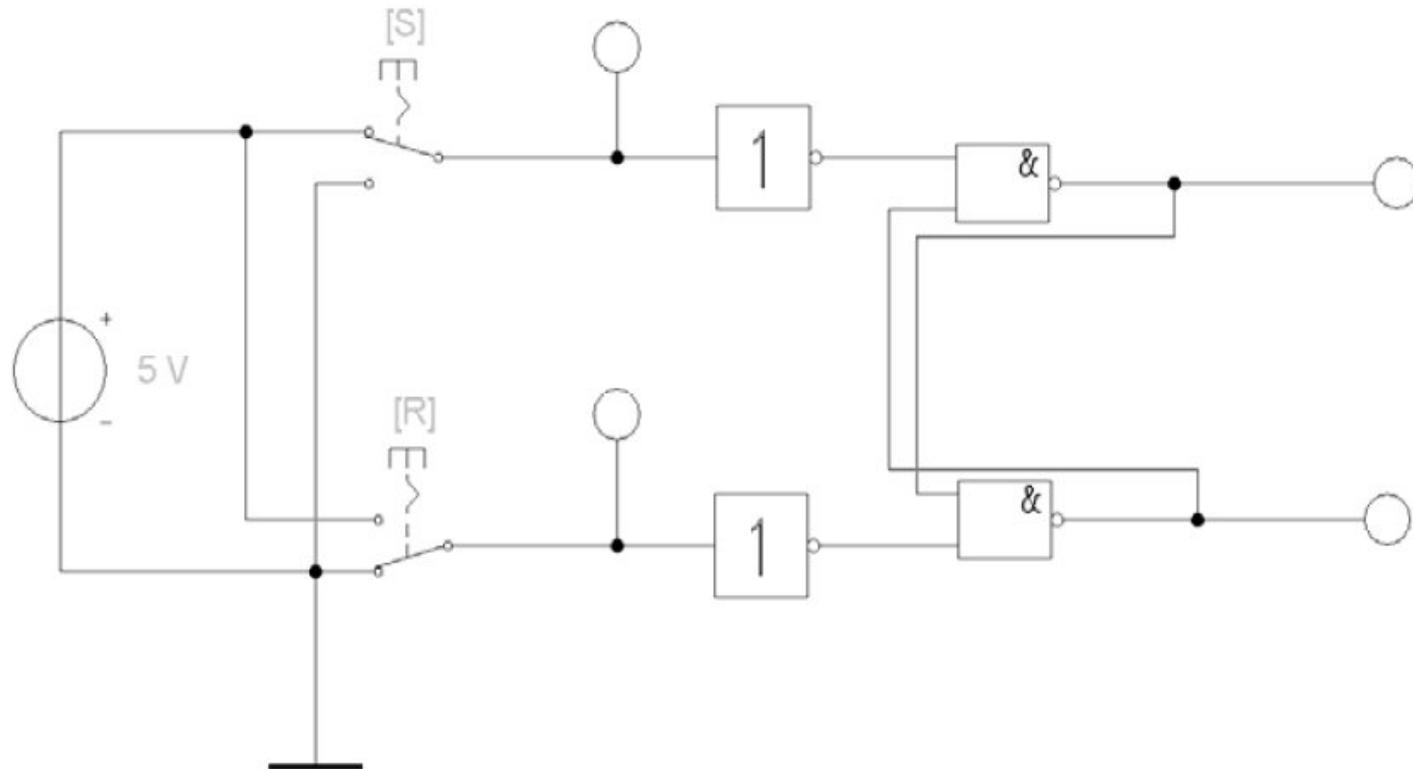
S	R	Q	\bar{Q}
0	0	Q_{-1}	\bar{Q}_{-1}
1	0	1	0
0	1	0	1
1	1	X	X

NAND

B	A	Y
0	0	1
0	1	1
1	0	1
1	1	0

FlipFlop

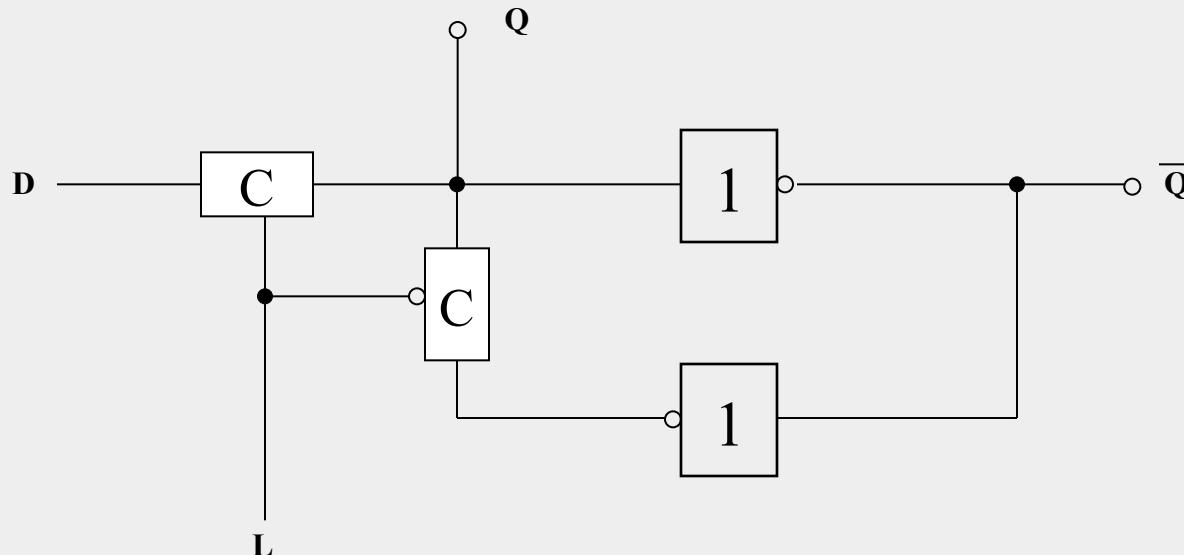
○ FlipFlop



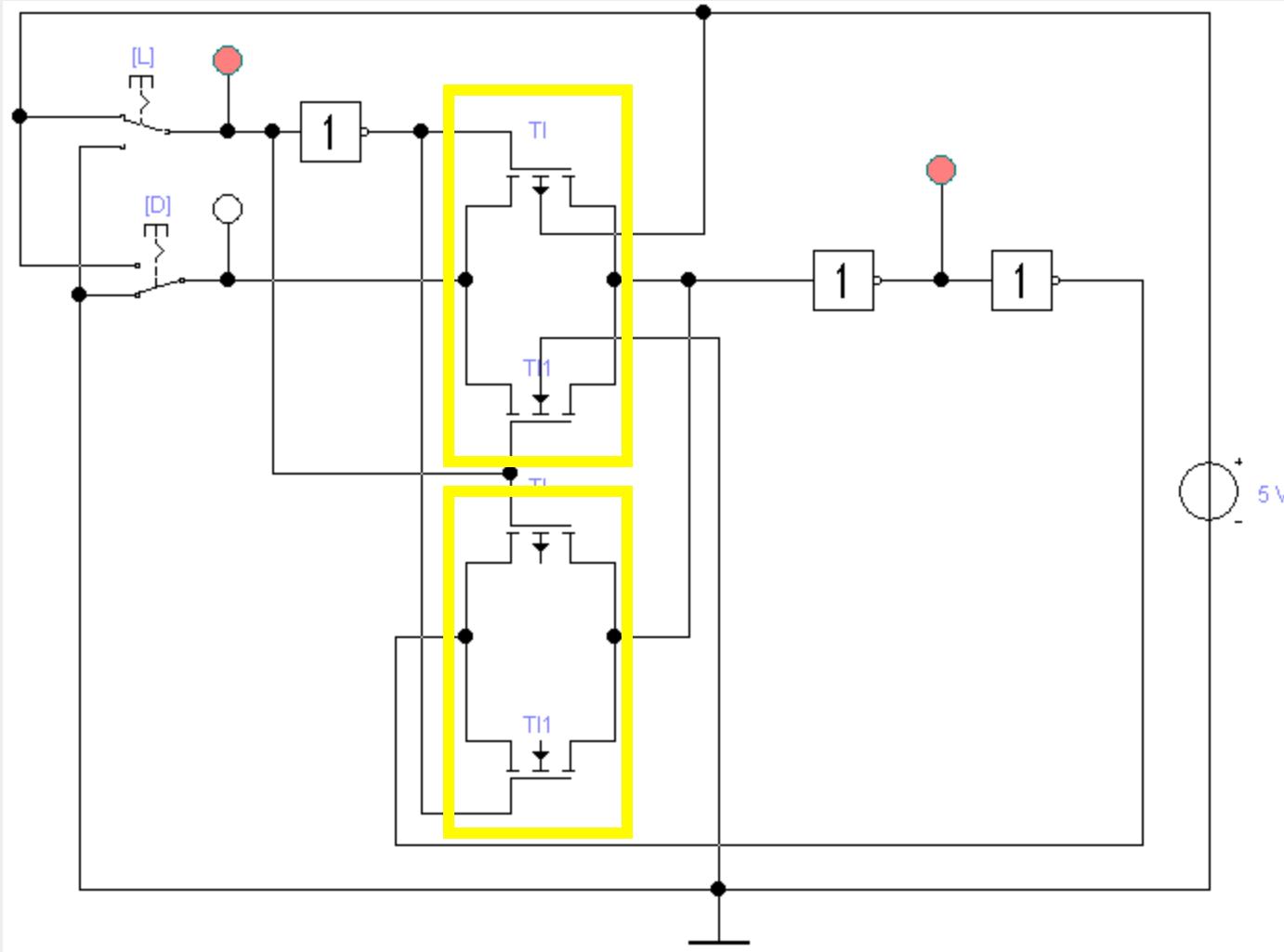
Speicherglied

- Auch ein Speicherelement kann aus den bisher behandelten CMOS-Strukturen aufgebaut werden
 - ⇒ Man benötigt zwei Inverter und einen Multiplexer.
 - ⇒ Die Ausgabe folgt der Eingabe, wenn $L=1$
 - ⇒ Die Ausgabe speichert den letzten Wert, wenn $L=0$

- Schaltbild:



Schaltverhalten des Speichers



Größe der CMOS-Schaltfunktionen

Schaltfunktion	Anzahl der Transistoren
NICHT	2
NAND	4
NOR	4
UND	6
ODER	6
Komplementärschalter	4
Multiplexer	6
FlipFlop	12
Speicher	10

Komplexe Schaltfunktionen

○ Zwei Möglichkeiten

- ⇒ Aufbau durch einfache Gatter
- ⇒ Realisierung als CMOS-Schaltfunktion

○ Grundregeln des CMOS-Entwurfs

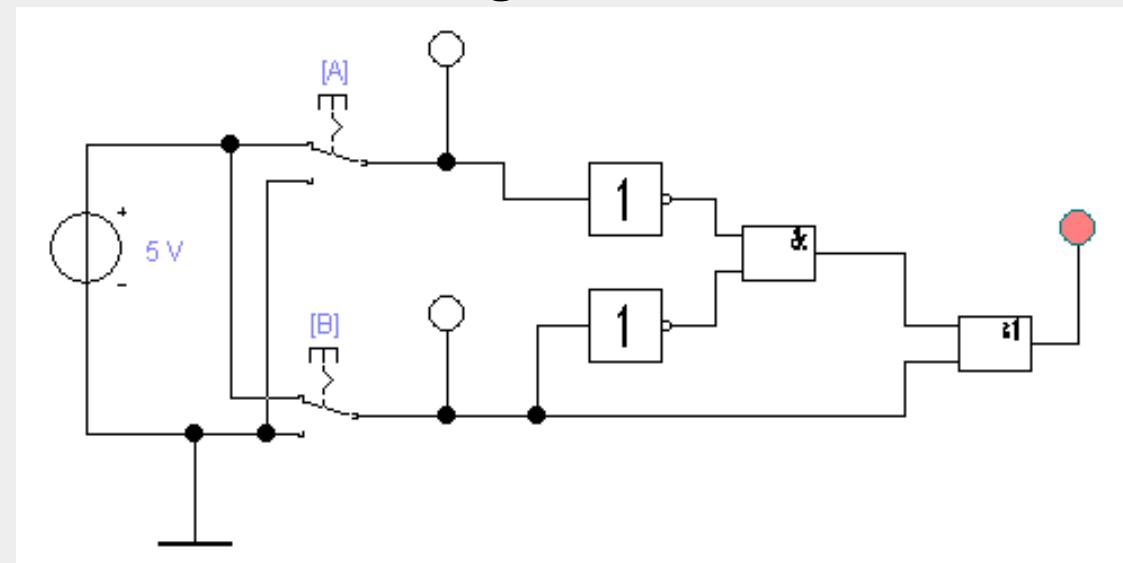
- ⇒ Zu keinem Zeitpunkt darf ein Pfad von der Spannungsversorgung zur Referenzspannung geschaltet sein
 - Alle parallelen NMOS-Transistoren müssen im P-Teil in Reihe geschaltet werden
 - Alle in Reihe geschalteten NMOS-Transistoren müssen im P-Teil parallel geschaltet werden
- ⇒ PMOS-Transistoren schalten die Spannungsversorgung
- ⇒ NMOS-Transistoren schalten die Referenzspannung

Beispiel

○ Gegeben: Die Wertetabelle

B	A	Y
0	0	1
0	1	0
1	0	1
1	1	1

Realisierung mit einfachen Gattern



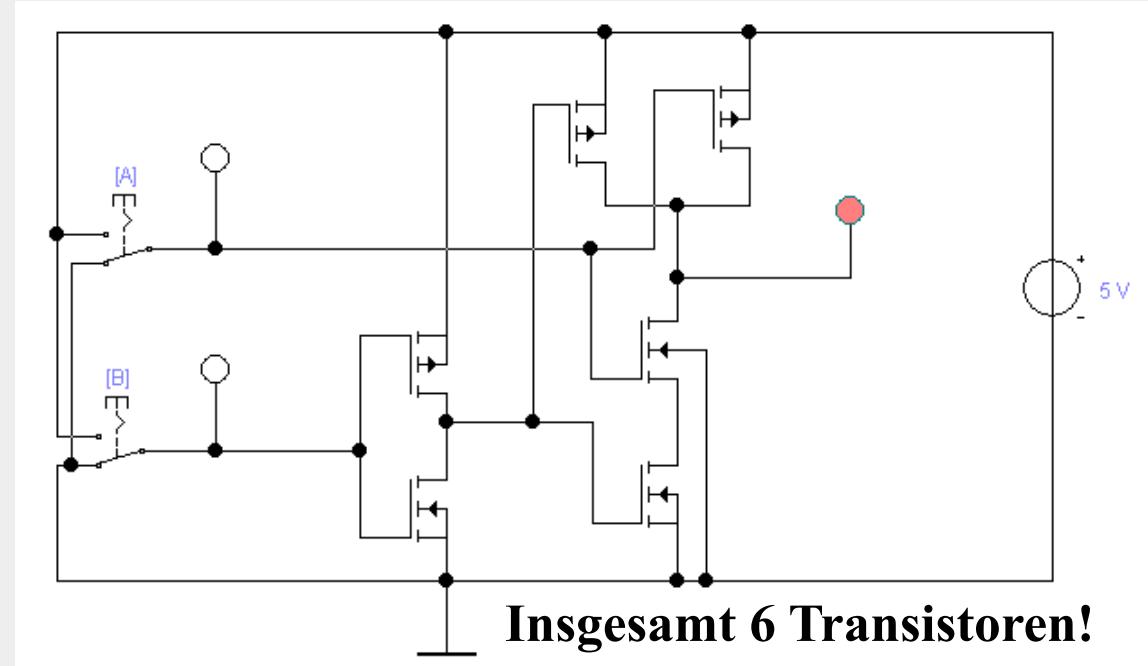
Insgesamt $2+2+6+6=16$ Transistoren!

Realisierung als CMOS Komplexgatter

○ Realisierung als CMOS-Komplexgatter

- ⇒ Entwicklung des N-Teils aus den Nullstellen der Wertetabelle
 - Die Schaltung hat den Wert „0“ wenn A auf „1“ ist und B auf „0“
 - Negation des Signals B zu $\neg B$
 - Reihenschaltung von A und $\neg B$
- ⇒ Entwicklung des P-Teils durch Reihen/Parallel Wandlung aus dem N-Teil

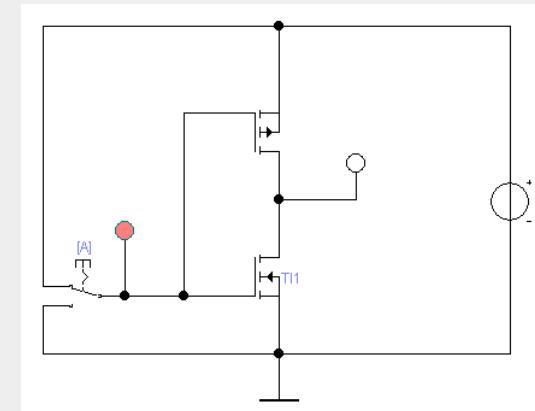
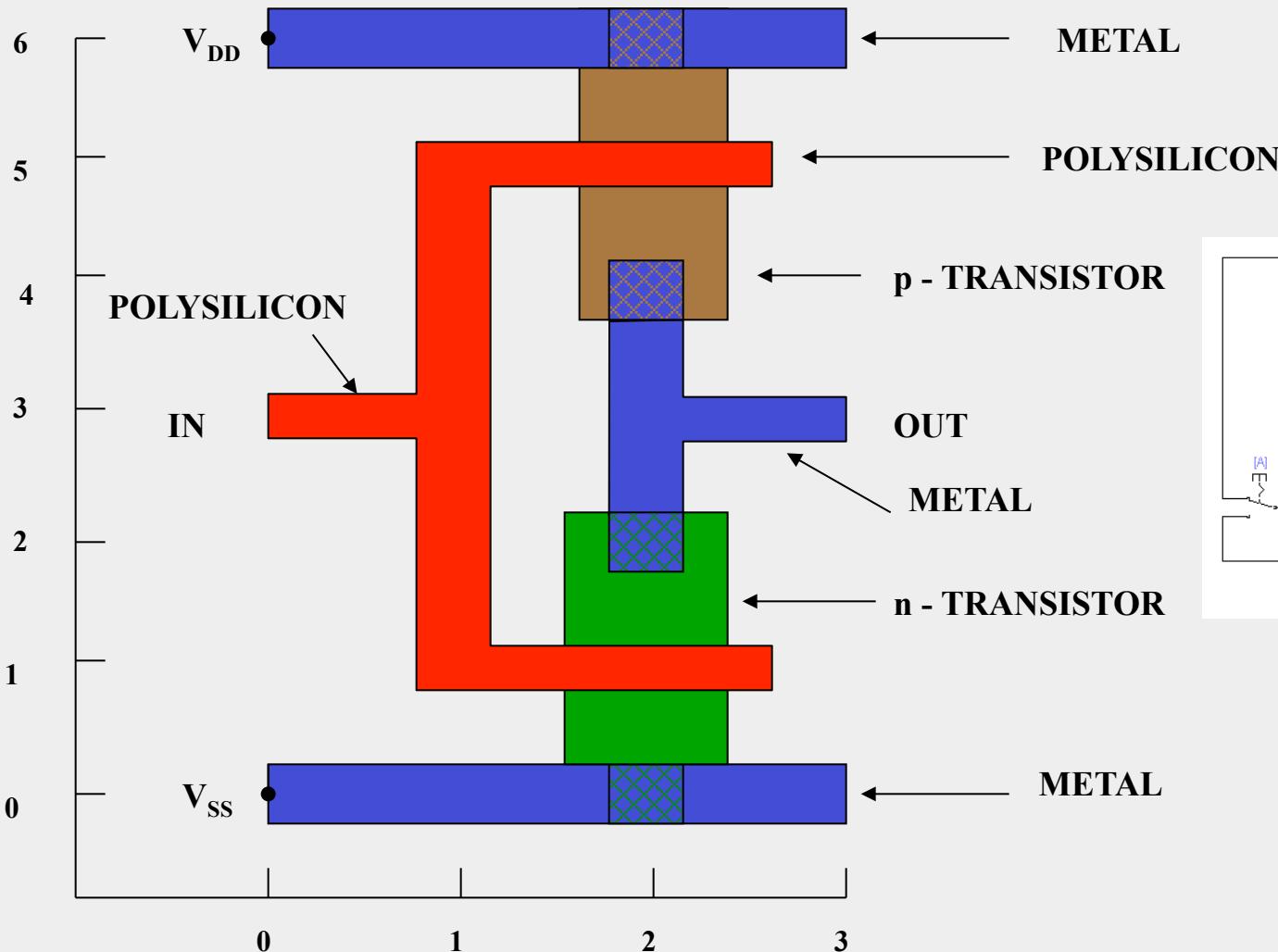
B	A	Y
0	0	1
0	1	0
1	0	1
1	1	1



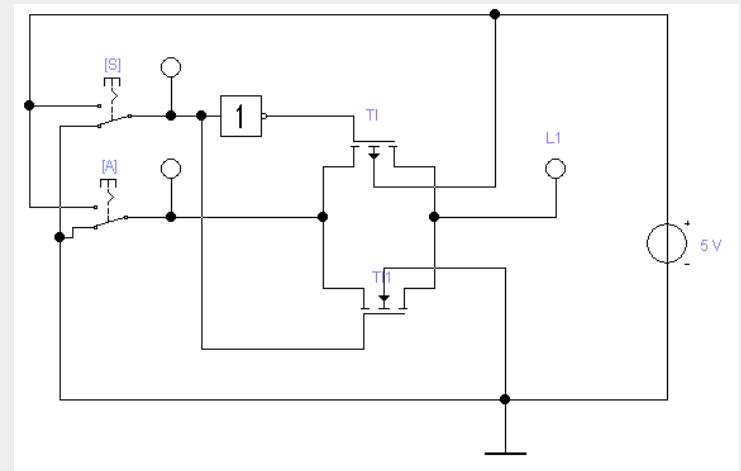
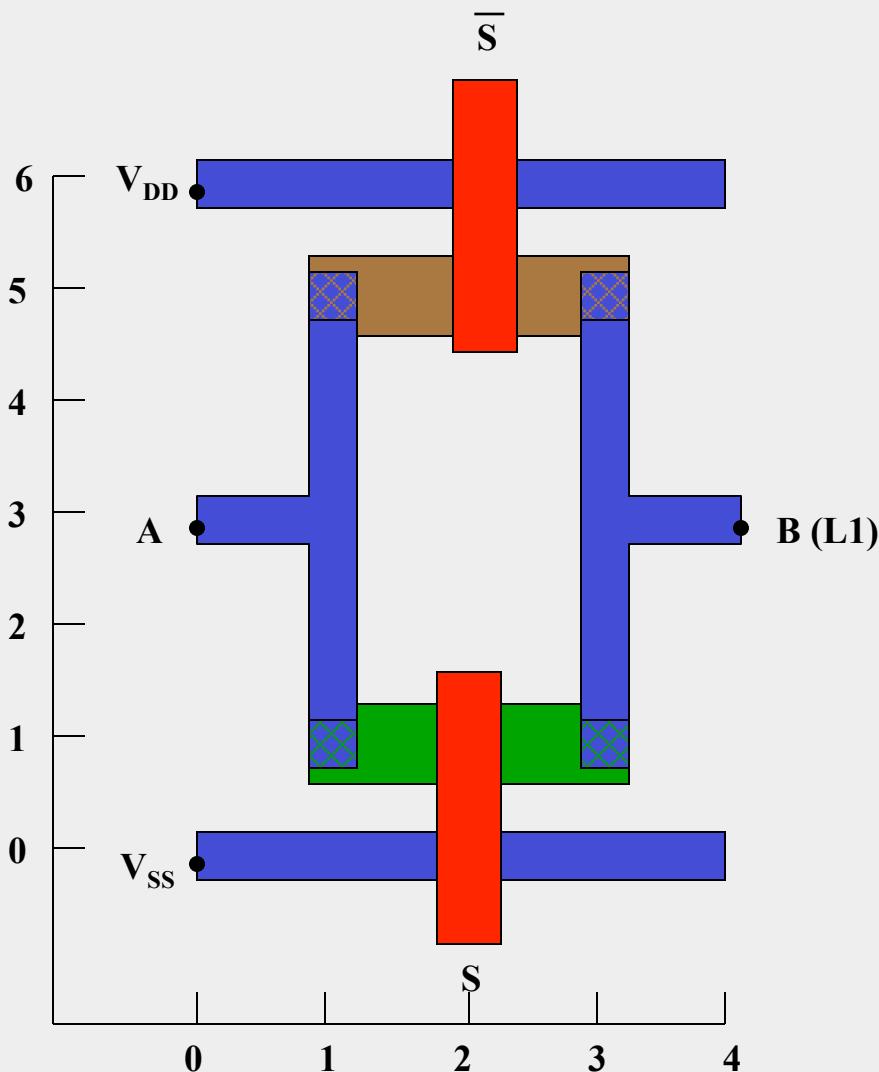
Physikalische Darstellung von MOS-Schaltkreisen

- Die physikalische Darstellung von MOS-Schaltkreisen wird benutzt um zu beschreiben, wie der physikalische Aufbau einer integrierten Schaltung ist. Im Prinzip können daraus automatisch die Belichtungsmasken erstellt werden.
- Die einzelnen Transistoren entstehen durch Übereinanderlegen von Schichten
 - ⇒ **p-Diffusion** (positiv dotiert)
 - ⇒ **n-Diffusion** (negativ dotiert)
 - ⇒ **Polysilizium** (Gate)
 - ⇒ **Metall1** und **Metall2**
 - ⇒ **Kontakte**

Beispiel Inverter



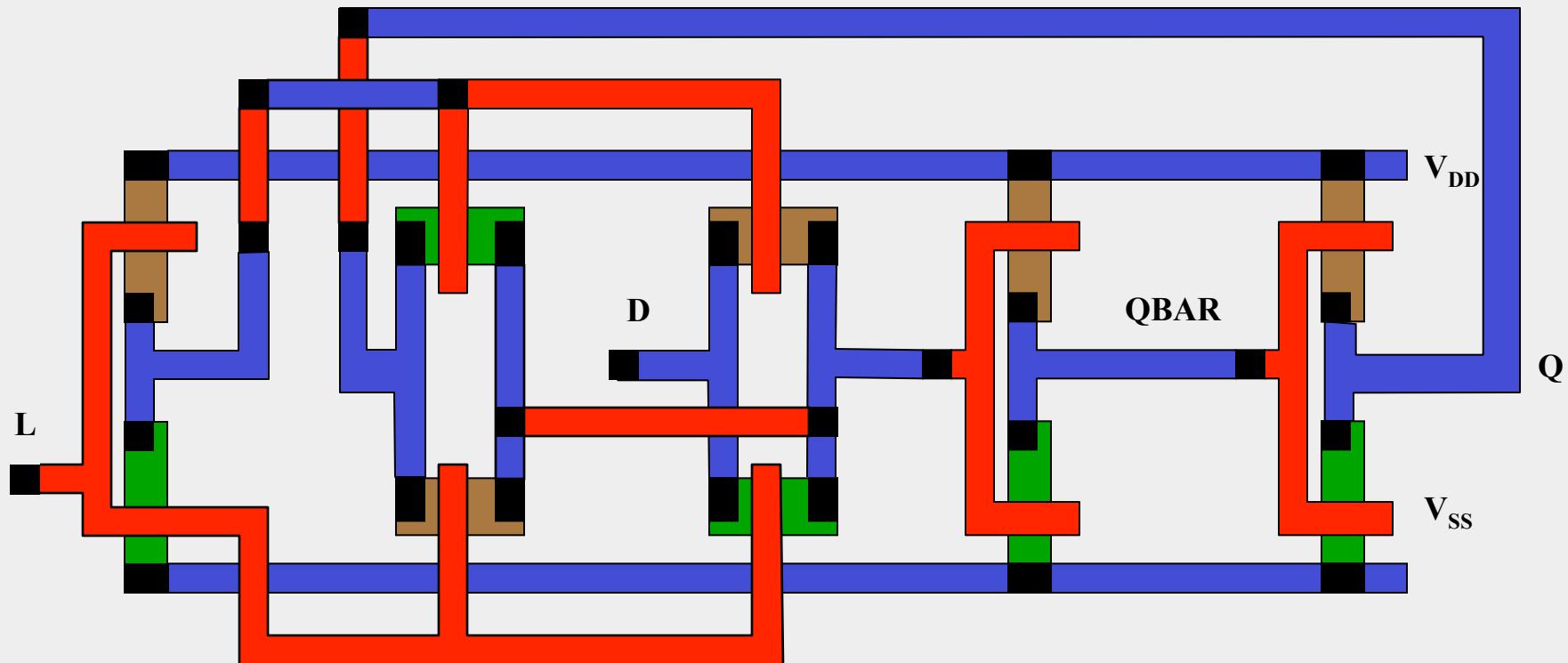
Beispiel Komplementärschalter



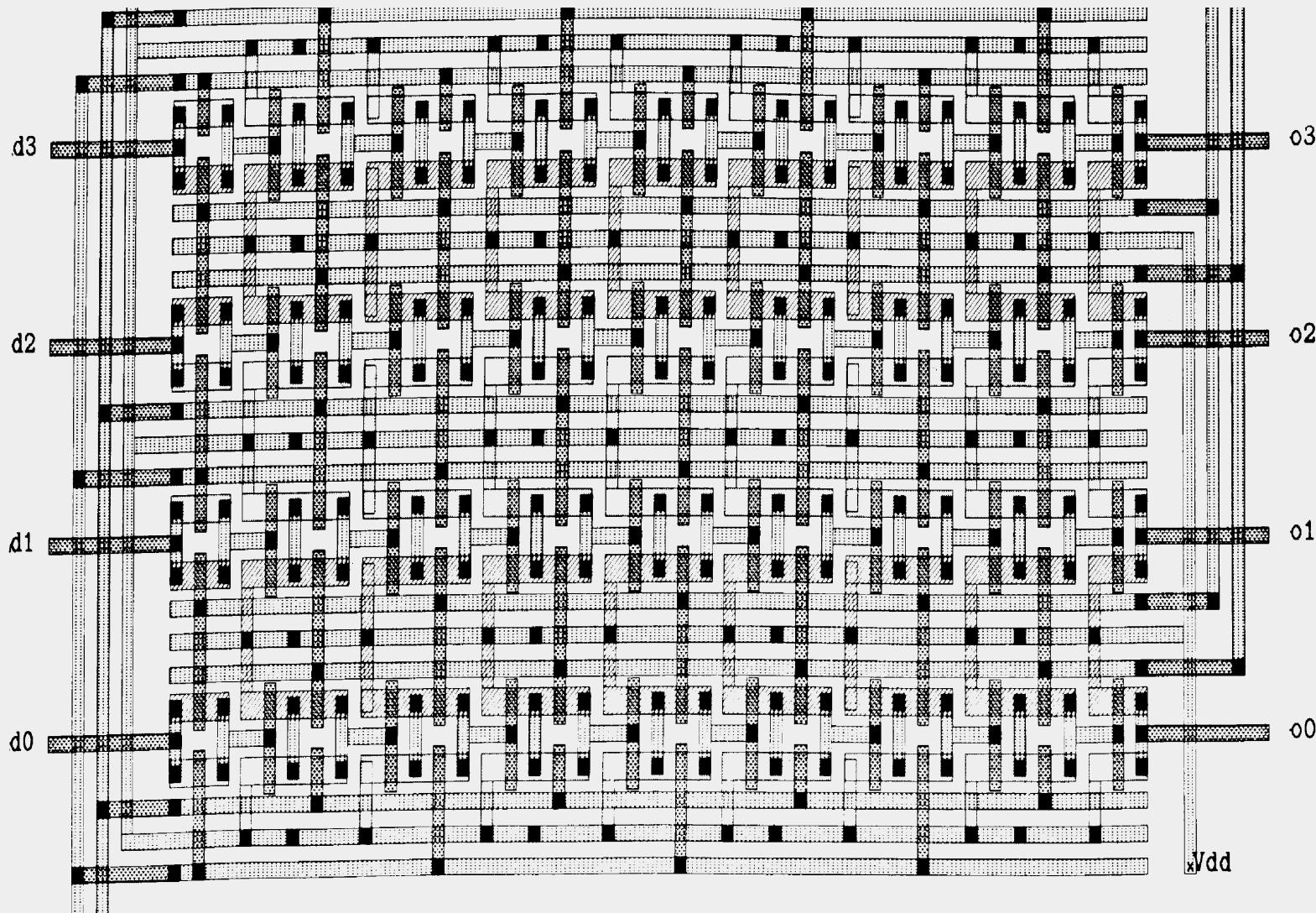
Sprachliche Beschreibung des Layouts eines Komplementärschalters

```
begin tg
t1: device n (2,1) or=east
t2: device p (2,5) or=east
    wire alum (0,0) (4,0)
    wire alum (0,6) (4,6)
    wire poly (2,-1) (2,1)
    wire poly (2,7) (2,5)
    wire alum (1,1) (1,5)
    wire alum (3,1) (3,5)
    wire alum (0,3) (1,3)
    wire alum (3,3) (4,3)
    contact md (1,1)
    contact md (3,1)
    contact md (1,5)
    contact md (3,5)
end
```

Beispiel D-Flipflop



Beispiel Schieberegister



Herstellung CMOS-Schaltung

- Herstellung des Trägermaterials
 - ⇒ Wafer-Herstellung
- Ausgangsmaterial Siliziumdioxid
 - ⇒ SiO_2
 - ⇒ Quarzkies, Quarzsand
- Herstellung von Rohsilizium
 - ⇒ SiO
 - ⇒ Hochenergetische Reduktion
 - Reaktion mit Kohle
 - Lichtbogenöfen
 - ⇒ Rohsilizium
 - Metallisches Silizium
 - ⇒ Microsilica
 - Chemie
 - Füllstoffe etc.



www.euroquarz.de

Lichtbogenofen

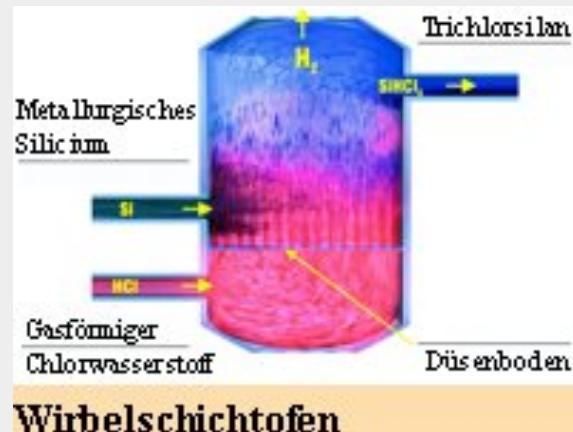
Wafer-Herstellung

○ Rohsilizium

- ⇒ Wird wie in Stahlindustrie abgestochen
- ⇒ 99% Reinheit
- ⇒ Basis für Polysilizium (Trichlorsilan)

○ Trichlorsilan

- ⇒ Rohsilizium mit Chlorwasserstoff in Wirbelschichtofen
- ⇒ Trichlorsilan
 - wasserklare Flüssigkeit



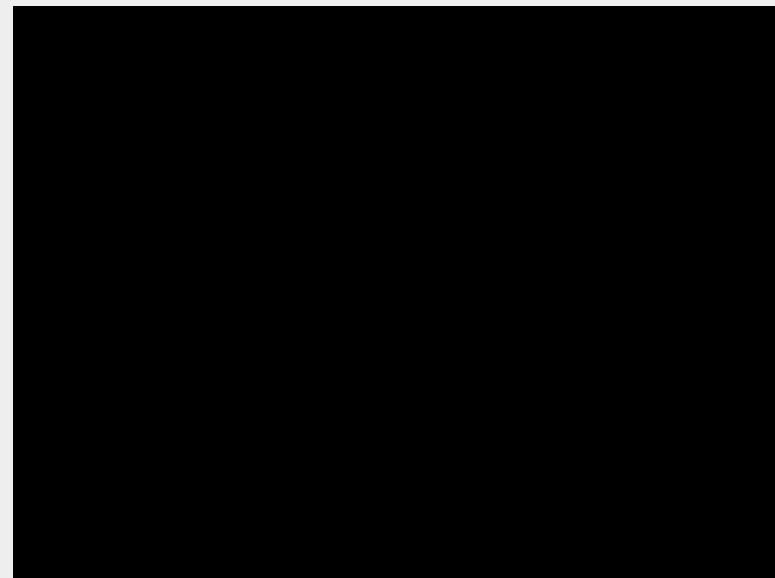
Wafer-Herstellung

○ Polysilizium

⇒ Destillation Trichlorsilan

⇒ Reines Polysilizium

- 1 Fremdatom auf 10^{10} Siliziumatome
- Je höher die Reinheit, je besser der Wirkungsgrad der Schaltung



www.euroquarz.de

Wafer-Herstellung

○ Reinstsilizium

⇒ Ziel: völlig gleichmäßiges Kristallgitter

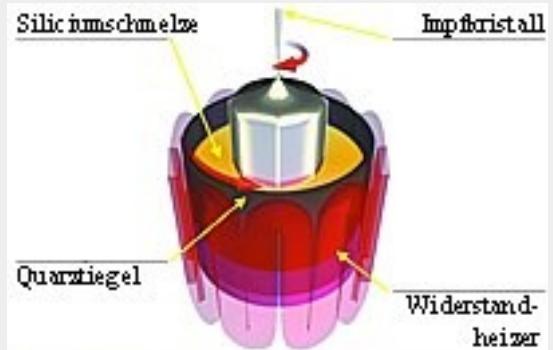
- Polysilizium bei 1410 Grad schmelzen
- Impfkristall einsetzen
- Langsam drehend herausziehen

⇒ Zylinderförmige Stäbe

- Bis zu 2 m lang
- 30 cm dick

⇒ Leitfähigkeit

- Zusatz von Bor, Phosphor



Monokristallines Silizium



M.Bogdan

Wafer-Herstellung

○ Reinstsilizium

⇒ Kristallzucht



Wafer-Herstellung

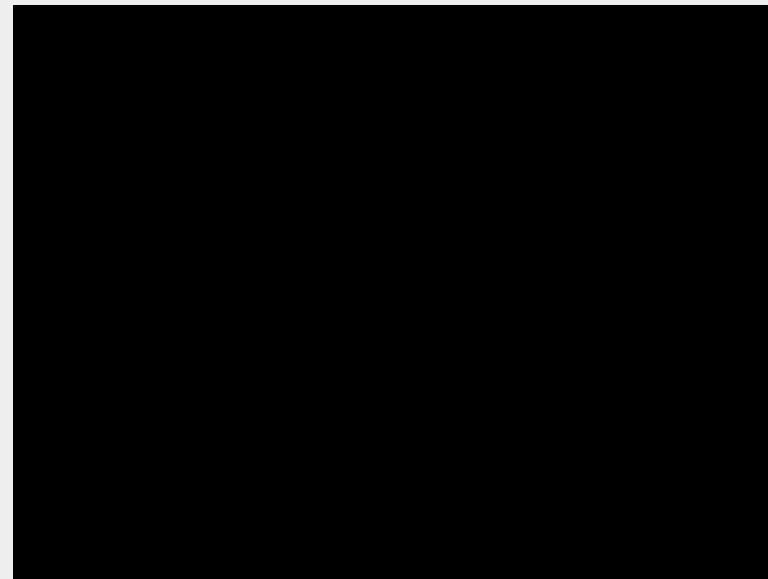
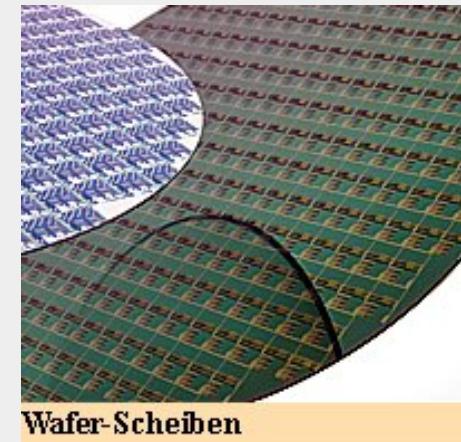
Wafer

⇒ Weitere Veredlungsschritte

- Schneiden
- Polieren
- Beschichten
- Aufbringen Schaltung

⇒ Weiterverarbeitung

- mechanisch



www.euroquarz.de

M.Bogdan

Wafer-Herstellung

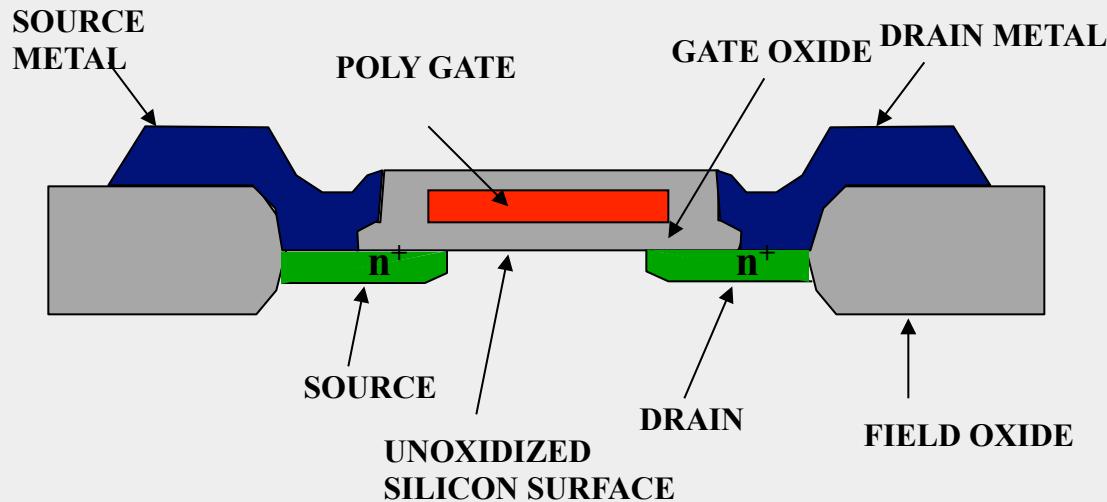
⇒ Weiterverarbeitung

- Chemisch

- Verpackung

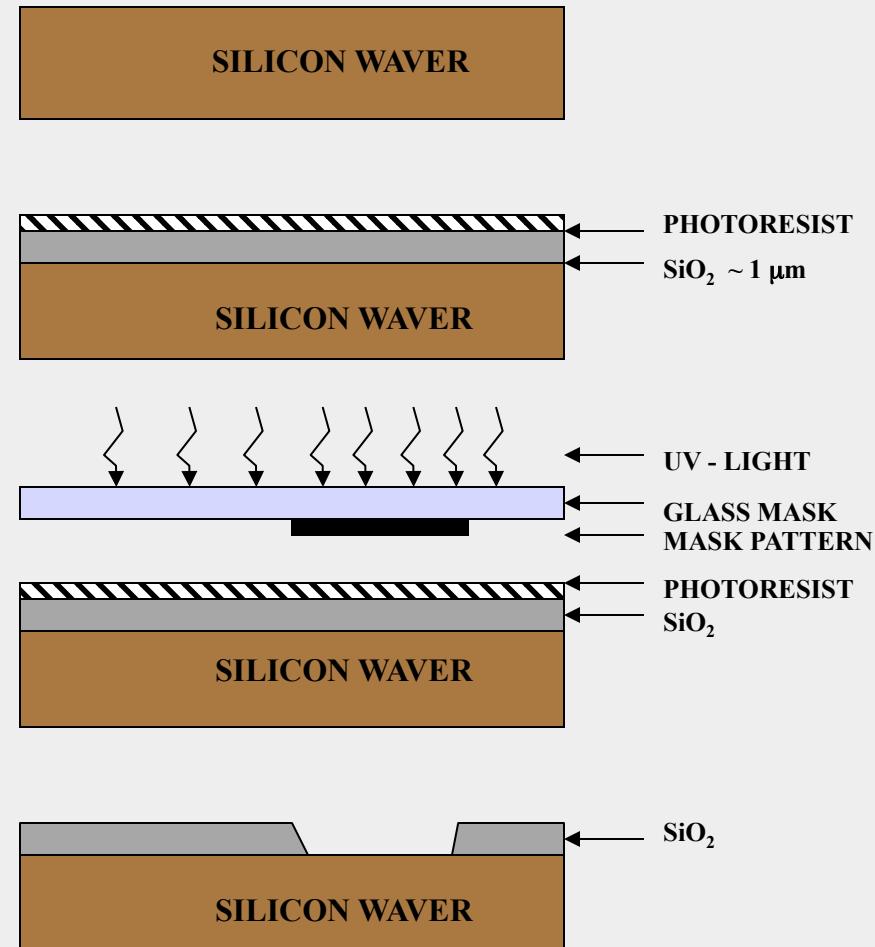
Oxydation

- Siliziumoxyd (SiO_2) ist ein guter Isolator. Es wird erzeugt, indem der Wafer einer oxydierenden Umgebung ausgesetzt wird
 - ⇒ Wasserdampf bei $900\times\text{C}$ bis $1000\times\text{C}$ (schnelle Oxydierung)
 - ⇒ Sauerstoff bei $1200\times\text{C}$ (langsame Oxydierung)
- SiO_2 besitzt etwa das doppelte Volumen von Silizium und es wächst sowohl vertikal als auch horizontal



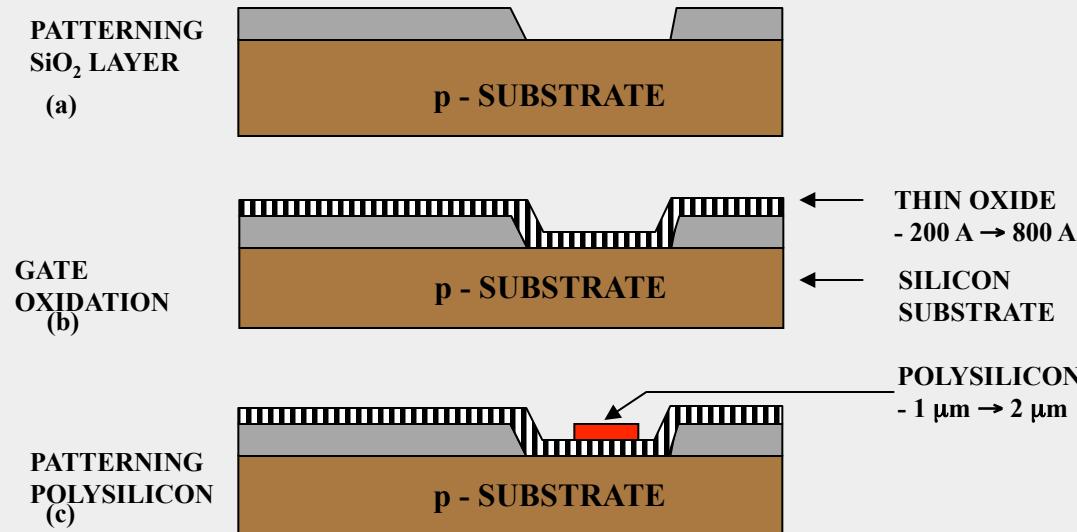
Selektive Diffusion

- Selektive Diffusion ist das Erzeugen verschiedener dotierter Siliziumschichten.
- Flächen müssen dabei
 - ⇒ beliebige Formen annehmen können
 - ⇒ genau plaziert sein
 - ⇒ genau skaliert sein
- Das SiO_2 verhindert den Dotierungsvorgang. Es kann später durch eine Säure entfernt werden, die das Silizium nicht angreift.
- Prinzip der selektiven Dotierung:
 - ⇒ Oxydieren der Siliziumoberfläche
 - ⇒ Beschichten mit einem lichtempfindlichen Lack
 - ⇒ Belichten mit UV-Licht über eine Maske
 - ⇒ Entfernen des nicht belichteten Photolacks und des darunterliegenden Siliziumoxyds



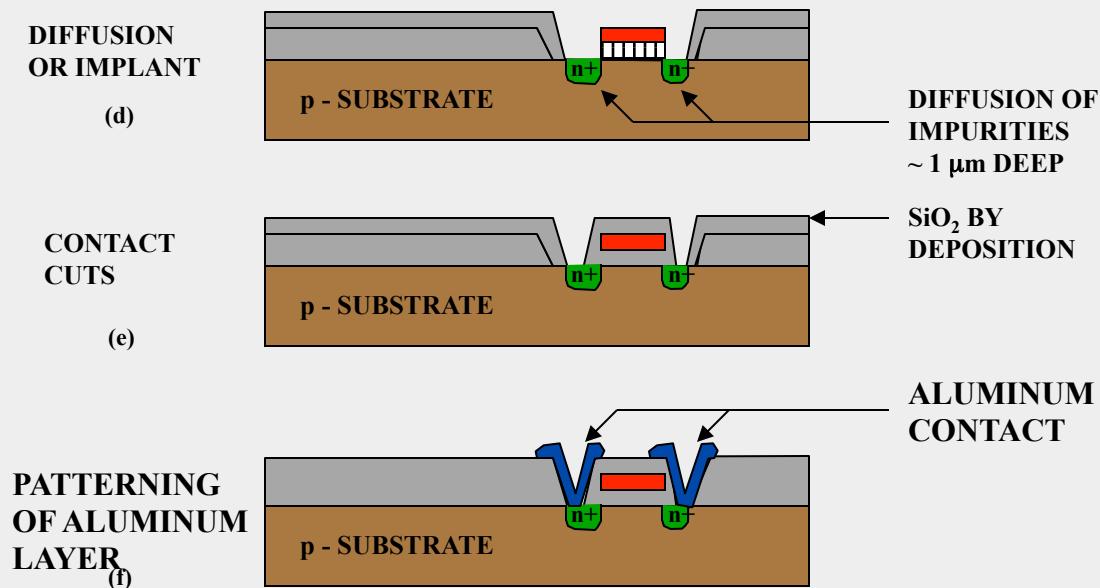
Entstehung eines NMOS Transistors

- Zunächst wird der Wafer mit einer dicken SiO_2 -Schicht überdeckt
- An den Stellen, an denen Transistoren entstehen sollen, werden diese freigelegt (a)
- Die gesamte Fläche wird mit einer dünnen, sehr einheitlichen SiO_2 -Schicht überdeckt (b)
- Der Wafer wird mit einem Photolack überzogen und an den Stellen, an denen Gates entstehen sollen, freigelegt. Polykristallines Silizium wird aufgedampft (c)



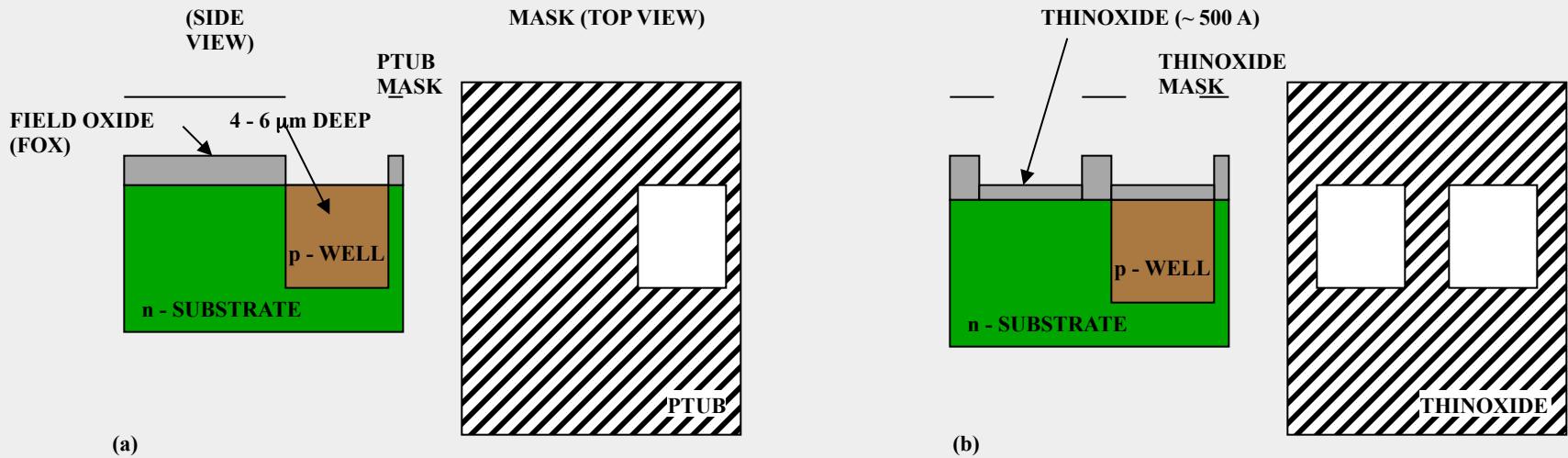
Entstehung eines NMOS Transistors

- Mit den gleichen Arbeitsschritten werden die Flächen für die negative Dotierung freigelegt. Die freigelegten Flächen werden negativ dotiert (d). Der Wafer wird erneut mit einer SiO₂-Schicht überdeckt
- Die Kontaktstellen werden durch Ätzung freigelegt.
- Die Metallbahnen zur Verbindung werden aufgedampft.

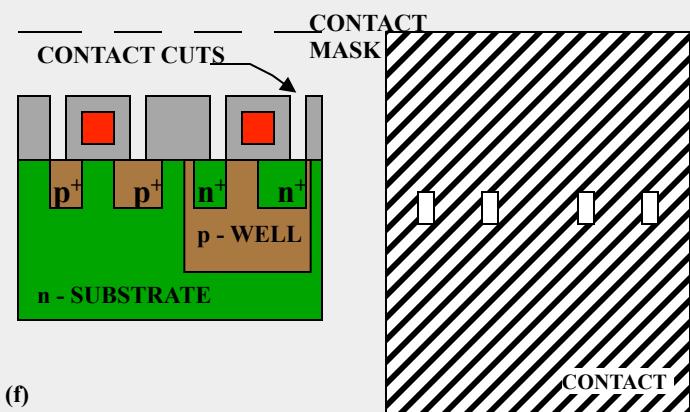
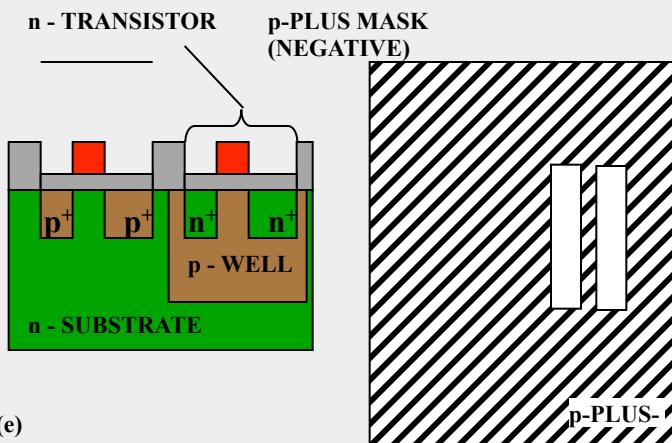
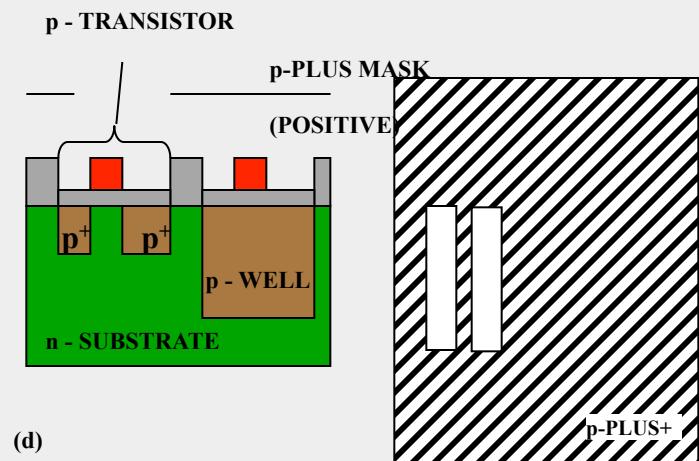
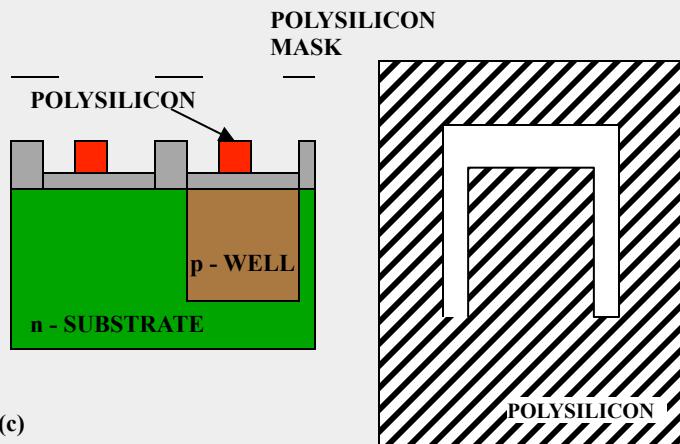


Entstehung eines CMOS-Inverters

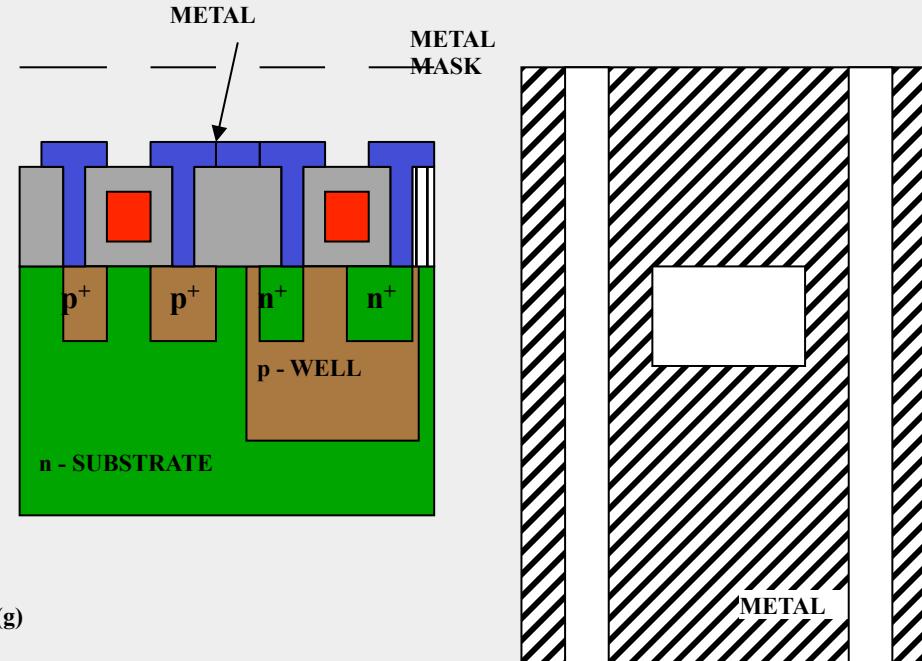
- Beim CMOS-Prozeß müssen negativ dotierte Flächen für pMOS-Transistoren geschaffen werden (p-Well, p-Wannen).



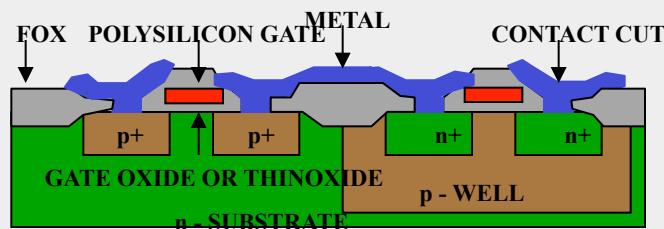
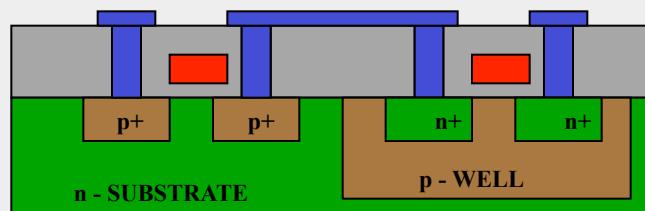
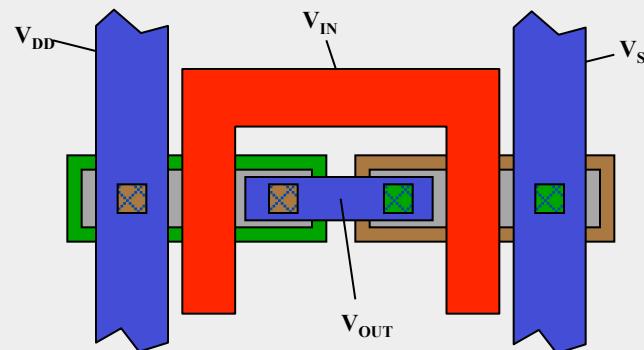
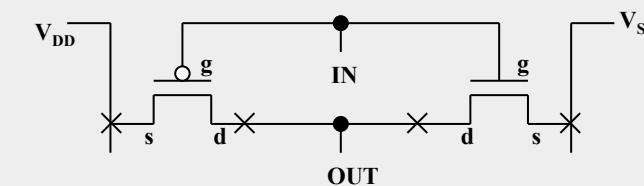
Entstehung eines CMOS-Inverters



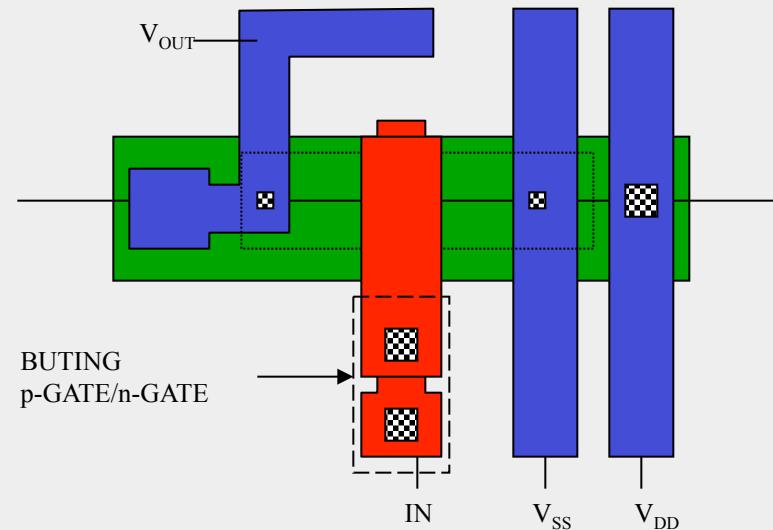
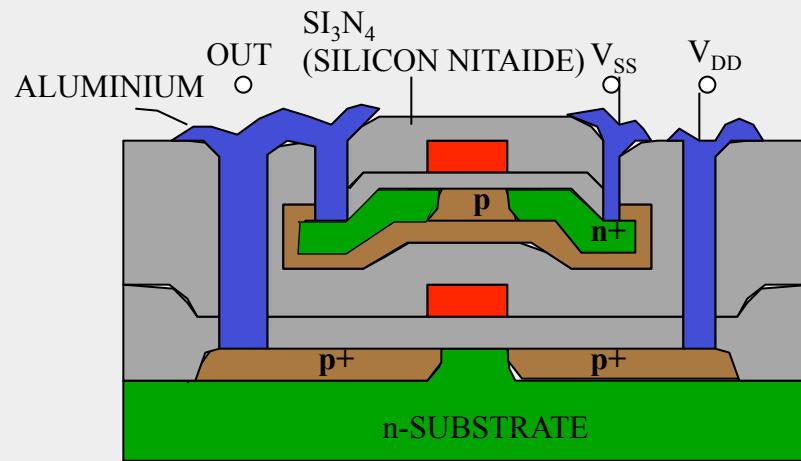
Entstehung eines CMOS-Inverters



Zusammenhang zwischen Schaltplan und Realisierung



Moderne CMOS-Techniken: ein 3D-CMOS-Inverter



Chip-Herstellung

○ Herstellung

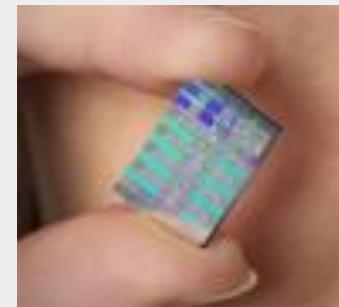
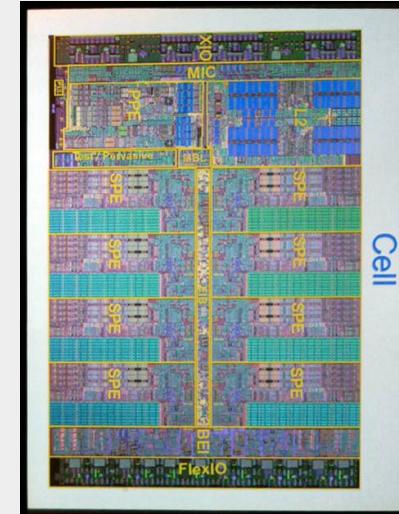
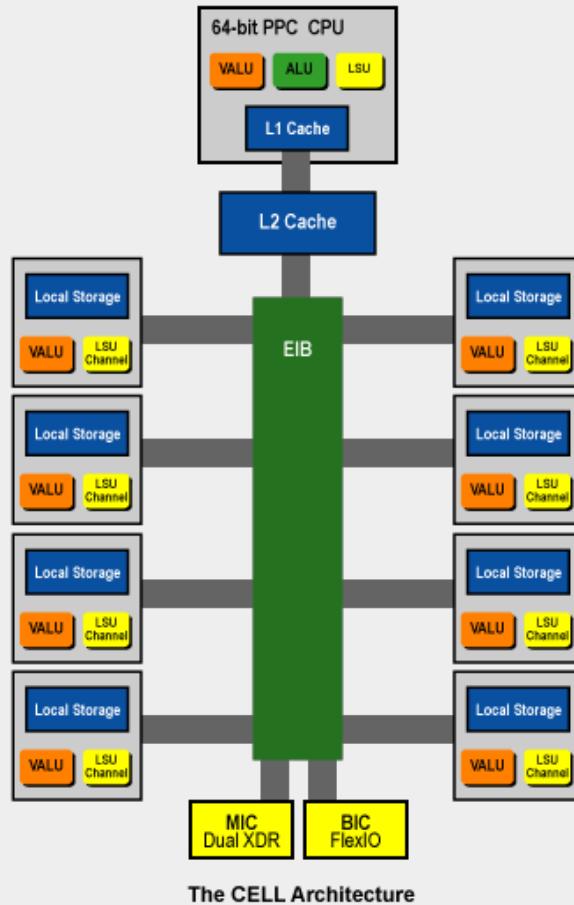


www.elmos.de

M.Bogdan

Chip-Herstellung

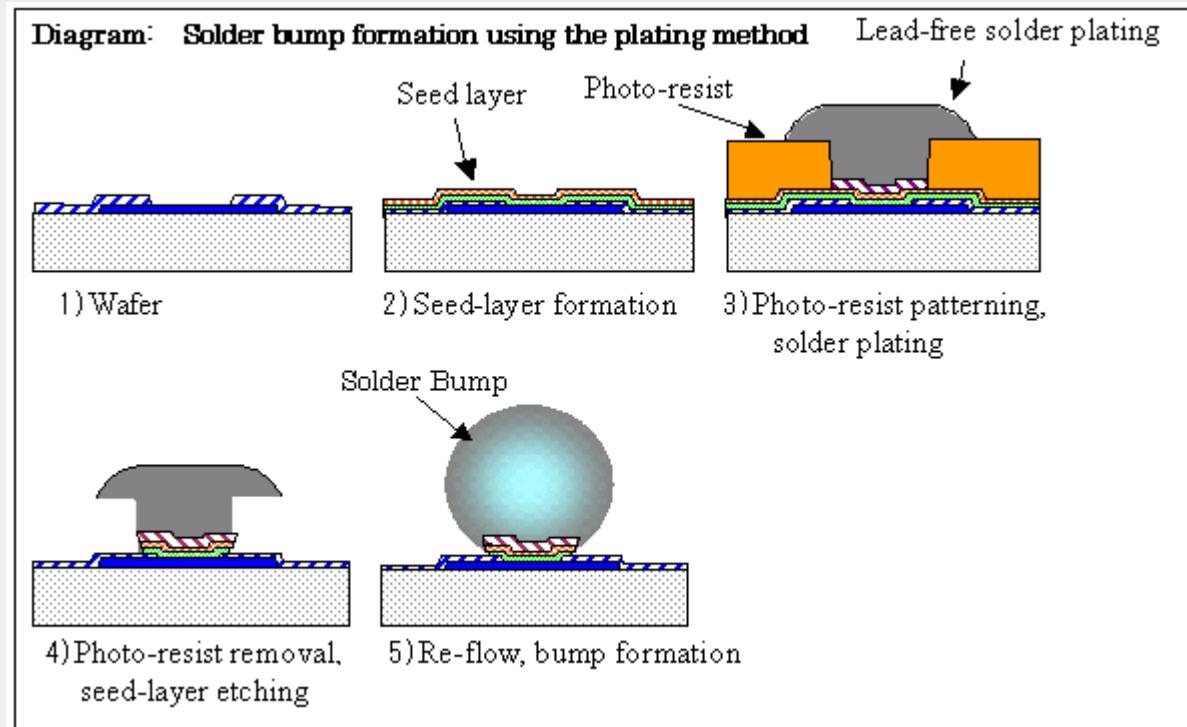
Beispiel: Cell Processor (IBM)



Chip-Herstellung

○ Bonding

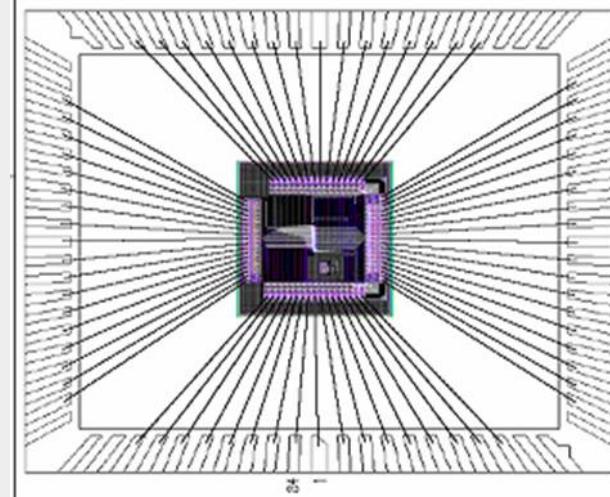
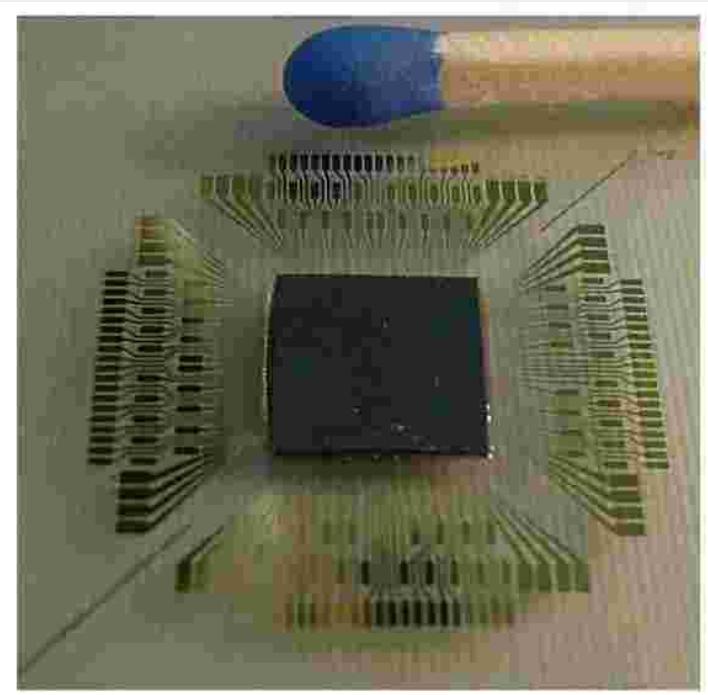
⇒ Verbindung Chip mit Packung



Chip-Herstellung

○ Bonding

⇒ Verbindung Chip mit Packung

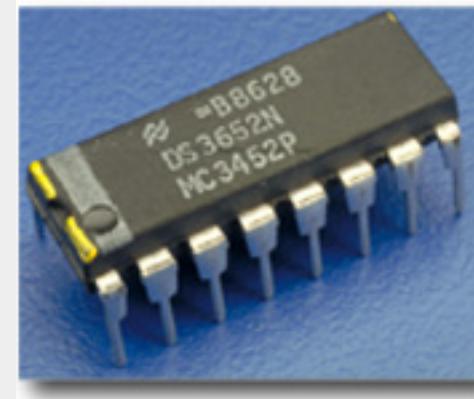
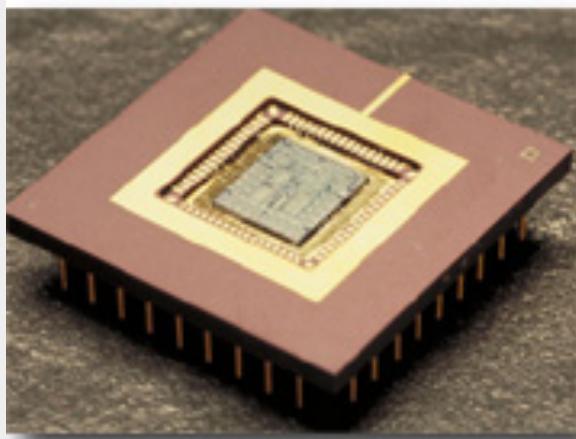


M.Bogdan

Chip-Herstellung

○ Bonding

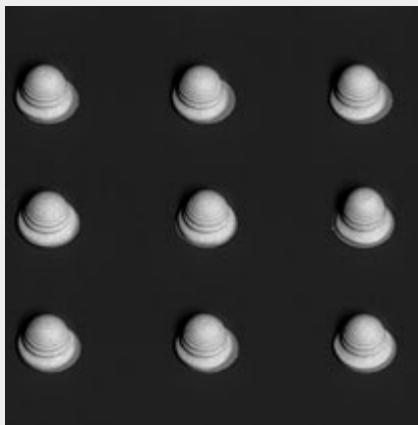
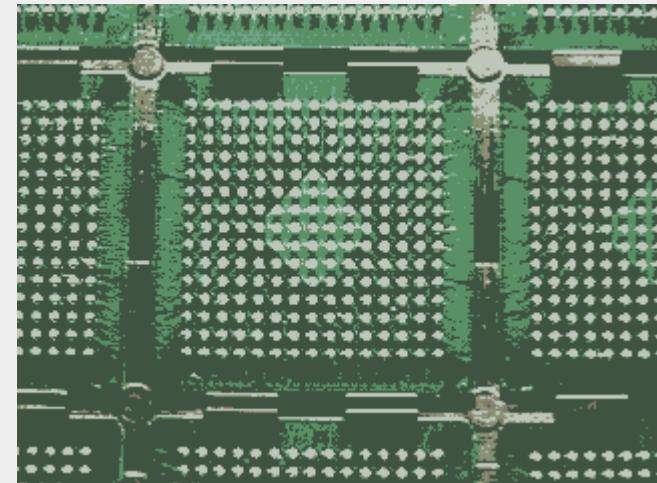
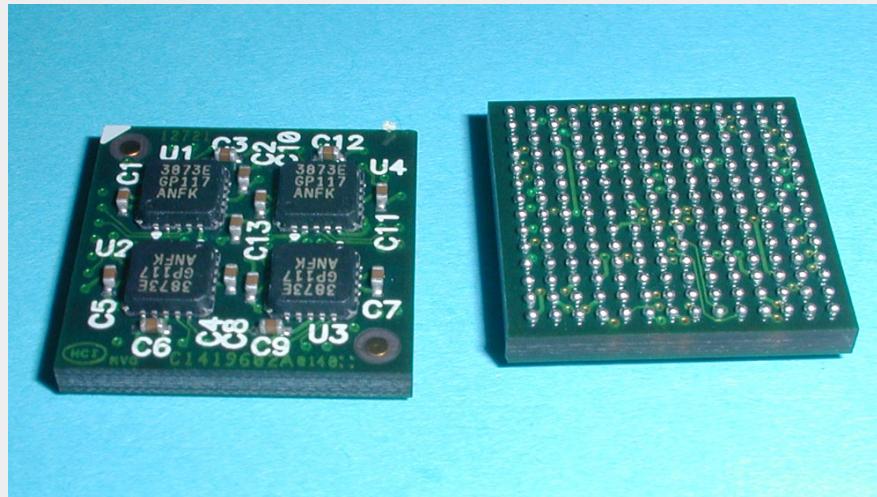
⇒ Verbindung Chip mit Packung



M.Bogdan

Chip-Herstellung

Ball Grid



M.Bogdan

Chip-Herstellung

○ Fabrikation von integrierten Schaltungen

⇒ Infineon



Schaltnetze

○ Entwurf und Realisierung digitaler Schaltnetze

- ⇒ Formale Grundlagen
- ⇒ Realisierung
- ⇒ Entwurf
- ⇒ Laufzeiteffekte

Erinnerung: Klausur

○ Klausur TI1

⇒ Internet für kurzfristige Änderungen beachten!

○ Hilfsmittel

⇒ Schreibutensilien

- (Kurven-)Lineal, Stifte

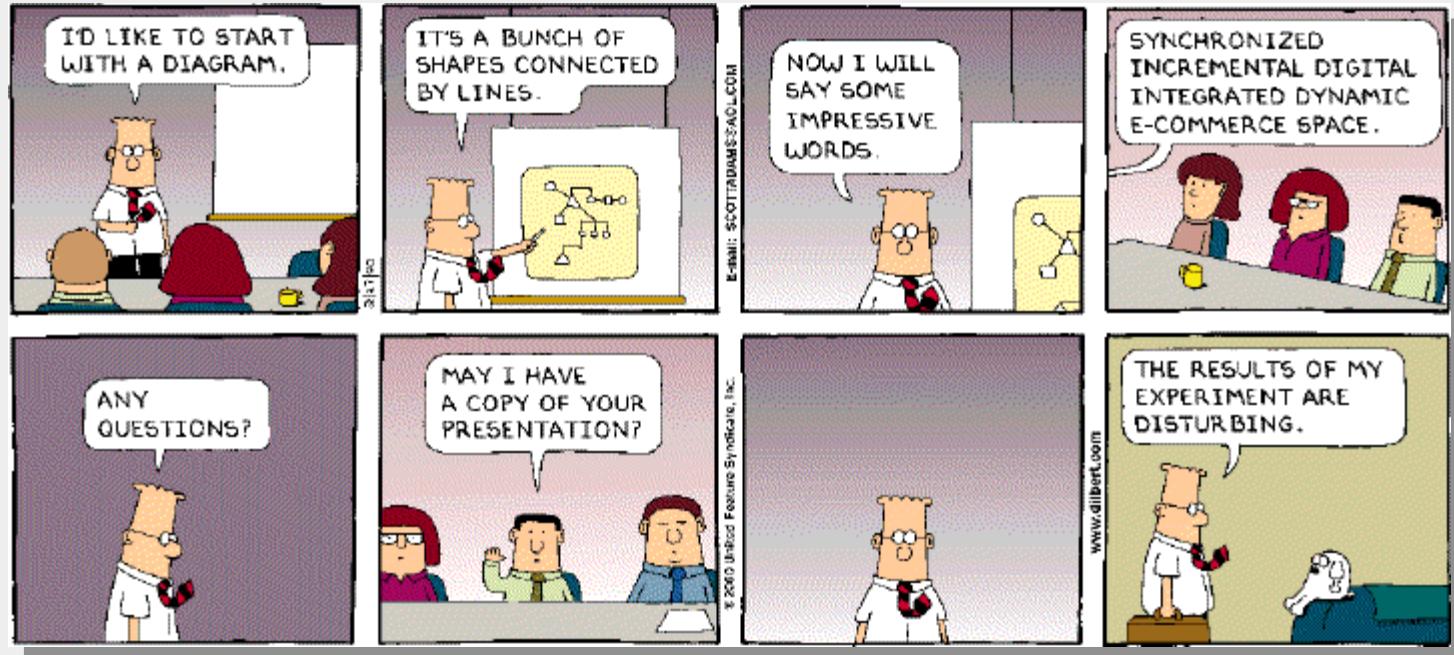
⇒ Nicht-Muttersprachler Deutsch: Wörterbuch

○ Klausuraufgaben stehen noch nicht fest

⇒ Vernachlässigen Sie nicht die Theorie!

○ Skript auf TI-Homepage (Lehre): gdti ti03ti

Any Questions?



Kritik, Verbesserungsvorschläge etc. an:
bogdan@informatik.uni-leipzig.de