

SISTEMA DIGITALEN DISEINATZEKO OINARRIAK
AUTOEBALUAZIOA: 4. gaia SISTEMA SEKUENTZIALEN DISEINUA

Zirkuitu sekuentzial bat diseinatu, sarrera X seinalea eta irteera Z seinalea. Z irteera 1ean ipiniko da erloju periodo oso bat irauten den denbora tarteetan, sarrera X seinalean hurrengo sekuentzia (inolako aldaketarik gabe) agertzen denean: 0, 1 eta 0. Z irteera 0ra itzultzen da hurrengo erloju periodoan, X hurrengo balioa kasurik egin gabe, sekuentziaren irakurketa berriro hasita. I sarrera asinkrono batek zirkuitu hasieratzen du 1era igo eginez. J-K flip-flop erabili.