

- c) Irudiko memoriaren edukia kontuan izanik eta aurrean dituzula BIRD prozesadorearen kontrol-algoritmoa eta prozesu-unitatea, bete ezazu hurrengo taula azaltzeko nola aldatzen diren egoeraz egoera bertan adierazitako osagaiak eta eremuak (PC, PCi, IR eta abar).

(B7.2 ariketako taula)

							5 bit	5 bit	5 bit	4 bit						
egoera	PCi	PC	@MEM	MEM dat_out	IR ₁	IR ₂	@h	@i1	@i2	UAL_ Kod	R_e1	R_e2	R_ual	EM[r6]	EM[r8]	EM[r31]
bil1	?	CC00h	CC00h	ld r31	?	?	?	?	?	?	?	?	?	?	?	?
bil2	cc00h	CC01h	CC01h	25F0h	ld r31	"	11111	11111	"	*ikus oharra	"	"	"	"	"	"
desk	"	CC02h	CC02h	inp_altua	"	25F0h	"	"	10000	"	"	"	"	"	"	"
M/Id_LD	"	"	25F0h	0005h	"	"	"	"	"	"	"	"	"	"	"	"
bil1	"	"	CC02h	movi r8	"	"	"	"	"	"	"	"	"	"	"	0005h
bil2	CC02h	CC03h	CC03h	0000h	movi r8	"	01000	11111	"	0101	"	"	"	"	"	"
desk	"	CC04h	CC04h	inp_altua	"	0000h	"	"	00000	"	"	"	"	"	"	"
Ir_OPI	"	"	"	"	"	"	"	"	"	"	"	"	"	"	"	"
A_OPI	"	"	"	"	"	"	"	"	"	"	0005h	"	"	"	"	"
Id_OPI	"	"	"	"	"	"	"	"	"	"	"	"	0000h	"	"	"
bil1	"	"	"	mov r6 r8	"	"	"	"	"	"	"	"	"	"	0000h	"
bil2	CC04h	CC05h	CC05h	FFFFh	mov r6 r8	"	00110	01000	"	0100	"	"	"	"	"	"
desk	"	CC06h	CC06h	inp_altua	"	FFFFh	"	"	11111	"	"	"	"	"	"	"
Ir_OP	"	"	"	"	"	"	"	"	"	"	"	"	"	"	"	"
A_OP	"	"	"	"	"	"	"	"	"	"	0000h	0005h	"	"	"	"
Id_OP	"	"	"	"	"	"	"	"	"	"	"	"	0000h	"	"	"
bil1	"	"	"	beq r31	"	"	"	"	"	"	"	"	"	0000h	"	"

* 1d aginduak ez du UAL-a erabiltzen. Edozein kode egon daiteke grabatua ROM_UAL-ean agindu horretarako, ez baitu eraginik izango.