

SISTEMA DIGITALEN DISEINATZEKO OINARRIAK

AUTOEBALUAZIOA: 6. gaia. Sistema komplexuen diseinu metodologia

Zirkuitu sekuentzial sinkrono bat diseinatu, zeinurik gabeko 4 biteko bi zenbaki osoen biderketa egiten duena. Eraitza 8 biteko zenbaki bat da, eta beste irteera (bit batekoa) baten bidez, eragiketa noiz bukatu duen erakutsiko da.

OHARRA: Diseinua egiteko, biderketa paperean egiten den bezala metodoa jarraitu dezakezue. Hau da, biderkakizunearen zifra bakoitzeagatik, biderkatzailearekin batutzen da, leku bat eskerrerantz desplazatuz. Biderkakizunaren zifrak 0 edo 1 baino ezin dira. Eragiketa bukatu dela adierazteko bita lortzeko biderkakizuna eskuinerantz desplazamenduko erregistro baten eta irteeran bit guztiak zero direnean 1 den funtzio bat erabil ditzakezue.

				1	1	0	1	Biderkatzailea
			X	1	0	1	1	Biderkakizuna
				1	1	0	1	
				1	1	0	1	
		0		0	0	0	0	
		1	1	0	1			
1	0	0	0	1	1	1	1	Eraitza