

EC2x&AG35-Quecopen Codec 驱动定制

LTE 系列

版本: EC2x&AG35-Quecopen_Codec 驱动定制_V1.0

日期: 2018-03-01

状态: 临时文件



上海移远通信技术股份有限公司始终以为客户提供最及时、最全面的服务为宗旨。如需任何帮助,请随时联系我司上海总部,联系方式如下:

上海移远通信技术股份有限公司 上海市徐汇区虹梅路 1801 号宏业大厦 7 楼 邮编: 200233 电话: +86 21 51086236 邮箱: info@quectel.com

或联系我司当地办事处,详情请登录:

http://quectel.com/cn/support/sales.htm

如需技术支持或反馈我司技术文档中的问题,可随时登陆如下网址:

http://quectel.com/cn/support/technical.htm

或发送邮件至: support@quectel.com

前言

上海移远通信技术股份有限公司提供该文档内容用以支持其客户的产品设计。客户须按照文档中提供的规范、参数来设计其产品。由于客户操作不当而造成的人身伤害或财产损失,本公司不承担任何责任。在未声明前,上海移远通信技术股份有限公司有权对该文档进行更新。

版权申明

本文档版权属于上海移远通信技术股份有限公司,任何人未经我司允许而复制转载该文档将承担法律责任。

版权所有 ©上海移远通信技术股份有限公司 2019, 保留一切权利。

Copyright © Quectel Wireless Solutions Co., Ltd. 2019.

文档历史

修订记录

版本	日期	作者	变更描述
1.0	2018-03-01	Yang Yang	初始版本



目录

1	Coded	c 定制需求	. 5
		- アー・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	
		Codec 驱动的添加方法	
		1.2.1 根据 codec PCM 参数配置模块 PCM 接口参数	. 6
		1.2.2 Codec 驱动添加到内核	. 7
		1.2.3 选中开机加载的 Codec	. 8
		1.2.4 编译下载,调试确认新的 codec 驱动是否加载起来	. 8
	1.3	Codec 驱动测试	. 9

1 Codec 定制需求

移远默认支持几款 Codec (ALC5616, NAU8814, NAU8810, TLV320AlC3104), Codec driver 支持以动态加载和静态加载方式两种方式,客户可以根据自己需求,修改 Codec 加载方式。如果不使用移远推荐的 Codec,请参照此文档修改代码,集成相应 Codec driver。

1.1硬件连接图及 GPIO 配置信息

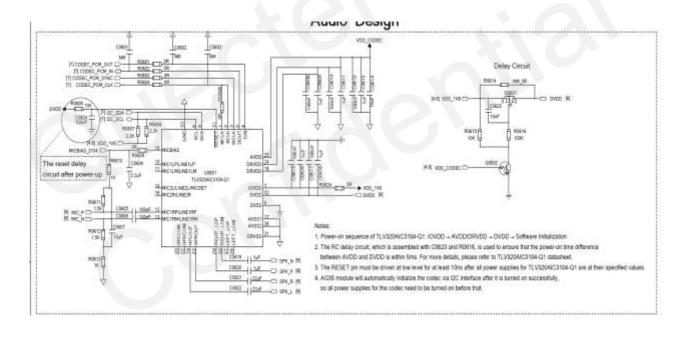


图 1: TLV320AIC3104 硬件连接图

表 1: CODEC PIN



CODEC PIN	MDM9x28 PIN
CODEC_PCM_OUT	GPIO77/GPIO22
CODEC_PCM_IN	GPIO76/GPIO21
CODEC_PCM_SYNC	GPIO79/GPIO20
CODEC_PCM_CLK	GPIO78/GPIO23
I2C_SDA	GPIO18(AGxx), GPIO6(ECxx),
I2C_SCL	GPIO19(AGxx), GPIO7(ECxx),

在表格中 CODEC_PCM_OUT ,CODEC_PCM_IN ,CODEC_PCM_SYNC ,CODEC_PCM_CLK 这 4 个管脚是控制音频的数据和时钟信号的管脚,I2C_SDA(GPIO18)与 I2C_SCL(GPIO19)是 I2C 的数据和 clk 管脚,控制对 codec 寄存器的读写操作。

1.2 Codec 驱动的添加方法

如果要添加一款新的 Codec 驱动支持,需要经过大概如下四个步骤:

- A. 根据 codec datasheet 上 PCM 接口要求,确定 PCM 上的 mode, fsync, clock, format 等参数,然后根据这些参数配置 mdm9607.dtsi, 从而配置模块 PCM 管脚复用和模块端的 PCM 格式。具体配置信息参考 1.2.1 章节
- B. 拿到 codec 驱动代码并添加到内核中,添加方法参考 1.2.2 章节描述
- C. 配置开机启动时使用的 codec 名称,配置方法参考 1.2.3 章节
- D. 重新编译下载,确认新加的 codec 已经正常启用

下面以 ALC5616 为例介绍具体的 codec 驱动添加方法。

1.2.1 根据 Codec PCM 参数配置模块 PCM 接口参数

修改 msm-3.18/arch/arm/boot/dts/qcom/mdm9607.dtsi



```
+++qcom,msm-cpudai-auxpcm-sync = <1>, <1>;
+++qcom,msm-cpudai-auxpcm-frame = <5>, <5>;
+++qcom,msm-cpudai-auxpcm-quant = <2>, <2>;
+++qcom,msm-cpudai-auxpcm-num-slots = <1>, <1>;
+++qcom,msm-cpudai-auxpcm-slot-mapping = <1>, <1>;
+++qcom,msm-cpudai-auxpcm-data = <0>, <0>;
+++qcom,msm-cpudai-auxpcm-pcm-clk-rate = <2048000>, <4096000>;
+++qcom,msm-cpudai-afe-clk-ver = <2>;
+++qcom,msm-auxpcm-interface = "secondary";
+++pinctrl-names = "default", "idle";
+++pinctrl-0 = <&sec_auxpcm_ws_active
    &sec_auxpcm_sck_active
    &sec_auxpcm_dout_active
    &sec auxpcm din active>;
+++pinctrl-1 = <&sec_auxpcm_ws_sleep
    &sec_auxpcm_sck_sleep
    &sec_auxpcm_dout_sleep
    &sec auxpcm din sleep>;
```

使用 alc5616 的 codec 驱动函数接口 rt5616 set dai fmt 来配置 codec 驱动参数

```
static int rt5016_set_dat Fmd(struct snd_soc_dat *dat, unsigned int fmt)

struct snd_soc_codec *codec = dat->codec;
struct rt5016_priv *rt5016 = snd_soc_codec_get_drvdata(codec);
unsigned int reg_val = 0;

switch (fmt & SND_soc_DAIFMT_MASTER_MASK) {
    case SND_SOC_DAIFMT_CBM_CFM;
        rt5016=master[dat = td] = 1;
        break;
    case SND_SOC_DAIFMT_CBS_CFS;
        reg_val = RT5016_IZS_MS_S;
        rt5016=master[dat-std] = 0;
        break;
    default;
        return -EINVAL;
}

switch (fmt & SND_soc_DAIFMT_INV_MASK) {
    case SND_SOC_DAIFMT_NB_NF;
        break;
    case SND_SOC_DAIFMT_IB_NF;
        red_val = RT5016_IZS_BP_INV;
        default;
        return -EINVAL;
}

switch (fmt & SND_soc_DAIFMT_FORMAT_MASK) {
    case SND_SOC_DAIFMT_IZS;
        reg_val = RT5016_IZS_DF_LEFT;
        break;
    case SND_SOC_DAIFMT_LEFT_J;
        reg_val = RT5016_IZS_DF_LEFT;
        break;
    case SND_SOC_DAIFMT_DSP_A;
        reg_val = RT5016_IZS_DF_PCM_A;
        break;
    case SND_SOC_DAIFMT_DSP_B;
        reg_val = RT5016_IZS_DF_PCM_A;
        break;
    case SND_SOC_DAIFMT_DSP_B;
        reg_val = RT5016_IZS_DF_PCM_B;
        sase SND_SOC_DAIFMT_DSP_B;
        reg_val = RT5016_IZS_DF_PCM_B;
        r
```

1.2.2 Codec 驱动添加到内核

- A. 根据 alc5616 codec datasheet 来编写的 alc5616 的 Codec 的驱动源代码。
- B. 把编写好的 codec 驱动 alc5616.c, alc5616.h 放到 msm-3.18/sound/soc/codecs 目录下。
- C. 修 改 msm-3.18/arch/arm/config/mdm9607_degconfig(debug) mdm9607-perf_defconfig(release) +++CONFIG_SND_SOC_ALC5616=y 或 +++CONFIG_SND_SOC_ALC5616=y



修改 msm-3.18/sound/soc/codec/Makefile,

```
snd-soc-tas2552-objs := tas2552.o
+++snd-soc-alc5616-objs := alc5616.o,
+++obj-$(CONFIG_SND_SOC_ALC5616) += snd-soc-alc5616.o
```

修改 msm-3.18/sound/soc/codecs/Kconfig

```
Config SND_SOC_TLV320AIC3XX
Tristate"Texas Instruments TLV320AIC31xx"
Depends on I2C
Select REGMAP_I2c
+++config SND_SOC_ALC5616
+++tristate "alc5616 codecs"
```

1.2.3 选中开机加载的 Codec

codec_name 在注册 Codec 驱动的时候,代码获取了 i2c_driver 的 name 和 i2c bus 和 slave addr,把 Ξ 个 字 符 串 拼 接 在 一 起 了 。 加 载 Codec 新 的 驱 动 的 时 候 codec_name = "i2c->driver->name.i2c_bus-i2c->addr",对于 rx_dai_name,tx_dai_name,只要跟 codec 驱动代码 snd_soc_dai_driver 的 name 相同就可以了。

修改 msm-3.18/sound/soc/msm/mdm9607.c

```
---static char quec_codec_name[32] = {'a'};
---static char quec_rx_dai_name[32] = {'a'};
---static char quec_tx_dai_name[32] = {'a'};
+++static char quec_codec_name[32] = {"alc5616-codec.4-001b"};
+++static char quec_rx_dai_name[32] = {"rt5616-aif1"};
+++static char quec_tx_dai_name[32] = {"rt5616-aif1"}
```

1.2.4 编译下载,调试确认新的 codec 驱动是否加载起来

SDK 的开发环境编译

- A. make kernel_menuconfig (修改 xxx_defconfig 此步骤必须要)
- B. make kernel
- C. 查看我们的驱动代码是否编译生成 alc5616.o



```
jangiserver2:-jyang 9667/ql-ol-sok/ql-ol-kernel/msm-3.18/build/sound/soc/codecsS ls
alc:5635.0 man9987.0 snd-soc-alc:5616.0 snd-soc-wc89366.0 th/328alc:3k.0 wc89338-tables.0 wcdcal-hwdep.0
aadio-ect-clk.0 modules.builtin snd-soc-man9867.0 snd-soc-wc89338.0 wc89386.0 wc89xxx-common.0 wcd.cpe_core.0
aadio-ect-clack.0 modules.order snd-soc-man9867.0 snd-soc-wc89xxx.0 wc89386-tables.0 wc89xxx-mbhc.0 wcd_cpe_services.0
built-in.0 msm.stub.0 snd-soc-th/328alc:3k.0 snd-soc-wc8-cpe.0 wc89388.0 wc89xxx-mbhc.0 snd-soc-th/328alc:3k.0 snd-soc-wc8-cpe.0 wc89338.0 wc89xxx-mesmgr.0
```

D. 查看声卡 PCM 设备是否已经注册 Is /dev/snd

-						
~ # ls /de	v/snd					
controlCO	h⊌COD33	pcmCOD12p	pcmCOD17c	pcmCOD21c	pcmCOD3c	pcaCOD9c
hwCOD10	h⊌COD39	pcmCOD13c	pcaCOD17p	pcaC0D22p	pcmCOD3p	timer
hwCOD11	h⊌C0D40	pcaCOD13p	pcaCOD18c	pcmC0D23c	pcmC0D4c	
hwCOD12	heCOD9	pcnCOD14c	pcaCOD18p	pcaC0D24p	pcmC0D4p	
hwCOD13	pcaCODOc	pcnCOD14p	pcnCOD19c	pcnC0II25c	pcnC0D5p	
hwCOD15	pcaCODOp	pcnC0D15c	pcnCOD1c	pcnC0D26p	pcnC0D6c	
hwCOD16	pcnC0D10p	pcnC0D16c	pcaCOD1p	pcaC0B2c	pcaCOD7p	
h⊌C0D32	pcnCOD11c	pcnCOD16p	pcnC0II20p	pcnC0D2p	pcnC0D8c	
∾ ш	•				•	

1.3 Codec 驱动测试

A. 第一路 PCM Test

```
playback
    amix 'AUX_PCM_RX Audio Mixer MultiMedia1' 1
    aplay /data/ringtone1.wav
recording
    amix 'MultiMedia1 Mixer AUX_PCM_UL_TX'
    arec -C 1 -R 8000 data/rec.wav
voice call
    amix 'AUX_PCM_RX_Voice Mixer CSVoice' 1
    amix 'Voice_Tx Mixer AUX_PCM_TX_Voice' 1
    aplay -D hw:0,2 -P&arec -D hw:0,2 -P -R 8000 -C 1
```

B. 第二路 PCM Test

```
playback
    amix 'SEC_AUX_PCM_RX Audio Mixer MultiMedia1' 1
    aplay /data/ringtone1.wav
recording
    amix 'MultiMedia1 Mixer SEC_AUX_PCM_UL_TX' 1
    arec -C 1 -R 8000 data/rec.wav
voice call
    amix 'SEC_AUX_PCM_RX_Voice Mixer CSVoice' 1
    amix 'Voice_Tx Mixer SEC_AUX_PCM_TX_Voice' 1
aplay -D hw:0,2 -P&arec -D hw:0,2 -P -R 8000 -C 1
```