# Analyse et amélioration des performances d'un programme par compilation optimisante: Étude de cas

Pierre Tassel under the supervision of Pr. Touati

Département of Computer Science University of Nice Sophia-Antipolis

Master Informatique

June 26, 2018

#### Plan

- Présentation du programme
- Démarche expérimentale
- 3 Analyse et optimisation des performances séquentielles
- 4 Ajout de parallélisme
- Modification algorithmique
- 6 Conclusion et perspectives

Pierre Tassel Presentation INRIA June 26, 2018 2 / 16

### Présentation du programme

#### MinMax et le jeux de l'Awale

- MinMax avec coupes Alpha Bêta.
- Variante du jeux de l'Awale avec 6 cases et 4 graines par case.
- Ecrit en C++ par Pr Régin.

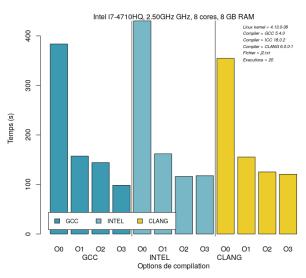


Figure: Le jeu de l'Awalé.

#### Environnement matériel et logiciel

- Processeur Scaling désactivé, processeur Intel core i7 8 coeurs 2,5GHz, 8Go DDR3, 256Go de SSD.
- Environnement minimaliste en CLI, Arch Linux basé sur le noyau Linux 4.14.13-1.
- Trois compilateurs analysés: GCC, ICC et CLang (dernières versions disponible).
- Fichier d'entrée généré en faisant jouer le programme contre lui même, programme déterministe.
- Les exécutions sont répétés 20 fois pour chaque configuration testée.

# Analyse des performances séquentielles



# Profilage du code GProf

```
%
    cumulative
                        total
                calls
time
      seconds
                        s/call
                                name
48.83
        167.72 5172852992 0.00
                                jouer_coup(Next*, Pos*, Pos*, int, int)
18.25
        230.39 3262157329 0.00 copier(Pos*, Pos*)
17.22
                           0.00
                                est affame(Pos*, int)
        289.56 3262157262
8.79
        319.75 1457826958
                           0.00
                                calculer coup(Next*, Pos*, int, int, int, bool)
5.31
        337.98 3252245939
                           0.00
                                 valeur minimaxAB(Next*. Pos*. int. int. int. bool)
                                 evaluer(Pos*)
0.87
        340.99 1775297034
                           0.00
0.52
        342.77
                           0.03
                                 test fin(Pos*)
                   67
0.09
        343.65
                   33
                         10.34
                                decisionAB(Next*, Pos*, int, bool)
```

Figure: Profilage du code avec GProf.

# Profilage du code

#### vTune

#### Elapsed Time <sup>3</sup>: 118.666s

(2)	CPU Time <sup>©</sup> :	117.755s
- 1	nstructions Retired:	588,377,500,000
(	CPI Rate <sup>©</sup> :	0.499
(	CPU Frequency Ratio <sup>®</sup> :	1.000
٦	Total Thread Count:	1
F	Paused Time ®:	0s

#### Top Hotspots 📵

This section lists the most active functions in your  $\epsilon$ 

Function	Module	CPU Time ®
jouer_coup	advisor.out	70.132s
calculer_coup	advisor.out	15.441s
copier	advisor.out	14.165s
est_affame	advisor.out	7.176s
valeur_minimaxAB	advisor.out	5.755s
[Others]		5.087s

#### Elapsed Time <sup>3</sup>: 120.174s

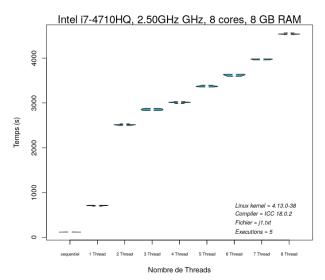
CPU Time ":	118.4548
	2.7%
L1 Bound <sup>③</sup> :	6.6%
○ DRAM Bound <sup>②</sup> :	
DRAM Bandwidth Bound ®:	0.0%
LLC Miss <sup>®</sup> :	0.1%
Loads:	157,360,120,662
Stores:	100,867,825,944
LLC Miss Count ®:	900,054
Average Latency (cycles) <sup>②</sup> :	8
Total Thread Count:	1

Figure: vTune analyse usage mémoire.

0s

Paused Time ®:

# Approche naïve d'ajout de parallélisme



# False Sharing

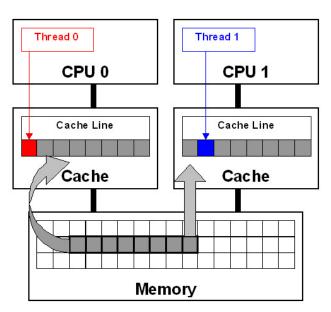
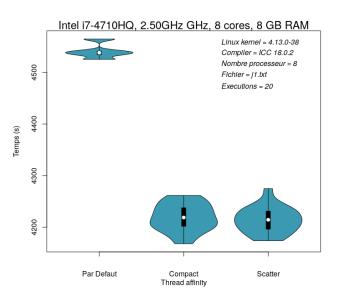


Figure: Le phénomène de False Sharing.

Source : Documentation Intel.

# Thread Affinity

Figure: Analyse de l'impact du placement des threads avec le compilateur d'Intel, -O3 avec 8 CPU.



10 / 16

Pierre Tassel June 26, 2018

#### Intel Advisor

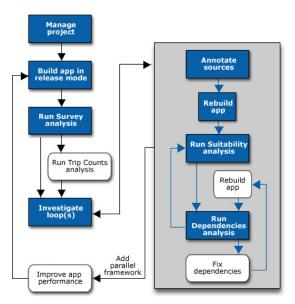


Figure: Méthode itérative pour l'ajout de parallélisme (proposée par Intel).

Source : Documentation Intel

# Difficultés de l'optimisation du code

- Algorithme très séquentiel.
- Nombre d'itérations faibles (n = 6).
- Usage de pointeurs qui pourraient aveugler les compilateurs.

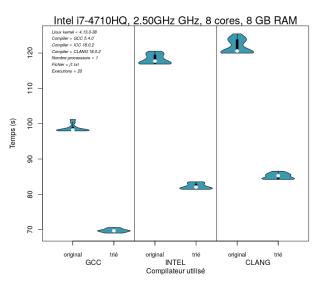
Pierre Tassel Presentation INRIA June 26, 2018 12 / 16

# Modification algorithmique

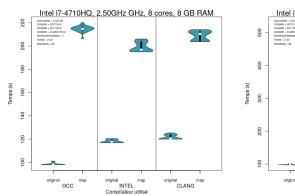
- Trier les coups à évaluer.
- Table de transposition.

Pierre Tassel Presentation INRIA June 26, 2018 13 / 16

# Trie des coups



# Table de transposition



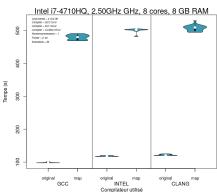


Figure: Arbre binaire de recherche.

Figure: Table de hashage.

Pierre Tassel Presentation INRIA June 26, 2018 15 / 16

# Conclusion et perspectives

- GCC bat Intel en séquentiel sur architecture Intel.
- Parallélisation avec OpenMP peut sévèrement dégrader les performances.
- Phénomène de False Sharing.
- Modifications algorithmique nécessaire pour améliorer les performances.
- Perspective: Stage à l'INRIA.