

INSEM

IN Semiconductor Inc.



Be part of HISTORY

J-Link 사용 안내



(주) INSEM에서 고객사에 제공하는 문서이므로 다른 용도로 사용이 금지 됩니다.

J-Link란?

J-Link는 SEGGER사에서 제작한 마이크로컨트롤러와 마이크로프로세서용 디버그 프로브로, JTAG나 SWD 같은 표준 인터페이스를 통해 타겟 하드웨어에 연결하여 코드 다운로드, 실시간 디버깅, Flash 프로그래밍 등 기능 제공



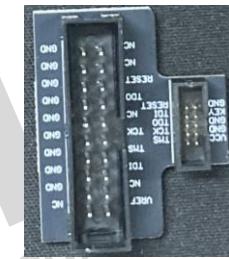
J-Link Pinout

VTref	1 ●	● 2	NC
Not used	3 ●	● 4	GND
Not used	5 ●	● 6	GND
SWDIO	7 ●	● 8	GND
SWCLK	9 ●	● 10	GND
Not used	11 ●	● 12	GND
SWO	13 ●	● 14	GND*
RESET	15 ●	● 16	GND*
Not used	17 ●	● 18	GND*
5V-Supply	19 ●	● 20	GND*

BEFORE

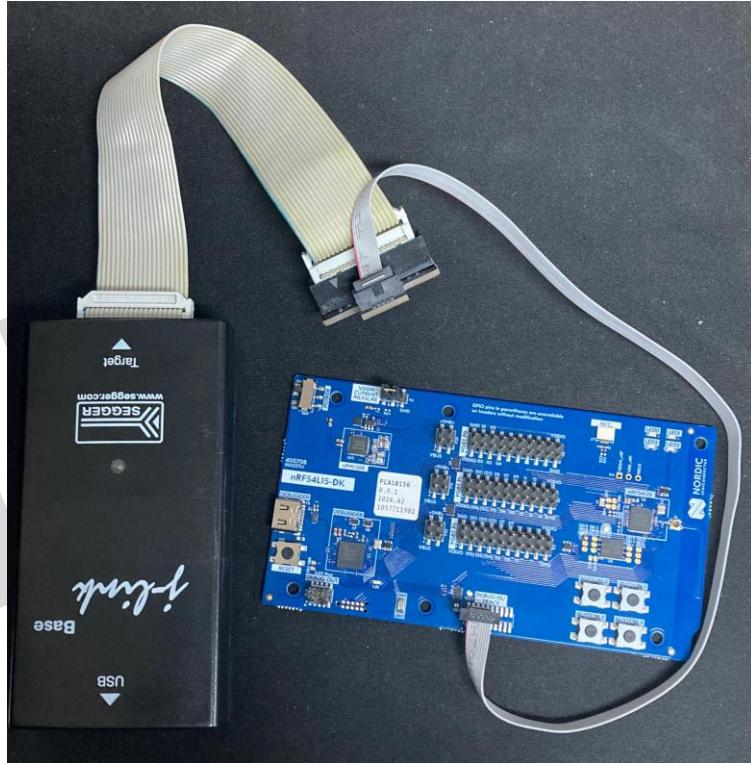
필수
옵션

J-Link 연결



(주) INSEM에서 고객사에 제공하는 문서이므로 다른 용도로 사용이 금지 됩니다.

J-Link 연결



All rights reserved.

프로그램 테스트

