

AV3-SUB - Teórica

Bits e Processadores - 15 HW / 10 SW

NOME:



1. **(7.5 HW / 7 SW)** Traduza os comandos a seguir para linguagem de máquina (binário)

- **incw %A**

[illegible]

- nop

[illegible]

- **movw %D, %D, (%A)**

[illegible]

- jmp

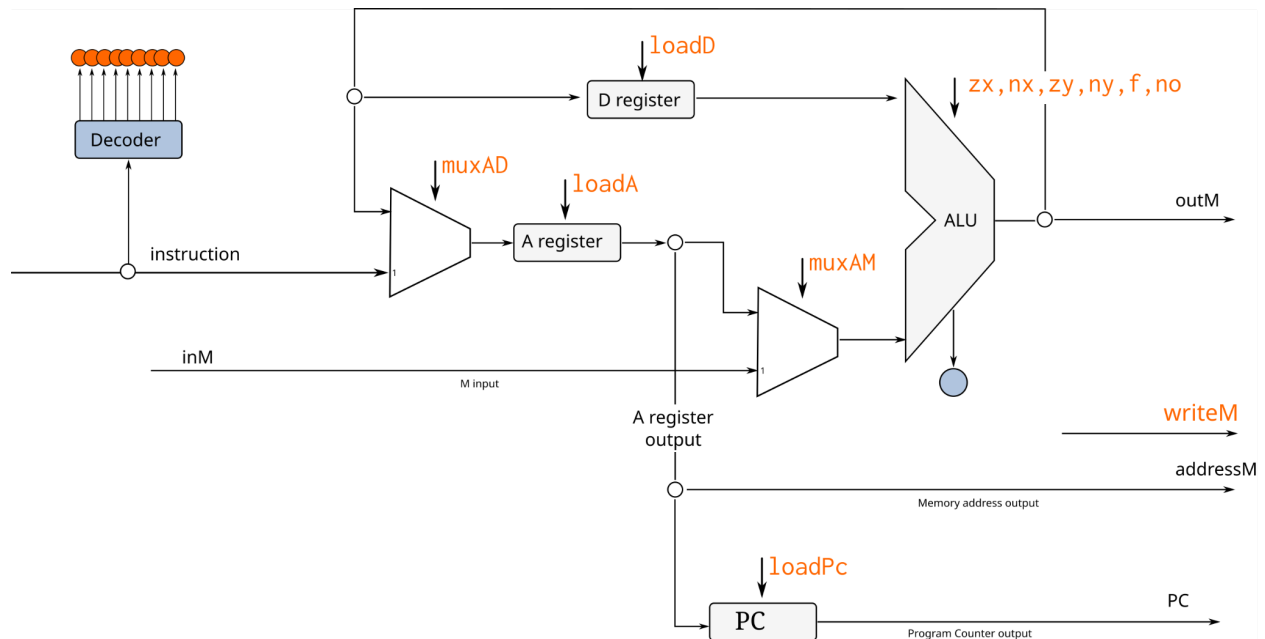
[illegible]

- **subw (%A), %0, %D**

[illegible]

3. (5 HW / 5 SW) Considere a nossa CPU, e os pontos de controle do **DECODER** em laranja:

- muxAD, loadA, loadD, muxAM, loadPC, writeM, zx,nx,zy,nz,f,no



Indique quais os valores que o decoder deve colocar em cada sinal dado as instruções a seguir:

incw <ul style="list-style-type: none"> - muxAD: - loadA: - muxAM: - loadD: - loadPC: - writeM: - zx,nx,zy,ny,f,no: 	movw (%A), %A <ul style="list-style-type: none"> - muxAD: - loadA: - muxAM: - loadD: - loadPC: - writeM: - zx,nx,zy,ny,f,no:
addw (%A), %D, %D <ul style="list-style-type: none"> - muxAD: - loadA: - muxAM: - loadD: - loadPC: - writeM: - zx,nx,zy,ny,f,no: 	orw %D <ul style="list-style-type: none"> - muxAD: - loadA: - muxAM: - loadD: - loadPC: - writeM: - zx,nx,zy,ny,f,no: