## 概要

Cate コンパイラは C に似たプログラミング言語のコンパイラです。

生成されたアセンブリコードをアセンブルするには Asm8 (https://github.com/inufuto/asm8)を使用します。

### 対象 CPU

CPU	実行ファイル名
Z80	cate80.exe
6800	cate68.exe
6809	cate09.exe
6502	cate65.exe
TMS9900	Cate99.exe
8080	Cate80i.exe
8086	Cate86.exe
SC62015	Cate62.exe

### Cとの違い

- データ型が異なる(最小単位は 8bit)
- プリプロセッサは#include のみ
- 再帰手続き不可
- 可変引数不可
- ポインタと配列の表記が異なる
- 構造体使用時の表記が異なる
- 乗除算は定数のみ

## 実行方法

コマンドプロンプトで実行します。

Z80 用:cate80 ソースファイル名6800 用:cate68 ソースファイル名6809 用:cate09 ソースファイル名6502 用:cate65 ソースファイル名TMS9900 用cate99 ソースファイル名8080 用cate80i ソースファイル名

 $\mu$  COM87 用 cate87 CPU オプション ソースファイル名

8086用 cate86 ソースファイル名 SC62015用 cate62 ソースファイル名

### CPUオプション

### cate87

-7801 または省略	μ PD7800~μ PD7802 命令セット
-7805	μ PD78C05, μPD78C06 命令セット

## データ型

## プリミティブ型

byte	符号なし8ビット
sbyte	符号あり8ビット
word	符号なし 16 ビット
sword	符号あり 16 ビット
bool	論理型

論理型には true, false 定数を使用できます。

### ポインタ

Cと表記が異なります。

ptr<型>

ヌルを表すためには 0 ではなく nullptr 定数を使用します。

### 構造体

型定義では struct キーワードを使いますが使用時は型名のみを記述します。

## 独自構文

### 名前付き定数

constexpr キーワードで、名前付き定数を定義できます。

constexpr 識別子 = 定数式

### for 文

配列に限り、範囲ベース for ループを使用できます。

for (ポインタ : 配列)

### repeat 文

repeat キーワードで、回数が固定されたループを記述できます。

repeat (定数式)

# アセンブリ生成

## 名前

アセンブリに出力される関数名及び変数名には末尾にアンダースコアが付きます。

# 引数と戻り値

関数呼び出しの引数と戻り値はレジスタまたは固定アドレスメモリを通じて受け渡しされます。スタックに積まないので再 帰呼び出しはできません。

### Z80

サイズ	戻り値	第1引数	第2引数	第3引数	第4引数
8bit	A レジスタ	A レジスタ	Eレジスタ	C レジスタ	メモリ
					関数名_@Param3
16bit	HL レジスタ	HL レジスタ	DE レジスタ	BC レジスタ	メモリ
		struct ポインタの場合	struct ポインタの場		関数名_@Param3
		はIX	合は IY		

### 6800

サイズ	戻り値	第1引数	第2引数	第3引数	第4引数
8bit	A レジスタ	A レジスタ	メモリ	メモリ	メモリ
			関数名_@Param1	関数名_@Param2	関数名_@Param3
16bit	X レジスタ	メモリ	メモリ	メモリ	メモリ
		関数名_@Param0	関数名_@Param1	関数名_@Param2	関数名_@Param3

### 6809

サイズ	戻り値	第1引数	第2引数	第3引数	第4引数
8bit	A レジスタ	A レジスタ	Bレジスタ	メモリ	メモリ
				関数名_@Param2	関数名_@Param3
16bit	D レジスタ	X レジスタ	Yレジスタ	メモリ	メモリ
				関数名_@Param2	関数名_@Param3

### 6502

サイズ	戻り値	第1引数	第2引数	第3引数	第4引数
8bit	Yレジスタ	メモリ	メモリ	メモリ	メモリ
		関数名_@Param0	関数名_@Param1	関数名_@Param2	関数名_@Param3
16bit	下位 Y レジ	メモリ	メモリ	メモリ	メモリ
	スタ	関数名_@Param0	関数名_@Param1	関数名_@Param2	関数名_@Param3
	上位 X レジ				
	スタ				

## TMS9900

サイズ	戻り値	第1引数	第2引数	第3引数	第4引数
8bit	R0 の上位 8 ビ	R1 の上位 8 ビット	R2 の上位 8 ビット	R3 の上位 8 ビット	R4 の上位 8 ビット
	ット				
16bit	R0	R1	R2	R3	R4

## 8080

サイズ	戻り値	第1引数	第2引数	第3引数	第4引数
8bit	A レジスタ	A レジスタ	Eレジスタ	C レジスタ	メモリ
					関数名_@Param3
16bit	HL レジスタ	HL レジスタ	DE レジスタ	BC レジスタ	メモリ
					関数名_@Param3

## μ COM87

サイズ	戻り値	第1引数	第2引数	第3引数	第4引数
8bit	A レジスタ	A レジスタ	Eレジスタ	C レジスタ	メモリ
					関数名_@Param3
16bit	HL レジスタ	HL レジスタ	DE レジスタ	BC レジスタ	メモリ
					関数名_@Param3

## 8086

サイズ	戻り値	第1引数	第2引数	第3引数	第4引数
8bit	AL レジスタ	AL レジスタ	DL レジスタ	CL レジスタ	メモリ
					関数名_@Param3
16bit	AX レジスタ	AX レジスタ	DX レジスタ	CX レジスタ	メモリ
		struct ポインタの場合	struct ポインタの場	struct ポインタの場	関数名_@Param3
		はBX	合は SI	合は DI	

## SC62015

サイズ	戻り値	第1引数	第2引数	第3引数	第4引数
8bit	A レジスタ	A レジスタ	IL レジスタ	メモリ	メモリ
				関数名_@Param2	関数名_@Param3
16bit	BA レジスタ	BA レジスタ	I レジスタ	メモリ	メモリ
				関数名_@Param2	関数名_@Param3
20bit	X レジスタ	X レジスタ	Yレジスタ	メモリ	メモリ
				関数名_@Param2	関数名_@Param3

# ランタイムライブラリ

以下のランタイムライブラリをリンクする必要があります。

CPU	ファイル名
Z80	cate80.lib
6800	cate68.lib
6809	cate09.lib
6502	cate65.lib
TMS9900	Cate99.lib
8080	Cate80i.lib
μ PD7800~7801	Cate87.lib
μ PD78C05~78C06	Cate87c.lib
8086	Cate86.lib
SC62015	Cate62.lib