

# طلب تمويل

## ١ اسم المشروع باللغة العربية

مشروع ميكروكمبيوتر قائم على عمارة MIPS باستخدام مصفوفة البوابات القابلة للبرمجة FPGA.

## ٢ اسم المشروع باللغة الإنجليزية

FPGA Microcomputer based on MIPS architecture.

## ٣ نبذة مختصرة عن المشروع

يهدف المشروع إلى تصميم وتنفيذ جهاز كمبيوتر تعليمي مدمج باستخدام تقنية FPGA. والغرض الرئيسي من الكمبيوتر هو توفير منصة تعليمية لطلاب قسم الحاسب والنظم بكلية الهندسة بحيث يمكن استخدامها في معمل عمارة الحاسب وبرمجة النظم. يقوم معالج الكمبيوتر على معمارية MIPS ومن المقرر تزويده بنظام تشغيل متعدد الأغراض. يوفر الكمبيوتر مجموعة من الأدوات والتجارب العملية التي يستطيع من خلالها الطلاب تطبيق الطرق الهندسية التي يتم تدريسها في المقررات المرتبطة بتنظيم الحاسبات.

## ٤ المعدات المطلوبة

- لوحة FPGA من طراز Altera DE1-Soc Board.  
السعر: ١٣٦٥ جنيه مصري.  
تكاليف الشحن: ٨٠٠ جنيه مصري.