

# برنامج دعم مشروعات التخرج لطلاب السنوات النهائية في الجامعات المصريه للعام الدراسي 2015 - 2016

### موعد التقديم:15–31 ديسمبر 2015

## معلومات عن المشروع

عنوان المشروع باللغة العربية: مشروع ميكروكمبيوتر قائم على عمارة MIPS باستخدام مصفوفة البوابات القابلة للبرمجة

عنوان المشروع باللغة الإنجليزية: FPGA Microcomputer based on MIPS architecture

#### ضع خطاً تحت أقرب التخصصات إلى مشروع تخرجك:

الآثاث- الديكور - صناعة الألبان- الصناعات النسيجية - التكنولوجيا الخضراء- الصناعات الغذائية- الصناعات اليدوية والحرفية - صناعة البرمجيات و - Internet Of Thingsالبرامج المساعدة لمتحدي الإعاقة- أفلام الكارتون والألعاب - صناعة الإلكترونيات و الربوتكس - تدوير المخلفات بأنواعها وتجميل المدن - الطاقة والمياه - الإستزراع البحري - اللوجستيات - الصناعات البترولية و الكيميائية - أخرى

القسم: هندسة الحاسب والنظم الكلية: كلية الهندسة الجامعة: جامعة الإسكندرية

كادمية بيانات فريق المشروع مي والتكنولوج							
رقم المحمول	اسم الطالب	رقم					
VA.PPOYY11.	مصطفى عبد العزيز محمد عبد العزيز	١					
O O I C I I I I I I I I I I I I I I I I	leocaron						
Toobpology	/						
recimology							
	رقم المحمول	اسم الطالب وقم المحمول					

بيانات المشرف على المشروع					
البريد الإلكتروني	رقم المحمول	الوظيفة الحالية	الجهة	اسم المشرف	رقم
	0				
	T \				

الراعي / رعاة المشروع (إن وجد)				
رقم الهاتف	العنوان	اسم الشركة	رقم	

#### فيما لا يزيد عن 200 كلمة أكتب وصف عن المشروع باللغة العربية:

فكرة المشروع هي تصميم وتنفيذ جهاز كمبيوتر مدمج متعدد الأغراض باستخدام تقنية FPGA. يقوم الكمبيوتر على معمارية MIPS مزودة بمجموعة من أجهزة الإدخال والإخراج. يوفر الكمبيوتر أيضاً واجهة لألعاب الفيديو، وواجهة للمبرمجين وطلاب عمارة الحاسب. يوفر الكمبيوتر نظام تشغيل متعدد الاستخدامات ومجموعة من أدوات التطوير. ومن المقرر إضافة بعض التعديلات على عمارة MIPS ودراسة تأثيرها على المستخدم النهائي أو التطبيقات المتخصصة. يوفر الكمبيوتر أيضاً مجموعة من الأدوات والتجارب المعملية التي يستطيع من خلالها الطلاب تطبيق الطرق الهندسية التي يتم تدريسها في المقررات المرتبطة بتنظيم الحاسبات بالجامعات والمؤسسات التعليمية.

#### فيما لا يزيد عن 200 كلمة أكتب وصف عن المشروع باللغة الإنجليزية:

The idea of the project is to design and implement a general-purpose embedded computer system using FPGA technology. The computer is based on MIPS architecture and will be supplied with various input/output devices. The system also provides an interface for video games, and an interface for programmers and computer architecture students. The computer is supplied with a general-purpose operating system and a number of development tools. It is planned to add modifications to MIPS architecture and study the effects of these modifications on the end user and on specialized applications. In addition, the computer provides some experiments and tools by which university students can apply engineering methodologies taught in computer organization courses.

#### أذكر الهدف العام من المشروع والمشكلة التي يقوم هذا المشروع بمعالجتها:

- 1. توفير ميكروعمارة micro-architecture كاملة لكمبيوتر متعدد الأغراض بلغة VHDL بحيث تكون حرة ومفتوحة المصدر، وبالتالي توفير الفرصة للطلاب والباحثين والهواة لدراسة معمارية مفتوحة لنظام كمبيوتر متعدد الأغراض.
  - 2. توفير منصة تطوير وتجارب معملية لطلاب عمارة الحاسب بالجامعة.

3. دراسة وتنفيذ بعض التعديلات التي من شأنها تحسين معمارية MIPS، ومن المقرر تزويد MIPS بطبقة لتشغيل الماكينات الوهمية للمعماريات الأخرى بمساعدة العتاد (hardware-virutalization)، وقد يساهم ذلك في تحسين أداء MIPS في النظم التي تعتمد على الماكينات الوهمية بشكل كبير، مثل نظم الحوسبة السحابية.

#### أذكر منهجية العمل موضحاً كيفية تحقيق الأهداف ومؤشرات تحقق الأهداف والمخرجات والعوائد من التنفيذ:

تعتمد منهجية العمل بداية على تحديد المتطلبات requirement specification التي يجب على الكمبيوتر تحقيقها، ثم تصميم الطبقات المختلفة للماكينة (العتاد، البرنامج الثابت، نظام التشغيل، التطبيقات) ثم تطوير مجموعة من الأدوات المساعدة في تصميم الكمبيوتر (مثل المحاكي emulator) ثم تنفيذ الماكينة واختبارها. يتم بعد ذلك تقييم الماكينة أمام المتطلبات التي تم تحديدها في الخطوة الأولى، وإعادة ضبط التصميم حتى يؤول إلى المتطلبات بالضبط كما هو محدد في مستند تحديد المتطلبات. وتتضم مؤشرات تحقق الأهداف بالإجابة على هذه الأسئلة: هل يؤدي الكمبيوتر الغرض الذي تم تحديده في مرحلة هندسة المتطلبات؟ ما هي النسبة التي يؤدي بها الكمبيوتر هذا الغرض؟ ما هو معدل الخطأ في تنفيذ الأوامر ومعدل الخطأ في البرمجية؟ ما هي تكلفة النظام ومعدل الآداء؟ كلما كانت الإجابات مقبولة (قريبة من المتطلبات) كلما ارتفع مؤشر تحقق الهدف.

#### المخرجات الرئيسية من المشروع والمستفيد النهائي المحتمل:

كمبيوتر متعدد الأغراض حر ومفتوح المصدر لنبائط الــ FPGA قائم على معمارية MIPS، مزود بنظام تشغيل، أدوات تطوير، وواجهة لألعاب الفيديو، وبعض التعديلات على عمارة MIPS.

#### المستفيد النهائي:

- طلاب عمارة الحاسب، حيث يوفر الكمبيوتر واجهة تعليمية للدارسين.
- الجامعة، حيث يمكن استخدام الكمبيوتر في الأغراض التعليمية، أو الأغراض البحثية الخاصة بعمارة MIPS.
- الشركات، حيث يمكن تطبيق الإضافات المقترحة على المعمارية واستخدامها في التطبيقات المختلفة، مثل الحوسبة السحابية والنظم المدمجة.

#### ما هي الميزانية المطلوبة لتنفيذ المشروع:

- - يجب أن تشمل هذه القائمة التكلفة المتوقعة لكل عنصر بالتفصيل بالإضافة إلى إجمالي التكلفة الكلية لكافة العناصر اللازمة.

#### المعدات المتطلوبة:

- 1. لوحة FPGA لتطوير الكمبيوتر باستخدامها، والنموذج المطلوب هو Altera DE1-SoC Board بسعر ١٤٠٠ جنيه (السعر من موقع الشركة),
- 2. جهاز المتحكم (NES controller) ومجموعة من game cartridges من أجل استخدام ألعاب الفيديو (٢٠٠ جنيه أمازون).
  - 3. التكلفة المتوقعة لشحن المكونات الموضحة أعلاه (٨٠٠ جنيه شامل الجمارك والضرائب).
    - 4. شاشة عرض LCD ولوحة مفاتيح للإدخال والإخراج (٤٠٠ جنيه من السوق).

التكلفة الكلية المطلوبة: ٢٨٠٠ جنيه فقط لا غير.

هل سبق الاشتراك في مسابقات محلية أو دولية؟ إذا كانت الإجابة بنعم أذكر اسم المسابقة والمركز الذي حصل عليه مشروعك؟

0

¥

هل ترغب في تحويل مشروعك إلى شركة؟ إذا كانت الإجابة بنعم أذكر معايير نجاح هذه الشركة؟

Y

اين تري فكرتك خلال عامين من اليوم اذا توافرت لك الاليات التي تسهل تحقيق اي شيئ تتمناه؟ اذكر ايضا الشراكات التي تتمناها

- في الجامعة حيث يتم استخدام التجارب التي يوفر ها الكمبيوتر في معمل عمارة الحاسب
- في الشركات والمؤسسات البحثية حيث يتم البحث في الإضافات التي يوفرها الكمبيوتر لمعمارية MIPS وتطوير واستخدام تلك الأفكار على مستوى أكبر.

سؤال يجيب عليه المشرف:

هل سبق أن قمت بالإشراف على مشروع مماثل؟ إذا كانت الإجابة بنعم أذكر اسم المشروع وسنة الإشراف؟

V

أكاديمية البحث العلمي والتكنولوجيا

# Academy of Scientific Research and Technology

توقيع المشرف:

التاريخ:

ترسل الطلبات بالايميل الي: grants@asrt.sci.eg