Ana Cristina Ballesteros – 100

El funcionamiento es el esperado. Como retroalimentación del diseño, la lógica para generar los flags de OV y C se puede simplificar. En lugar de usar muxes, se podrían usar ANDs y NOTs, de tal modo que cuando el bit 1 de OP sea 1 (operaciones lógicas), estos flags tengan un valor de 0.

Yuneri Grisel Bautista Guerrero – 95

El flag V no se actualiza correctamente para todos los casos. Por ejemplo, al sumar -8 + -1, la ALU nos debería dar un V. Lo mismo pasa con la suma de 7+1.

Joel Castillo Zepeda – 85

Flags de N, V y C no se actualizan correctamente para algunos casos. Por ejemplo, para la operación OR, cuando A=0111 y B =0001, resulta en N=1 y V=1. Algo similar pasa con la operación AND, cuando A=1010 y B=0101, resulta en N=1, V=1 y C=1. Las banderas de C y V sólo se deben actualizar en operaciones aritméticas.

John Joseph Corrado III – 95

El flag de V no se actualiza correctamente en algunos casos. Por ejemplo, cuando se ejecuta una resta con A=0111 (+7), B=0001 (+1), resulta en V=1. Además, cuando A=0111(+7) y B=1111(-1), resulta en V=0, cuando en realidad estamos generando un overflow (7-(-1)=8)

Víctor José Cuenca Jima – 90 (95 por entregar SV)

ALU en logisim: De acuerdo con las especificaciones, las banderas de C y V sólo se actualizaban en operaciones aritméticas. En operaciones AND y OR, C y V debían tener siempre el valor lógico 0.

ALU en SystemVerilog: Tus flags tienen el valor incorrecto debido a la forma en que ModelSim realiza la simulación. Dentro de un always\_comb, el orden de las instrucciones sí importa. Tu código calcula las flags basándose en result, pero esto ocurre ANTES de que result obtenga un nuevo valor.

Estoy sumando 5 puntos por la entrega en SystemVerilog.

[Víctor Andrés González Saldaña](https://experiencia21.tec.mx/courses/175872/grades/47299#tab-assignments) – 90

De acuerdo con las especificaciones, las banderas de C y V sólo se actualizaban en operaciones aritméticas. En operaciones AND y OR, C y V debían tener siempre el valor lógico 0.

Andrea Montserrat Jiménez Sedano - 100

Muy buen diseño

Ricardo Enrique López González - 80

No agregaron las banderas N, Z

María Martha Navarro Carrillo – 100

Muy buen diseño

Citlali Pardo Maldonado – 90

De acuerdo con las especificaciones, las banderas de C y V sólo se actualizaban en operaciones aritméticas. En operaciones AND y OR, C y V debían tener siempre el valor lógico 0.

[Erika Yamilet Paredes Montero](https://experiencia21.tec.mx/courses/175872/grades/13867#tab-assignments) – 90

Las banderas de C y V no se actualizan correctamente. Por ejemplo, estas banderas generan un error en la simulación durante las operaciones lógicas. En lugar del error, C y V deberían tomar el valor de 0.

Eduardo Pérez Rosas – 90

De acuerdo con las especificaciones, las banderas de C y V sólo se actualizaban en operaciones aritméticas. En operaciones AND y OR, C y V debían tener siempre el valor lógico 0.

[Juan Ramón Quintero Turrubiartes](https://experiencia21.tec.mx/courses/175872/grades/13968#tab-assignments) – 90

El flag de V no se actualiza correctamente en algunos casos. Por ejemplo, cuando se ejecuta una suma con A=0111(+7), B=0001(+1), resulta en V=0. Otro ejemplo es A=1111(-8) + B=0000(0), esto resulta en V=1. Además, las flags V y C deberían estar en 0 cuando se realizan operaciones lógicas.

[Ana Paula Ramírez Sánchez](https://experiencia21.tec.mx/courses/175872/grades/13970#tab-assignments) – 100

[Raquel Alejandra Ramírez Valencia](https://experiencia21.tec.mx/courses/175872/grades/13670#tab-assignments) – 90

De acuerdo con las especificaciones, las banderas de C y V sólo se actualizaban en operaciones aritméticas. En operaciones AND y OR, C y V debían tener siempre el valor lógico 0. En tu diseño, cuando la ALU realiza operaciones lógicas, C y V quedan en X o flotando. Sólo faltó conectar a 0, las entradas 2 y 3 de los muxes de C y V.