

Bitácora de trabajo.

Avance #1: (25/5/2021)

Se acordó trabajar en equipos de dos integrantes, donde David Campos y Andrés Vega forman un subgrupo y se encargan de trabajar el módulo phy_tx, y Gokeh Ávila e Isaac Fonseca forman otro subgrupo y se encargan de trabajar el módulo phy_rx.

Asignaciones:

- David Campos realizó el plan de trabajo.
- Andrés Vega realizó la lógica de muxes.
- Isaac Fonseca realizó la recirculación.
- Gokeh Ávila e Isaac Fonseca realizaron la lógica de demuxes.

Nota: para el primer avance faltó terminar bien la lógica de demuxes.

Avance #2: (1/6/2021)

Se continuo trabajando en los mismos subgrupos.

Asignaciones:

- Andrés Vega realizó el paralelo a serial del módulo phy_tx.
- David Campos realizó el serial a paralelo del módulo phy_tx.
- Isaac Fonseca realizó el paralelo a serial del módulo phy_rx.
- Gokeh Ávila e Isaac Fonseca realizaron el serial a paralelo del módulo phy_rx.

Nota: para el segundo avance faltó terminar la síntesis del serial a paralelo del módulo phy_rx.

Avance #3: (8/6/2021)

Asignaciones:

- David Campos y Andrés Vega completaron el módulo phy_tx.
- Isaac Fonseca y Gokeh Ávila completaron lo que hacia falta del módulo phy_rx.
- Se realizó la conexión del módulo phy.

Reporte: (12/6/2021)

El reporte se hizo entre los cuatro integrantes del grupo.