

${\rm ELE2715}$ - circuitos digitais - ${\rm T03}$ - Laboratório 1

| Aluno | - Avalia |
|---------------------------------|-----------------------------------|
| ALBERTHO SIZINEY COSTA | - WESLEY BRITO DA SILVA |
| ANTÔNIO PAULO V. B. DE SOUSA | - ALBERTHO SIZINEY COSTA |
| IGOR MICHAEL ARAUJO DE MACEDO | - ANTÔNIO PAULO V. B. DE SOUSA |
| ISAAC DE LYRA JUNIOR | - IGOR MICHAEL ARAUJO DE MACEDO |
| JOAO MATHEUS BERNARDO RESENDE | - ISAAC DE LYRA JUNIOR |
| LUCAS BATISTA DA FONSECA | - JOAO MATHEUS BERNARDO RESENDE |
| MARCELO FERREIRA MOTA JÚNIOR | - LUCAS BATISTA DA FONSECA |
| MARIA LUIZA DE LIMA ROCHA | - MARCELO FERREIRA MOTA JÚNIOR |
| PEDRO HENRIQUE DE FREITAS SILVA | - MARIA LUIZA DE LIMA ROCHA |
| STHEFANIA FERNANDES SILVA | - PEDRO HENRIQUE DE FREITAS SILVA |
| WESLEY BRITO DA SILVA | - STHEFANIA FERNANDES SILVA |

${\rm ELE2715}$ - circuitos digitais - ${\rm T04}$ - Laboratório 1

| Aluno | - Avalia |
|-------------------------------------|---------------------------------------|
| ALYSSON FERREIRA DA SILVA | - EVERTON ANDRADE LEAL DUARTE |
| EDUARDO GARCIA ZACCHARIAS | - JOSE LINDENBERG DE ANDRADE |
| EVERTON ANDRADE LEAL DUARTE | - KALINE SOUZA DOS SANTOS |
| JOSE LINDENBERG DE ANDRADE | - RAFAEL PEREIRA DE ALEXANDRIA SOARES |
| KALINE SOUZA DOS SANTOS | - RENATO EMANUEL MEDEIROS DE LIRA |
| RAFAEL PEREIRA DE ALEXANDRIA SOARES | - THIAGO VICTOR BEZERRA SILVA |
| RENATO EMANUEL MEDEIROS DE LIRA | - VINICIUS SOUZA FONSÊCA |
| THIAGO VICTOR BEZERRA SILVA | - ALYSSON FERREIRA DA SILVA |
| VINICIUS SOUZA FONSÊCA | - EDUARDO GARCIA ZACCHARIAS |

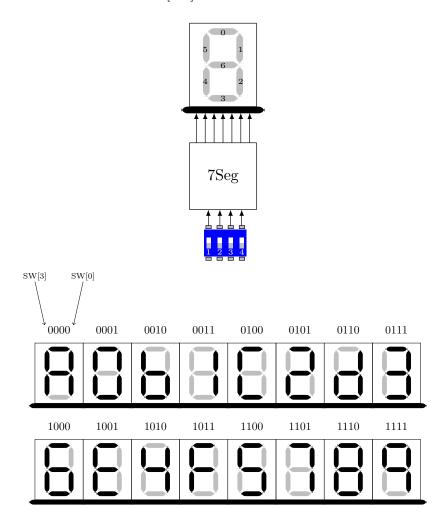


Universidade Federal do Rio Grande do Norte Centro de Tecnologia - CT

Departamento de Engenharia Elétrica - DEE

Disciplina:ELE2715 - Circuitos DigitaisPeríodo: 2020.2Aluno:Atividade: 02

1 - Projete um circuito lógico para exibir em um display de 7 segmentos um valor Hexadecimal de 4 bits. O circuito será verificado no ModelSim, desta forma, o aluno deverá utilizar um vetor de bits SW[3:0] (SW[3] é o MSB) para o valor do número hexadecimal de entrada e a saída será direcionada para um vetor de bit HEX[6:0].



Observações

- Utilize uma chave de quatro entradas para determinar os valores de entrada;
- Todos os leds do display e as entradas das chaves devem utilizar resistores de no mínimo 560Ω ;
- A implementação deverá ser feita de forma estruturada;
- Todos os alunos devem enviar o projeto em formato .pdf via Sigaa;
- Todos os projetos devem conter os diagramas esquemáticos dos circuitos eletrônicos em .pdf em folhas A4 com legenda e seguindo as normas de desenho técnico (pode utilizar software para isso, Ex. Programas de desenho de PCB);
- Todos os alunos devem produzir um vídeo, posta-ló no YouTube (não listado) e colocar o link (apenas o link sem comentários) nos comentários da tarefa no Sigaa;