

QXD0146 - Sistemas Digitais para Computadores

VHDL – Lógica combinacional e Lógica sequencial

Thiago Werlley Badeira da Silva¹

¹Universidade Federal do Ceará, Brazil

22 de março de 2023

Circuitos Combinacionais - exercícios

- Driver
- OR
- AND
- XOR
- Inverter
- NOR
- NAND
- XNOR
- **Utilize a ZYBO para realizar os devidos testes.**



Circuitos Combinacionais - Exercício

- Comparador de 4 bits
- Decodificador de 2 bits
- Multiplexador de 4:1
- Half-adder
- Full-adder
- Somador Ripple-Carry
- ULA
- Multiplicador
- **Utilize a ZYBO para realizar os devidos testes.**



Circuitos Sequências - Exercício

- Simple Latch
- D-Flip-Flop
- JK-Flip-Flop
- Register
- Shift Register
- Counter
- **Utilize a ZYBO para realizar os devidos testes.**

