

Universidade Estadual do Oeste do Paraná - UNIOESTE  
Centro de Engenharias e Ciências Exatas - CECE  
Campus de Foz do Iguaçu  
Disciplina: Sistemas Digitais  
Professora: Adriana Kauati

ISABELA PIMENTEL LOEBEL  
FELIPE AUGUSTO DA SILVA BITTENCOURT

Relatório 6

Foz do Iguaçu,  
15 de maio de 2019.

## OBJETIVO

- Recriar o circuito mostrado na figura 3 da experiência 2 do livro.

## MATERIAIS UTILIZADOS

- 01 protoboard
- 01 fonte
- 01 multímetro
- 02 CI's flip flop D - 74LS74AN
- 03 CI's porta lógica NAND - 74LS00
- 03 LED's
- 03 Resistores

## EXPERIÊNCIA

3

**Figura 3 - Registrador de 4 bits melhorado**

c) Completar a tabela da figura 4:

LOAD (CARGA)	ENTRADAS	CLOCK	CLEAR	SAIDAS
	A B C D	H	F	L3 L2 L1 L0
0	0 0 0 0	0	0	
0	0 0 0 0	0	1	
0	1 0 1 0		1	
0	1 1 1 0		1	
1	1 1 1 0		1	
0	0 0 0 0		1	
1	0 0 1 1		1	
0	1 1 1 1		1	

**Figura 4 - Tabela para o circuito da figura 3**

d) Na tabela da figura 4, observar que em:

- ① tem-se  $F = 0$ , logo as saídas  $L3$   $L2$   $L1$   $L0$  devem ser 0000, pois  $F = 0$  significa clear.
- ② com  $G = 0$  não se pode carregar o registrador





