Gaëtan Bacso et Spinelli Isaia						
Planning Labo8 CSN						
Semaine N°	51	52	1	2	3	4
Date	19.12.2019	26.12.2019	02.01.2020	09.01.2020	16.01.2020	23.01.2020
Lecture et analyse du système						
Réalisation de l'organigramme grossier		_	_			
Réalisation des organigrammes évolués			ח			
Réalisation du schéma UT et UC						
Déscription VHDL des blocs		_	_ 1)			
Test et dépannage des blocs		7	5			
Test et dépannage de l'ensemble		9	<b>2</b>			
Lecture et analyse de la 2eme partie		Vacances de Nöe				
Réalisation de l'organigramme						
Réalisation du schémas bloc		(	ک			
Déscription VHDL		-	ਹ >			
Test et dépannage						
Réalisation du rapport						

Estimation Réel