

No es un registro físico Posiciones no implementadas

Registro EEDATA (08h)

El registro EEDATA (Datos de EEPROM) guarda el contenido de una posición de la memoria EEPROM de datos antes de su escritura o después de su lectura, según leamos o escribamos en ella.

El acceso a la memoria EEPROM es bastante lenta, dato que debemos tener en cuenta cuando accedamos a ella para escribirla, pues en promedio son 10 ms para completar un proceso de lectura.

Registro EEADR (09h)

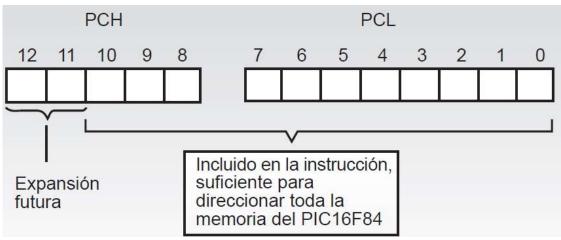
El registro EEADR (Dirección de EEPROM) guarda la dirección de la posición de memoria EEPROM cuando queramos acceder a ella, bien para su lectura, o bien para su escritura.

El registro EEADR puede direccionar como máximo 256 bytes de los cuales sólo los 64 primeros están disponibles, con lo que los dos bits de mayor peso han de tener el valor de '0'.

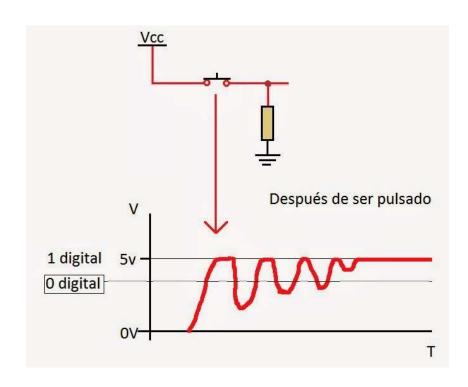
Registro PCLATH (OAh y 8Ah)

El registro PCLATH (Contador de Programa Alto) ya lo vimos cuando analizamos el PCL y su relación con el PC.

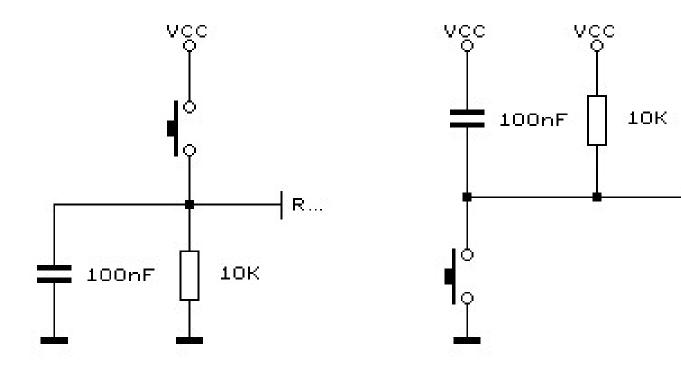
En una instrucción CALL o GOTO, los bits PC<10:0> se cargan desde el código de operación de la instrucción, mientras que los bits PC<11:12> lo hacen desde el PCLATH<4:3>



Rebote Mecánico



Antirrebote por Hardware



R...

Antirrebote por Software

En una entrada Normalmente Conectada a Tierra (se activa con voltaje)

btfss PORTB, PushBotton1

goto Resta

goto Suma

Suma btfsc PORTB, PushBotton1

goto Suma

antirrebote

btfsc PORTB, PushBotton1

goto antirreb1

incf PORTA,1

incf PORTA,0

movwf PORTA

goto LecturaPush

Práctica 5

Desplegar en el puerto A el resultado acumulado Si el push botton de RBO se pulsa sumar de 4 en 4, si el push botton de RB1 se pulsa restar de 3 en 3.

Fecha Entrega Viernes 5 de Octubre.

Reporte: Hasta Domingo 7 de Octubre.