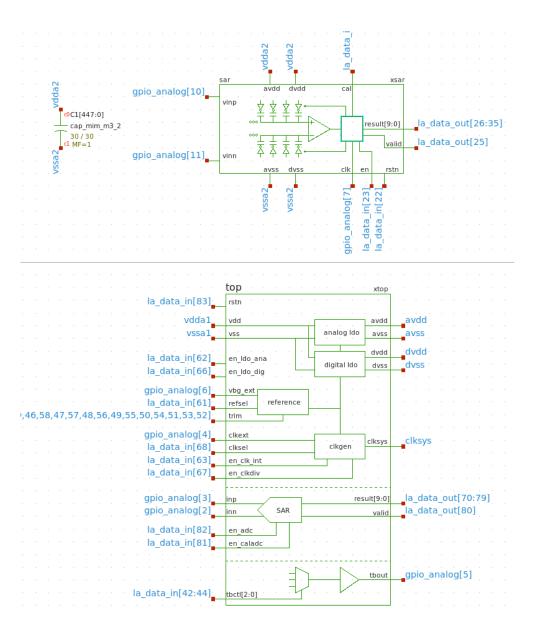
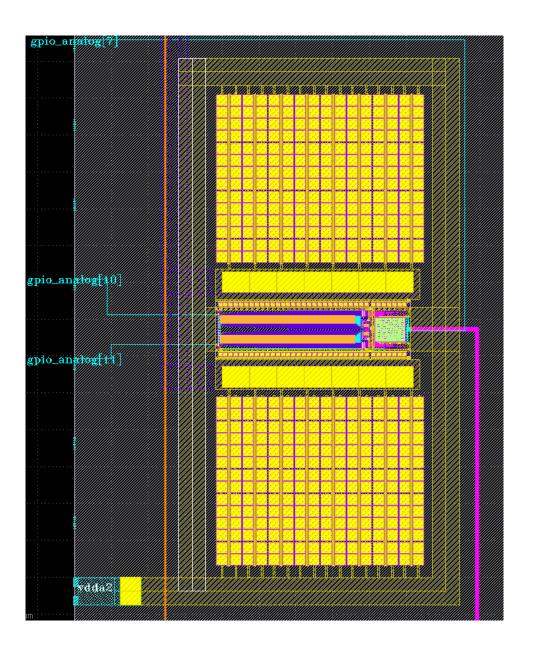
他のADCサンプル解析

Noritsuna Imamura noritsuna@ishi-kai.org

サンプル: MPW7より ^{差動入力10bit SAR-DAC}

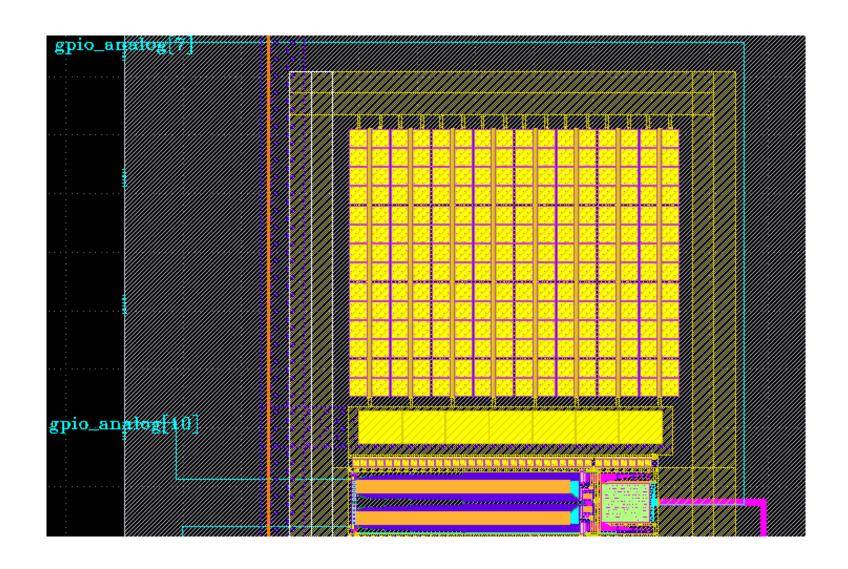


全体レイアウトのサンプル

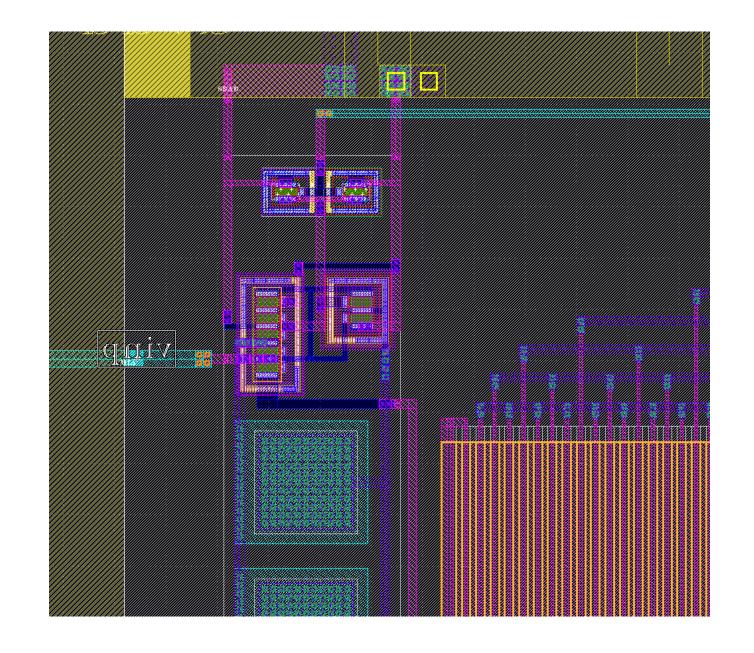


MIMコンデンサのようだが、ここに電荷を貯めて、高速に電荷をCDAC部分に送れるようにしている?

黄色の謎

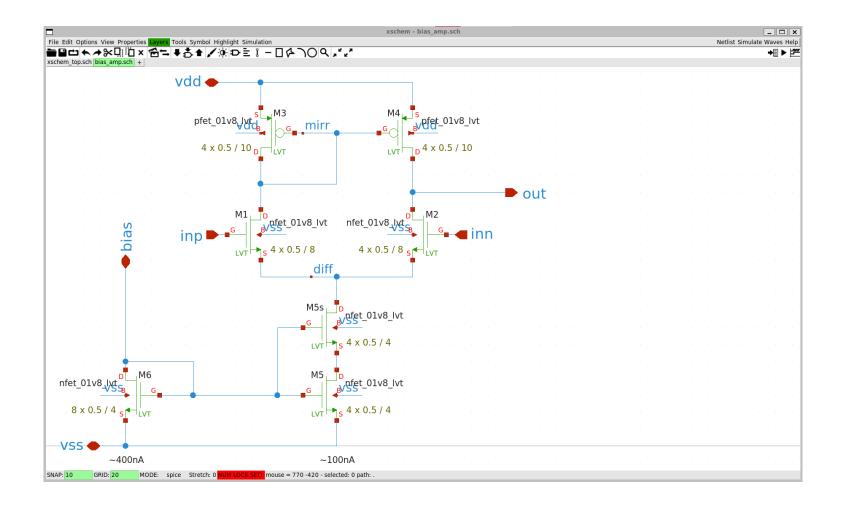


CDACの前に 何か回路が ある



これは必要か?

回路的には BIAS用の AMP?

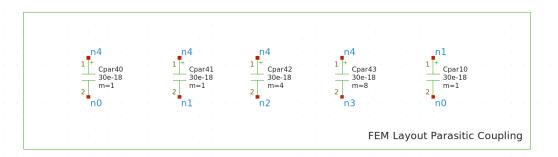


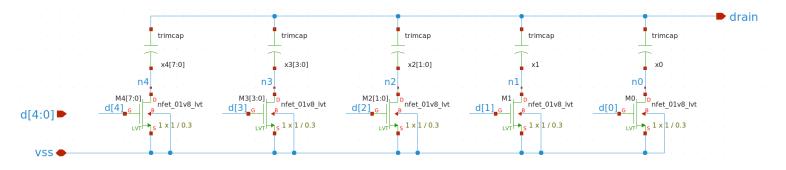
CDACスイッチ ロジック ラッチアップ コンパレータ

コンパレータ

何に使うの?

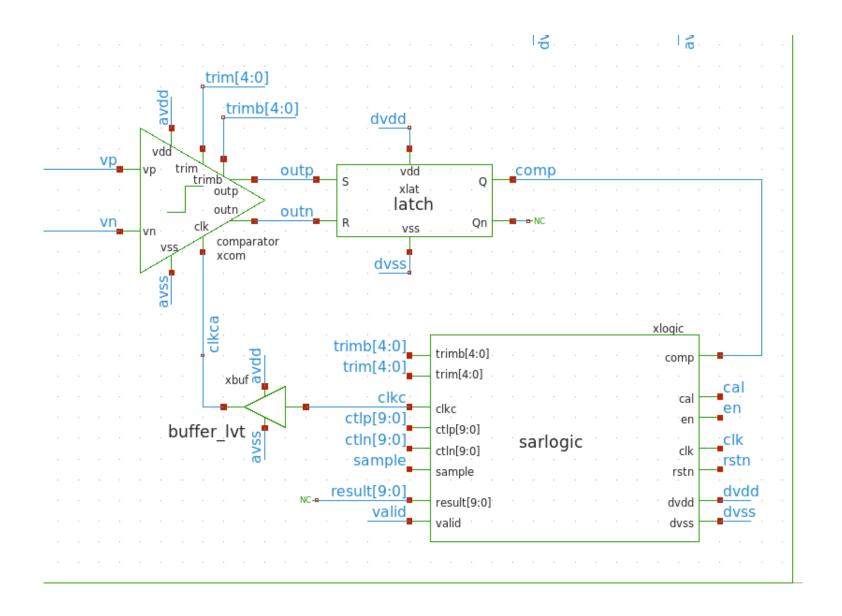
trim

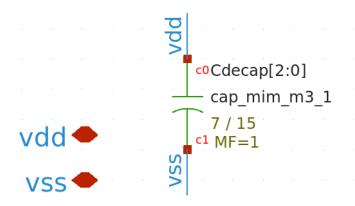


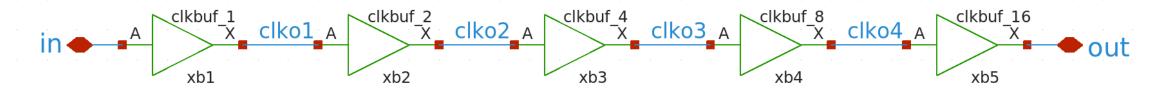


こちらはきなこさんに 作ってもらっている

ラッチアップ回路







クロック用バッファー

SAR-Logicから供給される。

バッファーが必要な模様。

誰も作ってないはず・・・

無くてもよさそうだけど・・・

LDOやリファレンス、 クロックジェネレータ

- どこまで必要か?
- リファレンス電源は何種類いるのか?
 - ± 3.3 V, ± 1.8 V, ± 0.6 V

