

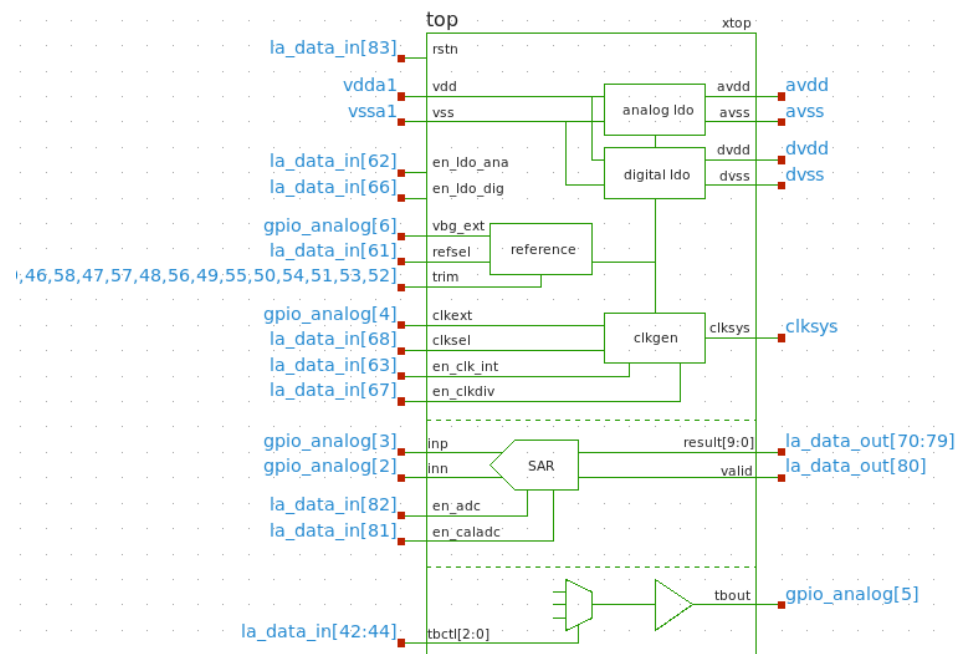
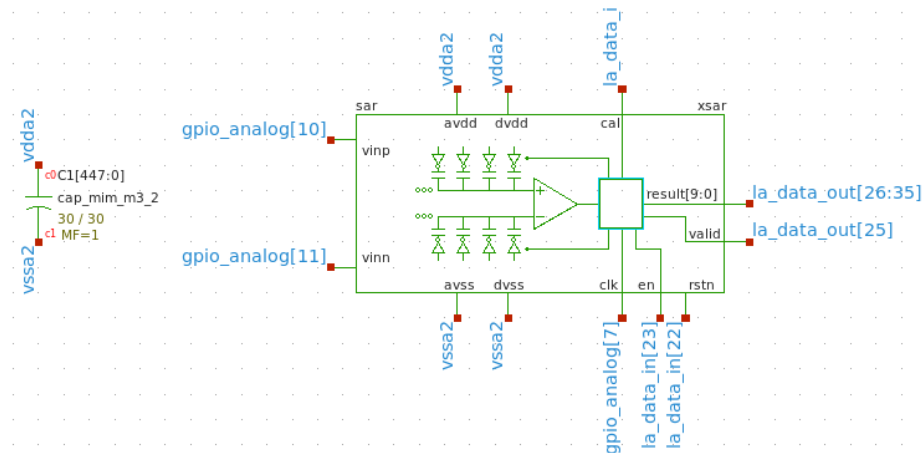
他のADCサンプル解析

Noritsuna Imamura
noritsuna@ishi-kai.org

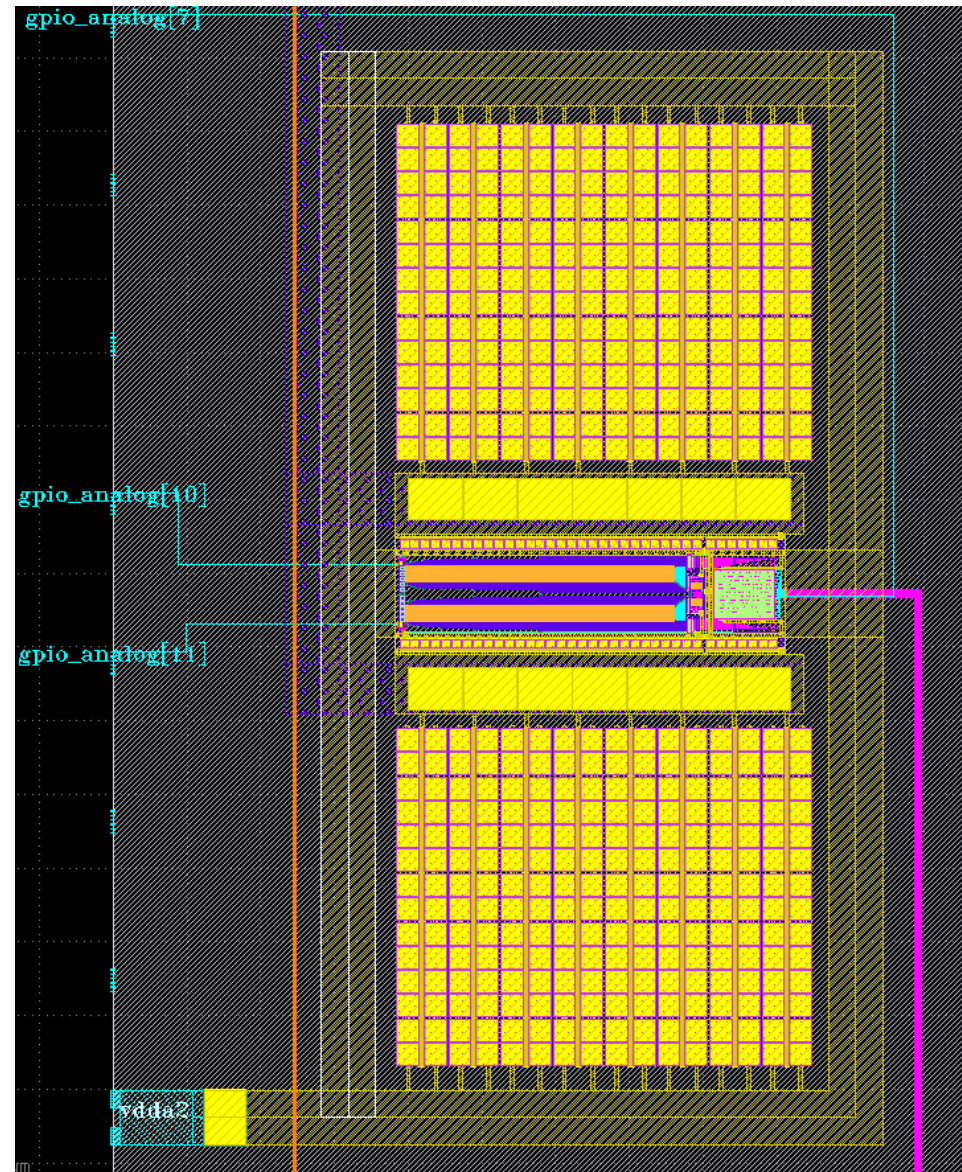
サンプル： MPW7より

差動入力10bit SAR-DAC

<https://github.com/christoph-weiser/mpw7>

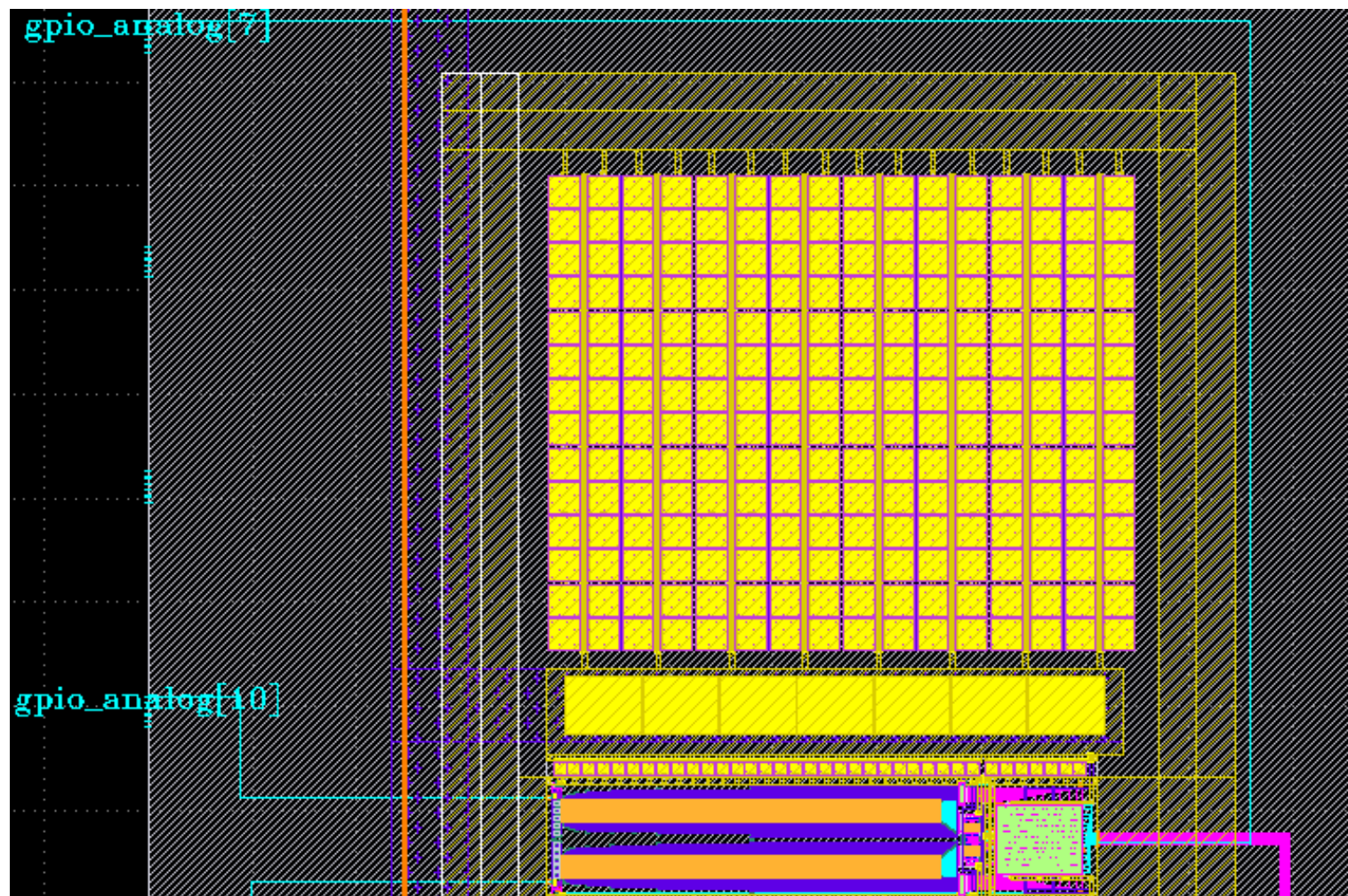


全体 レイアウト の サンプル

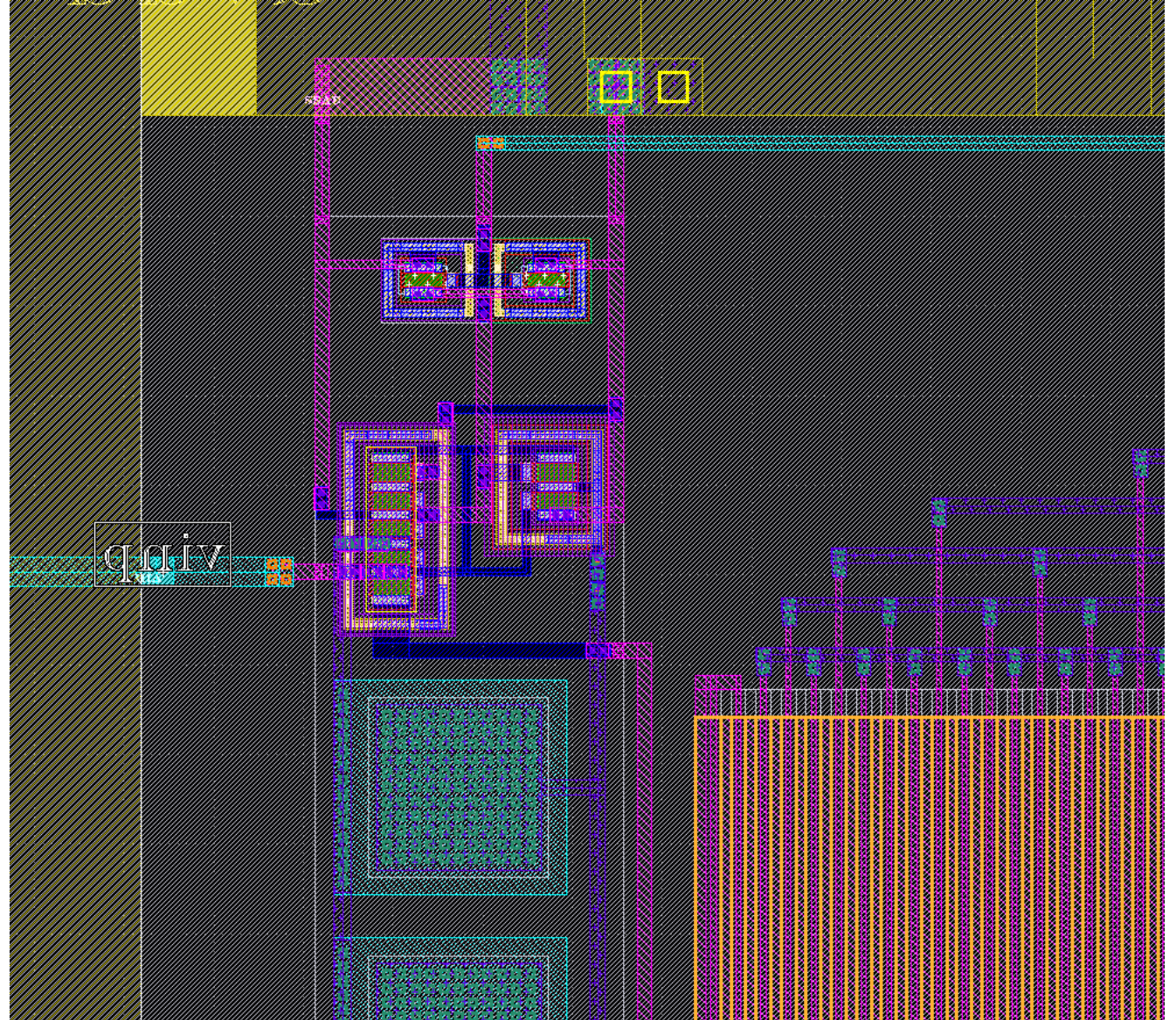


MIMコンデンサのよう
だが、ここに電荷を貯
めて、高速に電荷を
CDAC部分に送れるよう
にしている？

黄色の謎

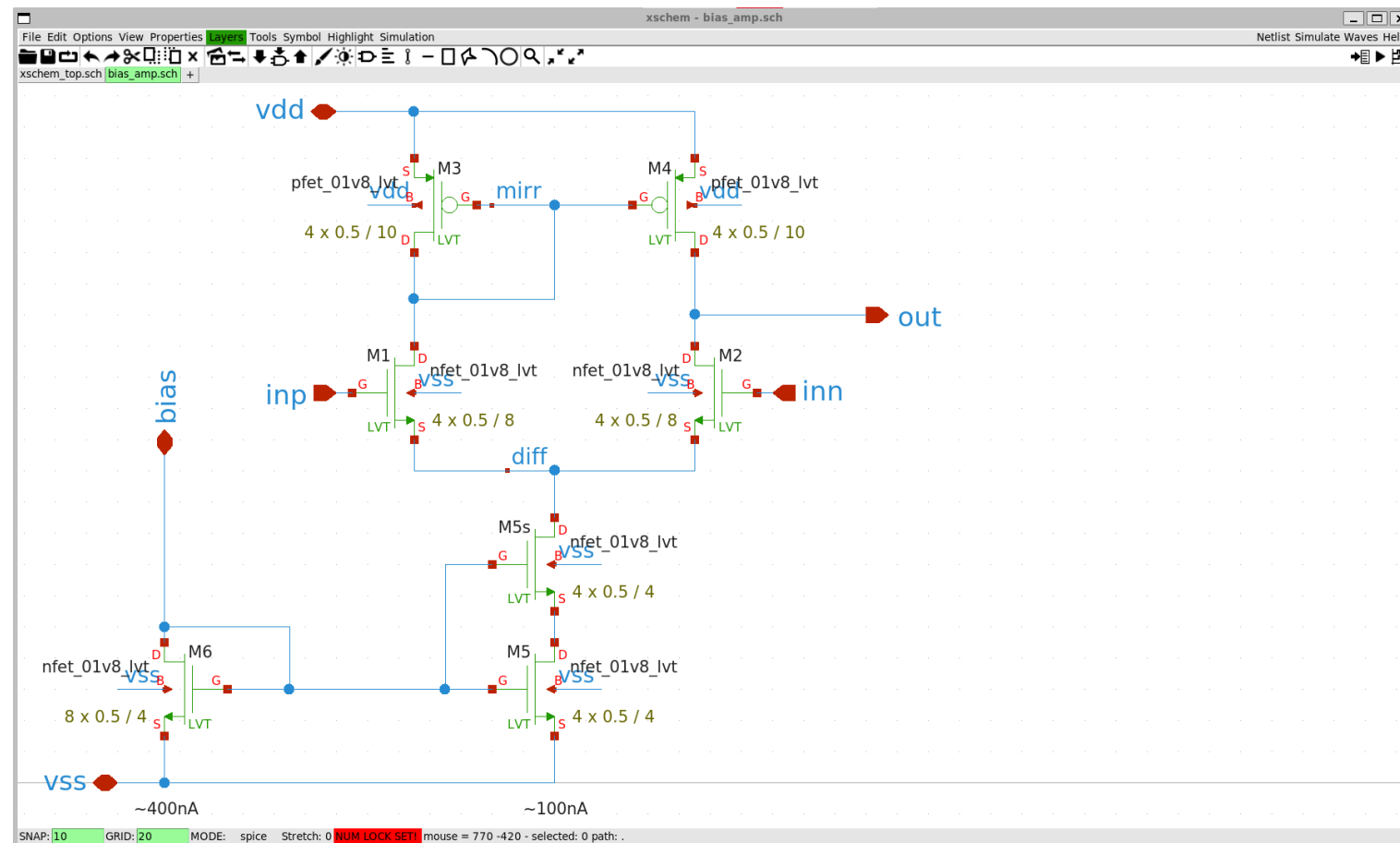


CDACの前に
何か回路が
ある



これは必要か？

回路的には
BIAS用の
AMP？



コンパレータ

CDACスイッチ

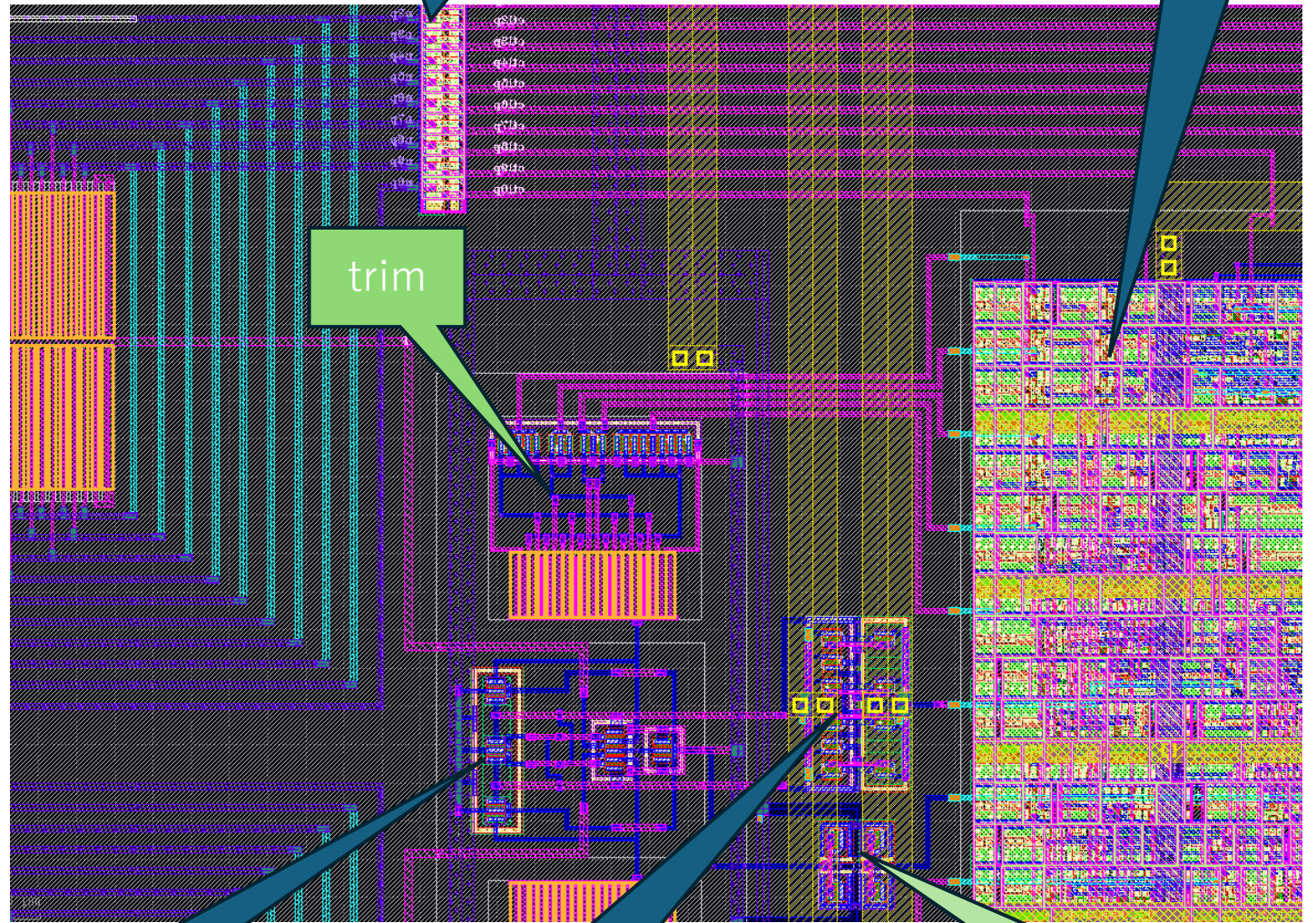
ロジック

trim

コンパレータ

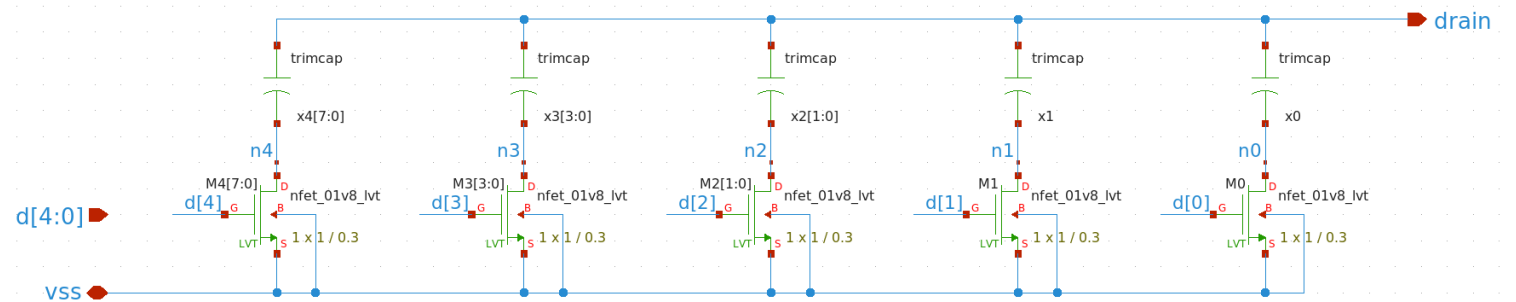
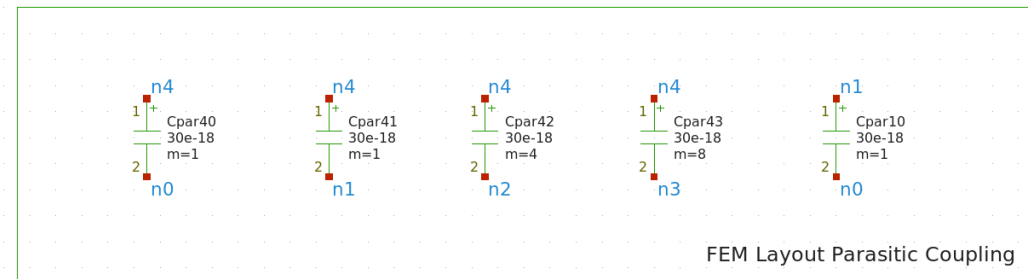
ラッチアップ

クロック
(バッファ)



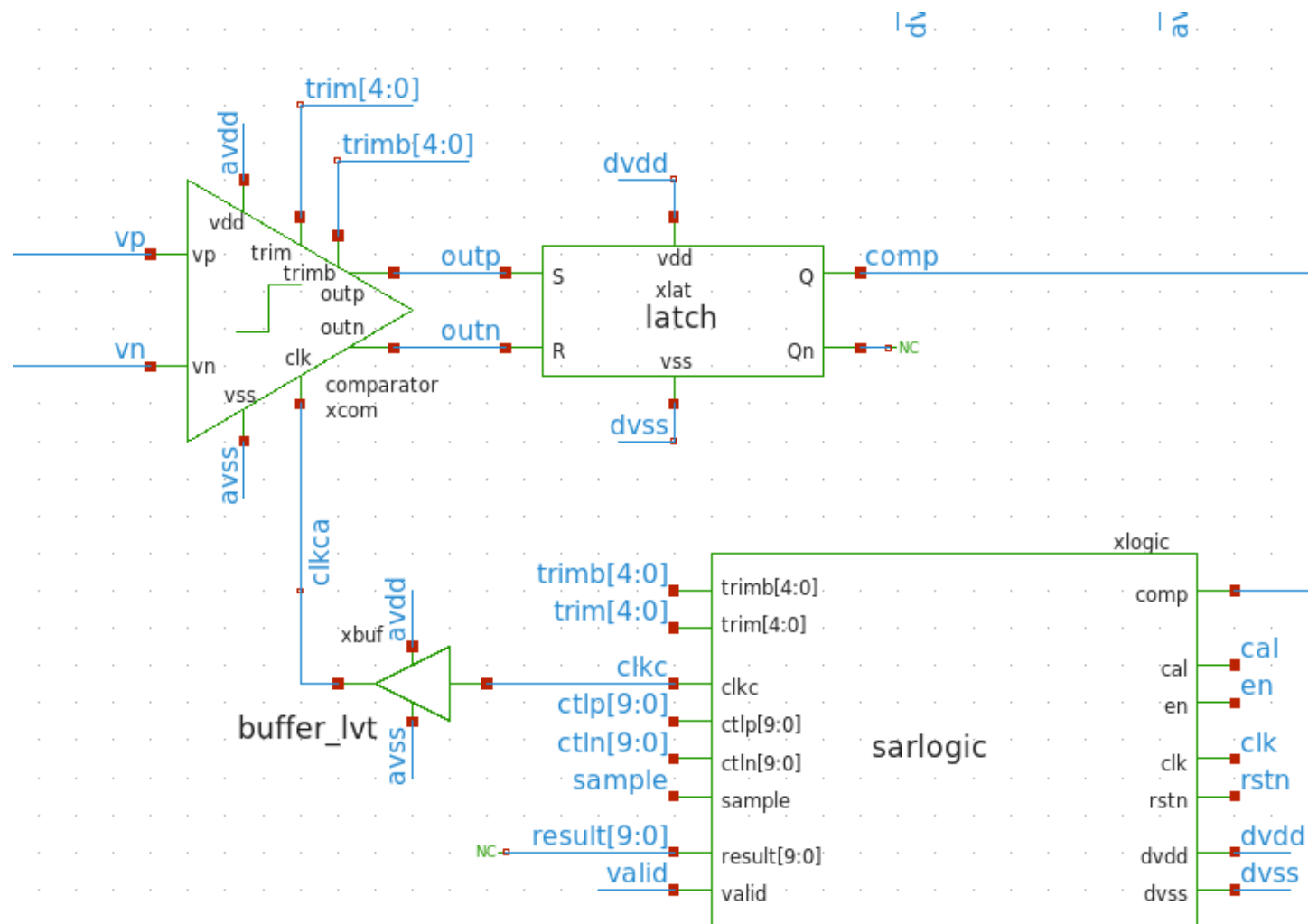
何に使うの？

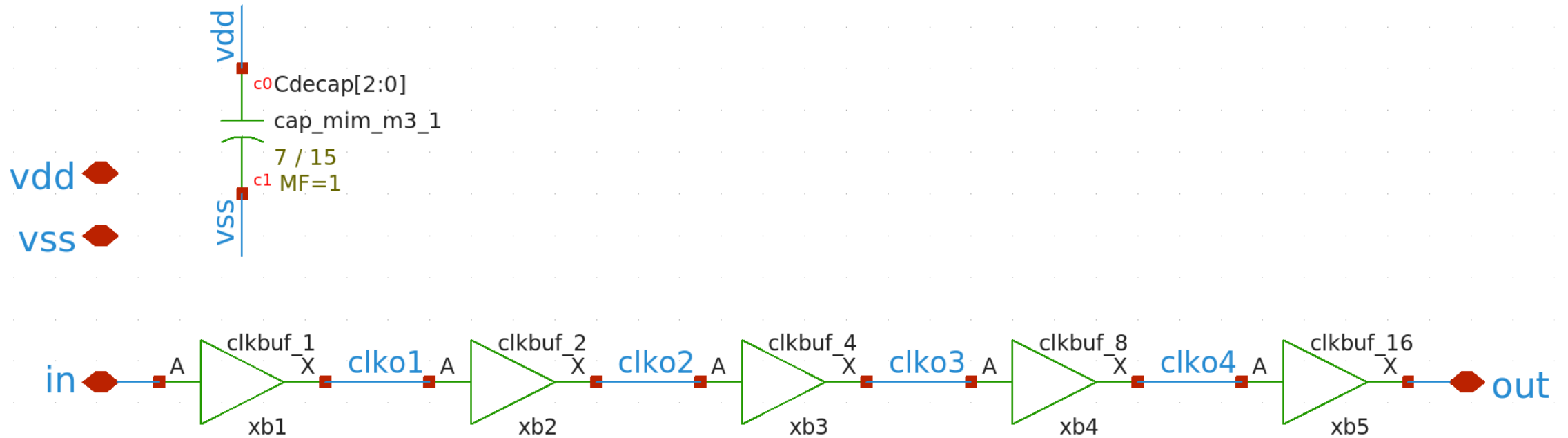
trim



こちらはきなこさんに
作ってもらっている

ラッチアップ 回路





クロック用
バッファ

SAR-Logicから供給される。
バッファが必要な模様。
誰も作ってないはず・・・
無くてもよさそうだけど・・・

LDOやリファレンス、 クロックジェネレータ

- どこまで必要か？
- リファレンス電源は何種類いるのか？
 - $\pm 3.3\text{V}$, $\pm 1.8\text{V}$, $\pm 0.6\text{V}$

