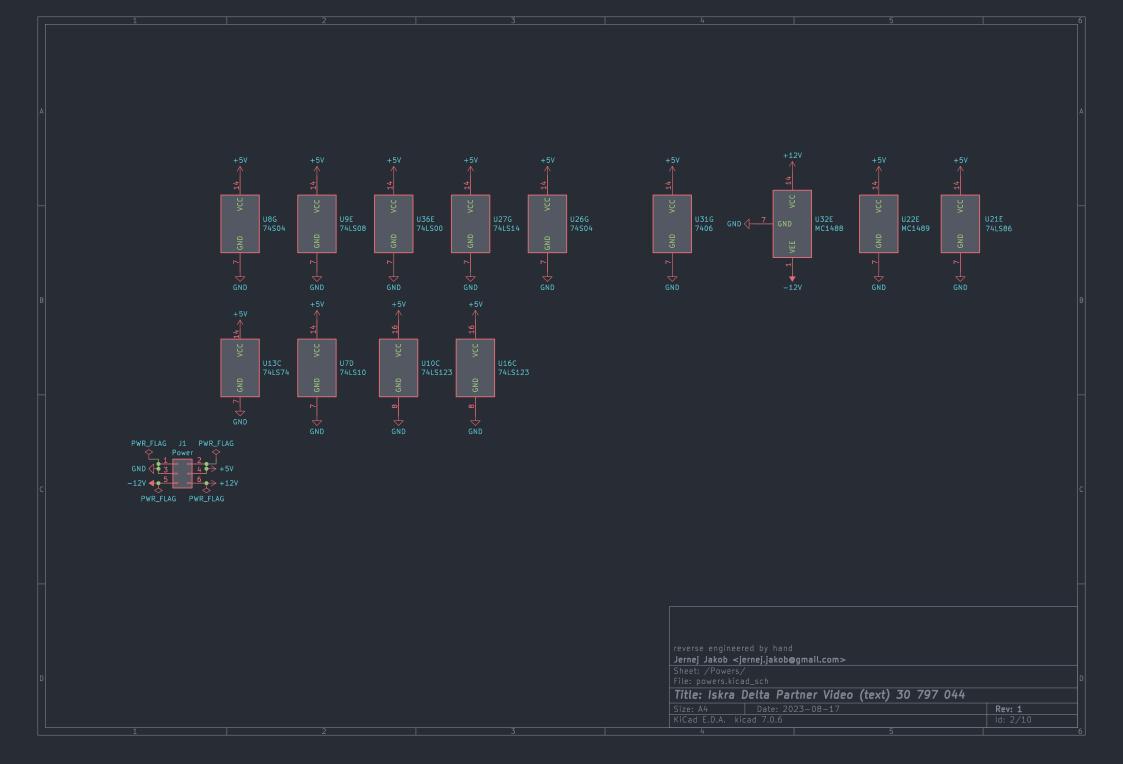
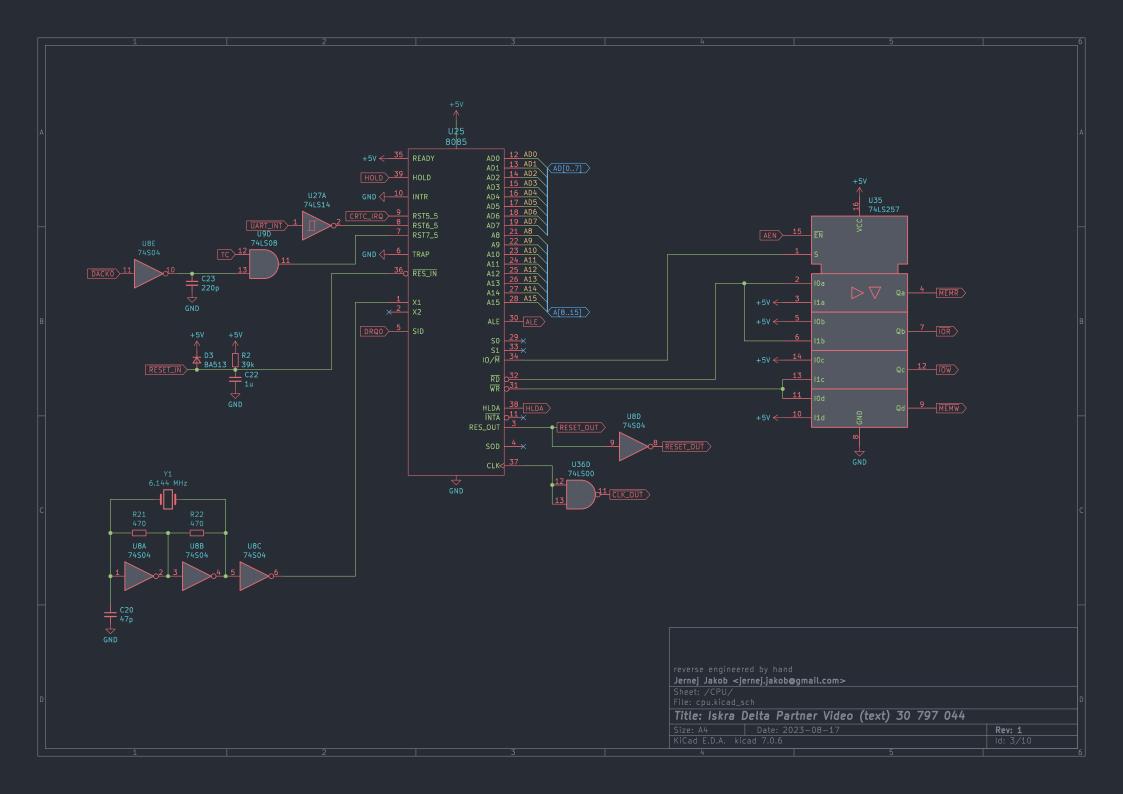
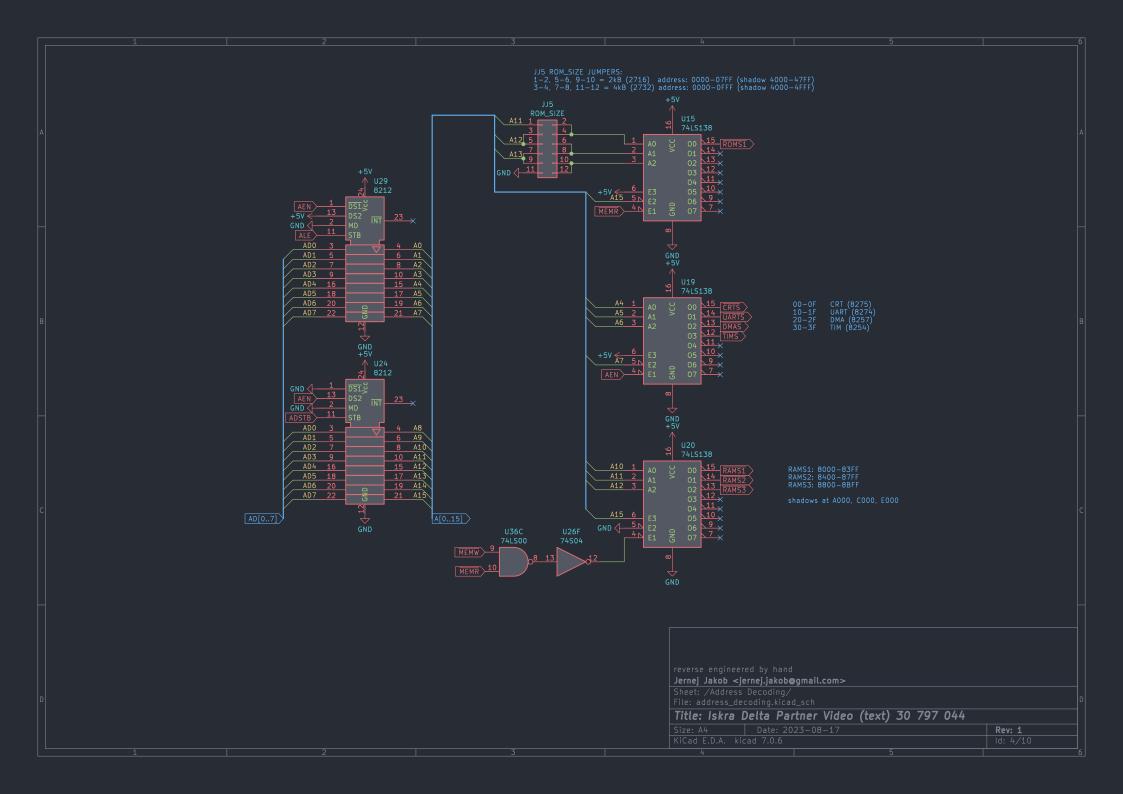
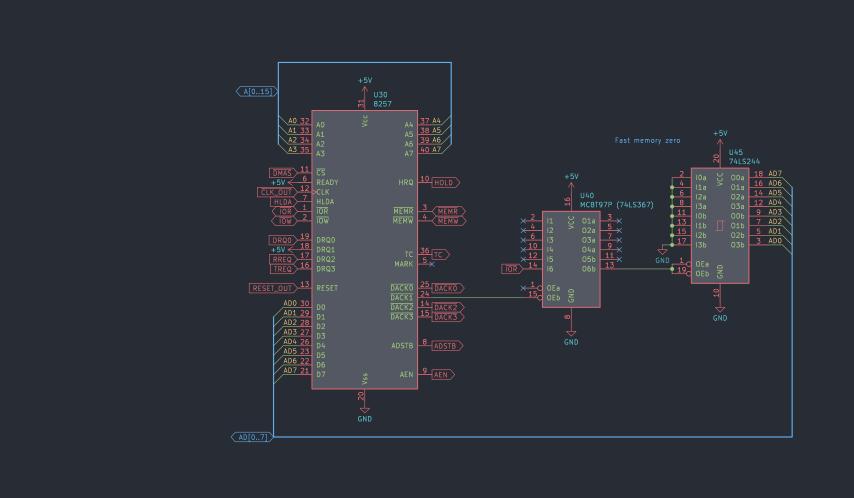
File: uart_mods.kicad_sch CRT controller Title: Iskra Delta Partner Video (text) 30 797 044

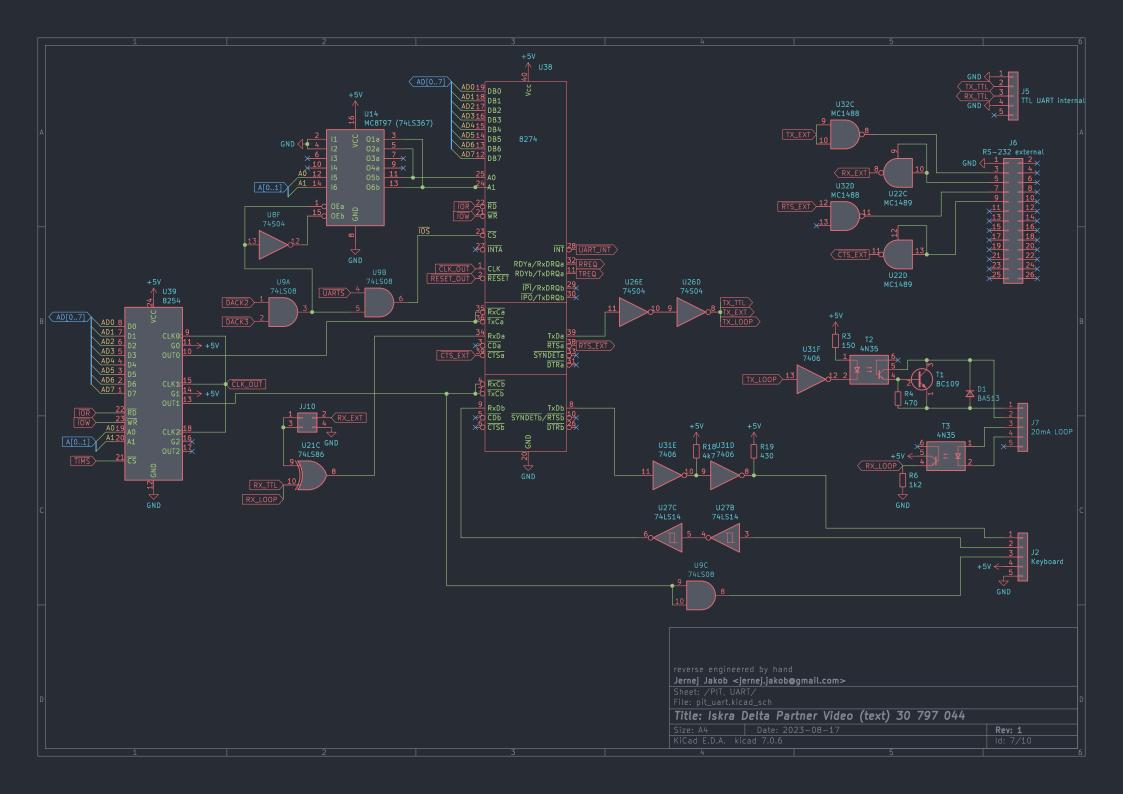


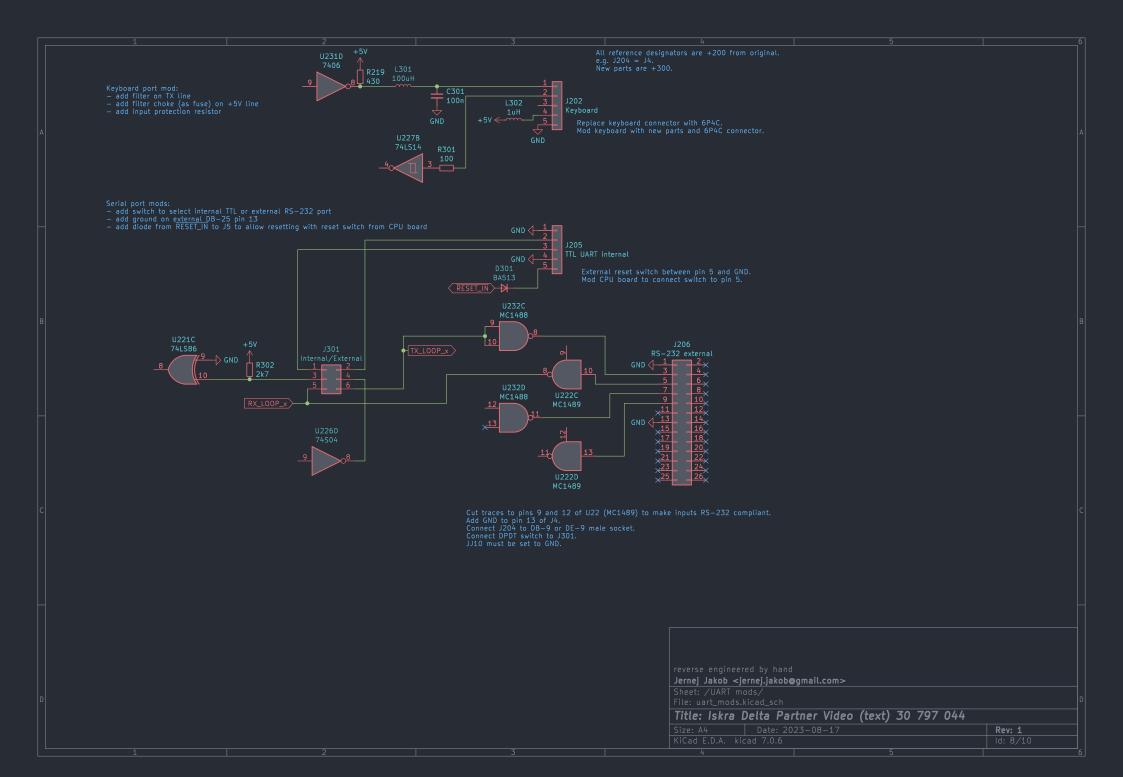


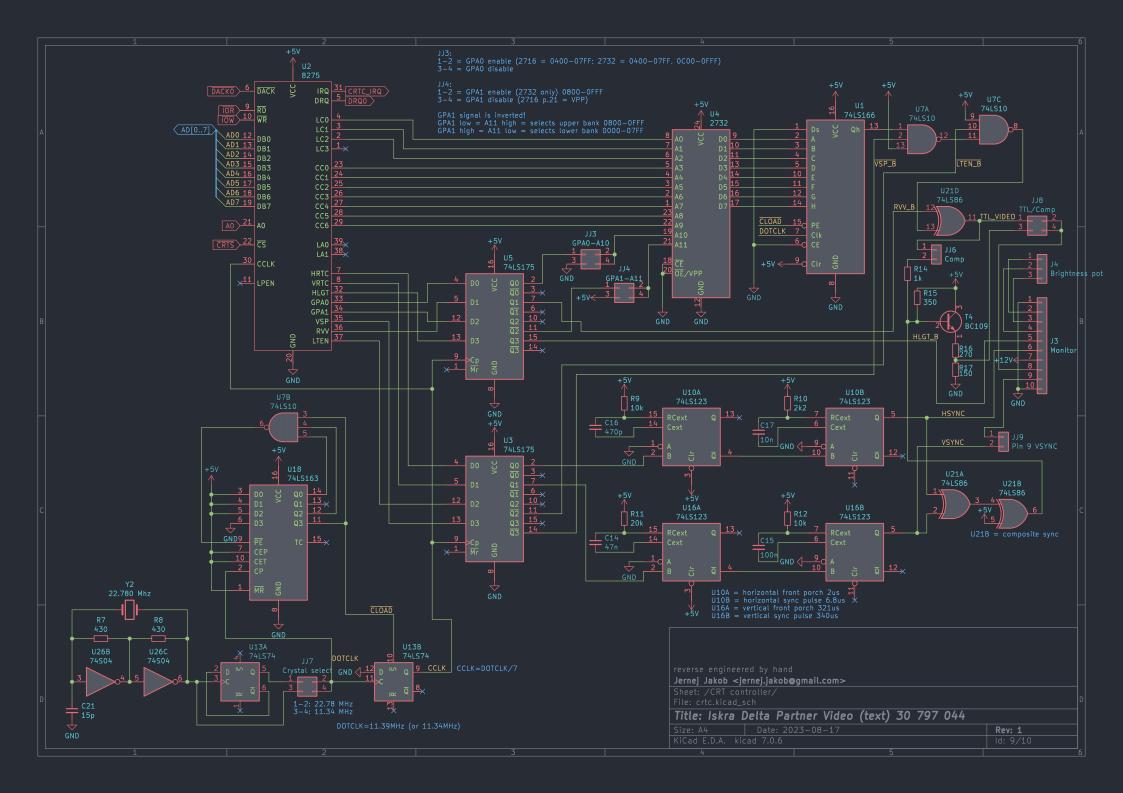




U33 2114 ↑ U28 © 2114 U12 2114 ↑ U6 © 2114 DQ1 DQ2 DQ3 DQ4 11AD3 DQ1 14AD0 DQ2 13AD1 DQ3 12AD2 DQ4 11AD3 DQ1 14AD4 / 13AD5 / 12AD6 / 11AD7 / DQ4 DQ1 DQ2 13AD5 DQ3 DQ4 11AD7 A0 5 A0 A1 6 A1 A2 7 A2 A3 4 A3 A4 3 A4 A5 2 A5 DQ1 14AD4 DQ2 13AD5 DQ3 12AD6 DQ4 11AD7 DQ1 14AD0 DQ2 13AD1 DQ3 12AD2 DQ4 11AD3 A0 5 A0 A1 6 A1 A2 7 A2 A3 4 A3 A4 3 A4 A5 2 A5 A6 1 A6 A7 17 A7 A8 16 A8 A9 15 A9 A1 6 A1 A2 7 A2 A3 4 A3 A1 6 A1 A2 7 A2 A3 4 A3 A1 6 A1 A2 7 A2 A3 4 A3 A1 6 A2 7 A3 4 A3 4 A3 4 A4 3 A4 3 A5 2 A6 1 A7 17 A8 16 A9 15 A9 A4 3 A4 A4 3 A4 3 A5 2 A5 A5 2 A5 2 A5 2 A5 A6 A7 17 A8 16 A8 A9 15 A9 A5 2 A5 A6 1 A6 A7 17 A8 16 A8 A9 15 A9 A6 1 A6 1 A7 17 A7 A8 16 A8 A9 15 A9 A8 16 A8 A9 15 A9 GND 6 GND RAMS1 $2114 = 1k \times 4 (512b)$ SRAM (total $6 \times 0.5 k = 3k$) ↑ U34 † 2732 A[0..15] AD[0..7] DO 9 ADO 10 AD0 10 AD1 11 AD2 13 AD3 14 AD4 15 AD5 A1 7 A2 6 A3 E A5 3 A5 A6 2 A6 A7 1 A7 17AD7 A7 1 A7 A8 23 A8 A9 22 A9 A10 19 A10 21 A11 JJ1 ROM_TYPE ROMS1 18 CE ROMS1 OE/VPP Title: Iskra Delta Partner Video (text) 30 797 044







Horizontal front porch (1.65us): R9 = 10k + 5k pot (12.2k total set) D302 D303 BA513 BA513 Composite signal levels (75 ohm load): 0V sync 0.3-0.4V black 0.7-0.8V normal white 1.0V highlight (100% white) TTL_VIDEO 1 HLGT_B T T204 BC109 R216 50 COMP_VIDEO 6 COMP_SYNC BA513 Title: Iskra Delta Partner Video (text) 30 797 044

Rev: 1