

APUNTES-DEFINITIVOS-PRIMER-PARCI...



Anónimo



Tecnología de Computadores



1º Grado en Ingeniería Informática



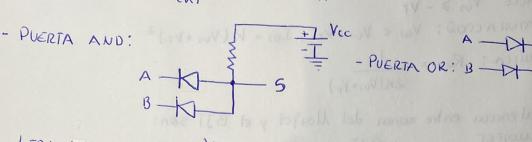
Escuela Técnica Superior de Ingeniería Informática Universidad Politécnica de Valencia



Tco.

(K) VAK= VA-VK

Reparo Primer Parcial



- LED; YLEO = Vy, R = VCC - VOL - Vy

INECESARIA

INECESARIA

INECESARIA - FOTODIODOS: inverse a la LED, a partir de la luz, re obtiene corriente.

- BJT: IE = IB+Ic

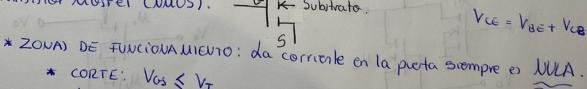
Pora la recta de corga: Vcc-Rc. Ic-VcE=0; Ic = Vcc-VcE Si Ic=0

Si Vce = 0 1

* ZONAS DE FUNCIONAMIENTO:

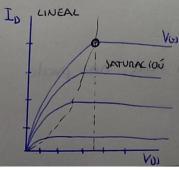
- * CORTE: IB = Ic = IE = 0
- * ACTIVA: Ic = BIB pora IB>0
- * SATURACION: Ic < 13 IB DI

- Transistor Mosfet (MUOS): - G K Substrato.



DAT -

- * CORTE: VGS & VT
- * COICIE. VOS VT * OMUICA O LINEAL: VOS V VGI VT , RON = ZK(VGI VT)
- * SATURACION: VOJ > VG VT , ID = K (VG VT) 2
- * EUTRE ONMICA Y SATURACION: VDS = VGS VT



Para sacar VT: buscamos zorva ohmica - sat o sacamai la Vos y Vos y VT = V(-, - VD).

Reservados todos los derechos. No se permite la explotación económica ni la transformación de esta obra. Queda permitida la impresión en su totalidad.

- Transitor Waslet (PMOI): 61 10 Household. * Para que este ON: VGS < - VT * ZONA) CORTE: VG > - VT SATURACION: VO) < VG+VT, IN = K(VG+VT)2 das equivalencias entre zonas del Mosfet y el BJT son: MOIFET CORTE _____ CORTE SATURACION -> ACTIVA O'HUICA --> SATURACIÓN. Características del Mosfet Muss: * Alta denvidad de integración - VLSI * Vesatilidad * UNIPOLAR. * Bajo consumo * Alta impedancia de entrada * Menos rapidos que los BIT * Menor linealidad. NOR (NUOS): $V_0 = \frac{R_{0N}}{R_{0N} + R_{D}} \cdot V_{DD} \circ V_{CO} = \frac{R_2}{R_1 + R_2} \cdot V_{DD} \circ P_{oncion} del problema.$ La Row | Serve xe multiplica | Paralelo Regi = $\left(\frac{1}{R_1} + \frac{1}{R_2}\right)$ De De Serve, na prede si estan en senre, no prede ocurrir que conduzca una y el atrana.