

**ENTREPRISE**

*Rue et numero  
CP Ville,  
Pays*

October 29, 2015

**Objet : Titre**

Madame, Monsieur,

Suite à ma rencontre, lors de la Journée des Partenaires à Phelma le 15 octobre, avec certains membres de **ENTREPRISE**, je fus très intéressé par la diversité des secteurs d'activité et les propositions de travail autour des sujets concernant le design en RF et en analogique. La diversité des clients ainsi que la présence de Freescale dans l'ensemble de la planète montrent son leadership dans l'industrie de l'électronique. **ENTREPRISE** rassemble donc l'ensemble des atouts qui font d'elle une entreprise très attrayante pour moi. Aujourd'hui à la recherche d'un stage de fin d'études, d'une durée de 6 mois, pouvant commencer à partir du mois de Février, le sujet proposé sur votre site a tout de suite attiré mon attention.

Actuellement en 3<sup>ème</sup> année en échange pendant un semestre à l'**EPFL** ( École Polytechnique Fédérale de Lausanne ) au sein de la section Génie Électrique et Électronique, je poursuis ma formation initiale au sein de **Grenoble INP - Phelma** en Systèmes Électroniques Intégrés (SEI) dans laquelle je me suis spécialisé en microélectronique analogique et radio-fréquence. Durant mes deux années à Phelma, j'ai pu suivre un enseignement technique à la pointe me permettant d'acquérir une large gamme de compétence en microélectronique avec en plus une vue globale du système facilitant l'interaction avec les différents acteurs de la réalisation d'un même projet. Lors de ce semestre d'échange à Lausanne, j'ai eu l'occasion de m'intéresser particulièrement au système à très hautes fréquences ainsi que les systèmes à très basse consommation en utilisant le modèle *EKV* qui permet de modéliser le comportement des transistors à de très faible tension d'alimentation.

Lors d'un projet en électronique analogique au sein de l'**ESPLAB** (Laboratoire d'électronique et de Traitement du Signal) à Neuchâtel, j'ai eu l'occasion de réaliser une référence de tension à très faible variation en température et quasiment indépendante de la tension d'alimentation. Dans un cadre où j'ai pu être très autonome tout en ayant l'appui des chercheurs au sein du laboratoire, j'ai l'opportunité, tout au long de ce semestre, de choisir l'architecture qui convenait le mieux aux applications automobiles de cette puce, réaliser l'ensemble de l'étude et le dimensionnement des différents étages de cette référence de tension dite Bandgap.

Je reste à votre entière disposition pour tout renseignement complémentaire et serai ravi de pouvoir vous exposer ma motivation et mes compétences lors d'un futur entretien.

Cordialement,

**Ismail Guedira**

**Ismail Guedira**

*Route de Cossonay 112 – 1008 Prilly - Suisse*

☎ +33 6 22 45 51 93 • ✉ [ismail.guedira@phelma.grenoble-inp.fr](mailto:ismail.guedira@phelma.grenoble-inp.fr)