					V						_	10
Address	Bit 15	Bit 14	Bit 13	Bit 12	Bit 11	Bit 10	Bit 9	Bit 8	Bit 7	Bit 6	Bit 5	Bit
0100	Timer1 Register											
0102	Timer1 Period Register											
0104	TON	-	TSIDL	-	_	-	_	-	_	TGATE	TCKPS1	TCK
0106	Timer2 Register								-			
0108	Timer3 Holding Register (used in 32-bit mode only)											
010A	Timer3 Register											
010C	Timer2 Period Register											
010E	Timer3 Period Register											
0110	TON	_	TSIDL		_	_	<u></u>	_		TGATE	TCKPS1	TCK
0112	TON	_	TSIDL	-	_	_	-	_	-	TGATE	TCKPS1	TCK
0114	Timer4 Register											
0116	Timer5 Holding Register (used in 32-bit mode only)											
0118	Timer5 Register											
011A	Timer4 Period Register											
011C	Timer5 Period Register											
011E	TON	_	TSIDL	_	_	_	: 	-	_	TGATE	TCKPS1	TCK
0120	TON	-	TSIDL	-	-	_	_	-	_	TGATE	TCKPS1	TCK
0084	CNIF	MI2CIF	SI2CIF	NVMIF	ADIF	U1TXIF	U1RXIF	SPI1IF	T3IF	T2IF	OC2IF	IC2
0086	IC61F	IC5IF	IC4IF	IC3IF	C1IF	SPI2IF	U2TXIF	U2RXIF	INT2IF	T5IF	T4IF	oc
008C	CNIE	MI2CIE	IC2IE	NVMIE	ADIE	U1TXIE	U1RXIE	SPI1IE	T3IE	T2IE	OC2IE	IC2
008E	IC6IE	IC5IE	IC4IE	IC3IE	C1IE	SPI2IE	U2TXIE	U2RXIE	INT2IE	T5IE	T4IE	OC
0094		- T1IP<2:0>			_	OC1IP<2:0>			-	IC1IP<2:0>		
0096	V <u>marit</u>	- T3IP<2:0> - T2IP<2:0> - OC2IP<					OC2IP<2:0)>				
009E	A	2 (1972) - (2014) (1972) (1974				T4IP<2:0:	>					
	0100 0102 0104 0106 0108 010A 010C 010E 0110 0112 0114 0116 0118 011A 011C 011E 0120 0084 0086 008C 008E 0094	0100 0102 0104 TON 0106 0108 010A 010C 010E 0110 TON 0112 TON 0114 0116 0118 011A 011C 011E TON 0120 TON 0120 TON 0084 CNIF 0086 IC61F 008C CNIE 008E IC6IE 0094 —	0100 0102 0104 TON — 0106 0108 010A 010C 010E 0110 TON — 0112 TON — 0114 0116 0118 011A 011C 011E TON — 0120 TON — 0084 CNIF MI2CIF 0086 IC61F IC5IF 008C CNIE MI2CIE 008E IC6IE IC5IE 0094 — 0096 —	0100 0102 0104 TON — TSIDL 0106 0108 010A 010C 010E 0110 TON — TSIDL 0112 TON — TSIDL 0114 0116 0118 011A 011C 011E TON — TSIDL 0120 TON — TSIDL 0084 CNIF MI2CIF SI2CIF 0086 IC61F IC5IF IC4IF 008C CNIE MI2CIE IC2IE 008E IC6IE IC5IE IC4IE 0094 — T1IP< 0096 — T3IP< 0096	0100 0102 0104 TON — TSIDL — 0106 0108 010A 010C 010E 0110 TON — TSIDL — 0112 TON — TSIDL — 0114 0116 0118 011A 011C 011E TON — TSIDL — 0120 TON — TSIDL — 0084 CNIF MI2CIF SI2CIF NVMIF 0086 IC61F IC5IF IC4IF IC3IF 008C CNIE MI2CIE IC2IE NVMIE 008E IC6IE IC5IE IC4IE IC3IE 0094 — T3IP<2:0>	0100 0102 0104 TON — TSIDL — — 0106 0108 010A 010C 010E 0110 TON — TSIDL — — 0112 TON — TSIDL — — 0114 0116 0118 011A 011C 011E TON — TSIDL — — 0120 TON — TSIDL — — 0084 CNIF MI2CIF SI2CIF NVMIF ADIF 0086 IC61F IC5IF IC4IF IC3IF C1IF 008C CNIE MI2CIE IC2IE NVMIE ADIE 008E IC6IE IC5IE IC4IE IC3IE C1IE 0094 — T1IP<2:0> — 0096 — T3IP<2:0> —	0100 0102 0104 TON — TSIDL — — — 0106 0108 0100 0100 0100 0100 0100 0100	0100 0102 0104 TON — TSIDL — — — — 0106 0108 0108 0100 010C 010E 0110 TON — TSIDL — — — — 0112 TON — TSIDL — — — — 0114 0116 0118 011A 011C 011E TON — TSIDL — — — — 0120 TON — TSIDL — — — — 0120 TON — TSIDL — — — — 0120 TON — TSIDL — — — — 0084 CNIF MI2CIF SI2CIF NVMIF ADIF U1TXIF U1RXIF 0086 IC61F IC5IF IC4IF IC3IF C1IF SPI2IF U2TXIF 008C CNIE MI2CIE IC2IE NVMIE ADIE U1TXIE U1RXIE 008E IC6IE IC5IE IC4IE IC3IE C1IE SPI2IE U2TXIE 0094 — T1IP<0>0094 — T1IP<0>0094 — T1IP<0>0096 — T3IP<0>0096 — T3IP<0>0097 — — — — — — — — — — — — — — — — — — —	O100	Timer1 Register	O100	O100

4	Bit 3	Bit 2	Bit 1	Bit 0		
		V				
PS0	-	TSYNC	TCS	=		
PS0	T32	_	TCS	_		
PS0	_	_	TCS	-		
PS0	T32		TCS			
PS0	-		TCS			
IF	T1IF	OC1IF	IC1IF	INT01F		
1IF	OC3IF	IC8IF	IC7IF	INT1IF		
IE	T1IE	OC1IE	IC1IE	INT0IE		
4IE	OC3IE	IC8IE	IC7IE	INT1IE		
		INTOIP	<2:0>			
			-			
		IC2IP-	<2:0>			