

(1) 第一题:

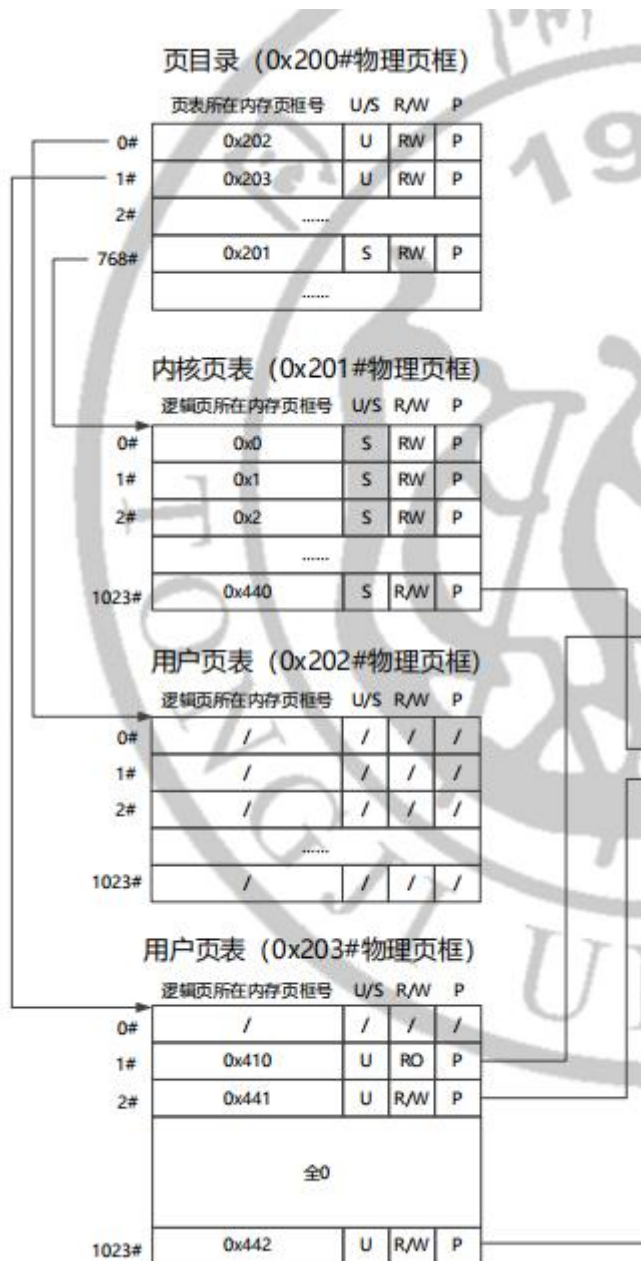
进程pa的相对地址映射表

	逻辑页所在内存页框号	U/S	R/W	P
0#	/	/	/	/
1#	/	/	/	/
2#	/	/	/	/
.....				
1023#	/	/	/	/
1024#	/	/	/	/
1025#	0	U	RO	P
1026#	1	U	R/W	P
全0				
2047#	2	U	R/W	P

相对地址映射表

	逻辑页所在内存页框号	u/s	R/W	P
0#	/	/	/	/
1#	/	/	/	/
2#	/	/	/	/
、 、 、 、 、				
1023#	/	/	/	/
1024#	/	/	/	/
1025#	0	代码段	RO	P
1026#	1	数据段	R/w	P
全0				
2047#	2	堆栈段	U	R/w P

(2) 第二题:



(2) 解可知 $P_addr = 4M + 256K$ $x_addr = 4M + 64K$

页目录 (0x200#物理页框)

	页表所在内存页框号	u/s	R/W	P
0#	0x202	U	RW	P
1#	0x203	U	RW	P
2#	~~~~~	~~~~~	~~~~~	~~~~~
768#	0x201	S	RW	P

用户页表 0# (0x202# 物理页框)

	逻辑页所在内存页框号	U/S	R/W	P
0#	/	/	/	/
1#	/	/	/	/
2#	/	/	/	/
<hr/>				
1023#	/	/	/	/

用户页表 1# (0x203# 物理页框)

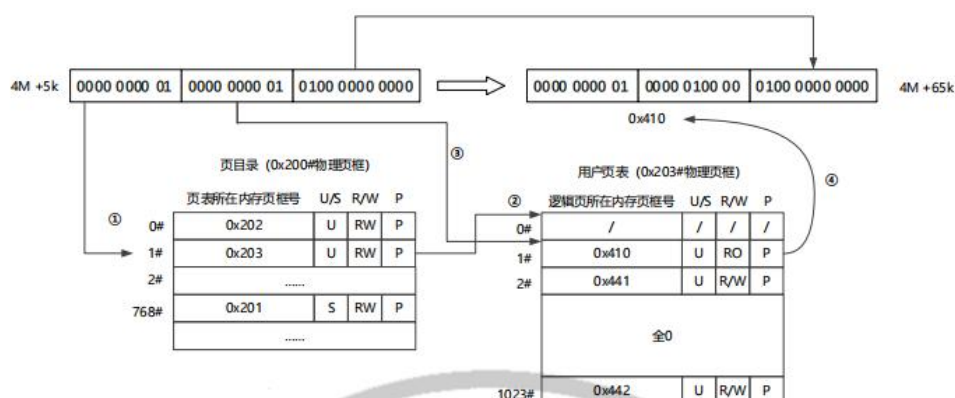
	逻辑页所在内存页框号	U/S	R/W	P
0#	/	/	/	/
1#	0x410	U	RO	P
2#	0x441	U	R/W	P
<hr/>				
全为0				

1023#	0x442	U	R/W	P
-------	-------	---	-----	---

内核页表 768# (0x201# 物理页框)

	逻辑页所在内存页框号	U/S	R/W	P
0#	0x0	S	RW	P
1#	0x1	S	RW	P
2#	0x2	S	RW	P
<hr/>				
1023#	0x440	S	R/W	P

(3) 第三题:



(3) 解 $4M + 5k$ $\begin{array}{c} 0000\ 0000\ 01 \\ G \end{array} / \begin{array}{c} 0000\ 0000\ 01 \\ M \end{array} / \begin{array}{c} 0100\ 0000\ 0000 \\ K \end{array}$

~~0100 0000 0000~~

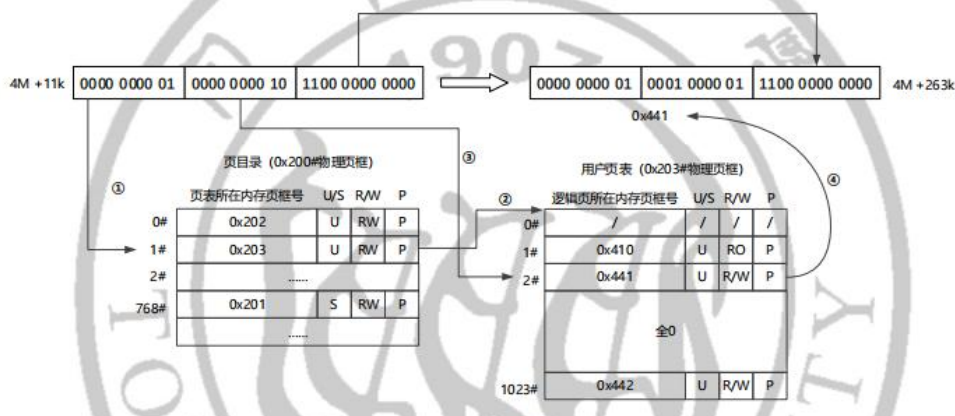
可知在页目录中为 1# 在 $0x203$ # 物理页框中是 1#

可知查询页号为 $0x410$ 将其代入知

$\begin{array}{c} 0000\ 0000\ 01 \\ G \end{array} / \begin{array}{c} 0000\ 0001\ 0000 \\ M \end{array} / \begin{array}{c} 0100\ 0000\ 0000 \\ K \end{array}$

∴ 物理地址为 $4M + 65k$

(2) 逻辑地址 (线性地址) $[4M + 11k]$ 单元的数据所在的物理地址为:



$4M + 11K$ 为

$\begin{array}{ccccccc} 0000 & 0000 & 01 & 0000 & 0000 & 10 & 1100 & 0000 & 0000 \\ G & & & M & & & K & & \end{array}$

可知页目录为 1# 在 $0x203$ 中物理页框是 2#

可知查询的页号 $0x441$ 将其代入知

$\begin{array}{ccccccc} 0000 & 0000 & 01 & 0001 & 0000 & 0001 & 1100 & 0000 & 0000 \\ G & & & M & & & K & & \end{array}$

∴ 物理地址为 $4M + 263K$