

第一题:

原题:

10. 在页式管理中, 页表的起始地址是存放在_____。
- A. 内存 B. 存储页面表中
C. 联想存储器中 D. 寄存器中

解答:

10. A

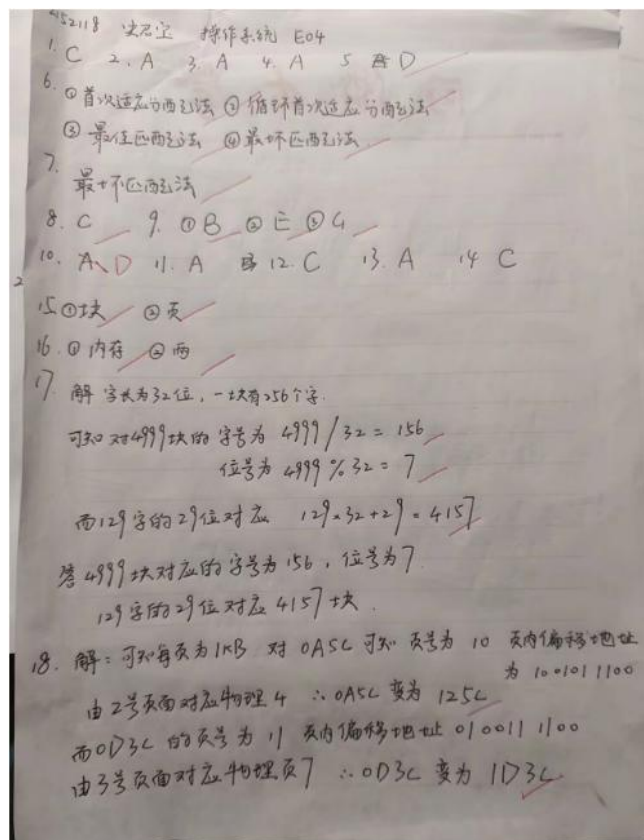
正确答案:

10. D
- 【说明】页表一般是存放在内存中的, 即划分某些内存区域存放页表, 而它的起始地址是存放在专门的寄存器中以便地址转换机构能快速找到页表, 这个寄存器称为页表起始寄存器。

思考:

这里混淆了页表和页表起始地址两个概念。虽然页表是存在于内存中, 但是页表的起始地址是存放在寄存器中的, 以方便迅速找到页表。

剩余就没有其他问题啦。



19. (1) 解 可知主存容量为 1M
 ∴ 主存地址为 20 位
 (2) 可知主存为 1M 分为 256 块, 所以每块 4KB
 ∴ 每一页长度为 ~~4KB~~ ^{4KB}, 页内地址占用 12 位
 4096 字节

(3)

页号	起始地址
0	8K
1	16K
2	4K
3	20K

- (4) 解 0 页的起始地址为 2000H 75 号为 204BH
 3 页的起始地址为 5000H 548 单位为 5224H

20. 解 可知逻辑地址页号 56 位, 页大小为 1KB, 物理地址 20 位
 ∴ 内存大小为 2^{20} 即为 1MB
 块大小与页面大小一样为 1KB
 页号 56 位, 页大小为 1KB, ∴ 逻辑地址共 16 位
~~0420H~~ 0420H 的页号为 1 对应 7 值块
 ∴ 物理地址为 1C20H

21. B 22. B 23. C 24. D

25. 判断某页是否在内存中.

26. ① 13 ② 14 ③ 14 ④ 12

27. 解 若为 3 块时
 LRU: $\begin{matrix} \times & 2 & 4 & 0 & 1 \\ & 0 & & 3 & 0 \\ & \times & 2 & & 7 \end{matrix}$ ∴ 缺页次数为 12

FIFO: $\begin{matrix} \times & 2 & 4 & 0 & 7 \\ 0 & 2 & 4 & 1 & 0 \\ \times & 0 & 3 & 2 & \end{matrix}$ ∴ 缺页次数为 14

若为 4 块时:

LRU: $\begin{matrix} \times & 3 & 7 \\ 0 & & \\ \times & 4 & 1 \\ 2 & & \end{matrix}$ ∴ 缺页次数为 8

FIFO: $\begin{matrix} \times & 3 & 2 \\ 0 & 4 & 7 \\ \times & 0 & \\ 2 & 1 & \end{matrix}$ ∴ 缺页次数为 10

28. 可知 128 行 128 列的数组占 128 页.

可知对于程序 1 来说缺页 127 次
 对于程序 2 来说缺页 16383 次

29. (1) 解 3 块时 FIFO: $\begin{matrix} \times & 2 & \\ \times & 4 & \\ 0 & 1 & \end{matrix}$ ∴ 产生 9 次缺页
 淘汰页为 120413
 LRU: $\begin{matrix} \times & 2 \\ 2 & 4 & 3 & 1 \\ 0 & & \end{matrix}$ ∴ 产生 7 次缺页
 淘汰页为 2013

(2) 0A4EH 的页号为 2 ∴ 在内存中, 物理为 2A4EH
 122AH 的页号为 4 ∴ 不在内存中.