

Caso	$tpd_{L-H}(ns)$	$tpd_{H-L}(ns)$	$trise(ns)$	$tfall(ns)$
Sin carga	11.10	8.75	21.0	19.0
Con carga	12.30	9.45	22	19.8
Sin carga (100 kHz)	8.35	9.85	19.6	19.1
Con carga (100 kHz)	12.15	9.25	20	19.4
Con carga y capacitores (100 kHz)	15.85	12.60	25	25.1

0.1. Introducción

En el presente ejercicio se procedio a medir los tiempos de propagación, rise y fall de una compuerta NOR del IC 74HC02 primero al vacio y luego implementando el siguiente circuito y distintas modificaciones a este último:



Figura 1: Circuito a implementar

0.2. Mediciones

Se realizaron las mediciones con sus distintas cargas y a distintas frecuencias obteniendose los siguientes resultados: