

1. auxiliar

Índice

1. auxiliar	1
1.1. Introducción	1
1.1.1. Contadores	1
1.1.2. Contadores Asíncronos	1
1.1.3. Contadores Síncronos	2

1.1. Introducción

1.1.1. Contadores

Los contadores son dispositivos digitales capaces de almacenar la cantidad de pulsos que este recibe. Como todo almacenamiento digital requiere de memoria, los contadores están generalmente constituidos por varias celdas de almacenamiento de 1 bit, comúnmente usados los JK flip-flops. Se puede contemplar la implementación de un JK flip-flop en la Figura (1) utilizando solamente compuertas lógicas discretas.

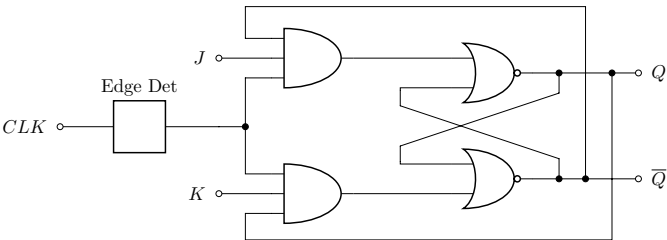


Figura 1: Implementación de un JK flip-flop con una totalidad de 8 compuertas lógicas discretas (teniendo en cuenta la implementación de las compuertas AND de tres entradas junto a la corrección de delay.

La cantidad de flip-flops necesaria para construir un contador está ligada al mayor número que el dispositivo puede almacenar. Si se quiere contar hasta el número N , el contador tendrá que disponer como mínimo de $\lceil \log_2(N) \rceil$ flip-flops. Existen dos tipos de contadores: asíncronos y síncronos.

1.1.2. Contadores Asíncronos

Los contadores asíncronos poseen un único flip-flop cuya entrada esté conectada al generador de pulsos, propagándose la información provista por este a través del resto para aumentar el contador. Es por esta razón que a los contadores asíncronos se los suele denominar también como contadores por propagación o *ripple counters* en inglés.

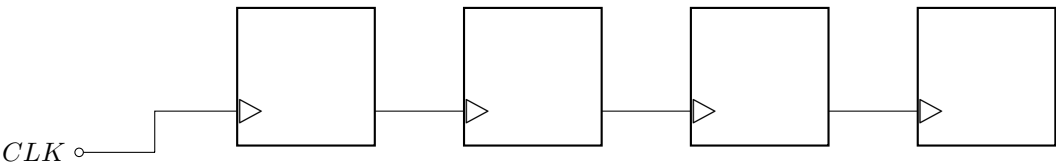


Figura 2: Conección entre flip-flops para un contador asíncrono.

Como los pulsos deben de propagarse a lo largo de varias compuertas lógicas, sucede que para cada incremento en el contador, no todos los bits de la palabra almacenada cambian al mismo instante. En la Figura (3) se esquematiza este efecto para un contador que transita de almacenar un 0111_2 a almacenar un 1000_2 .

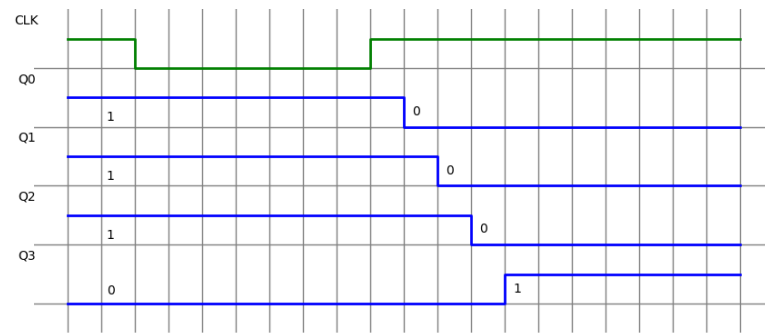


Figura 3: Propagación de un pulso recibido a través de un contador asíncrono para la palabra almacenada transitando del estado $(7)_{10}$ al estado $(8)_{10}$.

Debido a este fenómeno, las implementaciones asíncronas de contadores no son del todo fidedignas. Sin embargo, abundan como divisores de frecuencia ya que la salida de cada flip-flop será la frecuencia de los pulsos de entrada dividida por una potencia de dos. Otra desventaja de los contadores asíncronos está directamente relacionada con la anterior y es que debido al fenómeno de propagación estos dispositivos se vuelven mucho más lentos en comparación a otros tipos de contadores.

No obstante, la ventaja de esta implementación es que estos dispositivos son muy simples y fáciles de contruir.

1.1.3. Contadores Síncronos

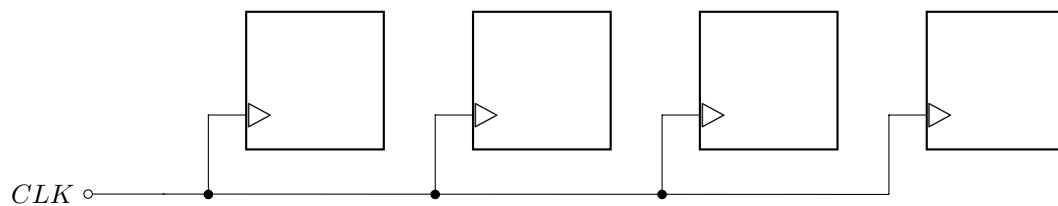


Figura 4: Conexión entre flip-flops para un contador síncrono.