

Sesi 4 Rekayasa Perangkat Lunak untuk Pemrograman Terstruktur

Ajay Supriadi, S.Kom., M.Kom

ajaysupriadibl@gmail.com

Salam sejahtera bagi kita semua.

Tidak terasa kita sudah memasuki sesi ke-4 yang merupakan setengah perjalanan kita dalam melaksanakan tutorial *online*.

Rekan-rekan mahasiswa, sebelum memulai sesi ke-4 ini, jangan lupa pada sesi sebelumnya ada Tugas 1 yang harus diselesaikan. Tugas mempunyai bobot nilai yang lumayan berpengaruh terhadap nilai akhir kegiatan tutorial *online* ini.

Setelah mempelajari materi sesi ini, diharapkan mahasiswa mampu menjelaskan konsep rekayasa perangkat lunak untuk pemrograman terstruktur. Pemodelan perangkat lunak menggunakan DFD (*Data Flow Diagram*).

Untuk membantu proses pembelajaran jangan lupa selalu membaca BMP Rekayasa Perangkat Lunak (STSI4202) dan gunakan forum diskusi.

Materi Sesi 4 ini membahas tentang pemodelan perangkat lunak menggunakan DFD (*Data Flow Diagram*).

Selamat belajar!!



KEHADIRAN



Kehadiran Sesi ke-4

✓ Selesai

Untuk konfirmasi kehadiran Anda dalam kelas Tuton, silakan klik Kehadiran Sesi ke-4 !

Jika nilai kehadiran sudah 100 artinya Anda sudah berhasil mengakses kehadiran Tuton sesi ini. Untuk selanjutnya Anda dapat mengakses materi Tuton yang lain.



MATERI INISIASI



Materi Inisiasi

✓ Selesai



DISKUSI



Diskusi.4

Lakukan: Kirim balasan: 1

Jatuh tempo: Minggu, 2 November 2025, 23:59

◀ Sesi 3

Lompat ke...



Navigasi

▼ Dasbor

🏠 Beranda situs

> Laman situs

▼ Kelasku

> STSI4203.108

▼ STSI4202.42

> Peserta

📊 Nilai

> Pendahuluan

> Sesi 1

> Sesi 2

> Sesi 3

▼ Sesi 4

📋 Kehadiran Sesi ke-4

📄 Materi Inisiasi

💬 Diskusi.4

> STSI4103.119

> MKKI4201.278

> STSI4201.161

> STSI4205.331

> STSI4104.284

> MKDI4202.1514

> Kelas

Follow Us:      

Hide sidebars IIVERSITAS TERBUKA ©2025

da masuk sebagai [INDRAWAN LISANTO 053724113](#) (Keluar)

[Unduh aplikasi seluler](#)

Course dashboard