

PRAKTIKUM SISTEM DIGITAL - KELAS B

KUIS UAS

NAMA : MUHAMMAD WAHYU SYAFI'UDDIN

NIM : L200210056

1. Berdasarkan karakteristik IC 74195

a. Buatlah rangkaian register ! Tambahkan switch SW-SPDT untuk input dan LOGIC PROBE untuk outputnya.

Hati hati dalam menentukan letak output bit LSB/MSB

b. Jalankan rangkaian register dengan operasi bilangan biner berikut

| NILAI AWAL | SETELAH OPERASI |
|------------|-----------------|
| 0110 | 1100 |
| 1010 | 0101 |

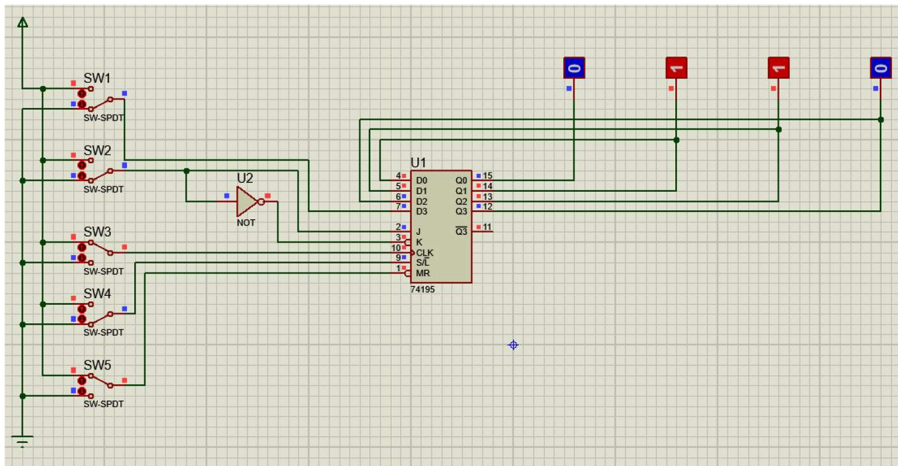
2. Buatlah rangkaian register geser menggunakan IC 74195 dan lakukan percobaan write dan shift berdasarkan tabel berikut ini

| Pulsa Clock | A | B | C | D |
|-------------|---|---|---|---|
| 0 | 1 | 1 | 1 | 1 |
| 1 | 1 | 1 | 1 | 0 |
| 2 | 1 | 1 | 0 | 0 |
| 3 | 1 | 0 | 0 | 0 |
| 4 | 0 | 0 | 0 | 0 |
| 5 | 0 | 0 | 0 | 1 |
| 6 | 0 | 0 | 1 | 1 |
| 7 | 0 | 1 | 1 | 1 |

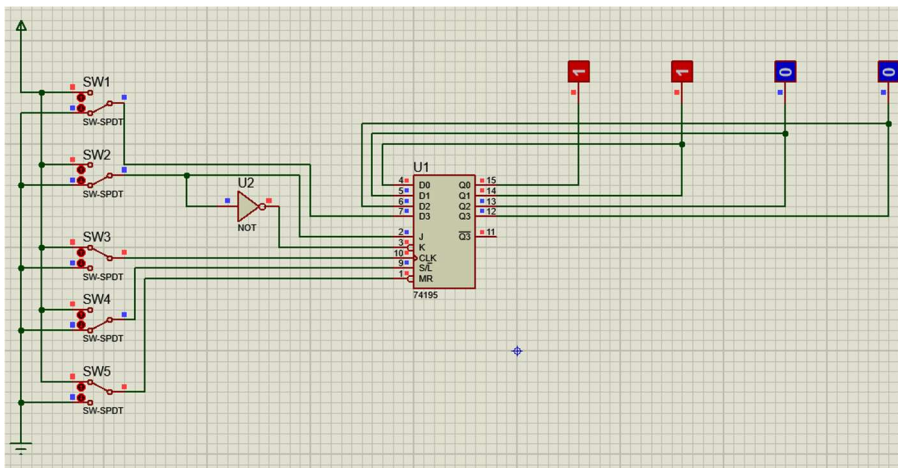
1.

REGISTER GESER KIRI

NILAI AWAL :

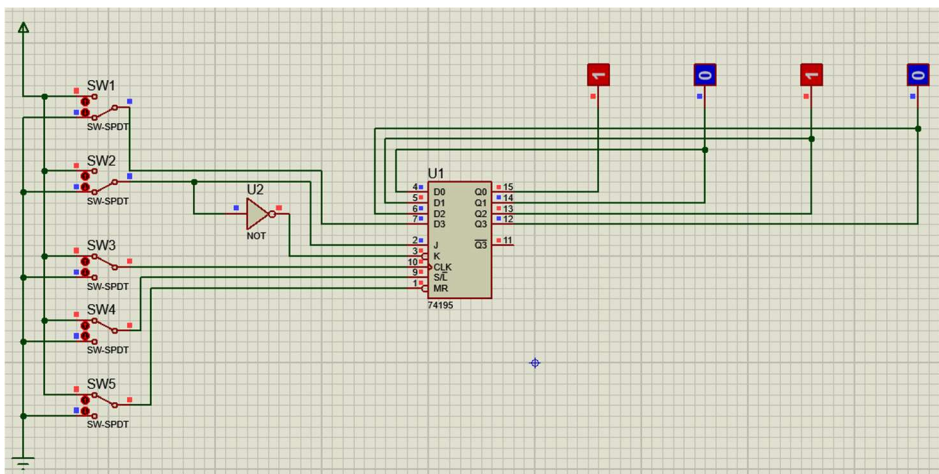


SETELAH OPERASI :

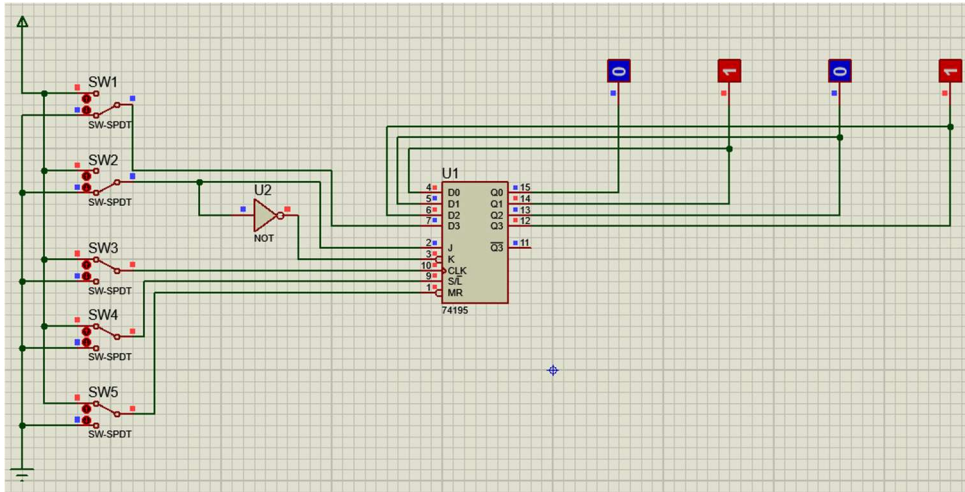


REGISTER GESER KANAN

NILAI AWAL :

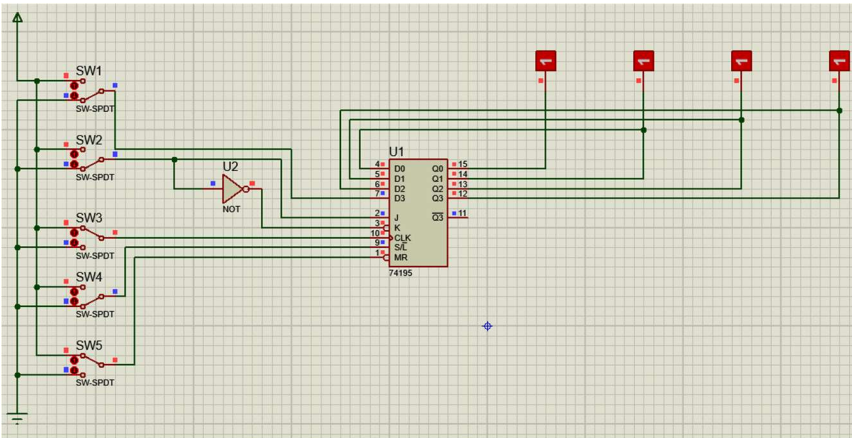


SETELAH OPERASI :

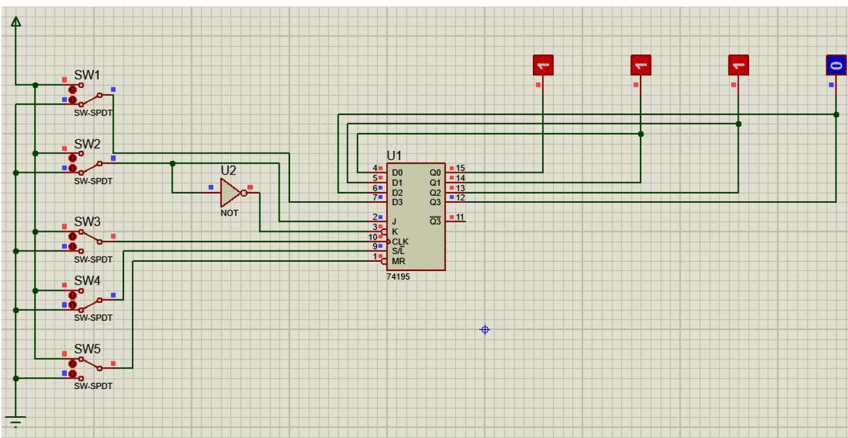


2.

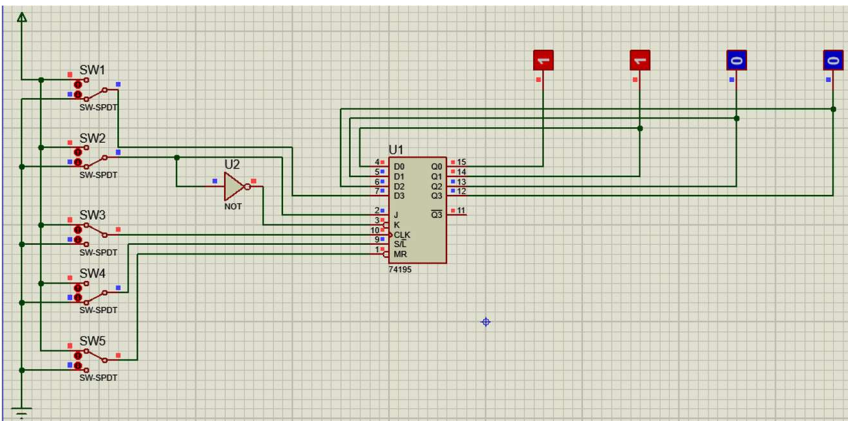
PULSA CLOCK 0



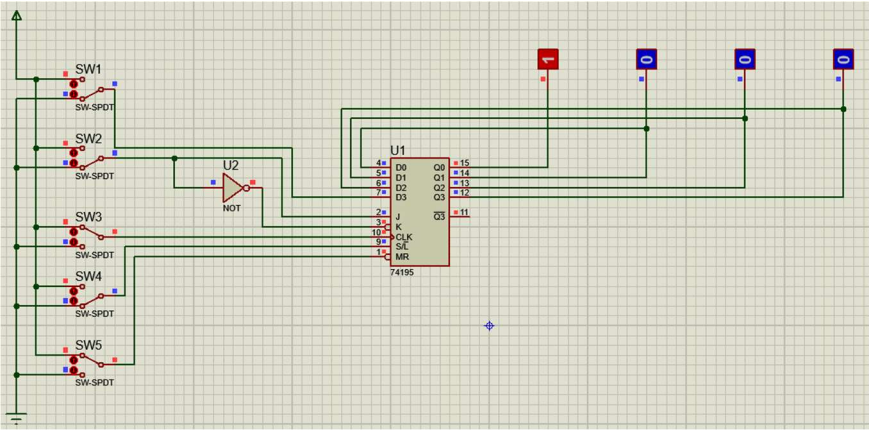
PULSA CLOCK 1



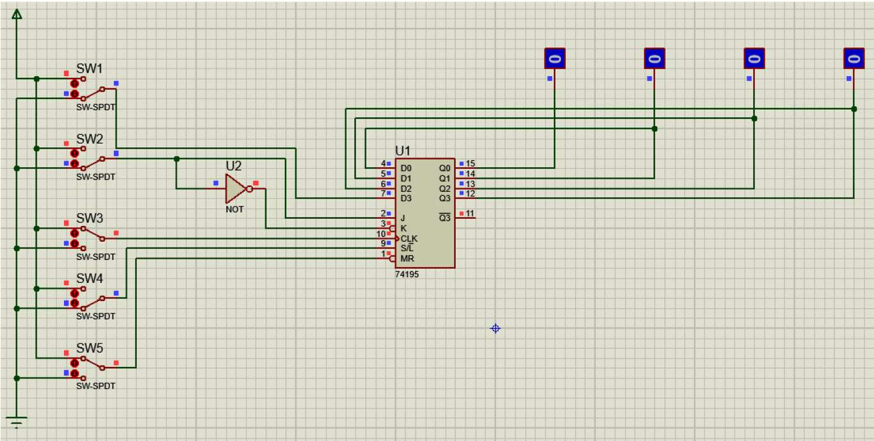
PULSA CLOCK 2



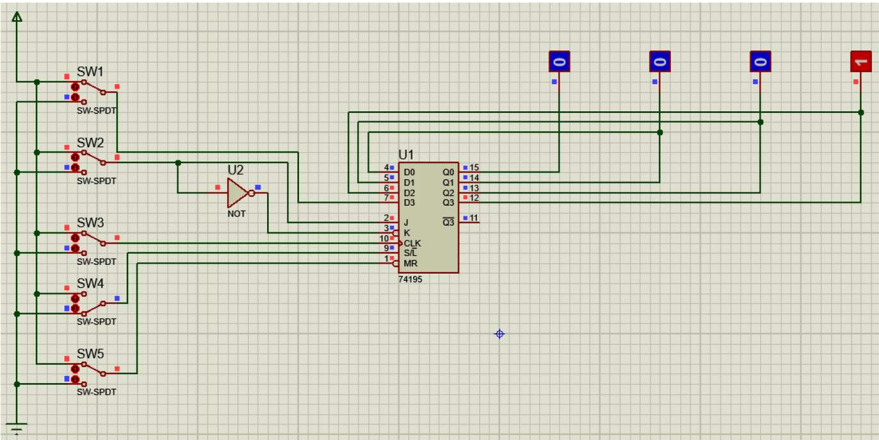
PULSA CLOCK 3



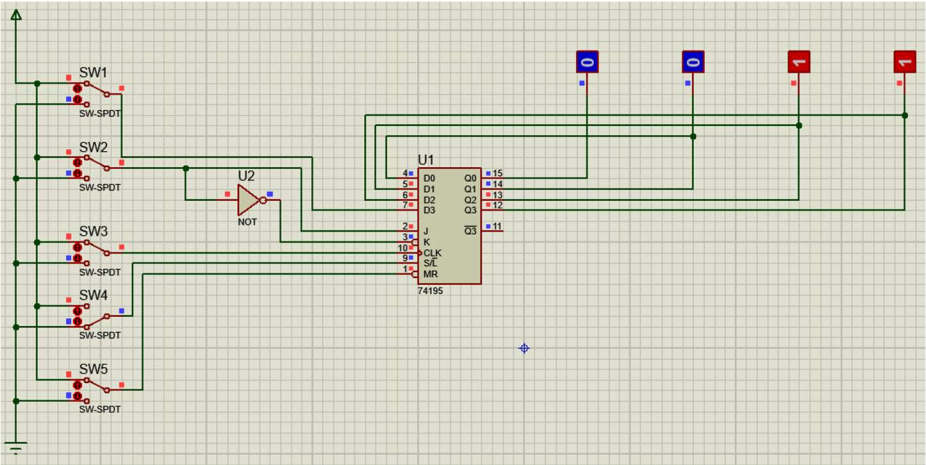
PULSA CLOCK 4



PULSA CLOCK 5



PULSA CLOCK 6



PULSA CLOCK 7

