

asm3

Instrucțiuni de salt

Instrucțiunile de salt modifică valoarea registrului contor program (EIP), astfel încât următoarea instrucțiune care se execută să nu fie neapărat cea care urmează în memorie. Sunt utile pentru implementarea, la nivel de limbaj de asamblare, a structurilor de control (testări sau bucle).

Salturile pot fi:

- **necondiționate:** instrucțiunea *jmp*
- **condiționate:** instrucțiuni de forma *j<condiție>*

Sintaxa: *instrucțiune_salt adresa*

Vom considera în continuare doar cazul în care adresa este o constantă referită de o etichetă.

Exemplul de mai jos ilustrează modul de definire și utilizare a etichetelor:

```
#include <stdio.h>

void main()
{
    int i;
    _asm {
        mov i, 11
        jmp eticheta
        sub i, 3;      // aceasta instructiune nu se executa
    eticheta:
        add i, 4
    }
    printf ("%d\n", i);
}
```

Nu introduce o ramificație în program, neexistînd variante de execuție.

Este util, folosit împreună cu salturi condiționate, pentru reluarea unei secvențe de de cod într-o buclă, așa cum se va vedea într-un exemplu ulterior.

Salturi condiționate

Introduc o ramificație în program, deoarece avem două variante:

- condiția de salt este adevărată – se face saltul la adresa indicată
- condiția de salt este falsă – se continuă cu instrucțiunea următoare din memorie ca și cum nu ar fi existat instrucțiune de salt.

Instrucțiuni care testează indicatorii individuali

Cele mai utile la acest nivel sunt cele care testează indicatorii:

- Carry
- Overflow
- Sign
- Zero

Pentru fiecare indicator există două instrucțiuni de salt condiționat:

- una care face saltul când indicatorul testat are valoarea 1
- una care face saltul când are valoarea 0

indicator testat	salt pe valoarea 1	salt pe valoarea 0
------------------	--------------------	--------------------

Carry	jc	jnc
-------	----	-----

Overflow	jo	jno
----------	----	-----

Zero	jz	jnz
------	----	-----

Sign	js	jns
------	----	-----

Exemplu:

danton-asm

[home](#)

[asm1](#)

[asm2](#)

[asm3](#)

[asm4](#)

```
#include <stdio.h>

void main()
{
    int a, b, s=0;
    printf("a=");
    scanf("%x", &a);
    printf("b=");
    scanf("%x", &b);

    _asm {
        mov eax, a;
        add eax, b;
        jc semnaleaza_depasire; //in Visual C++,
                                //putem sari la o eticheta din codul C

        mov s, eax;
        jmp afiseaza_suma;      //sau in alt bloc asm
    }
semnaleaza_depasire:
    printf ("S-a produs depasire!\n");
    return;
    _asm {
        afiseaza_suma:
    }
    printf ("%x + %x = %x\n", a, b, s);
}
```

Instrucțiuni corespunzătoare operatorilor relaționali

În practică, utilizăm mai des ramificări dictate de operatori relaționali: <, <=, !=, etc.

În acest sens este utilă instrucțiunea de comparare **cmp**.

cmp funcționează ca și *sub* (aceleași restricții pentru operanzi, *aceiași indicatori modificați*), însă nu modifică primul operand (destinația). Prin verificarea indicatorilor se poate stabili în urma aceste operații relația dintre operanzi. Instrucțiunile care fac aceste verificări sunt:

Pentru numere **fără semn**:

Pentru numere **cu semn**:

relație	instrucțiune	Comentariu
$op1 < op2$	jb	"Jump if Below"
$op1 \leq op2$	jbe	"Jump if Below or Equal"
$op1 > op2$	ja	"Jump if Above"
$op1 \geq op2$	jae	"Jump if Above or Equal"

relație	instrucțiune	Comentariu
$op1 < op2$	jl	"Jump if Less than"
$op1 \leq op2$	jle	"Jump if Less than or Equal"
$op1 > op2$	jg	"Jump if Greater than"
$op1 \geq op2$	jge	"Jump if Greater than or Equal"

Sunt necesare instrucțiuni diferite pentru numere fără semn, respectiv cu semn, deoarece indicatorii ce trebuie verificați diferă. De exemplu, comparând 00100110 și 11001101, ar trebui să obținem relația $00100110 < 11001101$ dacă sunt numere fără semn, și $00100110 > 11001101$ dacă sunt numere cu semn.

Independent de statutul bitului celui mai semnificativ (semn sau cifră) funcționează instrucțiunile:

relație	instrucțiune	Comentariu
$op1 = op2$	je	"Jump if Equal" (identic cu jz)
$op1 \neq op2$	jne	"Jump if Not Equal" (identic cu jnz)