РГРТУ КУРСОВАЯ РАБОТА 246-09.03.01 ИВАКОВ А.В. 2024

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ "РЯЗАНСКИЙ ГОСУДАРСТВЕННЫЙ РАДИОТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ им. В.Ф. УТКИНА"

Кафедра автоматизированных систем управления

КУРСОВАЯ РАБОТА

по дисциплине «Основы электроники»

на тему

«Разработка электронного устройства»

Пояснительная записка KP – 090301 – 246 – 10 – 24

Выполнил: студент гр. 246

Иваков А.В.

Проверила: ст. пр. каф. АСУ

Витязева Т. А.

Введение

Измерение температуры представляет собой критически важный аспект для понимания динамики процессов, происходящих в окружающей среде. Оно обладает высокой практической значимостью, и точные приборы для измерения температуры являются неотъемлемой необходимостью. Для разработки таких приборов применяются разнообразные схемы, датчики и материалы.

В рамках данной курсовой работы осуществляется проектирование электронного устройства для измерения температуры, которое способно измерять температуру в диапазоне от -40°С до 180°С при работе в 5-канальном режиме. Для измерения температуры будет использоваться датчик типа Н. В процессе работы будут выполнены расчеты, разработаны структурные, принципиальные и функциональные схемы устройства.

Задание на курсовую работу

Содержание

Введение	3
Задание на курсовую работу	4
Структура и алгоритм проектируемого устройства	7
2 Расчёт и выбор необходимой элементной базы	10
2.1 Управляющая схема	10
2.1.1 Генератор импульсов	10
2.1.2 Делитель частоты	11
2.1.3 Делитель с переменным коэффициентом деления	12
2. ПИП + ИУ	12
2.2 Блок формирования измерительной информации (БФИИ)	12
2.2.1 Расчет тока питания первичный измерительных приборов	13
2.2.2 Расчет выходного сигнала ПИП	15
2.2.3 Расчет измерительного усилителя	16
2.3 Блок формирования выходного сигнала	17
2.3.1 Расчет нормирующего усилителя	17
З Разработка структурной, функциональной и принципиальной схем	19
3.1 Разработка структурной схемы	19
3.2 Функциональные схемы блоков структурной схемы	21
3.2.1 Генератор импульсов	21
3.2.2 Делитель частоты	21
3.2.3 Делитель частоты с переменным коэффициентом деления	21
3.2.4 ДПКД, подключенный к буферным усилителям	22
3.2.5 Схема нормирующего усилителя	23
3.2.6 Функциональная схема	23
3.3 Разработка принципиальной схемы	25
4 Результаты моделирования	30
4.1.1 Генератор импульсов	30
4.1.2 Делители частоты	30
4.1.3 Делитель частоты с переменным коэффициентом деления	30
4.1.4 Мультиплексор + ДПКД	31
4.1.5 Мост Уитстона и измерительный усилитель	32
4.1.6 Нормирующий усилитель	32
4.1.7 Схема устройства	33
4.2 Проверка работы устройства	33
4.2.1 Результат работы делителей частоты и генератора импульсов	33

4.2.2 Результат работы ДПКД	36
4.2.3 Результаты работы моста Уитстона и измерительного ус	илителя 37
4.2.4 Общий результат работы устройства измерения темпера	этуры 39
Заключение	42
Список использованной литературы) шибка! Закладка не определена.
Приложение А	43
Приложение Б	44
Приложение В	45
Приложение Г	46
Приложение Д	47
Приложение Е	48

Структура и алгоритм проектируемого устройства

Для данной работы необходимо провести проектирование и расчет параметров узлов системы измерения температуры с несколькими каналами. Обычно такие системы включают три основных блока: блок формирования измерительной информации (БФИИ), блок формирования выходного сигнала (БоВС) и управляющую схему.

На рисунке 1 представлена схема многоканальной измерительной системы с временным разделением каналов. Каждый канал измерения в блоке формирования измерительной информации (БФИИ) генерирует напряжение, соответствующее измеряемой температуре. Каждый канал содержит первичный измерительный прибор (ПИП), который преобразовывает температуру в напряжение, и измерительный усилитель (ИУ), который усиливает подверженное помехам напряжение, создаваемое измерительным устройством, и преобразует сформированное напряжение в необходимый для дальнейшей обработки вид.

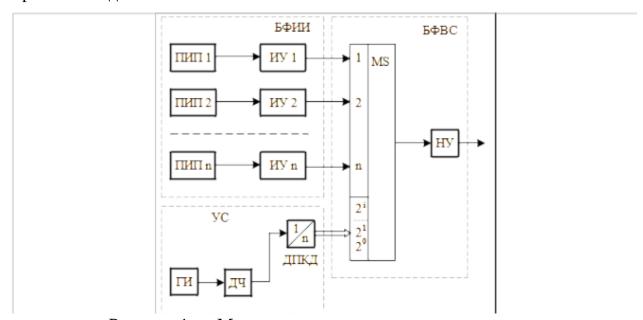


Рисунок 1 — Многоканальная измерительная система

В качестве измерительного устройства может быть использован мост Уитстона, представленный на рисунке 2.

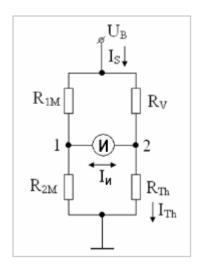


Рисунок 2 — Мост Уитстона

На рисунке 2 приняты следующие обозначения:

G - измерительный прибор,

Rm - сопротивление датчика температуры,

R - сопротивление уравновешивающего резистора,

Rim, R2м - сопротивления резистивного делителя,

Is - ток питания моста, Іт - ток, протекающий через датчик.

Так при нулевой температуре сопротивления всех резисторов одинаковое и напряжение между точками 1 и 2 равно нулю. При увеличении температуры сопротивление Rm увеличивается, что приводит к тому, что потенциал в точке 2 стремится к потенциалу в точке 3 и растёт, создавая разницу напряжения между точками 1 и 2.

Управляющая схема формирует опорную частоту при помощи генератора импульсов (ГИ), которая далее используется для формирования интервалов времени, в течение которых опрашивается каждый из каналов. Для этого используется делитель частоты (ДЧ). Импульсы, сформированные дЧ, поступают на вход переменного делителя частоты (ДПКД), который преобразует импульсы в управляющие кодовые комбинации каналов.

Блок формирования выходного сигнала (БФВС) включает аналоговый мультиплексор (MS) и нормирующий усилитель (НУ). MS имеет п аналоговых входов и m цифровых входов управления, на которые поступают управляющие

кодовые комбинации, определяющие с какого аналогового входа пропустить сигнал. НУ ограничивает диапазон изменения выходного сигнала. Для более стабильной работы системы рекомендуется использовать генераторы импульсов с большей частотой генерации.

2 Расчёт и выбор необходимой элементной базы

2.1 Управляющая схема

2.1.1 Генератор импульсов

Исходные данные

Опорная частота F _{ОП}	2,2 МГц

Расчетная часть

На рисунке 3 представлена схема, которая позволяет создать опорное колебание с заданной частой. Элементы DD1.1 – DD1.3 выбраны в качестве инверторов (схема K155ЛH1).

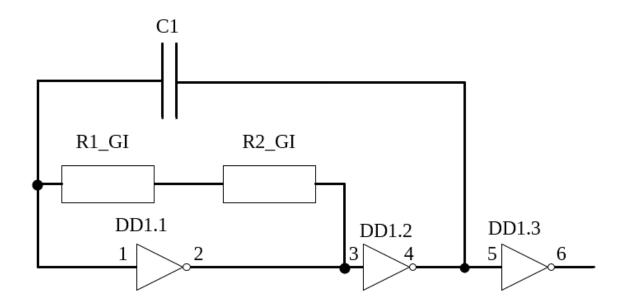


Рисунок 3 – Схема генераторов импульсов

Для безошибочного функционирования необходимо выполнение условия [1]:

$$R1_{GI} + R2_{GI} \in [180 \text{ Om}; 470 \text{ Om}]$$

Необходимо вычислить $R1_{GI}$ и $R2_{GI}$, определить точное значение опорной частоты и ее относительную погрешность на основании первоначальных данных. Формула для расчета опорной частоты, создаваемой данной схемой, следующей [2]:

$$F_{\text{OII}} = \frac{1}{3 * (R1_{GI} + R2_{GI} * C1)}$$

Примем:

$$R1_{GI} = 330 \text{ Om}$$

$$R2_{GI} = 20 \text{ Om}$$

Данные резисторы соединены последовательно, и общее их сопротивление составляет 350 Ом, тогда требуемая ёмкость конденсатора C1 равна:

$$C1 = \frac{1}{3 * (R1_{GI} + R2_{GI} * F_{O\Pi})} = \frac{1}{3 * 350 * 2.2 * 10^6} = 432.9 \pi \Phi$$

Значения 432,9 пФ нет в шкале номиналов конденсаторов, поэтому С1 будет заменено ближайшим меньшим значением из ряда Е24 номиналов конденсаторов, что соответствует 430 пФ, чтобы уточненное значение $F^*_{O\Pi}$ было не меньше заданного $F_{O\Pi}$ (что в свою очередь обеспечивает выполнение условия теоремы В.А. Котельникова).

В таком случае уточнённое значение опорной частоты равно:

$$F_{\mathrm{OII}} = \frac{1}{3*350*430*10^{-12}} \approx 2,2148$$
Мгц $> 2,2$ Мгц

Тогда относительная погрешность формирования опорной частоты равны:

$$\Delta F_{\text{O}\Pi} = \frac{|F_{\text{O}\Pi} - F_{\text{O}\Pi}^*|}{F_{\text{O}\Pi}} = \frac{|2.2 * 10^6 - 2.2148 * 10^6|}{2.2 * 10^6} \approx 0.67\% < 1\%$$

2.1.2 Делитель частоты

Исходные данные

Уточненное значение опорной частоты $F^*_{O\Pi}$	2,2148 Мгц
Ч астота опроса каналов F _Д	70 Гц
Число каналов n	5

Расчетная часть

Частота F_{вых} следования импульсов на выходе делителя рассчитывается следующим образом:

$$F_{B ext{B} ext{L} ext{X}} = n * F_{ ext{$\scalebox{$\scaleb$$

Тогда коэффициент будет равен:

$$K_{\text{Д}} = \frac{F_{\text{O}\Pi}^*}{F_{\text{RMY}}} = \frac{2,2148*10^6}{350} = 6328$$

Уточненный коэффициент деления:

$$K^*_{\text{ДЕЛ}} = 6250 = 2 * 5^5$$

$$F^*_{\text{ВЫХ}} = \frac{F^*_{0\Pi}}{K^*_{\Pi E \Pi}} = \frac{2,2148*10^6}{6250} = 354,4\Gamma$$
ц

Такой делитель можно получить соединением 5 делителей с коэффициентами подсчета 10 и 5 (один с 10, четыре с 5) (рисунок 4). В качестве делителя на 10 и 5 может быть использована микросхема К155ИЕ2.



Рисунок 4 – Счетчики для получения частоты на 6250

2.1.3 Делитель с переменным коэффициентом деления

В качестве счетчика каналов, при n = 5, выберем микросхему K155ИE2.

2. ПИП + ИУ

2.2 Блок формирования измерительной информации (БФИИ)

Блок ПИП + ИУ представлен на рисунке 5.

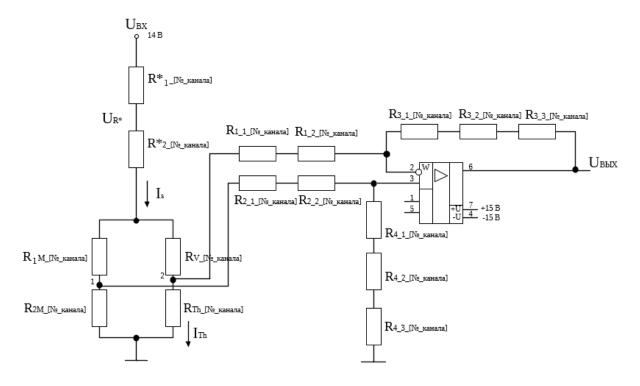


Рисунок 5 — ПИП + ИУ 12

2.2.1 Расчет тока питания первичный измерительных приборов Исходные данные:

Номинальное сопротивление терморезистора	500 Ом
Коэффициент ЕК	3 мВт/°С
Напряжение источника питания моста Уитстона U _в	14 B

Расчетная часть

Резистор R_{Th} нагревается и при увеличении температуры, и когда по нему течёт ток. Это приводит к погрешности измерений температуры.

Погрешность измерения, обусловленная самонагревом датчика, зависит от мощности P=UI=I²R, излучаемой термодатчиком при протекании через него измерительного тока, класса допуска TC и постоянной EK, называемой коэффициентом самонагрева. Размерность коэффициента самонагрева EK — мВт/°С.

$$\Delta T = \frac{P}{EK} \quad (2)$$

где P – излучаемая измерительным сопротивлением мощность (в милливаттах).

$$P = I_{Th}^2 R_{Th} \qquad (3)$$

 I_{Th} – ток, протекающий через терморезистор.

Учитывая, что обусловленное самонагревом повышение температуры ΔT не должно превышать 0,2 допуска D, определенного для заданного класса допуска и диапазона измеряемых температур, используя уравнения (2), (3) можно составить формулу для оценки тока, который должен протекать через терморезистор, для начала рассчитаем коэффициент D:

Для этого воспользуемся таблицей характеристик термометров сопротивлений.

Класс Допуск Диапазон измерений, °С D, °C Платиновый допуска Медный Никелевый проволочный пленочный AA $\pm (0,1 +$ от -50 до от -50 до 0,0017 |t|) +250 +250 A $\pm(0,15 +$ от -100 до от -50 до От-50 до +120 0,002 |t|) +450 +450 В $\pm (0,3 +$ От-196 до От -50 до От -50 до 0,005 |t|) +660 +600 +200 C От -196 до $\pm (0.6 +$ От -50 до От -180 От -60

Таблица 1 – Характеристики термометров сопротивления

+660

$$D = \pm 0.6 + 0.01 * 180^{\circ}C = 0.48$$

0.01 |t|

$$I_{Th} = \sqrt{\frac{\Delta T * \text{EK}}{R_{Th}}} = \sqrt{\frac{0.2 * D * \text{EK}}{R_{Th}}} = \sqrt{\frac{0.48 * 3 * 10^{-3} \text{ MBT/}^{\circ} C}{5000 \text{M}}} \approx 0.001697 \text{A} \approx 1.697 m \text{A}$$

+600

до +200

до +180

Так как ток I_S разветвляется на две составляющие, протекающие через равноценные по сопротивлению ветви моста, через токоограниченое сопротивление R^* должен протекать ток равный 3,394 mA. Зная I_S , можно рассчитать величину R^* .

Примем, что при сопротивлении термодатчика R_{Th} =500Ом и температуре 0° С все сопротивления моста R_{1M} = R_{2M} = R_{V} = R_{Th} =500Ом.

Тогда эквивалентное сопротивление моста Уитстона получится следующим образом:

$$R = \frac{1}{\frac{1}{500 + 500} + \frac{1}{500 + 500}} = 5000 \text{M}$$

Тогда используя ранее полученные данные получим R^* :

$$R^* = \frac{U_S}{I_S} - R_{3KB.M} = \frac{14B}{3,394*10^{-3}A} - 5000M = 36240M = 3,624к0M$$

Рассчитанного значения R^* нет в шкале резисторов. Для того, чтобы генерируемое напряжение было, максимально точным, резистор R^* будет взят с точным значением, обеспечим точность с помощью 2-ух резисторов из ряда E24, один на 3600 Ом, другой на 24 Ом.

$$R^*1$$
_[номер_канала] = 3600 Ом

R^*2 _[номер_канала] = 24 Ом

2.2.2 Расчет выходного сигнала ПИП

Номинальное сопротивление терморезистора	500 Ом	
Диапазон измеряемых температур	$T_{max} = +180$ °C $T_{min} = -40$ °C	
Ток I _S	3,394мА	

Расчетная часть

Изменение электрического сопротивления датчика описывается следующей формулой в зависимости от температурного диапазона:

Для диапазона измерений от минус 60°C до плюс 100°C:

$$R_t = R_0(1 + At + Bt^2)$$
.

Для диапазона измерений от 100°C до 180°C:

$$Rt=R_0[1+At+Bt^2+C (t-100 °C) t^2].$$

где значения постоянных следующие:

$$A=5,4963\cdot10^{-3} \circ C^{-1};$$

$$C=9,2004\cdot10^{-9} \, {}^{\circ}C^{-3};$$

 R_0 — сопротивление датчика при температуре T_0 = 0°C (или 273K).

Используя представленные формулы рассчитаем максимальное сопротивление датчика при $T_{max} = +180$ °C:

$$R_{+t} = 500 \text{Om} * [1 + 180 * 5,4963 \cdot 10^{-3} \circ \text{C}^{-1} + 180^2 * 6,7556 \cdot 10^{-6} \circ \text{C}^{-2} + 9,2004 \cdot 10^{-9} * (180 \circ \text{C} - 100 \circ \text{C}) \ 180^2 \circ \text{C}] = 1116.0314 \ \text{Om} = 1,116 \ \text{kOm}$$

При
$$T_{min} = -40$$
°C:

$$R_{-t} = 500 \text{ Om} * (1 + (-40 * 5,4963 \cdot 10^{-3}) + 6,7556 \cdot 10^{-6} * (-40)^{2}) = 395,4785 \text{ Om}$$

Изменение температуры приведет к разбалансу моста, это означает, что между точками 1 и 2 возникнет разность потенциалов (рисунок 5):

$$\mathbf{U}_{\mathrm{M}} = \left(\mathbf{U}_{\mathrm{B}} - \mathbf{U}_{\mathrm{R}^*}\right) * \left(\frac{R_{1M}}{R_{1M} + R_{2M}} - \frac{R_V}{R_V + R_{Th}}\right)$$
 , где

$$U_{R^*} = I_S * R^* = 3,394 * 10^{-3} A * 3624 Om \approx 12.2999 B$$

Для -40°С:

$$U_{-M}$$
=(14B $-$ 12,2999 B) * $\left(\frac{5000\text{м}}{5000\text{м} + 5000\text{м}} - \frac{5000\text{м}}{5000\text{м} + 395,47850\text{м}}\right) = -99,22\text{мB}$ Для +180°C:

$$U_{^{+M}} = (14B - 12,2999 \text{ B}) * \left(\frac{5000\text{M}}{5000\text{M} + 5000\text{M}} - \frac{5000\text{M}}{5000\text{M} + 1,116*10^30\text{M}}\right) = 324,03\text{MB}$$

Тогда:

$$\pm U_{21} = |-99,22 \text{mB}| + |324,03 \text{mB}| = 423,25 \text{ mB}$$

2.2.3 Расчет измерительного усилителя

Пусть для опроса канала используется 8-канальный мультиплексор KP590KH1. Рассчитаем параметр $|U_{\rm BMX}|$, тогда для этого рассчитаем нижнюю границу: -40°C * 55 мВ/°C = -2,2 В, верхняя граница 9,9 В

$$|U_{\text{BMX}}| = |-2.2 - 9.9| = 12.1B$$

Найдем общий коэффициент усиления:

$$K_{\text{YC O6}} = \frac{|U_{\text{BbIX}}|}{\pm U_{21}} = \frac{12,1}{423,25*10^{-3}} \approx 28.59$$

Разделим данный коэффициент на два коэффициента:

$$K_{yC OG} = K_{Hy} * K_{Hy}$$

Где:

Киу — коэффициент усиления измерительного усилителя;

Кну — коэффициент усиления нормирующего усилителя;

Возьмём $K_{\rm HY}$ = -5,35, тогда $K_{\rm HY}$ = -5,34

$$R_{1_[\text{номер_канала}]}$$
 = $R_{2_[\text{номер_канала}]}$ = R_t*100 = 500 Ом * 100 = 50 кОм

Так как в шкале резисторов нет данного сопротивления, возьмем два резистора на 47 кОм и 3 кОм.

Сопротивления $R_{3_1_[HOMep_KAHAЛA]}$, $R_{3_2_[HOMep_KAHAЛA]}$, $R_{3_3_[HOMep_KAHAЛA]}$, $R_{4_1_[HOMep_KAHAЛA]}$, $R_{4_3_[HOMep_KAHAЛA]}$ зависят от требуемого коэффициента усиленного и равны:

 $R_{3_1_[\text{номер_канала}]} + R_{3_2_[\text{номер_канала}]} + R_{3_3_[\text{номер_канала}]} = R_{4_1_[\text{номер_канала}]} + R_{4_2_[\text{номер_канала}]} + R_{4_3_[\text{номер_канала}]} = |K_{\text{ИУ}}| *R_{1_[\text{номер_канала}]} = 5,35* 50000 = 267,5 кОм.$

Так как в шкале резисторов нет сопротивления в 267,5 кОм, то тогда

$$R_{3_1_[\text{номер_канала}]} = R_{4_1_[\text{номер_канала}]} = 240 \ \text{кOm}$$

 $R_{3_2[homep_kahaлa]} = R_{4_2[homep_kahaлa]} = 20 \ kOm$ $R_{3_3[homep_kahaлa]} = R_{4_3[homep_kahaлa]} = 7,5 \ kOm$

2.3 Блок формирования выходного сигнала

2.3.1 Расчет нормирующего усилителя

Блок формирования выходного сигнала включает аналоговый

мультиплексор и нормирующий усилитель, которые коммутируют один из входных каналов на один выходной канал по коду, поданному на адресные входы мультиплексора. Для более стабильной работы системы рекомендуется использовать генераторы импульсов с большей частотой генерации. В роли мультиплексора используется схема КР590КН1 с диапазоном коммутируемых ею напряжений ±5В (рисунок 6).

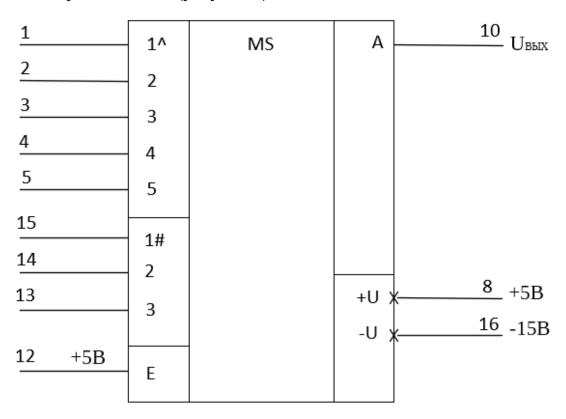


Рисунок 6 – Мультиплексор КР590КН1

Исходные данные:

Киу	5,35			

Расчетная часть:

Нормирующий усилитель следует рассматривать в виде схемы инвертирующего включения операционного усилителя (рисунок 7), так как напряжения, выходящее с БФИИ, является инвертированным.

$$K_{HY} = \frac{R_{2nu_1} + R_{2nu_2} + R_{2nu_3}}{R_{1nu}} = 5,34$$

Возьмем R_{1nu} = 10 кОм, тогда R_{2nu} = R_{1nu} * K_{MY} = 5,34* 10 кОм = 53,4 кОм.

Так как данного сопротивления нет в ряде E24, возьмем три резистора сопротивлениями 51 кОм, 1,5 кОм и 1кОм соответственно (R_{2nu_1} , R_{2nu_2} и R_{2nu_3}).

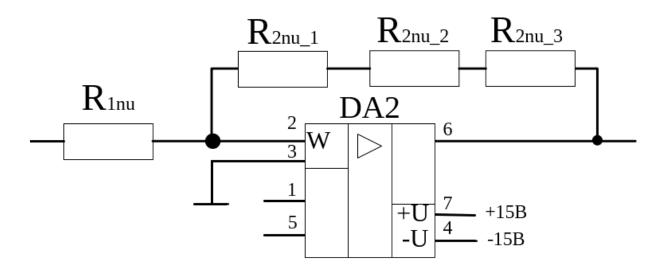


Рисунок 7 – Нормирующий усилитель

3 Разработка структурной, функциональной и принципиальной схем 3.1 Разработка структурной схемы

Общий вид структурной схемы измерительного устройства представлена на рисунке 8:

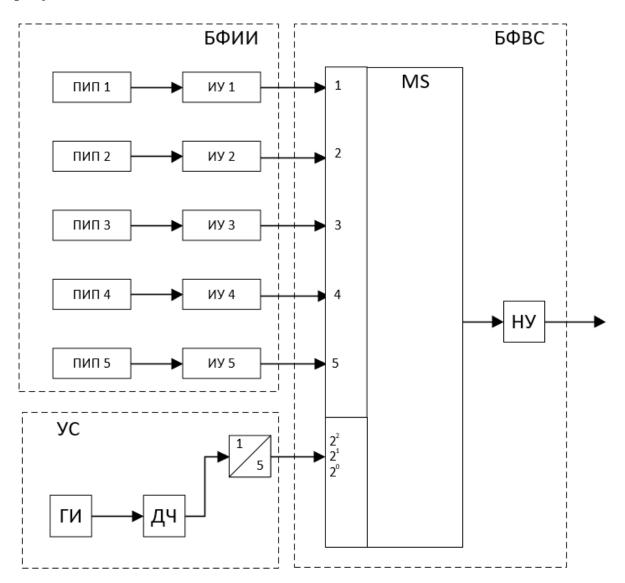


Рисунок 8 – Общий вид структурной схемы

Обозначения на схеме:

• БФИИ - блок формирования измерительной информации

Блок формирования измерительной информации (БФИИ) состоит из

нескольких измерительных каналов, каждый из которых содержит

первичный измерительный прибор (ПИШІ), осуществляющий формирование сигнала в форме напряжения, соответствующего значению параметра

измеряемой физической величины (в конкретном случае, соответствующего значению измеряемой температуры), и измерительный усилитель (ИУ), позволяющий представить сформированное напряжение в виде, необходимом для дальнейшей обработки. Число каналов БФИИ в данном случае принимается равным 5.

• БФВС - блок формирования выходного сигнала

Блок формирования выходного сигнала (БФВС) включает аналоговый мультиплексор (MS), имеющий 5 аналоговых входов и 8 цифровых входов управления, и нормирующий усилитель (НУ), позволяющий ограничить диапазон изменения выходного сигнала

• УС - управляющая схема.

Управляющая схема (УС) обеспечивает формирование опорной частоты с помощью генератора импульсов (ГИ), из которой посредством делителя частоты (ДЧ) формируются интервалы времени, в течение которых опрашиваются каждый из каналов измерительной системы. Время опроса определяется периодом колебания, сформированного на выходе ДЧ. Делитель частоты необходим в случае, когда требуемое значение времени опроса нельзя сформировать непосредственно с помощью ГИ. Как правило, генераторы импульсов с большей частотой генерации реализовать существенно проще, нежели генераторы с низкой частотой генерации импульсов. Кроме того, они обеспечивают более стабильную работу, чем низкочастотные генераторы. Импульсы, сформированные ДЧ, поступают на вход делителя частоты с переменным коэффициентом деления (ДПКД).

3.2 Функциональные схемы блоков структурной схемы

3.2.1 Генератор импульсов

Резисторы R1_GI и R2_GI обеспечивают задание рабочей точки первого каскада генератора (усилителя на логическом элементе DD1.1). В качестве элемента DD1 выбрана схема K155ЛH1 (рисунок 9).

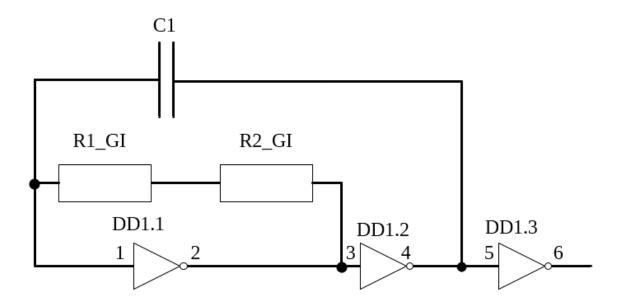


Рисунок 9 – Генератор импульсов

3.2.2 Делитель частоты

Для того, чтобы получить на выходе частоту 354,4Гц из 2,2148Мгц требуется соединить один делитель с коэффициентом пересчёта 10, а остальные (их 4) с коэффициентом пересчета 5. В качестве делителя на 10 может быть использована микросхема К155ИЕ2 (рисунок 10).

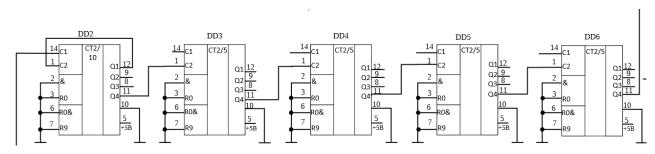


Рисунок 10 – Делитель частоты

3.2.3 Делитель частоты с переменным коэффициентом деления

Для n = 5 в качестве счетчика выберем микросхему К155ИЕ2 (рисунок 11), так как она считает до 10 = 2 * 5.

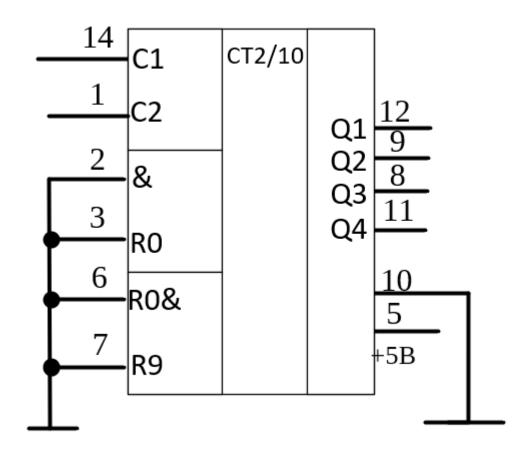


Рисунок 11 – ДПКД

3.2.4 ДПКД, подключенный к буферным усилителям

Сигналы с выходом ДПКД необходимо подключить к входам буферных усилителей (микросхема К155ЛН4), выходы которых, в свою очередь необходимо подключить через три резистора с сопротивлением 1 кОм к источникам питания +5 В (рисунок 12).

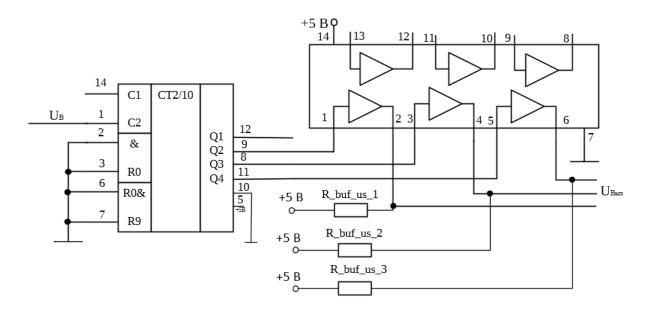


Рисунок 12 – ДПКД, подключенный к микросхеме К155ЛН4

3.2.5 Схема нормирующего усилителя

Схема нормирующего усилителя представлена на рисунке 13.

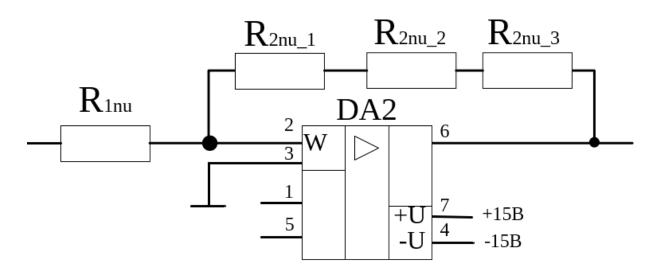


Рисунок 13 – Нормирующий усилитель

3.2.6 Функциональная схема

После разбора отдельных элементов схемы, соберем схему полностью. Получившаяся схема представлена на рисунке 14.

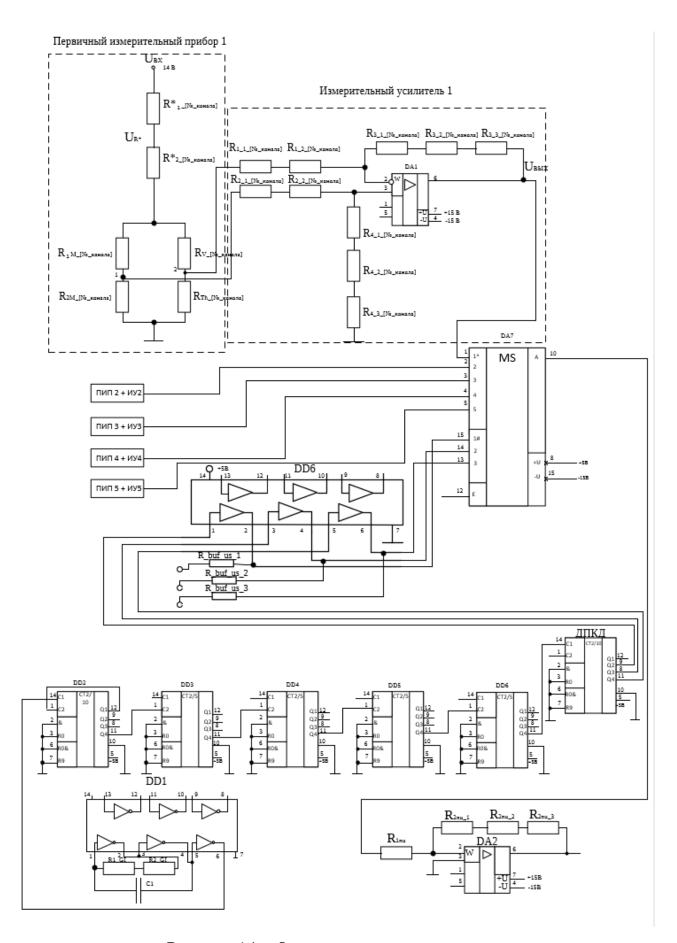


Рисунок 14 – Функциональная схема

3.3 Разработка принципиальной схемы

Принципиальная схема получившегося устройства представлена на рисунке 15. Эта же схема в формате А3 представлена в приложении А. Перечень необходимых устройств приведен в таблице 2.

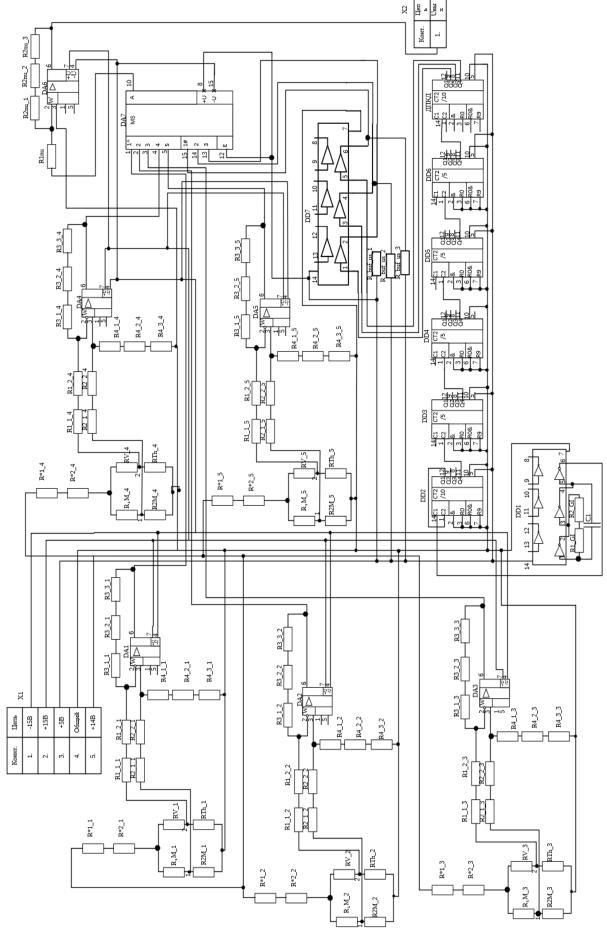


Рисунок 15 – Принципиальная схема

Рассчитаем мощности резисторов по формуле: $P = I^2R$

 $P_{R^*1_-1}$, $P_{R^*1_-2}$, $P_{R^*1_-3}$, $P_{R^*1_-4}$, $P_{R^*1_-5} = (3.394 * 10^{-3})^2 A * 3600 Om = 0.0415 BT$

 $P_{R^{*}2_1}$, $P_{R^{*}2_2}$, $P_{R^{*}2_3}$, $P_{R^{*}2_4}$, $P_{R^{*}2_5}$ = (3,394 * 10⁻³)²A * 24 O_M = 0,0003 B_T

 $P_{R1M_1},\ P_{R2M_1},\ P_{RV_1},\ P_{RTh_1},\ P_{R1M_2},\ P_{R2M_2},\ P_{RV_2},\ P_{RTh_2},\ P_{R1M_3},\ P_{R2M_3},\ P_{RV_3},$ $P_{RTh_3},\ P_{R1M_4},\ P_{R2M_4},\ P_{RV_4},\ P_{RTh_4},\ P_{R1M_5},\ P_{R2M_5},\ P_{RV_5},\ P_{RTh_5} = (1,697*10^{-3})^2A*500$ $O_M = 0,0014\ B_T$

 $P_{R1_1_1}$, $P_{R2_1_1}$, $P_{R1_1_2}$, $P_{R2_1_2}$, $P_{R1_1_3}$, $P_{R2_1_3}$, $P_{R1_1_4}$, $P_{R2_1_4}$, $P_{R1_1_5}$, $P_{R2_1_5}$, = $(1,697*10^{-3})^2A*47000 \text{ Om} = 0,1354 \text{ Bt}$

 $P_{R2_2_1}$, $P_{R1_2_2}$, $P_{R2_2_2}$, $P_{R1_2_3}$, $P_{R2_2_3}$, $P_{R1_2_4}$, $P_{R2_2_4}$, $P_{R1_2_5}$, $P_{R2_2_5}$ = (1,697 * 10^{-3})²A * 3000 OM = 0,0086 BT

 $P_{R1_1_1},\ P_{R4_1_1},\ P_{R1_1_2},\ P_{R4_1_2},\ P_{R1_1_3},\ P_{R4_1_3},\ P_{R1_1_4},\ P_{R4_1_4},\ P_{R4_1_5},\ P_{R4_1_5}= (0.8485*\ 10^{-3})^2 A*390000\ Om=0.2808\ Bt$

 $P_{R1_2_1},\ P_{R4_2_1},\ P_{R1_2_2},\ P_{R4_2_2},\ P_{R1_2_3},\ P_{R4_2_3},\ P_{R1_2_4},\ P_{R4_2_4},\ P_{R1_2_5},\ P_{R4_2_5}= (0.8485*\ 10^{-3})^2A*20000\ Om=0.0144\ BT$

 $P_{R1_3_1}$, $P_{R4_3_1}$, $P_{R1_3_2}$, $P_{R4_3_2}$, $P_{R1_3_3}$, $P_{R4_3_3}$, $P_{R1_3_4}$, $P_{R4_3_4}$, $P_{R4_3_4}$, $P_{R1_3_5}$, $P_{R4_3_5}$ = $(0.8485*\ 10^{-3})^2A*7500\ Om=0.0054\ Bt$

 P_{R1_nu} , $P_{R2_nu_1}$, $P_{R2_nu_2}$, P_{R1_GI} , $P_{R2_GI} = 0.125 \ B_T$

Таблица 2 – Перечень необходимых устройств

Поз.	Наименование	Ko	Примечание	
обозна		л.		
чение				
	Конденсаторы	•		
C_1	К10-17Б-М47-430 пФ ОЖ0.460.172ТУ	1		
Микросхемы аналоговые				
DA1D A6	КР140УД6 бК0.348.095-03ТУ/02	6	Аналог: "TI" TT NE5532 Datasheet (Приложение В)	
DA7	К590КН1 бК0.348.209-02ТУ	1	Аналог: ADG408 "Analog Devices", TT ADG408 Datasheet (Приложение Б)	
	Микросхемы цифровые			
DD1	К155ЛН1 бК0.348.006-13ТУ	1		
DD2D D6	К155ИЕ2 бК0.348.006-04ТУ	6		
DD7	К155ЛН4 бКО.348.006-17ТУ	1		
	Резисторы	,		
$\begin{array}{c} R_{1_1_1}R_1 \\ {}_{_1_5}, \\ R_{2_1_1} \\ R_{2_1_5} \end{array}$	C1-4-1-47 кОм ± 5% ГОСТ 24238	10		
$\begin{array}{c} R_{1_2_1}R_1 \\ {}_{-2_5}, \\ R_{2_2_1} \\ R_{2_2_5} \end{array}$	C1-4-1-3 кОм ± 5% ГОСТ 24238	10		
R _{3_1_1} R ₃ _1_5, R _{4_1_1} R _{4_1_5}	С1-4-1-240 кОм ± 5% ГОСТ 24238	10		
R _{3_2_1} R ₃ _2_5, R _{4_2_1} R _{4_2_5}	С1-4-1-20 кОм ± 5% ГОСТ 24238	10		
R _{3_3_1} R ₃ _3_5,	С1-4-1-7.5 кОм ± 5% ГОСТ 24238	10		

R _{4_3_1}			
R _{4_3_5}			
R _{1_GI}	C1-4-1-330 Ом ± 5% ГОСТ 24238	1	
R _{2_GI}	C1-4-1-20 Ом ± 5% ГОСТ 24238	1	
R _{1_nu}	С1-4-1-10 кОм ± 5% ГОСТ 24238	1	
R _{2_1_nu}	С1-4-1-1.5 кОм ± 5% ГОСТ 24238	1	
R _{2_2_nu}	С1-4-1-1 кОм ± 5% ГОСТ 24238	1	
R _{1M_1} R ₁ M_5, R _{2M_1} R _{2M_5} , R _{V_1} R _{V_2}	C1-4-1-500 Ом ± 5% ГОСТ 24238	15	
R_buf_u s_1, R_buf_u s_2, R_buf_u s_3,	С1-4-1-1 кОм ± 5% ГОСТ 24238	3	
R _{Th_1} R _{Th}	Терморезистор из никеля, 500 Ом	5	
R*1_1 R*1_5	С1-4-1-3,6 кОм ± 5% ГОСТ 24238	4	
R*2_1 R*2_5	C1-4-1-24 Ом ± 5% ГОСТ 24238	4	
Розетки			
X1, X2	MA522-500M2 "DECA SwitchLab"	2	

4 Результаты моделирования

Моделирование производилось с помощью программы Micro-Cap, с результатами моделирования отдельных элементов и общей схемы, можно ознакомиться в следующий пунктах.

4.1.1 Генератор импульсов

Генератор импульсов представлен на рисунке 16.

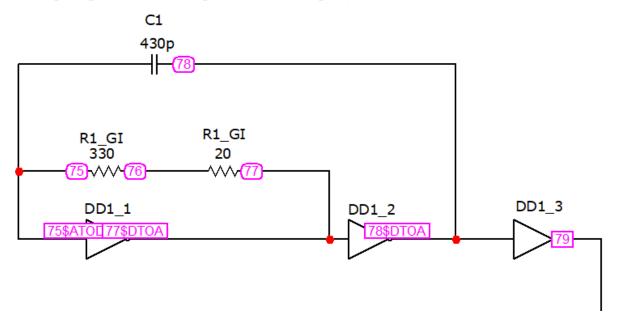


Рисунок 16 – Генератор импульсов

4.1.2 Делители частоты

Делители частоты представлены на рисунке 17.

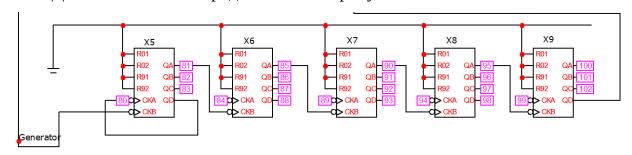


Рисунок 17 – Делители частоты

4.1.3 Делитель частоты с переменным коэффициентом деления

ДПКД представлен на рисунке 18.

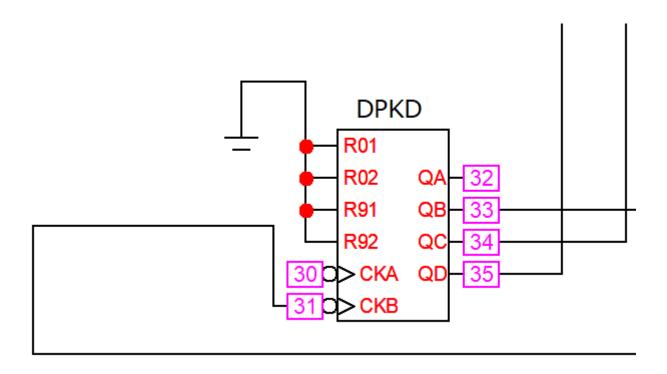


Рисунок 18 – ДПКД

4.1.4 Мультиплексор + ДПКД

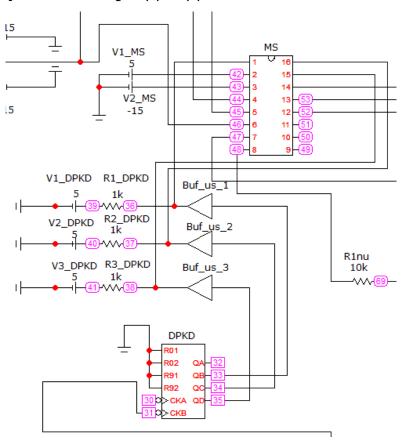


Рисунок 19 – Мультиплексор + ДПКД

4.1.5 Мост Уитстона и измерительный усилитель

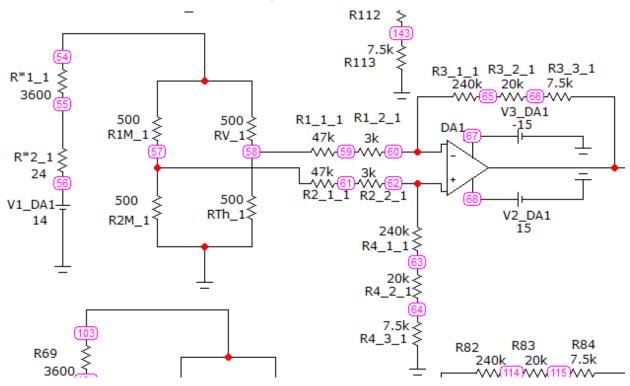


Рисунок 20 – Мост Уитстона и измерительный усилитель

4.1.6 Нормирующий усилитель

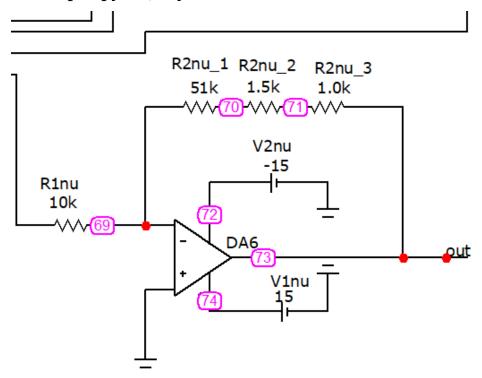


Рисунок 21 – Нормирующий усилитель

4.1.7 Схема устройства

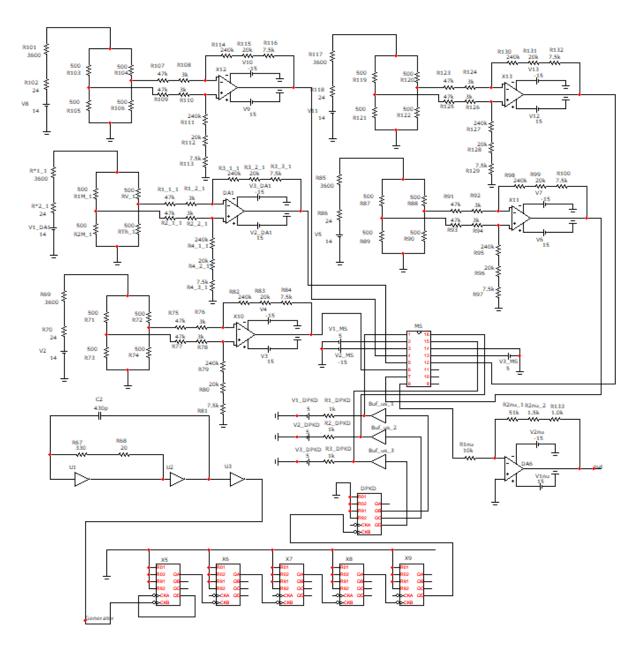


Рисунок 22 – Схема устройства

4.2 Проверка работы устройства

4.2.1 Результат работы делителей частоты и генератора импульсов

Генератор импульсов имеет общее сопротивление резисторов R_{1_GI} и R_{2_GI} 350 Ом (т.к. соединены последовательно 330 + 20) и емкость конденсатора С1 430 пФ. При данных параметрах генератор импульсов, который представлен на рисунке 16 должен выдавать импульсы частотой 2,2148Мгц. На рисунке 23

представлены номера выходов делителей частоты, для того чтобы удостоверится в правильности работы данных делителей.

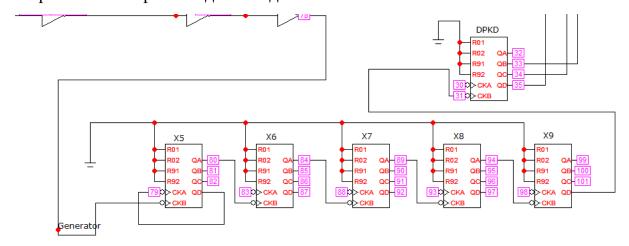


Рисунок 23 — Схема делителей с обозначением выходов На рисунке 24 представлен график частоты, выходящей с генератора.



Рисунок 24 – Результат работы генератора импульсов

На рисунке 24 период колебания T равен 452 нс. Тогда можно рассчитать значение частоты по формуле:

$$F = \frac{1}{T} = \frac{1}{452 * 10^{-9}} = 2,212 \text{ M}\Gamma\text{u}$$

Это говорит о том, что генератор импульсов работает корректно. Затем проверим работу делителей частоты. Всего делителей пять, один на 10 и четыре на 5. На рисунке 25 представлен график частоты, выходящей с первого делителя на 10.



Рисунок 26 – Результат работы первого делителя частоты

$$F = \frac{1}{T} = \frac{1}{4,52 * 10^{-6}} = 221 \ 239 \Gamma \mu$$

Далее рассчитаем и проверим работу оставшихся делителей частоты, результаты представлены на рисунках 26-29.



Рисунок 26 – Результат работы второго делителя частоты

$$F = \frac{1}{T} = \frac{1}{22.58 * 10^{-6}} = 44 \ 287 \Gamma$$
ц



Рисунок 27 – Результат работы третьего делителя частоты

$$F = \frac{1}{T} = \frac{1}{112.9 * 10^{-6}} = 8 857 \Gamma$$
ц



Рисунок 28 – Результат работы четвёртого делителя частоты

$$F = \frac{1}{T} = \frac{1}{564.52 * 10^{-6}} = 1.771 \Gamma \mu$$



Рисунок 29 – Результат работы пятого делителя частоты

$$F = \frac{1}{T} = \frac{1}{2.823 * 10^{-3}} = 354,2 \ \Gamma$$
ц

Получается, что начальная частота была 2,2148 МГц, на выходе получилась 354,2 Гц, это говорит о том, что делители вместе с генератором работают правильно.

4.2.2 Результат работы ДПКД

ДПКД представлен на рисунке 19. Результат его работы представлен на рисунке 30. Как видно из рисунка 30, ДПКД работает корректно, всего пять состояний, 1 состояние — 000, 2 состояние — 001, 3 состояние — 010, 4 состояние — 011, 5 состояние — 100.



Рисунок 30 – Результат работы ДПКД

На рисунках 31 — 33 представлены выходы QB, QC, QD для более детального изучения.

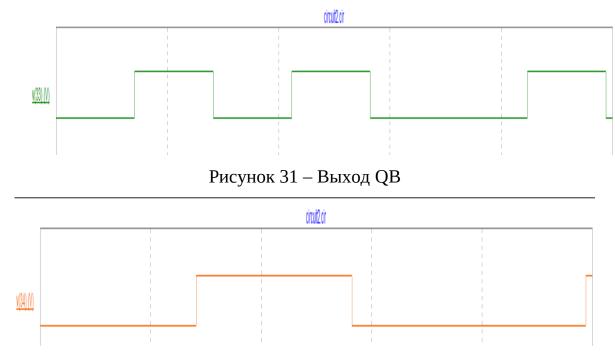


Рисунок 32 – Выход QC



Рисунок 33 – Выход QD

4.2.3 Результаты работы моста Уитстона и измерительного усилителя

Разность потенциалов между ветвями моста Уитстона (рисунок 2) при максимальной температуре должна быть равна 324,03мВ (см. пункт 2.2.2), а R_{+t} должно быть равно 1,116 кОм.

На рисунке 34 приведен график разности потенциалов между точками 1t и 2t моста Уитстона (рисунок 35).

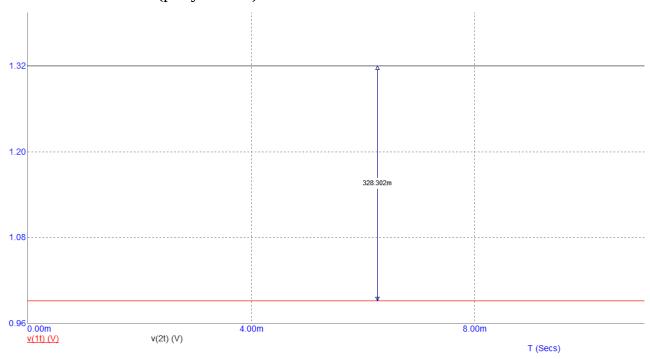


Рисунок 34 – Разность потенциалов при максимальной температуре

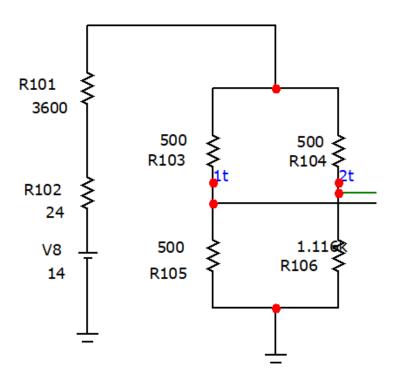


Рисунок 35 – Мост Уитстона

Из рисунка 34 видно, что разность потенциалов примерно равна заявленной с небольшой погрешностью, следовательно Мост Уитстона работает корректно.

Измерительный усилитель имеет коэффициент усиления равный -5,35. Это значит, что выходное напряжение с ИУ должно быть приблизительно равно U_{+M} * (-5,35) = 324,03мB * (-5,35) \approx -1,73B.

Напряжение на выходе ИУ представлено на рисунке 36.

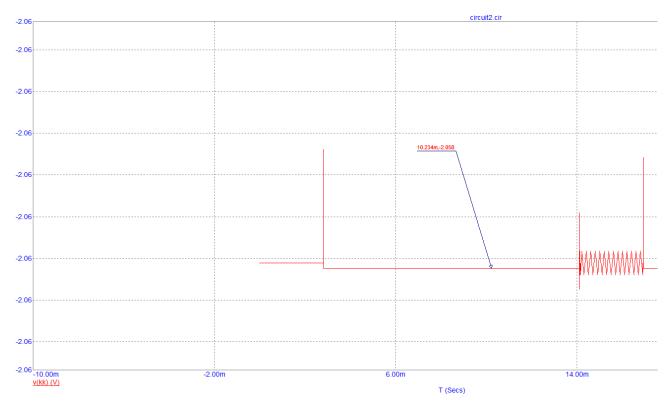


Рисунок 36 – Напряжение на выходе ИУ

Так получившееся значение ИУ примерно равно заявленному.

4.2.4 Общий результат работы устройства измерения температуры

Вычислим сопротивление R_{Th} , а также напряжения U_M и Uвых разных температур в заявленном диапазоне (от -40°C до +180°C), используя формулы, которые были в пункте 2.2.2, для проверки возьмем 5 разных температур:

Для диапазона измерений от минус 60°C до плюс 100°C:

$$R_t = R_0(1 + At + Bt^2)$$

Для диапазона измерений от 100°C до 180°C:

$$R_t = R_0 [1 + At + Bt^2 + C (t-100 °C) t^2].$$

Где значения постоянных следующие:

$$A=5,4963\cdot10^{-3} \, {}^{\circ}C^{-1};$$

$$U_{\mathrm{M}}=\left(U_{\mathrm{B}}-U_{\mathrm{R}^{*}}\right)*\left(rac{R_{1M}}{R_{1M}+R_{2M}}-rac{R_{V}}{R_{V}+R_{Th}}
ight)$$
 , где

$$U_{R*} = I_S * R^* = 3,394 * 10^{-3} A * 3624 Om \approx 12,2999 B$$

$$U_{\rm Bыx}$$
 = $U_{\rm M}$ * Кус об

Тогда:

$$T_1 = -40^{\circ}C$$

 $R_{t1} = 500*(1+5,4963\cdot10^{-3} \text{ °C}^{-1} * (-40\text{°C}) + 6,7556\cdot10^{-6} \text{ °C}^{-2} * (-40\text{°C})^2) = 395,47848 \text{ Om}$

$$U_{\rm M} = (14{\rm B} - 12,\!2999~{\rm B}) * \left(\frac{5000{\rm M}}{5000{\rm M} + 5000{\rm M}} - \frac{5000{\rm M}}{5000{\rm M} + 395,\!47848~{\rm Om}}\right) = -99,\!22{\rm MB}$$

$$U_{BMX} = -99,22 \text{MB} * 28,59 = -2,8366998 \text{ B}$$

$$T_2 = 0$$
°C

$$R_{t2} = 500*(1+5,4963\cdot10^{-3} \text{ °C}^{-1}*0\text{ °C} + 6,7556\cdot10^{-6} \text{ °C}^{-2}*(0\text{ °C})^2) = 5000\text{M}$$

$$U_{\rm M} = (14B - 12,2999 \text{ B}) * \left(\frac{5000\text{M}}{5000\text{M} + 5000\text{M}} - \frac{5000\text{M}}{5000\text{M} + 5000\text{M}}\right) = 0B$$

$$U_{BbIX} = 0B * 28,59 = 0 B$$

$$T_3 = 22$$
°C

$$R_{t3}$$
= 500*(1+5,4963·10⁻³ °C⁻¹ * 22°C + 6,7556·10⁻⁶ °C⁻² * (22°C)²) = 562,1 Om

$$U_{M} = (14B - 12,2999 \text{ B}) * \left(\frac{5000\text{M}}{5000\text{M} + 5000\text{M}} - \frac{5000\text{M}}{5000\text{M} + 562,1 \text{ OM}}\right) = 49.7\text{MB}$$

$$U_{BbIX} = 49.7 \text{MB} * 28.59 = 1.420923B$$

$$T_4 = 122$$
°C

 R_4 = 500Om*[1+122 * 5,4963·10⁻³ °C⁻¹+122² * 6,7556·10⁻⁶°C⁻²+ 9,2004·10⁻⁹ * (122°C-100 °C) 122²°C] = 887,1 Om

$$U_{\rm M} = (14B - 12,2999 \text{ B}) * \left(\frac{5000\text{M}}{5000\text{M} + 5000\text{M}} - \frac{5000\text{M}}{5000\text{M} + 887.1 \text{ OM}}\right) = 237,2\text{MB}$$

$$U_{Bbix} = 237,2 \text{mB} * 28,59 = 6,781548 \text{ B}$$

$$T_5 = 180$$
°C

 R_5 = 500Om*[1+180 * 5,4963·10⁻³ °C⁻¹+180² * 6,7556·10⁻⁶°C⁻²+ 9,2004·10⁻⁹ * (180°C-100 °C) 180²°C] = 1116,0314 Om = 1,116 кОм

$$U_{\rm M} = (14B - 12,2999 \text{ B}) * \left(\frac{5000\text{M}}{5000\text{M} + 5000\text{M}} - \frac{5000\text{M}}{5000\text{M} + 1116.0314 \text{ O}_{\rm M}}\right) = 324,03\text{MB}$$

$$U_{BbIX} = 324,03 \text{MB} * 28,59 = 9,2640177 \text{ B}$$

На рисунке 37 представлена работа нормирующего усилителя с опроса пяти каналов.

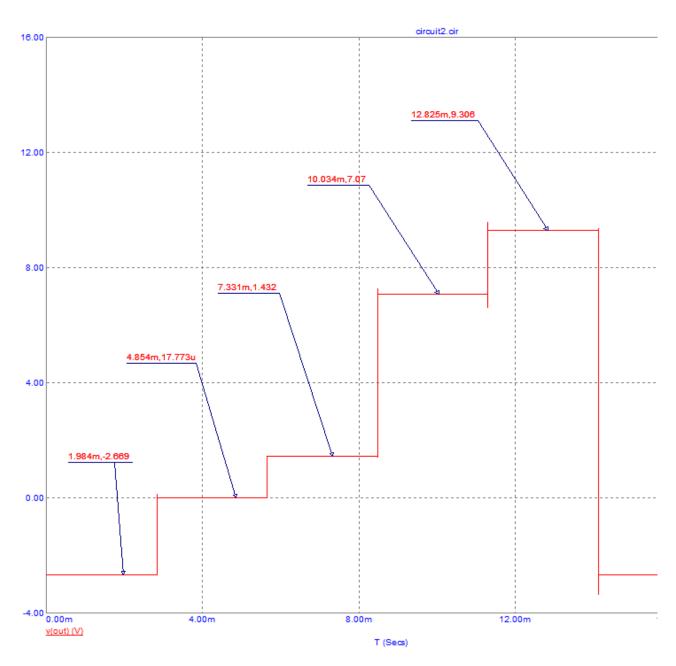


Рисунок 37 – Напряжение на выходе НУ

Как видно из рисунка напряжения примерно равны заявленным с небольшой погрешностью.

Заключение

В результате выполнения курсовой работы, было спроектировано, смоделировано устройство для измерения температуры с заданными характеристиками, которое использует для опроса пять каналов.

В результате проверки и анализа данного устройства в программе MicroCap-12, было выяснено, что данное устройство может быть воплощено в реальности с заданными параметрами.

Список использованных источников

- **1.** Разработка электронного устройства: методические указания к курсовой работе / Рязан. гос. радиотехн. ун-т; сост.: С. И. Холопов, А. А. Михеев, Т. А. Витязева. Рязань, 2024. 40 с.
- **2.** Ряд E24 номиналов резисторов [Электронный ресурс] https://www.radiolibrary.ru/reference/resistorseries/e24.html
- **3.** Ряд E24 номиналов конденсаторов [Электронный ресурс] https://www.radiolibrary.ru/reference/capacitorseries/e24.html
- **4.** Микросхемы серий K155, K561, K176, 74, 40 [Электронный ресурс] https://www.microshemca.ru/
- **5.** ГОСТ 2.701-2008. Единая система конструкторской документации. Схемы. Виды и типы. Общие требования к выполнению.
- **6.** ГОСТ 2.728-74 ЕСКД. Обозначения условные графические в схемах. Резисторы, конденсаторы.
- **7.** ГОСТ 2.743-91 Обозначения условные графические в схемах. Элементы цифровой техники».



LC²MOS 4-/8-Channel High Performance Analog Multiplexers

ADG408/ADG409

FEATURES

44 V Supply Maximum Ratings V_{SS} to V_{DD} Analog Signal Range Low On Resistance (100 Ω max) Low Power (I_{SUPPLY} < 75 μ A) Fast Switching Break-Before-Make Switching Action Plug-in Replacement for DG408/DG409

APPLICATIONS

Audio and Video Routing Automatic Test Equipment Data Acquisition Systems Battery Powered Systems Sample and Hold Systems Communication Systems

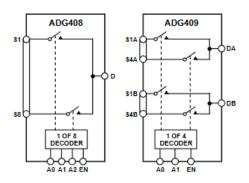
GENERAL DESCRIPTION

The ADG408 and ADG409 are monolithic CMOS analog multiplexers comprising eight single channels and four differential channels respectively. The ADG408 switches one of eight inputs to a common output as determined by the 3-bit binary address lines A0, A1 and A2. The ADG409 switches one of four differential inputs to a common differential output as determined by the 2-bit binary address lines A0 and A1. An EN input on both devices is used to enable or disable the device. When disabled, all channels are switched OFF.

The ADG408/ADG409 are designed on an enhanced LC²MOS process which provides low power dissipation yet gives high switching speed and low on resistance. Each channel conducts equally well in both directions when ON and has an input signal range that extends to the supplies. In the OFF condition, signal levels up to the supplies are blocked. All channels exhibit breakbefore-make switching action, preventing momentary shorting when switching channels. Inherent in the design is low charge injection for minimum transients when switching the digital inputs.

The ADG408/ADG409 are improved replacements for the DG408/DG409 Analog Multiplexers.

FUNCTIONAL BLOCK DIAGRAMS



PRODUCT HIGHLIGHTS

Extended Signal Range

The ADG408/ADG409 are fabricated on an enhanced LC²MOS process giving an increased signal range that extends to the supply rails.

- 2. Low Power Dissipation
- 3 Low Ron
- 4. Single Supply Operation

For applications where the analog signal is unipolar, the ADG408/ADG409 can be operated from a single rail power supply. The parts are fully specified with a single +12 V power supply and will remain functional with single supplies as low as +5 V.

REV. A

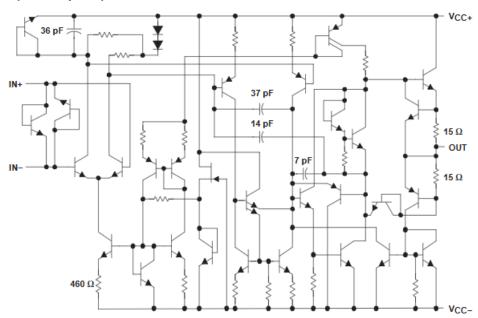
Information furnished by Analog Devices is believed to be accurate and reliable. However, no responsibility is assumed by Analog Devices for its use, nor for any infringements of patents or other rights of third parties which may result from its use. No license is granted by implication or otherwise under any patent or patent rights of Analog Devices.

One Technology Way, P.O. Box 9106, Norwood, MA 02062-9106, U.S.A. Tel: 781/329-4700 World Wide Web Site: http://www.analog.com Fax: 781/326-8703 © Analog Devices, Inc., 1998

NE5532, NE5532A, SA5532, SA5532A DUAL LOW-NOISE OPERATIONAL AMPLIFIERS

SLOS075H - NOVEMBER 1979 - REVISED MAY 2004

schematic (each amplifier)



Component values shown are nominal.

absolute maximum ratings over operating free-air temperature range (unless otherwise noted)†

Supply voltage (see Note 1): V _{CC+}	22 V
V _{CC}	22 V
Input voltage, either input (see Notes 1 and 2)	V _{CC±}
Input current (see Note 3)	
Duration of output short circuit (see Note 4)	Unlimited
Package thermal impedance, θ_{JA} (see Notes 5 and 6): D package	97°C/W
P package	85°C/W
PS package	95°C/W
Operating virtual junction temperature, T _J	150°C
Storage temperature range, T _{stq}	

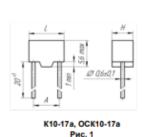
[†] Stresses beyond those listed under "absolute maximum ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated under "recommended operating conditions" is not implied. Exposure to absolute-maximum-rated conditions for extended periods may affect device reliability.

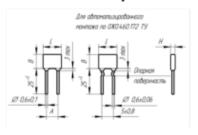
- NOTES: 1. All voltage values, except differential voltages, are with respect to the midpoint between V_{CC+} and V_{CC-}
 - 2. The magnitude of the input voltage must never exceed the magnitude of the supply voltage.
 - Excessive input current will flow if a differential input voltage in excess of approximately 0.6 V is applied between the inputs, unless some limiting resistance is used.
 - The output may be shorted to ground or either power supply. Temperature and/or supply voltages must be limited to ensure the maximum dissipation rating is not exceeded.
 - Maximum power dissipation is a function of T_J(max), θ_{JA}, and T_A. The maximum allowable power dissipation at any allowable ambient temperature is P_D = (T_J(max) T_A)/θ_{JA}. Operating at the absolute maximum T_J of 150°C can affect reliability.
 - 6. The package thermal impedance is calculated in accordance with JESD 51-7.



Приложение Г

1.11. Конденсаторы К10-17







K10-176, OCMK10-176 Рис. 2

K10-17B, OCK10-17B, K10-17-4B Рис. 3

Конденсаторы К10-17 предназначены для работы в цепях постоянного, переменного токов и в импульсных режимах.

Конденсаторы изготавливают в соответствии с: ОЖ0.460.172 ТУ;

ОЖ0.460.107 ТУ;

ОЖ0.460.107 ТУ ОЖ0.460.183 ТУ;

ОЖ0.460.107 ТУ ПО.070.052.

Конденсаторы выпускают в водородоустойчивом исполнении.

К10-17а (рис. 1) правильной формы, изопированные керамические конденсаторы, исполнение – всеклиматическое.

К10-176 (рис. 2) изолированные окукленные керамические конденсаторы, исполнение – всеклиматическое.

К10-17в (рис. 3) незащищенные керамические конденсаторы.

К10-17-4в (рис. 3) незащищенные керамические конденсаторы.
Конденсаторы К10-17в изготавливают с контактными поверхностями: нелуженые и луженые с никель-барьером. Конденсаторы К10-17-4в изготавливают только с нелужеными контактными поверхностями. Конденсаторы с лужеными контактными поверхностями (серебро-палладий/олово-свинец-серебро) изготавливают только по согласованию между изготовителем и потребителем Упаковывают конденсаторы россыпью; К10-17в луженые с никель-барьером и К10-17-4в — россыпью и для автоматизированной сборки

аппаратуры – в блистер-ленту и катушки (см. раздел 3 каталога).

Параметры и характеристики	мпо	M47	МПО; М47; М1500 (только К10-17-4в)	M1500	H20	H50	H90
Допускаемое отклонение емкости от номинальной, ряды емкостей	Для К10-17a, K10-176 (ряд E24) C== 2,2-4,7 nΦ: ±0,5 nΦ; C== 5,1-0,1 nΦ: ±1 nΦ; C== 210 nΦ: ±5 %; ±10 %; ±20 %; Для К10-17a, K10-17-4a C== 0,47 nΦ: 0,56 nΦ: ±0,25 nΦ (ряд E12); C== 0,68-2,2 nΦ: ±0,25 nΦ; ±0,5 nΦ (ряд E12); C== 2,4-4,7 nΦ: ±0,25 nΦ; ±0,5 nΦ (ряд E24); C== 5,1-9,1 nΦ: ±0,5 nΦ; ±1 nΦ (ряд E24); C== 210 nΦ: ±5 %; ±10 %; ±20 % (ряд E24); C== 210 nΦ: ±5 %; ±10 %; ±20 % (ряд E24);	Png E24 Com 2.2-6,8 nФ: ±20 %; 7,5 nФ±Com≤15 nФ: ±10 %; ±20 %; Com≥16 nФ: ±5 %; ±10 %; ±20 %	С _{тт} 0,47 пФ; 0,56 пФ; ±0,25 пФ (ряд Е12); С _{тт} 0,68-2,2 пФ; ±0,25 пФ; ±0,5 пФ (ряд Е12); С _{тт} 2,4-4,7 пФ; ±0,25 пФ; ±0,5 пФ (ряд Е24); С _{тт} 5,1-9,1 пФ; ±0,5 пФ; ±1,0 пФ (ряд Е24); С _{тт} ≥10 пФ; ±5 %; ±10 %; ±20 % (ряд Е24)	Pag E24 C== 2.2-6,8 n0: ±20 %; 7,5 n0±5C==515 n0: ±10 %; ±20 %; C==±16 n0: ±5 %; ±10 %; ±20 %	Psg E12 ±10 %; ±20 %	Pag E6 +50 % -20 %	Psq E6 +80 % -20 %
Номинальное напряжение, В	Для К10-17: 50; 100 Для К10-17-4a: 50						
Диапазон рабочих температур, °C	-60/125						-60/85
Тангенс угла потерь, не более	С ≤10 пФ: не нормируется; 10 пФ<С ≤50 пФ: 1,5 $\left(\frac{150}{C_{cos}}+7\right)$ × 10 ⁴ ; С >50 пФ: 0,0015						
Сопротивление изоляции для С∞x≤0,025 мкФ, МОм, не менее	10 000 4 000						
Постоянная времени для С>0,025 мкФ, МОм - мкФ, не менее	250 100						
Сопротивление изопяции между выводами конденсаторов К10-17а и К10-17б, соединенными вместе, и корпусом, МОм, не менее	10 000 5 000						

Размеры и условные обозначения размеров конденсаторов К10-17a (см. таблицу 1 каталога)						
Условное	Размеры, мм					
обозначение размера конденсатора в таблицах каталога	L _{nax}	H _{nax}	A	Код	Видоразмер для группы по ТСЕ МП0	
1	6,8	4,6	2,5±0,5	-	1	
1	8,4	6,7		5,0	-	
III			5,0±0,5	-	2	
IV				8,4	-	
v	12,0	8,6	7,5±0,5	-	3	

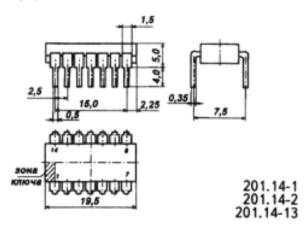
Размеры и условные обозначения размеров конденсаторов К10-17б (см. таблицу 1 каталога)							
Условное	Размеры, мм						
обозначение размера конденсатора в таблицах каталога	L _{max}	B _{max}	H _{rex}	Α	Код	Видоразмер для группы по ТСЕ МП0	
	5.6	4.0	3,0	2,5±0,8	2,5	- 1	
	0,0	4,0	3,0	5,0±0,8	-		
ll ll	6,3*	4,5*	3,0*	5,0±0,8*	-	1	
ll ll	7.5		4.5	2,5±0,8	2,5		
	7,5	5,0	4,5	5,0±0,8	-	2	
IV	9,0	7,1	5,0 5,0±0	50400	-	3	
V				5,0±0,8	9,0	_	
VI 1			5,0	5,0±0,8	5,0		
	11,5	9,0		7,5±1,5	-	-	

Примечание – "Конденсаторы только для автоматизированной сборки аппаратуры по таблице 5 ОЖ0.460.172 ТУ.

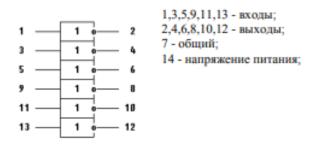
Приложение Д

Микросхема представляет собой шесть логических элементов НЕ. Корпус K155ЛH1 типа 201.14-1, масса не более 1 г и у KM155ЛH1 типа 201.14-8, масса не более 2,2 г.

Корпус ИМС К155ЛН1



Условное графическое обозначение



Электрические параметры

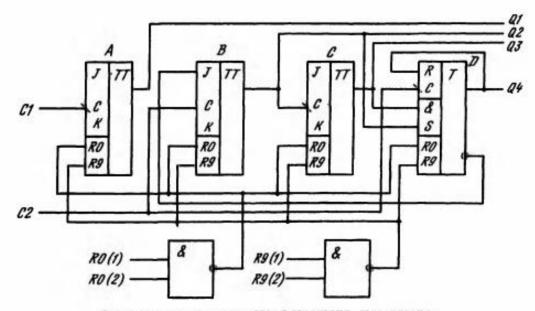
1	Номинальное напряжение питания	5 B ±5 %
2	Выходное напряжение низкого уровня	не более 0,4 В
3	Выходное напряжение высокого уровня	не менее 2,4 В
4	Входной ток низкого уровня	не более -1,6 мА
5	Входной ток высокого уровня	не более 0,04 мА
6	Входной пробивной ток	не более 1 мА
7	Ток потребления при низком уровне выходного напряжения	не более 33 мА
8	Ток потребления при высоком уровне выходного напряжения	не более 12 мА
9	Потребляемая статическая мощность на один логический элемент	не более 19,7 мВт
10	Время задержки распространения при включении	не более 15 нс
11	Время задержки распространения при выключении	не более 22 нс

Зарубежные аналоги

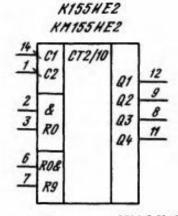
SN7404N, SN7404J

K155HE2, KM155HE2

Микросхемы представляют собой двоично-десятичные четырехразрядные счетчики. Каждая ИМС состоит из четырех триггеров, внутренне соединенных для деления на 2 и 5. Может использоваться также в качестве делителя на 10. Корпус K155ИE2 типа 201.14-1, KM155ИE2 — типа 201.14-8.



Функциональная схема ИМС К155ИЕ2, КМ155ИЕ2



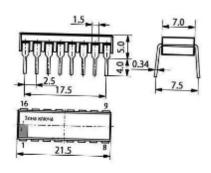
Условное графическое обозначение ИМС К155ИЕ2, КМ155ИЕ2

Назначение выводов: 1 — вход счетный C2; 2 — вход установки 0 R0(1); 3 — вход установки 0 R0(2); 4, 13 — свободные; 5 — питание (+ U_{π}); 6 — вход установки 9 R9(1); 7 — вход установки 9 R9(2); 8 — выход третьего разряда Q3; 9 — выход второго разряда Q2; 10 — общий; 11 — выход четвертого разряда Q4; 12 — выход первого разряда Q1; 14 — вход счетный C1.

Приложение Ж

Возможны незначительные отличия фактического дизайна изделия от данного изображения





Bec	не более 1,2 г
Корпус	238.16-2
Напряжение питания	Un1: -13,516,5; Un2: 4,55,5 B
Входное напряжение	высокого уровня: 3,65,5 В
Рабочая температура	-45+70 °C
Ток	потребления: не более 3,5 мА
Сопротивление	не более 200 Ом
Время	включения: не более 1 мкс
Входной ток	высокого уровня: не более 1 мкА
Ток утечки	не более 50 мА
Емкость	аналогового выхода: 28 пФ
Коммутируемый ток	10 мА