Учреждение образования «Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерных систем и сетей

УТВЕРЖДАЮ Заведующий кафедрой ЭВМ

			(подпись	,	
	"	»	(подпись		023 г.
	··	′′		20	231.
ЗАДАНИ	I E				
по курсовому проект	гирог	ванию	1		
Студенту	Бож	ко Иван	ıу Иго ре вичу	7	
			имя, отчество		
1. Тема проекта Микропроцессорное устройство ко	`*				ета
2. Срок сдачи студентом законченного проекта <u>с 28.11.</u>	2023 п	o 01.12.	2023		
3. Исходные данные к проекту:					
1. Микроконтроллер – не менее 12 цифровых входо	в. не і	менее 4	- аналоговы	х вхол	іа. ОЗУ
не менее 1 КБ, флеш-память не менее 16 КБ, рабоче					_
интерфейса I2C		•	- / [7]		
2. <u>Источник питания – напряжение 9 В, максималы</u>	——— ный вн	ыходно	———— й ток не меі	нее 3 <i>I</i>	Ā,
диапазон рабочей температуры -20 °C – +50 °C					
3. Датчик температуры – напряжение питания 5B,	диапа	зон изм	ерений 0 –	80 °C,	<u> </u>
точность ±1 °C, интерфейс I2C					
4. Датчик освещённости – напряжение питания 5В	-				<u> Հ</u>
диапазон измерений 0 - 10000 лк, точность ± 1000 л					
5. <u>Датчик утечки жидкости – напряжение питания</u> аналоговый интерфейс	<u>эв, по</u>	огрешно	ость не ооле	e 10%	<u>0,</u>
аналоговый интерфейс 6. Устройство отображения информации – ЖКИ, не	- мене	e 2 cm	OK HUG BLIDO	па	
о. <u>Эстроиство отооражения информации – жкит, не</u> информации, не менее 10 символов в строке, напря		_			12C
4. Содержание расчетно-пояснительной записки			-	_	
вопросов)					
Введение					
1.Обзор литературы по теме проекта.	<u> </u>				
2.Разработка структуры микропроцессорного устро	иства	контро	ля парамет	<u> </u>	

3. Оооснование выоора узлов, элементов функциональной схемы устройства контроля
<u>параметров супермаркета</u> 4. Разработка примунуванией в нактрумаскай ауамы матрайства
4. Разработка принципиальной электрической схемы устройства.5. Разработка программного обеспечения.
Заключение.
Литература.
5. Перечень графического материала (с точным указанием обязательных чертежей)
1. Структурная схема устройства (формат А3)
2. Функциональная электрическая схема устройства (формат А3)
3. Принципиальная электрическая схема устройства (формат А3)
6. Консультант по проекту (с назначением разделов проекта) И.Л. Селезнёв
7. Дата выдачи задания <u>01.09.2023</u>
8. Календарный график работы над проектом на весь период проектирования (с назначением сроков исполнения и трудоемкости отдельных этапов): разделы 1,2 к 27.09 – 20 %;
раздел 3 к 16.10 – 20 %;
раздел 4 к 30.10 – 25 %;
раздел 5 к 13.11 – 20 %;
оформление пояснительной записки и графического материала к 22.11 – 15 %;
защита курсового проекта с 06.12 по 15.12.
Canalita Ny Peobeto in poekia e vol. 12 ito 12.12.
РУКОВОДИТЕЛЬ доцент каф. ЭВМ Селезнёв И.Л. (подпись)
(подпись)
Задание принял к исполнению 01.09.2023 Божко И. И.
(TOTO II HOUSE OF TOTAL OF THE

(дата и подпись студента)