

1. Treffen am 29.10.2015

- Festlegung der Meilensteine
- Zeitmanagement Tabellen / Zeitplanung
- Verteilen der Rollen
- Vorstellung des VHDL Projekts und generell Erklärung um was es geht
- VHDL : Aufgabenkurzbeschreibung + Soll / Ist Analyse
- Festlegen der Zeiteinteilung

Anwesenheitsliste:

Sandra Grujovic

Ivan Chimeno

Martin Zinnecker