

# SOLICITUD DE ANTEPROYECTO TRABAJO FIN DE GRADO

## Departamento de Electrónica

ALUMNO: Javier Macías-Guarasa

DIRECCIÓN: C/ Pino Puente, 12, 2ºB

POBLACIÓN: Alcalá de Henares

PROVINCIA: Madrid

DNI: 12345678-L

ESTUDIOS QUE CURSA: Grado en Ingeniería Electrónica de Comunicaciones

CÓDIGO POSTAL: 28806

TELÉFONO: 999999999

e-mail: macias@depeca.uah.es

IDIOMA ESCOGIDO PARA DESARROLLAR EL TRABAJO: [X] ESPAÑOL [ ] INGLÉS

### DATOS ANTEPROYECTO

TÍTULO: Plantilla unificada para la generación de memorias de PFCs, TFGs, TFMs y tesis doctorales

DIRECTOR: Roberto Barra Chicote

TUTOR:

Alcalá de Henares, 6 de enero de 2014

El tutor

Vº Bº del director (si procede)

Firma del alumno

Nota: zona sombreada a cumplimentar por la administración.

### **ACUERDO DEL DEPARTAMENTO**

Aceptado: ☐ Sí ☐ No Fecha: \_\_\_\_/\_\_\_\_/\_\_\_\_ Período de validez: \_\_\_\_\_ meses

Motivo del rechazo: \_\_\_\_\_

### **TRIBUNAL CALIFICADOR:**

Presidente: D/Dª. Name of the tribunal president

Vocal 1º: D/Dª. \_\_\_\_\_

Vocal 2º: D/Dª. Roberto Barra Chicote

Suplente: D/Dª. \_\_\_\_\_

Observaciones: \_\_\_\_\_

Sello del Departamento

Fdo. El Presidente de la Comisión