Capítulo 1

Exercícios

Diferente da lista de exercícios anterior, que tinha como objetivo desenvolver o raciocínio lógico e familiarizar o leitor com os mecanismos básicos da linguagem Python, esta nova lista propõe desafios mais complexos, voltados para situações comuns no cotidiano profissional de engenheiros.

O foco agora é estimular a capacidade de resolver problemas e de traduzi-los para o ambiente computacional, utilizando o Python como ferramenta de apoio.

Questão 1.1: pll

Em sistemas de geração fotovoltaica, a energia solar captada pelos painéis é convertida em energia elétrica em corrente contínua. Como a maioria desses sistemas não possui meios de armazenamento, e como energia se conserva, toda a energia gerada pelos painéis deve ser imediatamente injetada na rede elétrica.

Para escoar essa produção, os inversores devem não apenas executar a conversão CC-CA, mas fazê-la de forma a controlar a injeção de potência na rede, garantindo o equilíbrio energético e consequentemente a estabilidade do barramento CC.

Para isso, a tensão imposta pelo inversor deve estar em sincronismo com a da rede. O controle da potência ativa depende diretamente da defasagem entre a tensão da rede e a tensão imposta pelo inversor. Além disso, como a rede elétrica opera com frequência variável em torno dos 60 Hz, o inversor deve estimar continuamente a fase da tensão da rede a fim de realizar os ajustes necessários para manter o sincronismo e o ângulo de carga desejado.

Essa estimação não é trivial já que, além das variações da tensão e frequência em regime permanente, a rede ainda apresenta efeitos transitórios impulsivos e oscilatórios, distorções harmônicas, flutuações, ruídos, afundamentos, etc. Isso é ainda mais desafiador em sistemas monofásicos, onde amplitude, frequência e fase devem ser obtidas a partir de medições de um único sinal de tensão, sujeito aos fenômenos já citados.

Na prática, existem algumas estratégias para se obter uma estimativa instantânea e precisa da fase da tensão da rede, sendo que a maioria delas é baseada na estrutura SOGI–PLL, cujo diagrama de blocos básico é apresentado na Figura 1.1.

O estimador da Figura 1.1 pode ser discretizado e reescrito na forma de equações a diferen-

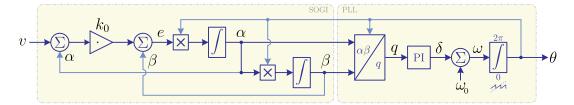


Figura 1.1: SOGI-PLL.

ças, apresentadas nas equações (1.1-1.7), possibilitando sua implementação em controladores digitais embarcados.

O algoritmo discretizado recebe um sinal amostrado da tensão de entrada — tipicamente com frequência de amostragem na ordem de algumas dezenas de kHz, dependendo da frequência de comutação utilizada no inversor.

Com base nessas amostras, estima-se a fase da tensão quase instantânea (com atraso de uma amostra). O sinal de fase estimado é utilizado nas malhas de controle das correntes e potências ativa e reativa injetadas na rede (não abordados nessa questão).

$$e_n = k_0 (v_n - \alpha_{n-1}) - \beta_{n-1} \tag{1.1}$$

$$\alpha_{n} = w_{n,1} k_{1} \left(e_{n} + e_{n,1} \right) + \alpha_{n,1} \tag{1.2}$$

$$\beta_{n} = w_{n-1} k_{1} (\alpha_{n} + \alpha_{n-1}) + \beta_{n-1}$$
 (1.3)

$$q_n = \alpha_n \cos(\theta_{n-1}) + \beta_n \sin(\theta_{n-1}) \tag{1.4}$$

$$\delta_{n} = k_{2}q_{n} + k_{3}q_{n-1} + \delta_{n-1} \tag{1.5}$$

$$\omega_n = \omega_0 + \delta_n \tag{1.6}$$

$$\theta_{n} = k_{1} \left(\omega_{n} + \omega_{n-1} \right) + \theta_{n-1} \pmod{2\pi} \tag{1.7}$$

Em https://github.com/j-Lago/NVP68300 você encontrará um arquivo rede.csv com a tensão (coluna 2) amostrada de alguns ciclos da rede elétrica e um registro temporal (coluna 1) de cada amostra. Escreva um script que importe esse sinal para um array, e para cada amostra (cada elemento do array) execute os cálculos (1.1–1.7).

Guarde os resultados de cada amostra de v (tensão de entrada), α (tensão filtrada), d (componente de eixo direto da tensão em base síncrona), q (componente em quadratura) e θ (fase estimada pelo PLL). Gere e exporte uma figura apresentado a evolução temporal de cada uma desses sinais, bem como alguma indicação do instante que o PLL conseguiu se sincronizar (atracar) com a rede elétrica. De forma simplificada, assuma que o sincronismo foi obtido no instante do primeiro cruzamento por zero do sinal θ (saída do PLL) em que arctan(q/d) < 0.035 rad ($\approx 2^{\circ}$) e d > 250 V. A Figura 1.2 mostra um exemplo de como os resultados do script podem ser apresentados.

Figura 1.2: Resultado esperado do script.

```
time,
                          voltage
           angle,
0.12562,
           0.001584790,
                          4.3073
0.12562,
           0.003702030,
                          14.323
0.12563,
           0.005819309,
                          -0.32799
0.12564,
           0.007936621,
                          14.62
0.12564,
           0.010053976,
                          14.767
```

Tabela 1.1: Exemplo da tabela a ser exportada em formato .csv.

Assuma as seguintes constantes para a implementação do controlador e das integrações:

$$\begin{split} k_{_0} &= 0.7 \\ k_{_1} &= 2.84000000003951 \cdot 10^{-6} \\ k_{_2} &= 0.385715277950311 \\ k_{_3} &= -0.385713293478261 \\ \omega_{_0} &= 376.9911184307752 \end{split} \tag{1.8}$$

Segunda etapa:

Exporte para um arquivo .csv a porção do sinal de tensão de entrada compreendida entre a detecção da sincronização até o último cruzamento por zero do ângulo θ (período que compreende todos os ciclos inteiros em que o PLL estava sincronizado). Exporte além da tensão, o período correspondente do vetor de tempo e do ângulo de saída do PLL.