

Figura 23: Placa receptora cara top

El diseño de la PCB se ha realizado siguiendo las recomendaciones para el diseño EMC (Compatibilidad Electromagnética) de sistemas electrónicos y las buenas prácticas habituales en sistemas electrónicos críticos [8][9].

De este modo se ha priorizado el camino de señal, reduciendo al máximo la longitud de las pistas más críticas, como son las correspondientes a los condensadores de sintonía y los del filtrado, intentado reducir al máximo las inductancias y capacitancias parasitas.

De esta forma las pistas más críticas quedan todas por la misma cara, lo que evita la utilización de vías, dejando las pistas de control de los integrados digitales como menos prioritarias y susceptibles de pasar de una cara a otra mediante vías. Las pistas de señal se han situado de forma continua en un extremo de la placa, intentado separarlas al máximo de las pistas de alimentación.

En el trazado de las pistas se ha evitado la utilización de esquinas en 90º y minimizado el área del bucle de alimentación, llevando siempre las alimentaciones lo más cerca posible de su correspondiente masa.













