Il Sistema PAO a 10nm

Cannon Lake, Ice Lake e Tiger Lake.

Intel Skylake (2015)

14nm

Hyper Threading

Fino a 4GHz + Turbo boost



168 modelli di cui 37 desktop

91W



DMI 3.0

Tolto regolatore di tensione interno

Più connessioni dirette

OVERCLOCK sui singoli bus

Intel Kaby Lake (2016)

14nm+

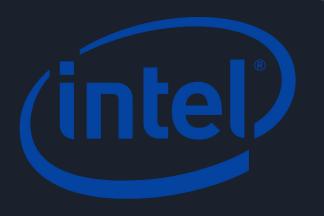
Nuovo chipset

Fino a 4.3GHz + Turbo boost



70 modelli di cui 28 desktoj

Consumo drasticamente ridotto



Maggior reattività

Media Engine

Stessa pipeline

Da Tick-Tack a PAO

TICK-TACK & PAO

Nuovo processo produttivo

Nuova microarchitettura

Process-Architecture-Optimization

Rallentamento mercato



Intel Kaby Lake-R (2017)

14nm++

Incremento Cores, Frequenza in Turbo boost e cache

Fino a 1.9GHz + Turbo boost (4.2GHz)



Intel Coffee Lake (2017)



14nm++

Raddoppiare i cores and threads

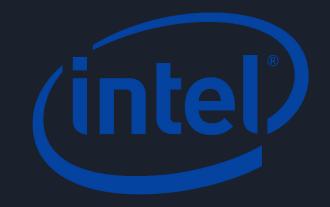
Fino a 3.7GHz + Turbo boost (4.7GHz)

6 modelli desktop

Intel Intel Whiskey Lake

14nm+++

Evoluzione Kaby Lake in ambito mobile



Intel Coffee Lake (2017)



14nm++

Raddoppiare i cores and threads

Fino a 3.7GHz + Turbo boost (4.7GHz)

6 modelli desktop

Intel Cannon Lake

Intel Ice Lake

10nm

10nm+

Rimandato il rilascio dal 2016 al 2018

Prime architetture 10nm per desktop

Dedicato ai mobiles

Intel Tiger Lake

Intel Sapphire Rapids

10nm++

10nm+++

SPECTRE & MELTDOWN

Bug che affligge tutti i processori dell'ultimo decennio

Google Project Zero

Si basano sulle operazioni speculative e agiscono sulla cache

Spectre inganna altre applicazioni





Trovato BUG, ma non EXPLOIT

Necessaria patch di sicurezza

90% dei processori protetti entro metà gennaio 2018

Spostare il Kernel

Fonti:

https://youtu.be/QsjIFvy4LSs https://youtu.be/s003MxolJ7s https://youtu.be/AzDMZ_PulSO https://youtu.be/Pe4KNjDShLw https://youtu.be/n04Dg69wP1U https://youtu.be/n0e0g2ZDWFU

http://www.smartworld.it/informatica/meltdown-spectre.html

https://hardware.hdblog.it/2017/12/28/intel-Ice-Lake-Wiskey-Lake/

https://hardware.hdblog.it/2017/10/30/Intel-cannon-lake-10nm-fine-2017/

https://wccftech.com/intel-developing-new-x86-uarch-succeed-core-generation/

https://www.tweaktown.com/news/49816/intel-teases-ice-lake-tiger-family-10nm-2018-2019/index.html

https://www.fool.com/investing/general/2016/01/18/what-is-the-name-of-intels-third-10-nanometer-chip.aspx

https://wccftech.com/intels-cannonlake-10nm-microarchitecture-due-2016-compatible-union-bay-union-point-pch/