**電路實驗報告**

**資工二甲**

**11127137 黃乙家**

**11127145 梁凱哲**

1. 一張含有 文字, 螢幕擷取畫面, 圖表, 軟體 的圖片

   自動產生的描述Tinkercad 電路圖
2. 一張含有 文字, 螢幕擷取畫面, 圖表, 軟體 的圖片

   自動產生的描述Vi = 1/ Vo = 0

Switcher 的狀態為開啟，表示 Vi = 1，而 Vo = 0

1. 一張含有 文字, 螢幕擷取畫面, 圖表 的圖片

   自動產生的描述Vi = 0/ Vo = 1

將 Switch 關閉，Vi = 0，Vo 變成 1，可達到 Inverter 的功能

1. 心得

黃乙家：做完這次實驗後我對 CMOS Inverter 這個電路有了初步的了解，也學會如何使用 Tinkercad 以這些電路元件模擬 CMOS Inverter。希望之後如果有需要自己開發電路時能夠順利解決問題與需求。

梁凱哲：相比上週的實驗要注意的細節更多，整體也更加複雜，做完此次實驗後對於Verilog語言了解更多，語法及使用也更加流暢，做之後功課也會較為順利。