**实验三 《移位运算实验》预习报告**

班级：计算机203 学号：202007020625 姓名：於俊涛

**一、实验目的**

1、了解移位寄存器74LS299的功能。

2、验证移位控制电路的组合功能。

**二、实验内容**

1、设置几组数据进行各种移位并记录移位结果和标志，分析是否正确。

2、思考设计一个实验流程，根据移位相加的原理，设计一个简单的两个数的乘法运算。

**三、实验原理**

1.从运算方法基本思想的角度论述：各种复杂的运算处理最终可分解为四则运算和基本的逻辑运算，而四则运算的核心是加法运算。通过补码运算可以实现乘除运算，阶码运算与尾数的运算组合可以实现浮点运算。故用硬件线路完成乘除指令运算时，运算器内一般有一个能自行左右移位的专用寄存器。

2.从移位寄存器角度论述：其8位输入/输出端以排针形式留出可与总线单元相连。使能控制为B\_SR,低电平有效。时钟为T4脉冲。此移位控制电路的控制信号由S1、S0、M来组合产生不同的状态，他们和运算逻辑单元74LS181的控制位S1、S0、M共用相同的输入端排针。