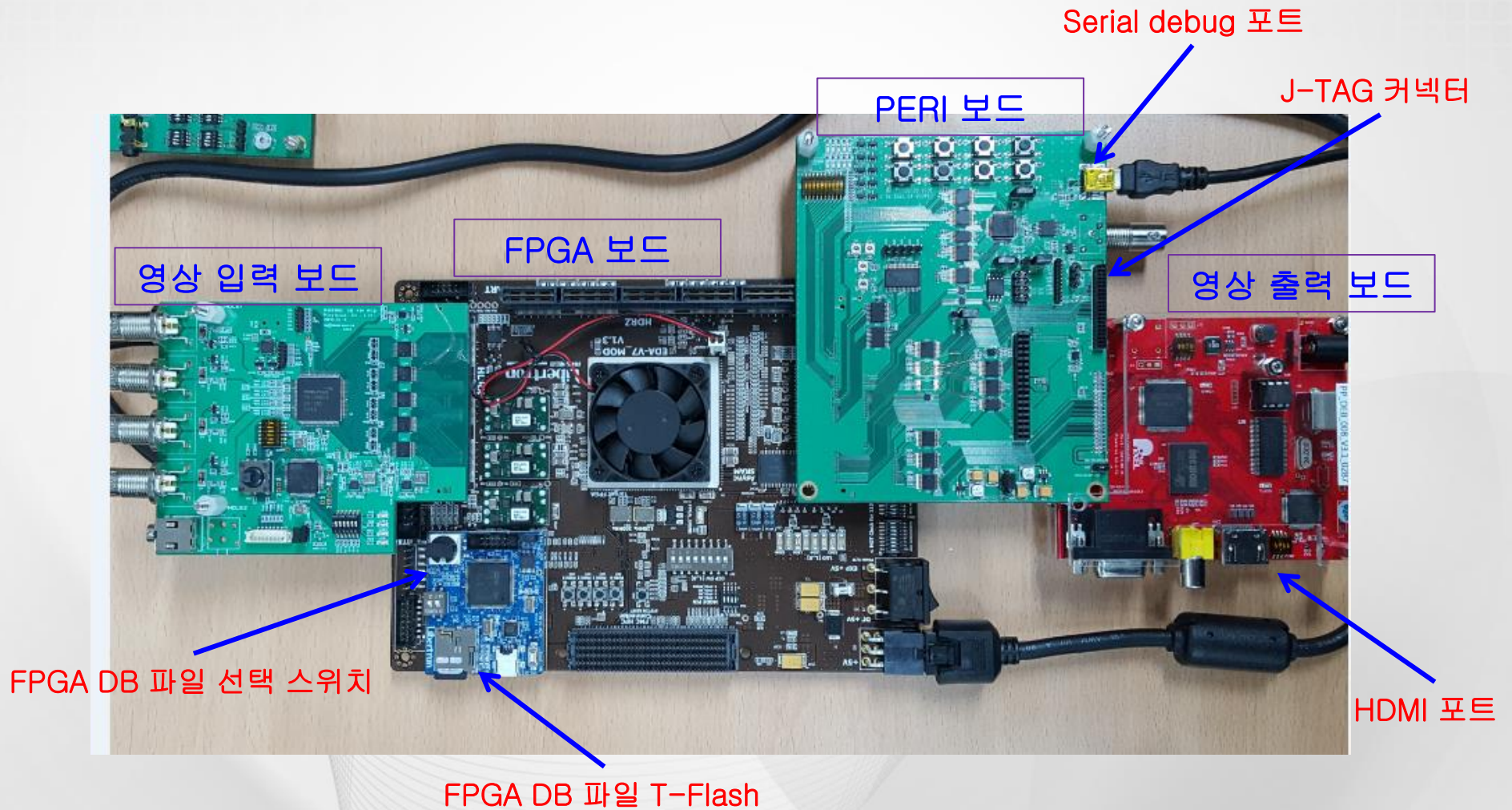


PI5008 FPGA 보드 구성

2017.02.22



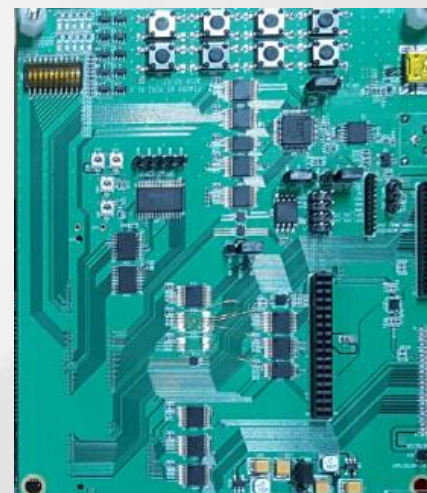
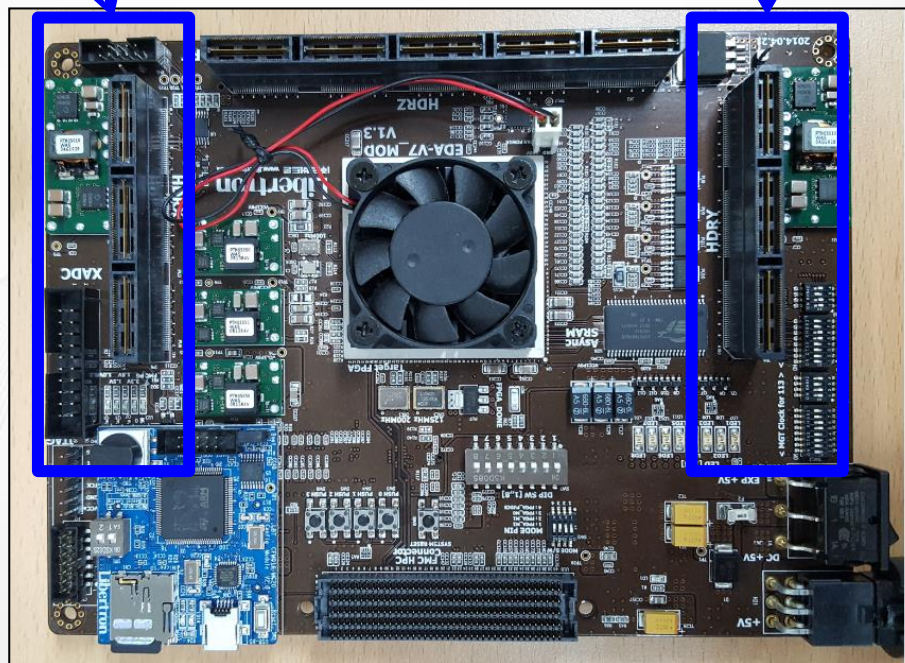
전체 보드 구성



FPGA 보드 연결

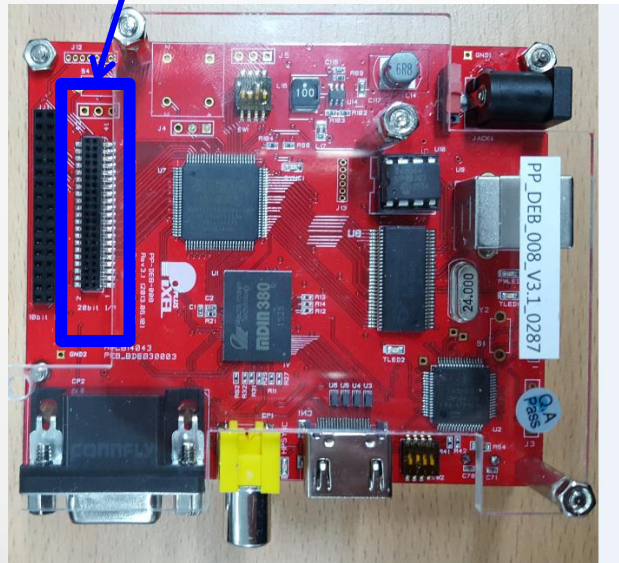
영상 입력 보드 커넥터

PERI 보드 커넥터

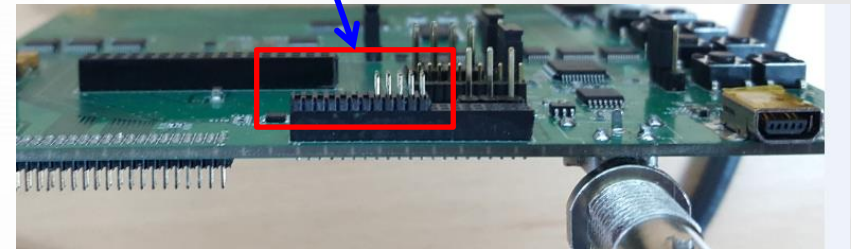


영상 출력 보드 및 J-TAG 연결

Peri 보드 연결 커넥터



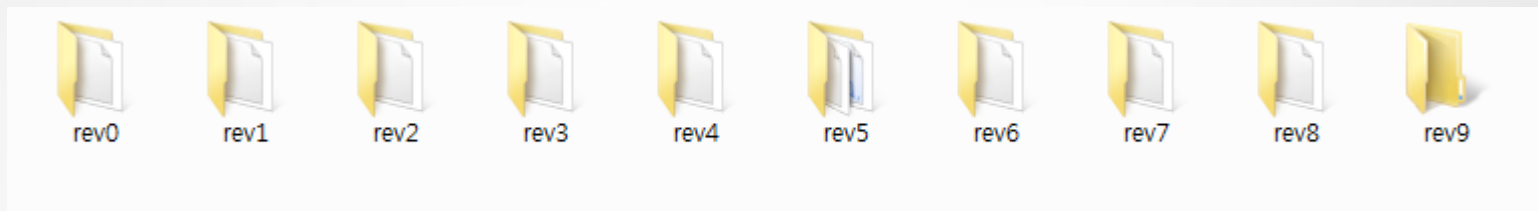
J-TAG 연결 핀



<주의>

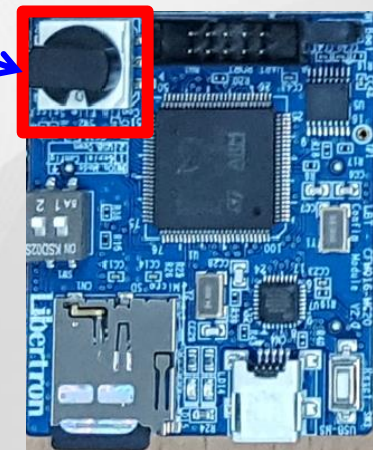
영상 출력 보드와 PERI 보드 연결 시 핀이 shift 되지 않고 정확히 연결 되어야 함.
전원 인가 시 보드 파손 위험.

FPGA DB 파일



FPGA T-Flash 폴더 구조

- 스위치로 선택한 번호에 해당하는 폴더에서 FPGA DB 파일을 로드 함.
- 차후 설계 추가 또는 변경 시 제공되는 FPGA DB파일을 해당 폴더에 저장하면 됨.
- Ex) 0 – rev0 폴더





Crystal Image through Imaging Innovation **PIXELPLUS**

감사합니다