

Sistema de adquisición de imágenes con sensor lineal de carga acoplada para aplicación en mediciones a distancia

Autor:

Dr. Ing. Jacobo O. Salvador

Director:

Mg. Ing. Lucio Martínez Garbino (CNEA)

Codirector:

Esp. Ing. Gonzalo Lavigna (FIUBA)

Índice

1. Descripcion tecnica-conceptual del proyecto a realizar
2. Identificación y análisis de los interesados
3. Propósito del proyecto
4. Alcance del proyecto
5. Supuestos del proyecto
6. Requerimientos
7. Historias de usuarios ($Product\ backlog$)
8. Entregables principales del proyecto
9. Desglose del trabajo en tareas
10. Diagrama de Activity On Node
11. Diagrama de Gantt
12. Presupuesto detallado del proyecto
13. Gestión de riesgos
14. Gestión de la calidad
15. Procesos de cierre



Registros de cambios

Revisión	Detalles de los cambios realizados	Fecha		
0	Creación del documento	22 de octubre de 2021		
1	Se completa hasta el punto 5 inclusive	04/11/2021		
2	Se completa hasta el punto 9 inclusive. Correcciones	09/11/2021		
	hasta punto 5			
3	Se completa hasta el punto 12 inclusive. Correcciones	17/11/2021		
	hasta punto 9			



Acta de constitución del proyecto

Buenos Aires, 22 de octubre de 2021

Por medio de la presente se acuerda con el Dr. Ing. Jacobo O. Salvador que su Trabajo Final de la Maestría en Sistemas Embebidos se titulará "Sistema de adquisición de imágenes con sensor lineal de carga acoplada para aplicación en mediciones a distancia", consistirá esencialmente en el desarrollo e implementación de un prototipo de sistema de adquisición de imágenes por medio de un sensor lineal de carga acoplada, y tendrá un presupuesto preliminar estimado de 600 hs de trabajo y \$100000, con fecha de inicio 22 de octubre de 2021 y fecha de presentación pública 15 de mayo de 2022.

Se adjunta a esta acta la planificación inicial.

Ariel Lutenberg Director posgrado FIUBA Mg. Ing. Rafael Oliva Beltran L&R Ingeniería

Mg. Ing. Lucio Martínez Garbino Director del Trabajo Final



1. Descripción técnica-conceptual del proyecto a realizar

Este trabajo final consiste en el desarrollo e implementación de un prototipo de sistema de adquisición de imágenes por medio de un sensor lineal de carga acoplada. El dispositivo tiene aplicación en el campo de mediciones remotas para seguimiento en el tiempo de objetos desde el orden de micrones a centímetros.

Un sensor lineal por cargas acopladas o CCD en inglés se compone de un arreglo de sensores dispuestos en forma equidistante y de tamaño fijo que puede tener una disposición lineal o rectangular dependiendo de su diseño o aplicación. El principio de su funcionamiento se centra en acumular cargas como resultado de la interacción de la luz con la materia. Una interfaz recolecta la información analógica para su tratamiento digital.

En los últimos años, debido al avance tecnológico se pudo incrementar el orden de integración de los sensores acoplados y aumentar su sensibilidad. Estos sensores encuentran aplicaciones en dispositivos como cámaras, lectores de código, espectrómetros y en ramas de la ciencia como la astronomía, el procesamiento de imágenes, aprendizaje supervisado, etc.

Por su bajo costo, confiabilidad y disponibilidad, los sensores de carga acoplada encontraron aplicaciones en el campo de las mediciones remotas o a distancia. Esto permitió reducir fuertemente los costos de desarrollo e implementación de nuevos sensores. Sin dudas, esto representa tanto un desafió como también una oportunidad para que nuevas tecnologías puedan desarrollarse.

Un sistema basado en la técnica LiDAR (Light Detection and Ranging) para medir distancias de objetos funciona en su mayoría enviando pulsos cortos de luz y midiendo su reflexión. Su costo de desarrollo e implementación puede varias desde cientos de dolares a decenas de miles. La utilización de sensores acoplados permiten reducir en un factor de diez o más los costos, debido a la reducción en los requerimientos funcionales del sistema de emisión y adquisición.

En la Figura 1 se presenta el diagrama en bloques del sistema. Se observa que el sistema de medición remoto se compone de un emisor y una cámara.

La cámara utiliza un sensor de carga acoplada como sensor de la luz entrante a través de la lente. La información colectada se traduce en una imagen y un sistema compuesto por un conversor analógico digital y un conjunto de compuertas lógicas programables es responsable de digitalizar la señal, controlar el sensor y realizar el procesamiento de datos. El dato procesado se envía a una aplicación en la computadora responsable de la recopilación y seguimiento de las mediciones. La continua adquisición de medidas en el tiempo construye un conjunto de imágenes dispuestas en un arreglo lineal de filas y columnas.

En el mercado existen dispositivos que permiten controlar y adquirir imágenes con un sensor de cargas acopladas, pero son insuficientes cuando se desea hacer procesamiento de los datos en tiempo real y en el mismo dispositivo donde se generan los datos.

El presente proyecto se destaca especialmente por incorporar un módulo de procesamiento embebido en la unidad de control que permite hacer operaciones estadísticas y reducir carga de procesamiento en la computadora. Este concepto se relaciona con la definición de *Edge Computing*, donde el procesamiento se realiza cerca del origen de los datos. Esta característica nueva se diferencia de otros dispositivos en el mercado que hacen sus análisis una vez que la señal se almacenó, sin cumplir con requerimientos de procesamiento en tiempo real.



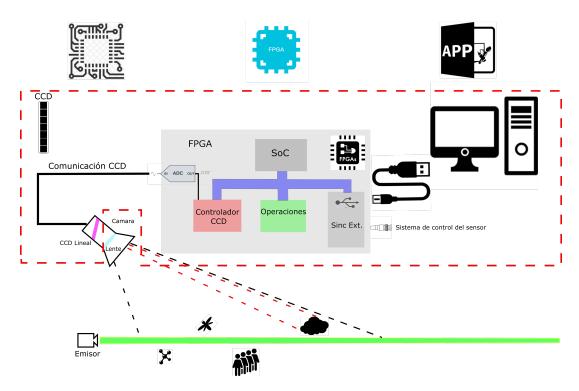


Figura 1. Diagrama en bloques del sistema. El área delimitada por la línea con guiones rojos representa el alcance de este proyecto

2. Identificación y análisis de los interesados

Rol	Nombre y Apellido	Organización	Puesto
Auspiciante	Mg. Ing. Rafael Oliva	L&R Ingeniería	Jefe
	Beltran		
Cliente	Mg. Ing. Rafael Oliva	L&R Ingeniería	Jefe
	Beltran		
Impulsor	Dra Sandra Casas	UNPA-UARG	Directora ITA
Responsable	Dr. Ing. Jacobo O. Sal-	CONICET	Alumno
	vador		
Colaboradores	Esp. Ing Gonzalo Lavig-	FIUBA	Codirector
	na		
Orientador	Mg. Ing. Lucio Martínez	CNEA	Director Trabajo final
	Garbino		
Equipo	Ing. Jonathan Quiroga	UNPA-UARG	Investigador
	Florencia Luna		
Usuario final	Tec. Nahuel Diaz	CPA-CONICET	Técnico operador

3. Propósito del proyecto

El propósito de este proyecto es generar el diseño y la implementación de un dispositivo de carga acoplada mediante la utilización de un arreglo de compuertas que permita incluir el control del dispositivo sensor por medio de una interfaz.



Se pretende lograr que el procesamiento intensivo de las señales se realice en el dispositivo de control a través de un sistema embebido que permita incrementar la integración y reducir la carga de procesamiento en la computadora.

Las aplicaciones de este tipo de sensor en conjunto con un sistema óptico pueden cubrir un amplio rango de aplicaciones en el campo del sensado remoto.

Un objetivo adicional es lograr que el sistema sea escalable a otros sensores de la familia que se utilice.

4. Alcance del proyecto

El presente proyecto incluye:

- Diseño y elaboración de una placa de monta je superficial para instalar el sensor de imagen.
- Integración del hardware de control embebido en una placa FPGA.
- Selección del sensor de imagen según requerimientos del cliente
- Desarrollo del software para captura de datos y almacenamiento de la información en una computadora.
- Documentación

El presente proyecto no incluye especificaciones mecánicas de movimiento y manipulación del dispositivo.

5. Supuestos del proyecto

Para el desarrollo del presente proyecto se supone que:

- Se contará con disponibilidad horaria
- Se contará con las herramientas de hardware y software desde el inicio del proyecto
- Se contará con el apoyo financiero durante todo el desarrollo
- Se contará con posibilidad de conseguir el sensor óptico y la placa FPGA

6. Requerimientos

- 1. Requerimientos diseño
 - 1.1. El sensor lineal se conecta en un PCB con componente superficiales
 - 1.2. La placa con el sensor se debe conectar con el sistema embebido por un cable flexible
- 2. Requerimientos del sistema embebido



- 2.1. El sistema debe poder adquirir un mínimo de 50 líneas por segundo
- 2.2. El controlador embebido genera las señales de control y datos hacia el sensor de imágenes
- 2.3. Un SoC es el responsable del flujo de datos dentro de la FPGA y hacia la PC
- 2.4. El sistema embebido debe calcular las métricas estadísticas: mediana, rango intercuartil, máximos y mínimos de los datos enviados por el sensor de imagen
- 2.5. El sistema embebido debe calcular valores estadísticos: máximos, mínimos, mediana y el rango intercuartil sobre el arreglo de datos
- 2.6. Tiempo mínimo de integración igual a 2 milisegundo
- 2.7. El sistema debe enviar los datos calculados a un PC por USB
- 3. Requerimientos de interfaz
 - 3.1. Se debe poder configurar el tiempo de integración en milisegundos (mínimo 2 ms) desde una interfaz en PC
 - 3.2. La interfaz debe mostrar la señales con sus métricas estadísticos en tiempo real
- 4. Requerimientos de documentación
 - 4.1. El proyecto se documenta con control de versiones
- 5. Requerimiento de testing
 - 5.1. Se debe aplicar un filtro para bloquear la luz en la mitad del sensor y el resto sea pasante. Con mediciones continuas se verifica resultado en la PC
 - 5.2. Firmware se caracteriza por uso de testbench en Vivado-SDK combinado con herramienta ILA Debugging

7. Historias de usuarios (*Product backlog*)

Como cliente quiero que la adquisición de imágenes tenga la posibilidad de realizar análisis de los datos en el propio sistema. Existen en el mercado diversos sistemas que adquieren imágenes. En la mayoría el controlador pasa la información digitalizada hacia la PC. Deseo que el sistema a desarrollar posea el cálculo de métricas estadísticas embebidos en el controlador y que disminuyan el tiempo de procesamiento en la PC. La base del puntaje es 6, lo cual se considera la capacidad de entregar datos del sistema. Cada característica adicional de procesamiento tendrá un punto positivo por encima del puntaje base.

8. Entregables principales del proyecto

Los entregables del proyecto son:

- Manual de uso
- Diagrama de circuitos esquemáticos



- Código fuente del firmware y testbench
- API del software para integrar con diferentes sensores
- Informe final

9. Desglose del trabajo en tareas

- 1. Preparación entorno de trabajo (50 hs)
 - 1.1. Búsqueda de bibliografía sobre sistemas similares (20 hs)
 - 1.2. Búsqueda de materiales (20 hs)
 - 1.3. Instalación herramientas de trabajo (10 hs)
- 2. Diseño placa sensor de imágenes y controlador (155 hs)
 - 2.1. Esquemático de circuitos para elaboración PCB con componentes de montaje superficial para sensor de imagen (25 hs)
 - 2.2. Selección de componentes (10 hs)
 - 2.3. Ruteo de placa (35 hs)
 - 2.4. Verificación de diseño por colaboradores (20 hs)
 - 2.5. Diseño controlador en sistema embebido (40 hs)
 - 2.6. Desempeño del controlador mediante banco de pruebas (20 hs)
 - 2.7. Consulta con los supervisores del trabajo (5 hs)
- 3. Evaluación PCB módulos sensor de imágenes (65 hs)
 - 3.1. Interconexión del módulo sensor de imágenes con FPGA (20 hs)
 - 3.2. Evaluar comunicación entre sensor y FPGA (20 hs)
 - 3.3. Enviar datos prueba desde el sistema embebido a la PC (20 hs)
 - 3.4. Consulta con los supervisores del trabajo (5 hs)
- 4. Módulo de cálculo estadístico embebido y comunicación (145 hs)
 - 4.1. Estudiar una forma óptima y eficiente de implementar operaciones estadísticas (20 hs)
 - 4.2. Incorporar un SoC y controlar el flujo de datos entre bloques (40 hs)
 - 4.3. Implementar cálculo de valores estadístico en paralelo (20 hs)
 - 4.4. Integración de bloques (20 hs)
 - 4.5. Comunicación USB hacia la PC (40 hs)
 - 4.6. Consulta con los supervisores del trabajo (5 hs)
- 5. Interfaz (105 hs)
 - 5.1. Desarrollo de interfaz en Python para control del sensor y del sistema embebido (tiempo de integración, frecuencia de trabajo, visualización de señales) (40 hs)
 - 5.2. Documentación de código (20 hs)
 - 5.3. Integración de bloques (40 hs)



- 5.4. Consulta con los supervisores del trabajo (5 hs)
- 6. Gestión (100 hs)
 - 6.1. Planificación del trabajo final (30 hs)
 - 6.2. Informes regulares de avances (10 hs)
 - 6.3. Confección de la memoria de trabajo (30 hs)
 - 6.4. Presentación y defensa del trabajo final (20 hs)
 - 6.5. Consulta con los supervisores del trabajo (10 hs)

Cantidad total de horas: (620 hs)

10. Diagrama de Activity On Node

Indicar claramente en qué unidades están expresados los tiempos. De ser necesario indicar los caminos semicríticos y analizar sus tiempos mediante un cuadro. Es recomendable usar colores y un cuadro indicativo describiendo qué representa cada color, como se muestra en el siguiente ejemplo:



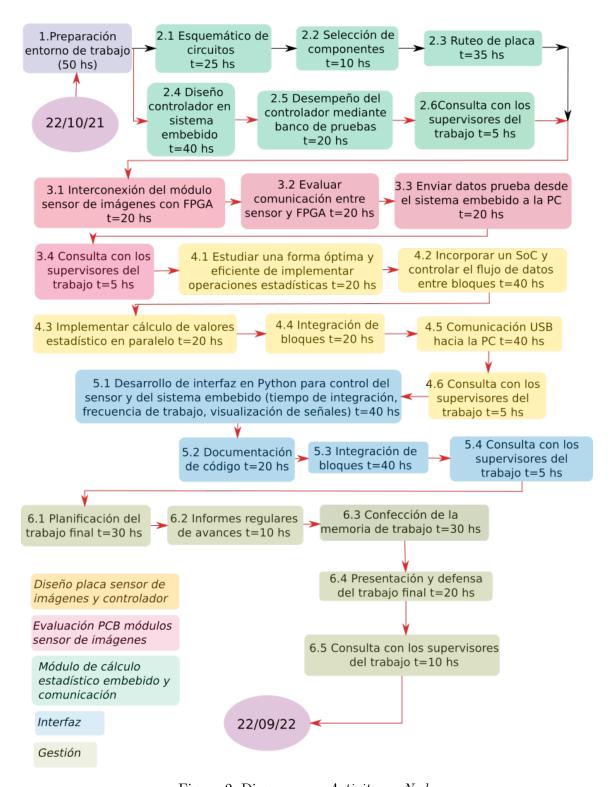


Figura 2. Diagrama en Activity on Node



11. Diagrama de Gantt

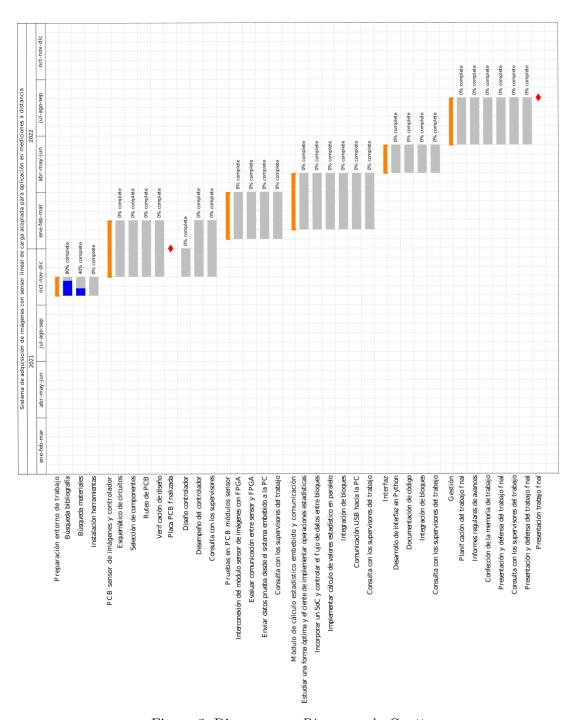


Figura 3. Diagrama en ${\it Diagrama}$ de ${\it Gantt}$

12. Presupuesto detallado del proyecto



COSTOS DIRECTOS						
Descripción	Cantidad	Valor unitario	Valor total			
Sensor de imágenes	1	27000	27000			
Placa de desarrollo FPGA	1	45000	45000			
Elaboración PCB	1	10000	10000			
Componentes	varios	20000	20000			
SUBTOTAL						
COSTOS INDIRECTOS						
Descripción	Cantidad	Valor unitario	Valor total			
Hora de ingeniería	620	1500	930000			
SUBTOTAL						
TOTAL						

13. Gestión de riesgos

a) Identificación de los riesgos (al menos cinco) y estimación de sus consecuencias:

Riesgo 1: detallar el riesgo (riesgo es algo que si ocurre altera los planes previstos de forma negativa)

- Severidad (S): mientras más severo, más alto es el número (usar números del 1 al 10). Justificar el motivo por el cual se asigna determinado número de severidad (S).
- Probabilidad de ocurrencia (O): mientras más probable, más alto es el número (usar del 1 al 10).

Justificar el motivo por el cual se asigna determinado número de (O).

Riesgo 2:

- Severidad (S):
- Ocurrencia (O):

Riesgo 3:

- Severidad (S):
- Ocurrencia (O):
- b) Tabla de gestión de riesgos: (El RPN se calcula como RPN=SxO)

Criterio adoptado: Se tomarán medidas de mitigación en los riesgos cuyos números de RPN sean mayores a...

Nota: los valores marcados con (*) en la tabla corresponden luego de haber aplicado la mitigación.



Riesgo	S	О	RPN	S*	O*	RPN*

c) Plan de mitigación de los riesgos que originalmente excedían el RPN máximo establecido:

Riesgo 1: plan de mitigación (si por el RPN fuera necesario elaborar un plan de mitigación). Nueva asignación de S y O, con su respectiva justificación: - Severidad (S): mientras más severo, más alto es el número (usar números del 1 al 10). Justificar el motivo por el cual se asigna determinado número de severidad (S). - Probabilidad de ocurrencia (O): mientras más probable, más alto es el número (usar del 1 al 10). Justificar el motivo por el cual se asigna determinado número de (O).

Riesgo 2: plan de mitigación (si por el RPN fuera necesario elaborar un plan de mitigación).

Riesgo 3: plan de mitigación (si por el RPN fuera necesario elaborar un plan de mitigación).

14. Gestión de la calidad

Para cada uno de los requerimientos del proyecto indique:

- Req #1: copiar acá el requerimiento.
 - Verificación para confirmar si se cumplió con lo requerido antes de mostrar el sistema al cliente. Detallar
 - Validación con el cliente para confirmar que está de acuerdo en que se cumplió con lo requerido. Detallar

Tener en cuenta que en este contexto se pueden mencionar simulaciones, cálculos, revisión de hojas de datos, consulta con expertos, mediciones, etc. Las acciones de verificación suelen considerar al entregable como "caja blanca", es decir se conoce en profundidad su funcionamiento interno. En cambio, las acciones de validación suelen considerar al entregable como "caja negra", es decir, que no se conocen los detalles de su funcionamiento interno.

15. Procesos de cierre

Establecer las pautas de trabajo para realizar una reunión final de evaluación del proyecto, tal que contemple las siguientes actividades:

- Pautas de trabajo que se seguirán para analizar si se respetó el Plan de Proyecto original:
 Indicar quién se ocupará de hacer esto y cuál será el procedimiento a aplicar.
- Identificación de las técnicas y procedimientos útiles e inútiles que se emplearon, y los problemas que surgieron y cómo se solucionaron: - Indicar quién se ocupará de hacer esto y cuál será el procedimiento para dejar registro.



■ Indicar quién organizará el acto de agradecimiento a todos los interesados, y en especial al equipo de trabajo y colaboradores: - Indicar esto y quién financiará los gastos correspondientes.