

$$V_{OUT} = V_{IN} \left(\frac{R_F + R_G + R_1 \parallel R_2}{R_G + R_1 \parallel R_2} \right) - V_{REF} \left(\frac{R_2}{R_1 + R_2} \right) \left(\frac{R_F}{R_G + R_1 \parallel R_2} \right)$$


[전달 함수]
 $V_{OUT} = 1.680573 \times V_{IN} - 2.55688$

$f_c = 1 / (2 \times \pi \times \text{root}(R_1 \times R_2 \times C_1 \times C_2))$
 If $R_1=R_2=R$ & $C_1=C_2=C$, $f_c = 1 / (2 \times \pi \times R \times C)$

출력증폭을 원하면
 $V_{OUT} = (1+R_6/R_7) \times V_{IN}$

RC Low Pass Filter
 $f_c = 1 / (2 \times \pi \times R \times C)$

This drawing is the property of SysInTeck.
 The information contained thereon may not be used
 or the drawing reproduced without written permission
 from SysInTeck.
 이 도면은 시스인텍의 지적재산입니다. 따라서 시스인텍의 동의 없이
 본 회로의 전체 또는 일부를 발췌하여 사용하는 행위는 위법임을
 알려드립니다.

PJT No. *			
DrawnBy *			
CheckedBy *	Title 20Aac Sensing Circuit for LTS15-NP		
PCB No. *	Size A4 *	DocumentNumber *	Rev *
BOM No. *	Date *	Sheet * of *	