


This drawing is the property of SysInTeck.
The information contained thereon may not be used
or the drawing reproduced without written permission
from SysInTeck.
이 도면은 시스인텍의 지적재산입니다. 따라서 시스인텍의 동의 없이
본 회로의 전체 또는 일부를 발췌하여 사용하는 행위는 위법임을
알려드립니다.

PJT No *			
DrawnBy *			
CheckedBy *	Title 850Vdc Sensing Circuit Used LV25-P		
PCB No. *	Size A4 *	DocumentNumber *	Rev *
BOM No. *	Date *	Sheet * of *	