Analizador Sintáctico Descendiente

Jaime Sáez de Buruaga Brouns Julia Miguélez Fernández-Villacañas

1. Especificación mediante gramática incontextual

```
NOTA: ¿ID, REAL, ENT quedan dentro o fuera de la definición de la gramática?
        ID
                = LET [ LET | DIG | _ ]*
        LET
                = [a | A | b | B | ... | z | Z]
        DIG = [0 | 1 | ... | 9]
        REAL = [+ | - | \varepsilon] [ ENTDEC | ENTEXP | ENTDECEXP ]
                = [+ | - | \varepsilon] POS (DIG)^*
        POS = [1 | 2 | ... | 9]
        DEC = .ENT
        EXP = [e \mid E] ENT
G
        = (Vt, Vn, P, S)
        = [a..z, 0..9, _, int, real, bool, true, false, E, +, -, ., and, or, >, <, >=, <=, ==, !=, *, /,
Vt
not, ;]
        = [S, Sd, Si, D, T, I, E0, E1, E2, E3, E4, E5, OP]
Vn
        = S
S
Ρ
        = {
        S
                \rightarrow Sd && Si,
                \rightarrow D(; D)^*
        Sd
                \rightarrow TID,
        D
        Τ
                \rightarrow int | real | bool,
        Si
                \rightarrow I(; I)^*
        1
                \rightarrow ID = E0,
                \rightarrow E0 + E1 | E0 - E1 | E1
        E0
                \rightarrow E2 and E1 | E2 or E2 | E2
        E1
                → E3 OP E3 | E3
        E2
                \rightarrow E3 * E4 | E3 / E4 | E4
        E3
                → -E4 | not E5 | E5
        E4
                \rightarrow (E0) | E0 | ID | R | ENT | true | false
        OP
                → < | > | <= | >= | !=
}
```

2. Transformaciones necesarias para LL(1) equivalente.

a. Eliminación de recursión por la izquierda

```
G = (Vt, Vn, P, S)
```

```
Vt
          = [a..z, 0..9, _, int, real, bool, true, false, E, +, -, ., and, or, >, <, >=, <=, ==, !=, *, /,
not, ;]
Vn
          = [S, Sd, D, T, Si, I, E0, E0', E1, E2, E3, E3', E4, E5, OP]
S
Ρ
          = {
          S
                   \rightarrow Sd && Si,
          Sd
                   \rightarrow D \mid D; Sd,
          D
                   \rightarrow TID,
          Τ
                   \rightarrow int | real | bool,
          Si
                   \rightarrow 1 \mid 1; Si
          1
                   \rightarrow ID = E0,
          E0
                   \rightarrow E1 E0'
          EO'
                   \rightarrow + E1 E0' | - E1 E0' | \varepsilon
          E1
                   \rightarrow E2 and E1 | E2 or E2 | E2
                   \rightarrow E3 OP E3 | E3
          E2
                   → E4 E3'
          E3
                   \rightarrow * E4 E3 | / E4 E3 | \varepsilon
          E3'
                   \rightarrow -E4 | not E5 | E5
                   \rightarrow (E0) | E0 | ID | R | ENT | true | false
          E5
                   → < | > | <= | >= | !=
          OP
}
```

b. Eliminación de factores a la izquierda

```
= (Vt, Vn, P, S)
G
Vt
          = [a..z, 0..9, _, int, real, bool, true, false, E, +, -, ., and, or, >, <, >=, <=, ==, !=, *, /,
not, ;]
          = [S, Sd, D, DEC, T, Si, I, INS, E0, E0', E1, EE1, E2, EE2, E3, E3', E4, E5, OP]
Vn
S
          = S
Ρ
          = {
          S
                    \rightarrow Sd && Si,
          Sd
                    \rightarrow D \mid DEC
          D
                    \rightarrow TID,
          DEC
                    \rightarrow \varepsilon | ; D DEC
          Τ
                    \rightarrow int | real | bool,
                    \rightarrow 1 \mid 1 \text{ INS}
          Si
                    \rightarrow ID = E0,
                    \rightarrow \varepsilon | ; I SINS
          INS
                    → E1 E0'
          E0
          EO'
                    \rightarrow + E1 E0' | - E1 E0' | \varepsilon
```

```
E1 \rightarrow E2 EE1

EE1 \rightarrow and E1 | or E2 | \varepsilon

E2 \rightarrow E3 EE2

EE2 \rightarrow OP E3 | E3

E3 \rightarrow E4 E3'

E3' \rightarrow * E4 E3 | / E4 E3 | \varepsilon

E4 \rightarrow -E4 | not E5 | E5

E5 \rightarrow (E0) | E0 | ID | R | ENT | true | false

OP \rightarrow < | > | <= | >= | !=
```

3. No terminales: *primeros* y *salientes*

Productor	Primeros	Siguientes
S	int, real, bool	Ø
Sd	int, real, bool	&&
D	int, real, bool	;, &&
DEC	;	&&
Т	int, real, bool	ID
Si	ID	Ø
1	ID	;
INS	;	Ø
E0	-, not, (, ID, REAL, ENT,), ;
	true, false	
EO'	+, -), ;
E1	-, not, (, ID, REAL, ENT,), +, -, ;
	true, false	
EE1	and, or), +, -, ;
E2	-, not, (, ID, REAL, ENT,	and, or,), +, -, ;
	true, false	
EE2	<, >, <=, >=, !=, ==	and, or,), +, -, ;
E3	-, not, (, ID, REAL, ENT,), >, <, >=, <=, !=, ==, and,
	true, false	or, +, -, ;
E3'	*,/	or, +, -, ;), >, <, >=, <=, !=, ==, and,
		or, +, -, ;
E4	-, not, (, ID, REAL, ENT,	or, +, -, ;), *, /, <, >, <=, >=, !=, ==,
	true, false	and, or, +, -, ;
E5	(, ID, REAL, ENT, true, false), *, /, <, >, <=, >=, !=, ==,
		and, or, +, -, ;
OP	<, >, <=, >=, ==, !=	-, not, (, ID, REAL, ENT,
		true, false

4. Reglas: directores

Productor	Directores
S → Sd && Si	int, real, bool
$Sd \rightarrow D DEC$	int, real, bool
$D \rightarrow T ID$	int, real, bool
DEC ightarrow arepsilon	&&
$DEC \rightarrow ; D DEC$	int, real, bool
$T \rightarrow int$	ID
$T \rightarrow real$	ID
T → bool	ID
<i>I → ID = E0</i>	;
INS ightarrow arepsilon	-
INS → ; I INS	;
EO → E1 EO'	-, not, (, ID, INT, REAL, true, false
E0' → + E1 E0'	+
E0′ → - E1 E0′	-
E0′ → ε), -, ;
E1 → E2 EE1	-, not, (, ID, INT, REAL, true, false
EE1 $→$ and E1	and
EE1 → or E2	or
$EE1 ightarrow \varepsilon$	+, -,), -, ;
E2 → E3 EE2	-, not, (, ID, INT, REAL, true, false
EE2 → OP E3	<, >, <=, >=, !=
<i>EE2</i> → ε	and, or, +, -,), -, ;
E3 → E4 E3′	-, not, (, INT, REAL, true, false
E3' → * E4 E3'	*
E3' → / E4 E3'	/
E3′ → ε	<, >, <=, >=, !=, and, or, +, -,), -, ;, not,
	(, ID, INT, REAL, true, false
E4 → - E4	-
E4 → not E5	not
E4 → E5	(, ID, INT, REAL, true, false
E5 → (E0)	(
E5 → ID	ID
E5 → REAL	REAL
E5 → ENT	ENT
E5 → true	True
E5 → false	False
<i>OP</i> → <	<
$OP \rightarrow >$	>
<i>OP</i> → <=	<=
<i>OP</i> → >=	>=

<i>OP</i> → ==	==
<i>OP</i> → !=	!=