Memoria Técnica

Proyecto Hardware

Jaime Yoldi Vigueras 779057 — José Marín Díez 778148

Enero 2021

Índice

1	1 Introducción		3
2	Libre	brerias	
	2.1	Botones	3
		2.1.1 EINTO	3
		2.1.2 EINT1	3
	2.2	Temporizadores	3
		2.2.1 TIMER0	3
		2.2.2 TIMER1	3
	2.3	GPIO	3
	2.4	Cola de eventos	3
	2.5	Gestión de los eventos	3
		2.5.1 Máquina de estados	3
	2.6	Comandos	3
	2.7	Power Management	3
	2.8	Modificaciones Reversi8	3
	2.9	Modificaciones Startup	4
	2.10	RTC	4
	2.11	SWI	4
	2.12	UART0	4
	2.13	RTC	4
	2.14	WT	4

1 Introducción

En este documento se presenta la memoria técnica correspondiente a las prácticas 2 y 3 de la asignatura Proyecto Hardware. A lo largo del documento se detalla el proceso de implementación del conocido juego Reversi. Partiendo del proyecto en lenguaje c previamente obtimizado en la práctica 1 se realizan una serie de modificaciones y adaptaciones, añadiendo nuevas funcionalidades y permitiendo que este pueda ser ejecutado en un emulador de máquina real con sus perifericos, como pueden ser botones, leds, teclado, pantalla, etc.

Algunas partes del código serán desarrolladas en lenguaje ARM y otras en c para finalmente ser todo ello ejecutado con la ayuda de un emulador del procesador ARM LPC2105. El entorno de desarrollo empleado es uVision IDE.

2 Librerias

- 2.1 Botones
- 2.1.1 EINT0
- 2.1.2 EINT1
- 2.2 Temporizadores
- 2.2.1 TIMER0
- 2.2.2 TIMER1
- 2.3 **GPIO**
- 2.4 Cola de eventos
- 2.5 Gestión de los eventos
- 2.5.1 Máquina de estados
- 2.6 Comandos
- 2.7 Power Management
- 2.8 Modificaciones Reversi8
- * Utilizacion del ARM ARM

2.9 Modificaciones Startup

- 2.10 RTC
- 2.11 SWI
- \ast TODO: Aumentar el valor de la tabla que nos dijo para que no desborde
- 2.12 UART0
- 2.13 RTC
- 2.14 WT